Programmation élémentaire

Corewar

Responsable Astek astek_resp@epitech.eu

Abstract: Ce document est le sujet du projet Corewar de Programmation élémentaire

Table des matières

Chapitre I

Détails administratifs

- Rendu :
  `CPE_2014_corewar`
- Votre binaire devra compiler avec un Makefile.
- Les binaires s'appelleront `asm` et `corewar` et seront dans leurs dossiers respectifs

`Attention aux droits de vos fichiers et de vos répertoires`

Chapitre II

Info

- Le championnat vous a permis de tout comprendre sur le Corewar
- Le sujet est désormais très simple : A vous de développer votre assembleur et votre machine virtuelle
- Détails de la machine virtuelle graphique version 4.2
  C'est la machine utilisée pour le championnat, elle a certaines spécificités :
  - #define CYCLE_TO_DIE 1536
  - #define CYCLE_DELTA 4
  - #define NBR_LIVE 2048
  - des nombres de cycles parfois différents pour certaines instructions
  - on peut mettre de 1 a 4 joueurs
  - diverses options (lancer le binaire sans paramètre)
  - un système de blocage des processus dans leur espace mémoire initial pour les N premiers cycles (N paramétrable : option "-ctmo")
  - une instruction "gtmd", qui prend un octet de codage des param, seul paramètre : un num de registre action : met dans le registre désigne le nb de cycles a attendre avant l'"ouverture" de la ram a tout le monde
  - Vous pouvez implémenter si vous voulez le système de blocage des processus, ainsi que l'instruction supplémentaire (c'est optionnel).

Chapitre III

Introduction

III.1 Qu'est ce que c'est que ce truc ?

- Le corewar est un jeu, un jeu très particulier. Il consiste a se faire battre de petits programmes dans une machine virtuelle.
- Le but du jeu est d'empêcher les autres programmes de fonctionner correctement, et ce par tout les moyens disponibles.
- Le jeu va donc créer une machine virtuelle dans laquelle les programmes (écrits pas les joueurs) s'affrontent. L'objectif de chaque programme est de "survivre". Par "survivre" on entend exécuter une instruction spéciale (live) qui veut dire "je suis en vie". Ces programmes s'exécutent simultanément dans la machine virtuelle et ce dans un même espace mémoire, et peuvent donc écrire les uns sur les autres. Le gagnant du jeu est le dernier a avoir exécuté l'instruction "live".

III.2 Comment ca marche ?

- Le projet va se découper en trois parties :
  - **L'assembleur** : Il va permettre d'écrire des programmes destinés a se battre. Il devra donc comprendre le langage assembleur et générer des programmes en binaire compréhensibles par la machine virtuelle.
  - **La machine virtuelle** : Elle va héberger les programmes binaires que sont les champions et leur fournir un environnement d'exécution standard. Elle offre tout un tas de fonctionnalités utiles au combat des champions. Il va de soi qu'elle doit pouvoir exécuter plusieurs programmes a la fois (sinon, les combats ne vont pas être passionnants ...)
  - **Le champion** : C'est votre oeuvre perso. Il devra pouvoir se battre et sortir vainqueur de l'arène qu'est la machine virtuelle. Il sera donc écrit dans le langage assembleur propre a notre machine virtuelle (décrite plus loin dans le sujet).

Chapitre IV

La machine virtuelle

- La machine virtuelle est une machine multi-programmes. Chaque programme dispose de :
  - REG_NUMBER registres qui font REG_SIZE octets, Un registre est une petite mémoire qui ne contient qu'une seule valeur. Dans une vraie machine, elle est interne au processeur, et de ce fait elle est très rapide d'accès. REG_NUMBER et REG_SIZE sont des #define disponibles dans op.h.
  - d'un pc (compteur de programme) C'est un registre special qui contient juste l'adresse en mémoire de la machine de la prochaine instruction a décoder et exécuter. Très pratique si on veux savoir ou on se trouve et pour écrire des choses en mémoire.
  - d'un flag nommé (bien mal) carry qui vaut un si la dernière opération a renvoyé zéro.

- Le rôle de la machine est d'exécuter les programmes qui lui sont donnés en paramètre.
- Elle doit vérifier que chaque processus appelle l'instruction "live" tous les CYCLE_TO_DIE.
- Si après NBR_LIVE appels à la fonction "live" tous les processus en vie, le sont toujours,
- On décrémente CYCLE_TO_DIE de CYCLE_DELTA unités et on recommence jusqu'à ce qu'il n'y ait plus de processus en vie.
- C'est le dernier joueur valide a avoir dit "live" qui a gagné.
- La machine doit alors afficher : "le joueur x(nom_du_joueur) a gagne" où x est le numéro et nom_du_joueur le nom.
- Exemple :

  "joueur 3(zork) a gagne"

A chaque exécution de l'instruction "live" la machine doit afficher :

"le joueur x(nom_du_joueur) est en vie"

Le numéro de joueur est généré par la machine et est fourni aux programmes dans le registre r1 au démarrage du processus (tous les autres seront mis à 0 sauf bien sur le PC).

Chapitre V

Syntaxe de la ligne de commande

- SYNOPSIS
  corewar [-dump nbr_cycle] [[-n prog_number] [-a load_address] prog_name] ...
- DESCRIPTION
  - -dump nbr_cycle
    Dump la mémoire après nbr_cycle d'exécution (si la partie n'est pas déjà finie) au format 32 octets par ligne au format xx code en hexadecimal : A0BCDEFE1DD3..... une fois la mémoire dumpée, on quitte la partie.
  - -n prog_number
    Fixe le numéro du prochain programme. Par défaut il choisit le premier numéro libre dans l'ordre des paramètres.
  - -a load_address
    Fixe l'adresse de chargement du prochain programme. Lorsque aucune adresse n'est précisée, on choisira les adresses de telle sorte que les programmes soient les plus éloignés. Les adresses sont modulo MEM_SIZE.
  - Dans tous les cas d'erreurs de syntaxe, envoyer un message d'erreur.

Chapitre VI

Code machine

- La machine doit reconnaître les instructions suivantes :

Mnémonique	Effets
0x01 (live)	Suivie de 4 octets qui représente le numéro du joueur. Cette instruction indique que ce joueur est en vie. (pas d'octet de codage des paramètres).
0x02 (ld)	Cette instruction prend 2 paramètres le deuxième est forcement un registre (pas le PC). Elle load la valeur du premier paramètre dans le registre. Cette opération modifie le carry. ld 34,r3 charge les REG_SIZE octets a partir de l'adresse (PC + (34 % IDX_MOD)) dans le registre r3.
0x03 (st)	Cette instruction prend 2 paramètres. Elle store (REG_SIZE OCTET)la valeur du premier argument (toujours un registre) dans le second. st r4,34 store la valeur de r4 a l'adresse (PC + (34 % IDX_MOD)) st r3,r8 copie r3 dans r8
0x04 (add)	Cette instruction prend 3 registres en paramètre, additionne le contenu des 2 premiers et met le résultat dans le troisième. Cette opération modifie le carry. add r2,r3,r5 additionne r2 et r3 et mets le résultat dans r5
0x05 (sub)	même que add mais soustrait
0x06 (and)	p1 & p2 -> p3 le paramètre 3 et toujours un registre. Cette opération modifie le carry. and r2, %0,r3 met r2 & 0 dans r3
0x07 (or)	même que and mais avec le ou (| du c).
0x08 (xor)	même que and mais avec le ou exclusif (ˆdu c).
0x09 (zjmp)	Cette instruction n'est pas suivie d'octet pour décrire les paramètres. Elle prend toujours un index (IND_SIZE) et fait un saut a cet index si le carry est a un. Si le carry est nul, zjmp ne fait rien mais consomme le même temps. zjmp %23 met si carry == 1 met (PC + (23 % IDX_MOD)) dans le PC.
0x0a (ldi)	Cette opération modifie le carry. ldi 3,%4,r1 lit IND_SIZE octets a l'adresse : (PC + (3 % IDX_MOD)) ajoute 4 a cette valeur. On nommera S cette somme. On lit REG_SIZE octet a l'adresse (PC + (S % IDX_MOD)) qu'on copie dans r1. Les paramètre 1 et 2 sont des index.
0x0b (sti)	sti r2,%4,%5 sti copie REG_SIZE octet de r2 a l'adresse (4 + 5) Les paramètres 2 et 3 sont des index. Si les paramètres 2 ou 3 sont des registres, on utilisera leur contenu comme un index,

0x0c (fork)	Cette instruction n'est pas suivie d'octet pour décrire les paramètres. Elle prend toujours un index et crée un nouveau programme qui s'exécute a partir de l'adresse : (PC + (premier paramètre % IDX_MOD)). Fork %34 crée un nouveau programme. Le nouveau programme hérite des différents états du père.
0x0d (lld)	Comme ld sans le %IDX_MOD Cette opération modifie le carry.
0x0e (lldi)	Comme ldi sans le %IDX_MOD Cette opération modifie le carry.
0x0f (lfork)	Comme fork sans le %IDX_MOD Cette opération modifie le carry.
0x10 (aff)	Cette instruction est suivi d'un octet de paramétrage pour décrire les paramètres. Elle prend en paramètre un registre et affiche le caractère dont le code ascii est présent dans ce registre. (un modulo 256 est applique au code ascii, le caractère est affiché sur la sortie standard) Ex : ld %52,r3 aff r3 affiche '*' sur la sortie standard

- Tous les adressages sont relatifs au PC, IDX_MOD sauf "lld", "lldi" et "lfork".
- En tout état de cause, la mémoire est circulaire et fait MEM_SIZE octets.
- Le nombre de cycles de chaque instruction, leur représentation mnémonique, leur nombre de paramètres et les types de paramètres possibles sont décrits dans le tableau op_tab déclaré dans op.c.
- Tous les autres codes n'ont aucune action a part passer au suivant et perdre un cycle.

Chapitre VII

Scheduling

- La machine virtuelle est supposée émuler une machine parfaitement parallèle.
- Mais pour des raisons d'implémentation, on supposera que chaque instruction s'exécute entièrement a la fin de son dernier cycle et attend durant toute sa durée. Les instructions commençant à un même cycle s'exécutent dans l'ordre croissant des numéros de programme. (voir figure)
- Exemple :
  Considérons trois programmes (P1, P2, P3) respectivement constitués des instructions 1.1 1.2 .. 1.7 , 2.1 .. 2.7, 3.1 .. 3.7 . Les timings de chaque instruction étant donnés dans le tableau suivant :

P1 :	1.1(4 cycles)	1.2(5)	1.3(8)	1.4(2)	1.5(1)	1.6(3)	1.7(2)
P2 :	2.1(2 cycles)	2.2(7)	2.3(9)	2.4(2)	2.5(1)	2.6(1)	2.7(3)
P3 :	3.1(2 cycles)	3.2(9)	3.3(7)	3.4(1)	3.5(1)	3.6(4)	3.7(9)

- La machine virtuelle exécutera les instruction dans l'ordre suivant :

Cycles	1	2	3	4	5	6	7	8	9	10	11	12	13
Instructions	1,1				1,2					1,3			
Instructions	2,1		2,2							2,3			
Instructions	3,1		3,2									3,3	

Cycles	14	15	16	17	18	19	20	21	22	23	24	25
Instructions					1,4		1,5	1,6			1,7	
Instructions						2,4		2,5	2,6	2,7		
Instructions						3,4	3,5	3,6				3,7

`Au cycle 21 la machine exécute 1.6 (l'instruction 6 du prog 1) puis l'instruction 2.5 (l'instruction 5 du prog 2) puis 3.6.`

Chapitre VIII

L'assembleur

La machine exécute du code machine. Mais pour écrire les programmes, on utilisera un langage simple nommé assembleur. Il est composé d'une instruction par ligne. Les instructions sont composées de trois éléments :

- Un label optionnel suivi du caractère LABEL_CHARS (ici " :") déclare dans op.h.
- Les labels peuvent être n'importe quelle chaîne de caractères composée des éléments de la chaîne LABEL_CHARS déclarée dans op.h.
- Un code d'instruction (opocode).(Les instructions que la machine connaît sont définies dans le tableau op_tab déclaré dans op.c.)
- Les paramètres de l'instruction.

Une instruction peut avoir de 0 a MAX_ARGS_NUMBER paramètre séparés par des virgules. Chaque paramètre peut être de trois types :

- Registre : r1 <–> rx avec x = REG_NUMBER
  Exemple : ld r1,r2. (load r1 dans r2)
- Direct : Le caractère DIRECT_CHAR suivi d'une valeur ou d'un label (précédé de LABEL_CHARS). ce qui représente la valeur directe.
  Exemple : ld %4,r5 (load 4 dans r5)
  Exemple : ld % :label, r7 (load label dans r7)
- Indirect : Une valeur ou un label (précède de LABEL_CHARS) qui représente la valeur qui se trouve à l'adresse du paramètre relativement au PC.
  Exemple : ld 4,r5 (load les 4 octets se trouvant a l'adresse (4+PC) dans r5).

Chapitre IX

Syntaxe de la ligne de commande

- SYNOPSIS
  asm file_name[.s] .....
- DESCRIPTION
  transforme file_name[.s] en file_name.cor (un exécutable de la machine virtuelle).

Chapitre X

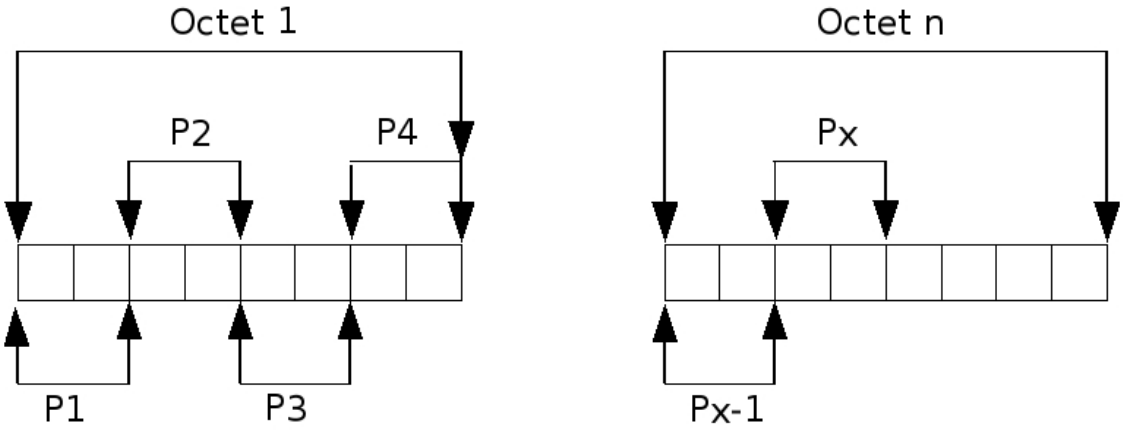
Codage

Le codage est plutôt simple :
Chaque instruction est codée par le code de l'instruction, la description du type des paramètres puis des paramètres.

- Le code de l'instruction (on le trouve dans op_tab qui est lui même dans op.h).
- La description du type de paramètres (voir figure). Pour les instructions live,zjmp, fork et lfork, elle n'est pas présente.
- Exemple d'octet de codage :

r2,23,%34	Donnera un octet de codage 01 11 10 00 soit 0x78
23,45,%34	Donnera un octet de codage 11 11 10 00 soit 0xF8
r1,r3,34	Donnera un octet de codage 01 01 11 00 soit 0x5c

Codages du type de paramètres :



01 Registre, Suivie d'un octet (le numéro de registre)
10 Direct, Suivie de DIR_SIZE octets (la valeur directement)
11 Indirect, Suivie de IND_SIZE octets (la valeur de l'indirection)

- Les paramètres.

Après le type de paramètre, on met directement les paramètres :

- pour un registre on met son numéro sur un octet
- pour un direct la valeur sur DIR_SIZE octet(s)
- pour un indirect sur IND_SIZE.

R2,23,%34	Donnera 0x78 puis 0x02 0x00 0x17 0x00 0x00 0x00 0x22
23,45,%34	Donnera 0xF8 puis 0x00 0x17 0x00 0x2d 0x00 0x00 0x00 0x22
23,45,%34	Donnera 0xF8 puis 0x00 0x17 0x00 0x2d 0x00 0x00 0x00 0x22

Exemple :

```
#
# ex.s for corewar
#
# Alexandre David
#
Sat Nov 10 22:24:30 2201
#
.name "zork"
.comment "just a basic living prog"

l2:
sti r1,\%:live,\%1
and r1,\%0,r1
live: live \%1
zjmp \%:live

# executable compile:
#
# 0x0b,0x68,0x01,0x00,0x0f,0x00,0x01
# 0x06,0x64,0x01,0x00,0x00,0x00,0x00,0x01
# 0x01,0x00,0x00,0x00,0x01
# 0x09,0xff,0xfb
```

- Le programme doit à partir du fichier assembleur qui lui est passé sur la ligne de commande, produire un exécutable pour la machine virtuelle. Cet exécutable commence par un header défini par le type header_t déclaré dans op.h.
- Note importante : la machine virtuelle est BIG ENDIAN (comme les Sun et non comme i386).

Chapitre XI

Modus operandi d'un champion

- Un objectif : Il ne peut en rester qu'un.
- Au démarrage du jeu et donc de la machine virtuelle, chaque champion va trouver dans son registre r1 perso le numéro qui lui est attribué. Il devra s'en servir pour ses instructions "live".
- Si un champion fait un live avec un numéro autre que le sien, pas de bol, au pire c'est pas perdu pour tout le monde.
- A ce sujet la, jetez un œil au code donné en exemple pour la partie codage des instructions, il est très utile.
- Toutes les instructions sont utiles, toutes les réactions de la machine qui sont décrites dans ce sujet sont exploitables pour donner de la vie a vos champions.
- Par exemple, quand la machine tombe sur un opcode inconnu, que fait-elle ? Comment alors en détourner l'utilisation ?
- Allez faire un tour sur le compte /u/all/corewar/public/, il y a des champions des années précédentes, inspirez vous en !
- Notez bien que la machine dispose d'une instruction "fork", elle est très utile pour submerger l'adversaire, mais elle prends du temps et peut devenir fatale si la fin du CYCLE_TO_DIE arrive sans qu'elle ait pu se terminer et permettre de faire un "live" derrière !

Chapitre XII

Les messages

Les messages ne sont pas tenus d'être respectés au caractère près (c'est un 'humain' qui corrige), mais ils doivent être pertinents. (Voir les exemples pour la machine et l'assembleur).

XII.1 Pour la machine

1. "file_name is not a corewar executable" (ou file_name est le nom d'un des arguments).
2. "prog number the_number already used" (ou the_number est le numéro demande).
3. "le joueur x(nom_du_joueur) est en vie"
4. "le joueur x(nom_du_joueur) a gagne"

Les messages 1 et 2 provoquent l'arrêt du programme.

XII.2 Pour l'assembleur

1. "Syntax error line x" (ou x le numéro de ligne(première line 1))
2. "Warning Indirection to far line x" (indirection > a IDX_MOD)
3. "label the_label undefine line x"
4. "no such register line x"
5. "Warning Direct too big line x"

Les messages 1,3 et 4 provoquent l'arrêt du programme.

XII.3 Pour les deux

1. "File file_name not accessible"
2. "Can't perform malloc"

Ces 2 messages provoquent l'arrêt du programme.

Si vous avez besoin d'autres messages, consultez les assistants, les nouveaux messages ainsi que tous les changements seront rapportés dans epitech.projs.ept1.corewar. Vous pouvez aussi utiliser ce groupe pour échanger idées et remarques. Toute notification dans ce New group sera considérée comme faisant partie du sujet (vous devez donc en tenir compte).

Chapitre XIII

Conclusion

- Pour le reste, réfléchissez, lisez op.h et op.c, et dans le cas où il y a une ambiguïté, demandez des instructions précises a vos assistants et/ou en news (epitech.projs.ept1.corewar).
- Nous vous invitons à parfaitement vérifier que vos programmes soient conformes aux normes de programmations définies dans le cours.
- Bon travail.

Chapitre XIV

Fonctions autorisées

- open
- read
- write
- lseek
- close
- malloc
- realloc
- free
- exit