Instruções do Microprocessador

|  |  |
| --- | --- |
| Instrução | Opcode |
| ADD Reg16,Imed 16 | 10000001 11000 **R/M** I16L I16H |
| OR Reg16,Imed16 | 10000001 11001 **R/M** I16L I16H |
| ADC Reg16,Imed16 | 10000001 11010 **R/M** I16L I16H |
| SBB Reg16,Imed16 | 10000001 11011 **R/M** I16L I16H |
| AND Reg16,Imed16 | 10000001 11100 **R/M** I16L I16H |
| SUB Reg16,Imed16 | 10000001 11101 **R/M** I16L I16H |
| XOR Reg16,Imed16 | 10000001 11110 **R/M** I16L I16H |
| CMP Reg16,Imed16 | 10000001 11111 **R/M** I16L I16H |
| MOV Reg16,Imed16 | 00000000 10111 **R/M** I16L I16H |

## Códigos de Controle do Registro de Propósito Geral

|  |  |
| --- | --- |
| Registrador | Código R/M |
| AX | 000 |
| BX | 011 |
| CX | 001 |
| DX | 010 |
| SP | 100 |
| BP | 101 |
| SI | 110 |
| DI | 111 |

## Códigos de Operações da Unidade Lógica Aritmética

|  |  |
| --- | --- |
| Operação | Código de Controle |
| ADD | 000 |
| OR | 001 |
| ADC | 010 |
| SBB | 011 |
| SUB | 100 |
| XOR | 101 |
| AND | 110 |
| *NOP* | **others** |

## Códigos de Controle do Registro de Segmento

|  |  |
| --- | --- |
| Registrador | Código R/M |
| ES | 000 |
| CS | 001 |
| SS | 010 |
| DS | 011 |
| IP | 100 |
| *Todos os registro em alta impedância* | **others** |