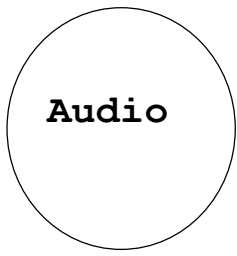
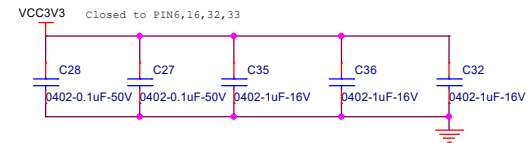
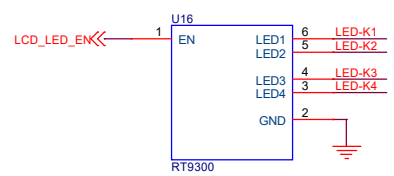
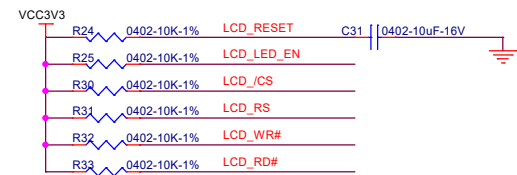
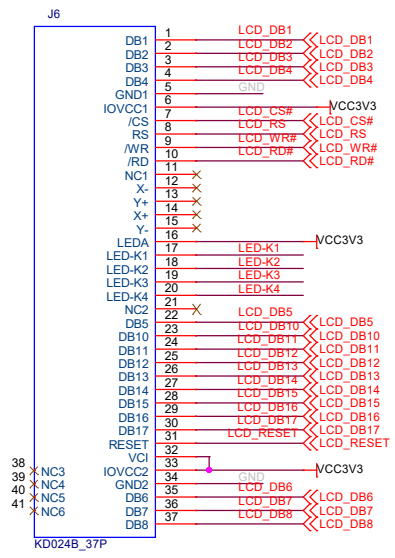





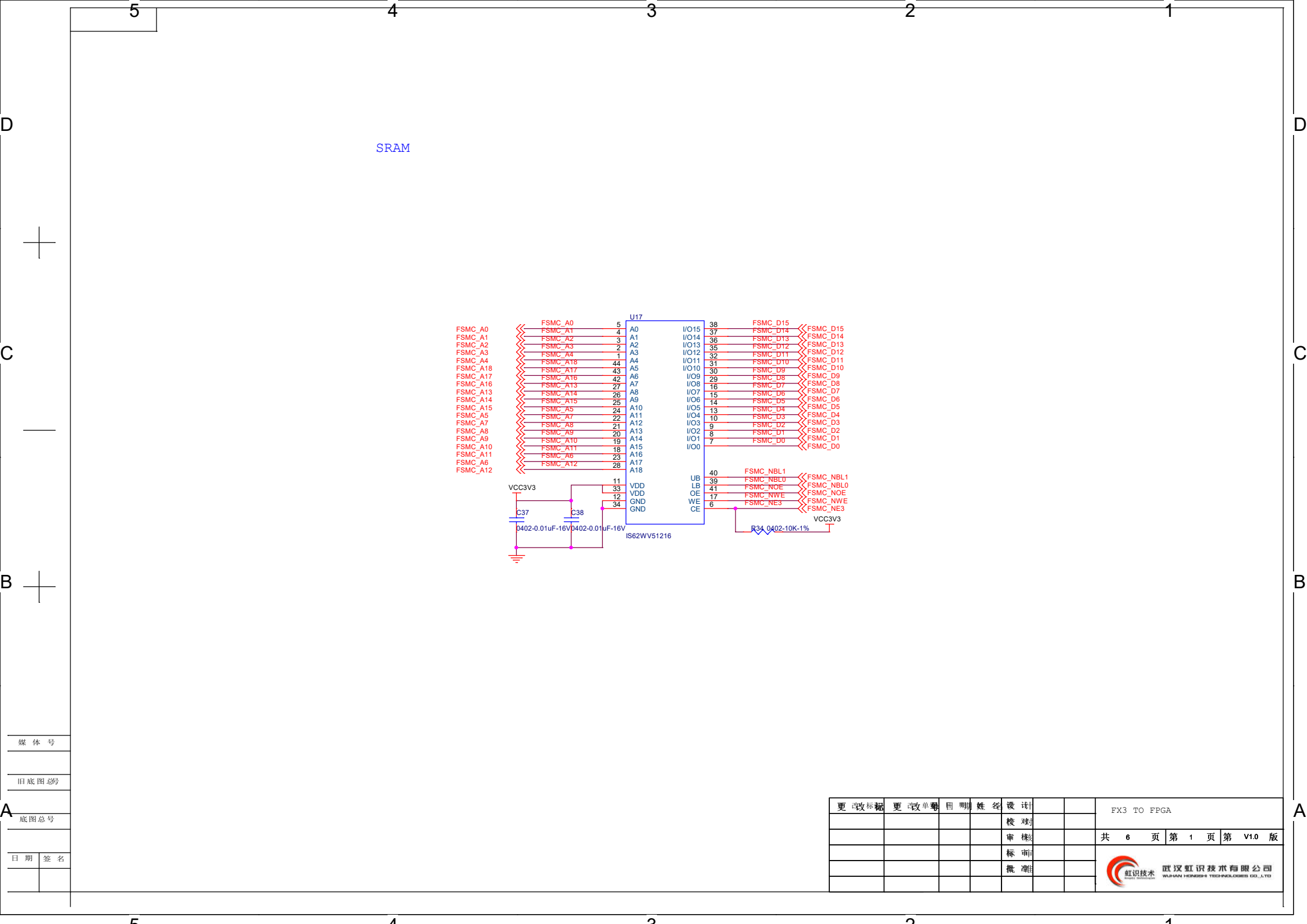
LCD



Audio


| |
|-------|
| 媒体号 |
| |
| 旧底图总号 |
| |
| 底图总号 |
| |
| 日期 |
| |
| 签名 |
| |

| | | | | | | | | | |
|------|------|----|----|----|--|--|--|-------|----------|
| 更改标识 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
| | | | | 校对 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 称中 | | | | | |
| | | | | 能唯 | | | | | |
| | | | | | | |  虹识技术 WUHAN HIRSH TECH CO., LTD. | | |



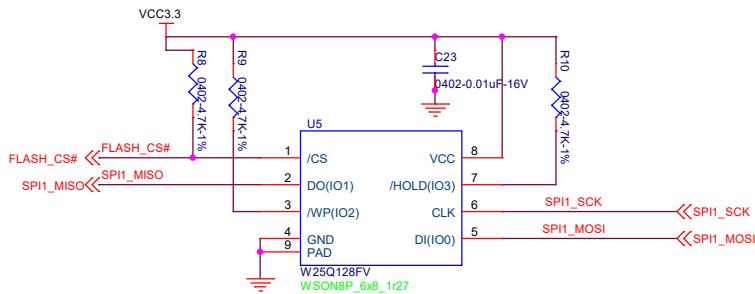
| | |
|-------|----|
| 媒体号 | |
| 旧底图总号 | |
| 底图总号 | |
| 日期 | 签名 |

| | | | | | | | | | |
|------|------|----|----|----|--|--|-------------|-------|----------|
| 更改标志 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
| | | | | 校核 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 标准 | | | | | |
| | | | | 批准 | | | | | |

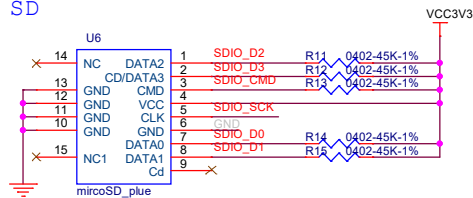


虹识技术
WUHAN HENGSHI TECHNOLOGY CO., LTD.

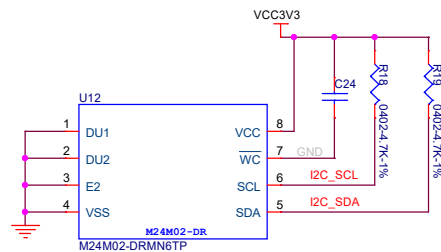
SPI Flash



SD



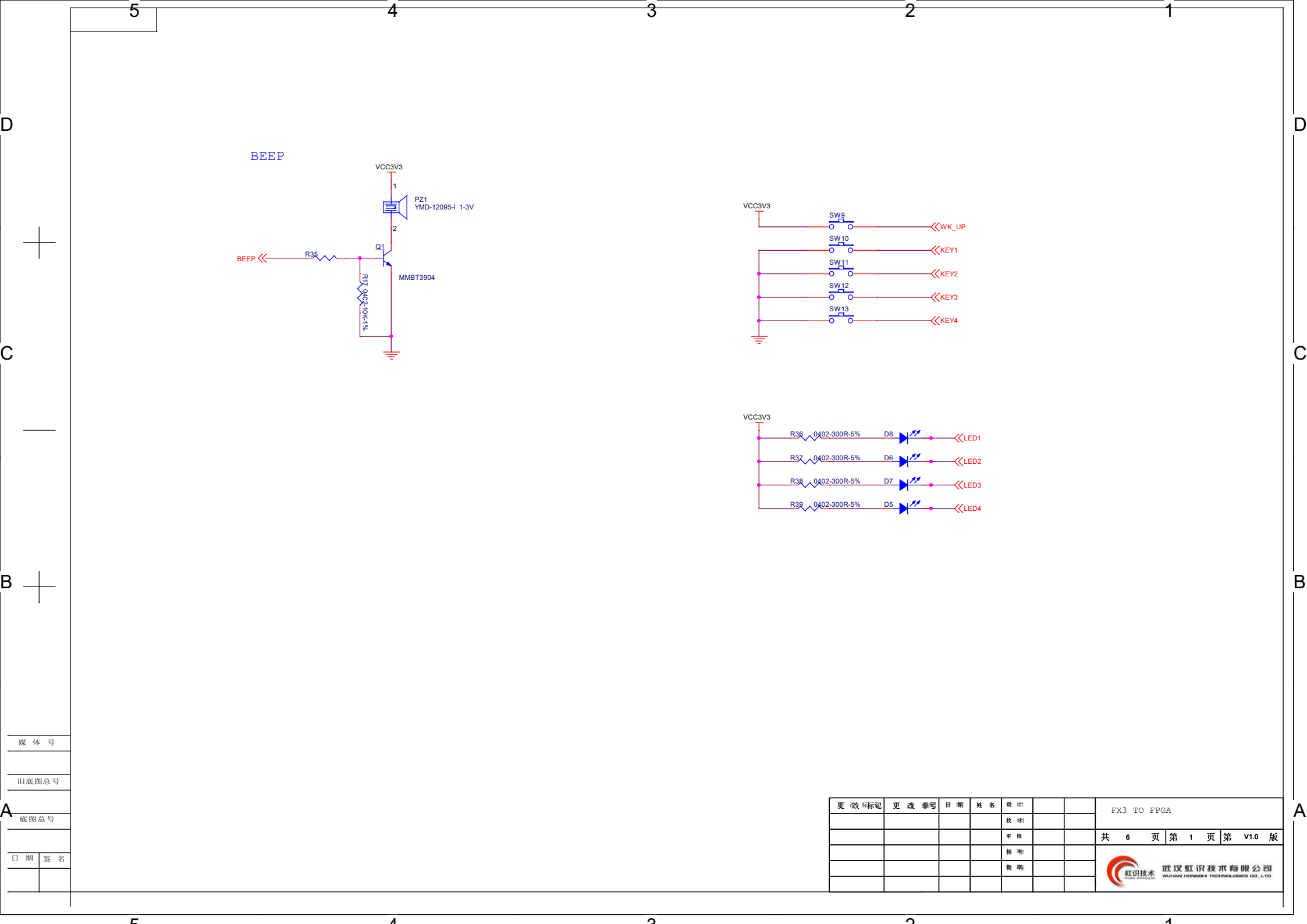
E2PROM



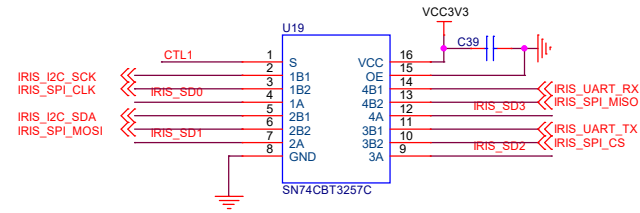
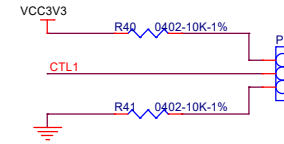
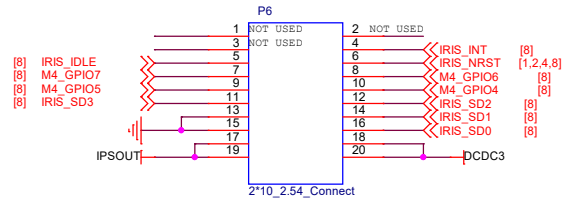
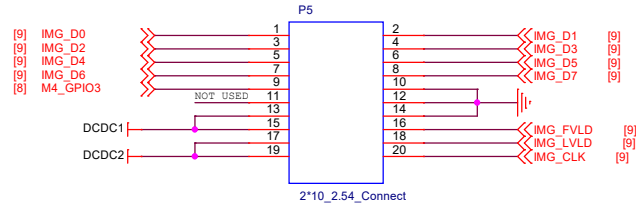
| | | | | | | | | | |
|------|------|----|----|----|--|--|-------------|-------|----------|
| 更改标记 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
| | | | | 校对 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 标准 | | | | | |
| | | | | 批准 | | | | | |



武汉虹识技术有限公司
WUHAN HITEC TECHNOLOGY CO., LTD.



HSIC8001 CONNECTOR




媒体号

旧底图总号

底图总号

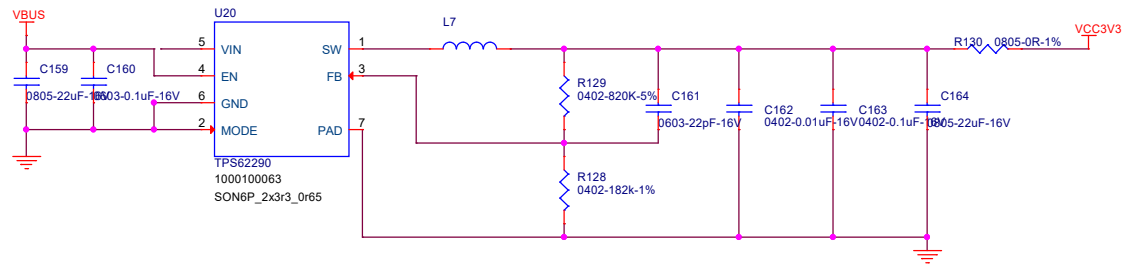
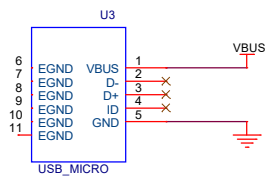
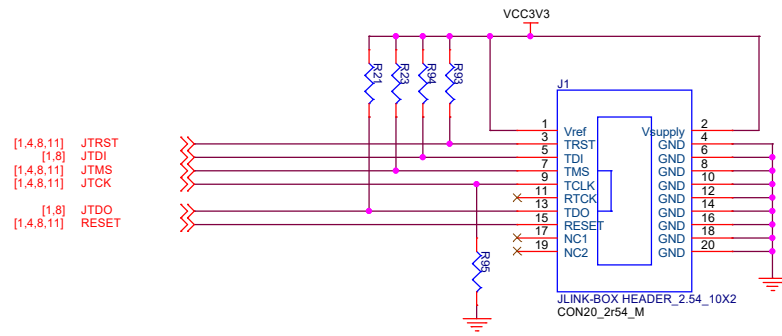
日期 签名

| | | | | | | | | | |
|------|------|----|----|----|--|--|-------------|-------|----------|
| 更改标题 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
| | | | | 校核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 审核 | | | | | |
| | | | | 标注 | | | | | |
| | | | | 校对 | | | | | |




武汉虹识技术有限公司
WUHAN HANYANG TECHNOLOGY CO., LTD.

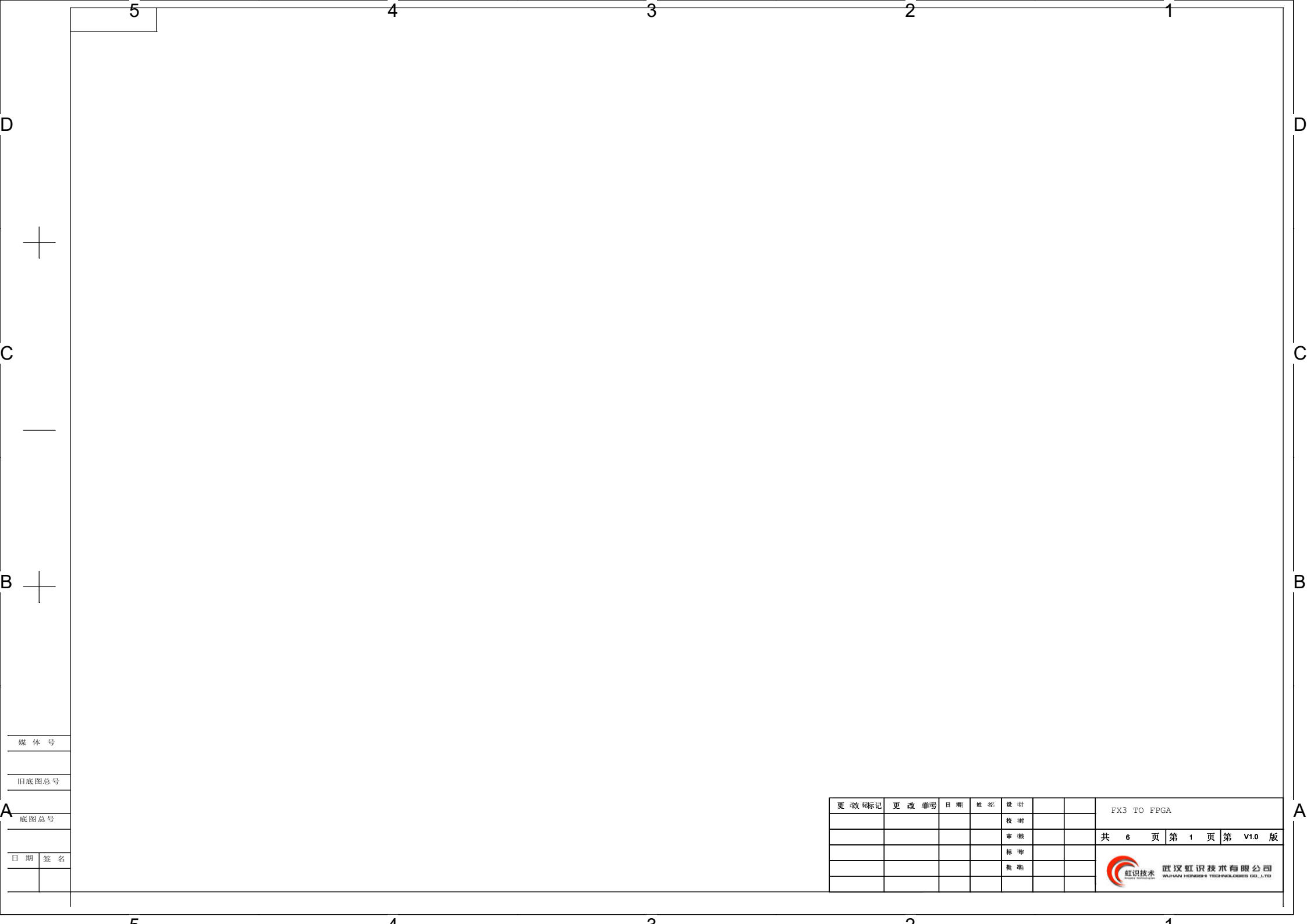
JTAG



| 更改 | 标记 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
|----|----|------|----|----|----|--|--|-------------|-------|----------|
| | | | | | 校核 | | | | | |
| | | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | | 标准 | | | | | |
| | | | | | 批准 | | | | | |




武汉虹识技术有限公司
WUHAN HANYANG TECHNOLOGY CO., LTD.

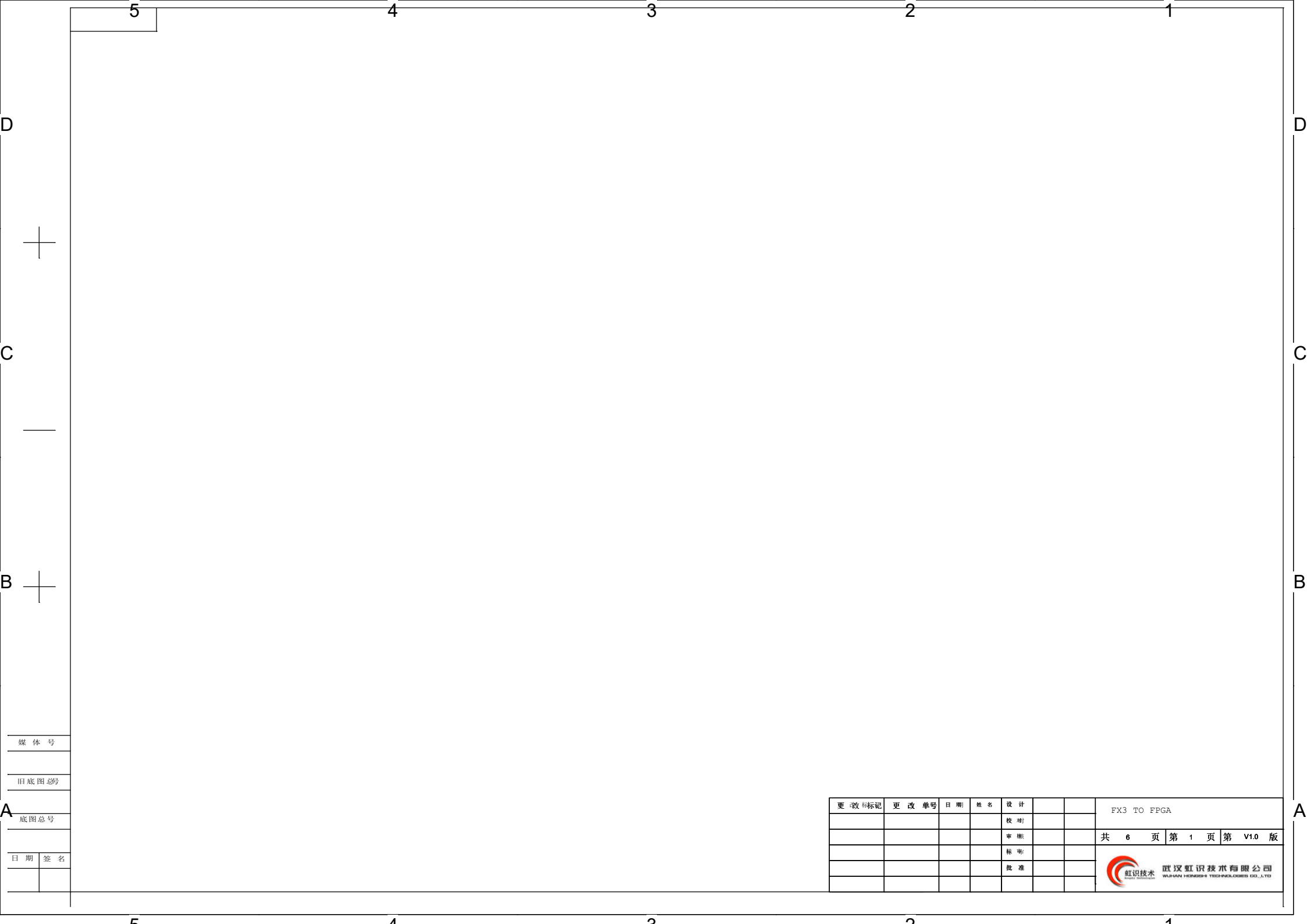


| | |
|-------|----|
| 媒体号 | |
| | |
| 旧底图总号 | |
| | |
| 底图总号 | |
| | |
| 日期 | 签名 |
| | |

| 更改标记 | 更改非零 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
|------|------|----|----|----|--|--|-------------|-------|----------|
| | | | | 校对 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 标准 | | | | | |
| | | | | 批准 | | | | | |
| | | | | | | | | | |




虹识技术
WUHAN HONGSHI TECHNOLOGIES CO., LTD.

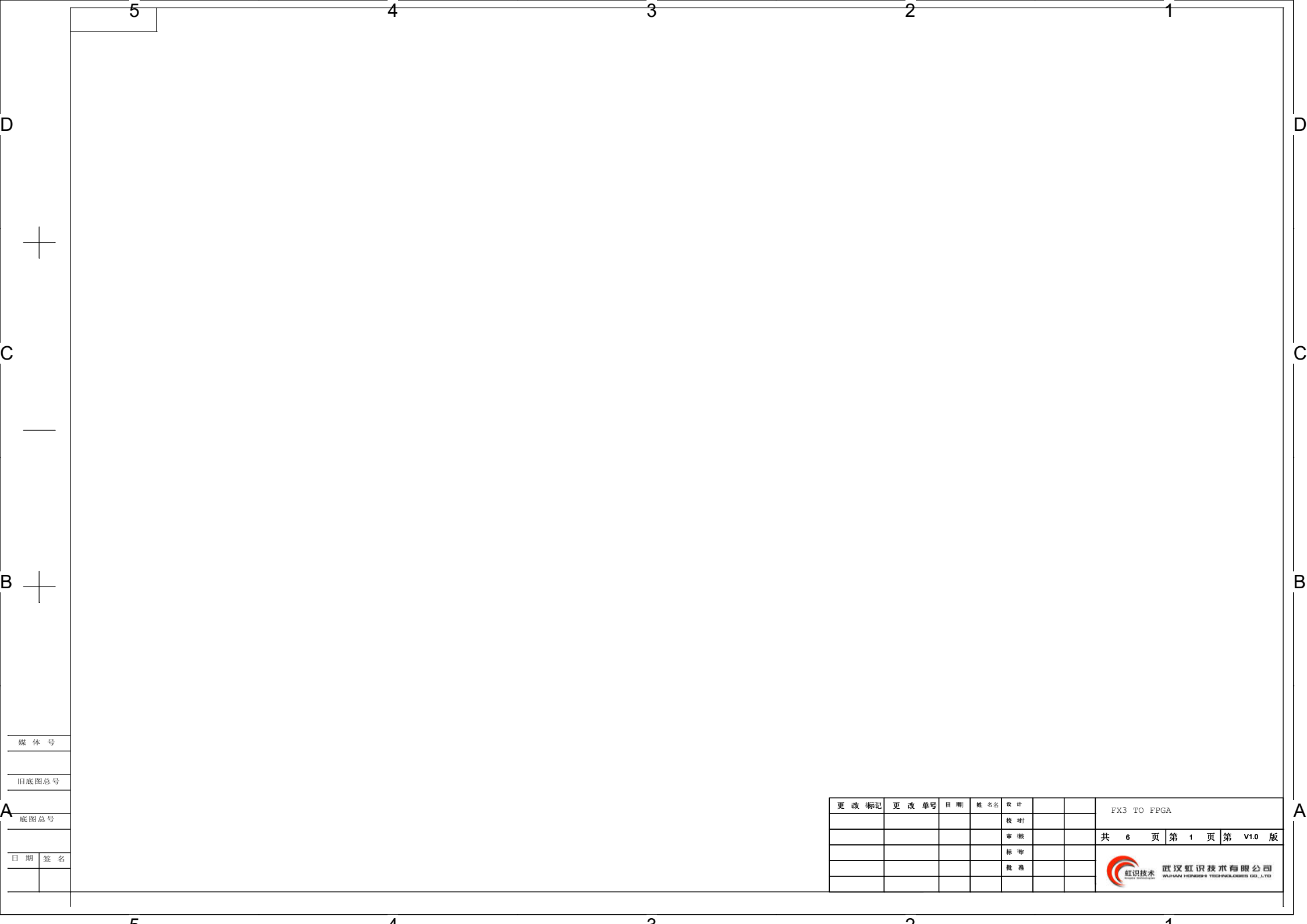


| | |
|-------|----|
| 媒体号 | |
| 旧底图总号 | |
| 底图总号 | |
| 日期 | 签名 |

| | | | | | | | | | |
|------|------|----|----|----|--|--|-------------|-------|----------|
| 更改标记 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
| | | | | 校核 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 标注 | | | | | |
| | | | | 批准 | | | | | |
| | | | | | | | | | |




虹识技术
WUHAN HONGSHI TECHNOLOGIES CO., LTD.

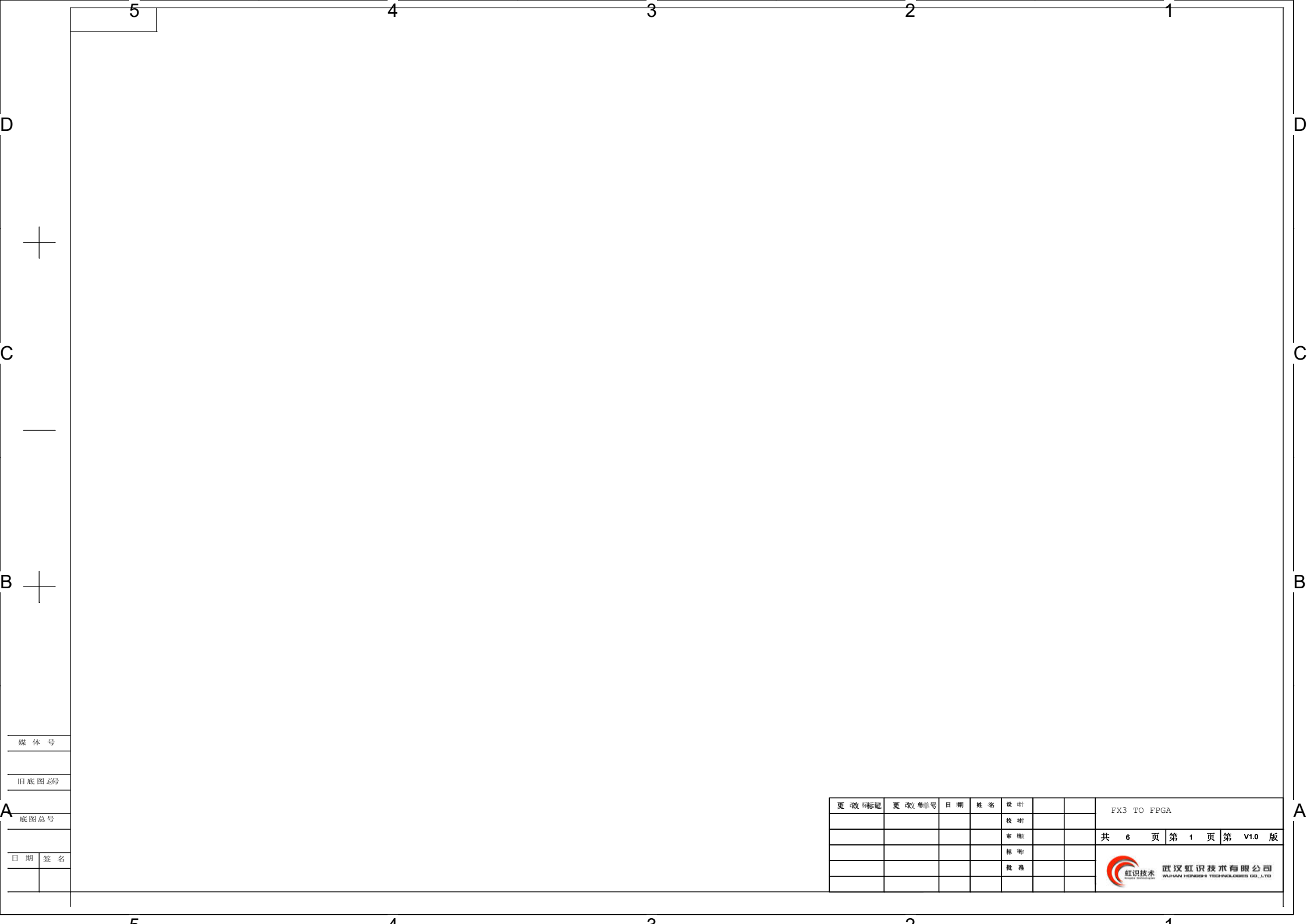


| | |
|-------|----|
| 媒体号 | |
| | |
| 旧底图总号 | |
| | |
| 底图总号 | |
| | |
| 日期 | 签名 |
| | |

| | | | | | | | | | |
|------|------|----|----|----|--|--|-------------|-------|----------|
| 更改标记 | 更改单号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
| | | | | 校核 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 标准 | | | | | |
| | | | | 批准 | | | | | |
| | | | | | | | | | |




虹识技术
WUHAN HENSHI TECHNOLOGY CO., LTD.



| | |
|-------|----|
| 媒体号 | |
| 旧底图总号 | |
| 底图总号 | |
| 日期 | 签名 |

| 更改标记 | 更改单编号 | 日期 | 姓名 | 设计 | | | FX3 TO FPGA | | |
|------|-------|----|----|----|--|--|-------------|-------|----------|
| | | | | 校核 | | | | | |
| | | | | 审核 | | | 共 6 页 | 第 1 页 | 第 V1.0 版 |
| | | | | 标注 | | | | | |
| | | | | 批准 | | | | | |
| | | | | | | | | | |



虹识技术
WUHAN HONGSHI TECHNOLOGIES CO., LTD.