TFT\_Driver模块设计描述

杨勇 2017年3月27日星期一

**一、端口描述**

1. 输入：

* clk\_i,rst\_i
* start\_i (start transmit one data/command)
* rs\_i (command/data select signal)
* wr\_data\_i[15:0] (data/command)

1. 输出：

* done\_o （one command/data transmit done）

**二、功能描述**

1. TFT\_update模块上电延时完成后发送一个“initial\_start”信号到本模块。
2. 状态机转换

①st\_idle :

初始化信号reg,等待“start\_i”信号有效,有效则将输入的数据以及rs打入缓冲reg，进入下一个状态“st\_wr00”;否则等待

②st\_wr00:

开启片选和写使能，进入下一个状态“st\_wr01”;

③st\_wr01 :

关闭写使能，进入下一个状态“st\_fin”

④st\_fin:

关闭看片选，done\_o有效，进入下一个状态“st\_idle”

**三、设计描述**