## GROUP - A

 $\Xi$ 

प्रोग्राम काउंटर को

..भी कहा जाता है-

(अ) निर्देश सूचक

**a**)

डेटा काउंटर

Choose the most suitable answer from the following

options

1x20=20

सर्वाधिक उपयुक्त विकल्प को , घुनकर लिखें :

- $\Xi$ A byte is group of .....bits:
- (b) 8 (a) 16
- (c) 4
- (d) 28
- $\Theta$ एक बाईट. ..बिटों का समुह है-
- (अ) 16
- (a) 8
- (田) 4
- (द) 28
- $\Xi$ The program counter is also called as:
- (a) Instruction pointer
- (b) Data counter
- (c) Memory pointer
- (d) None of the above

- (स) स्मृति सूचक (द) इनमें से कोई नहीं
- $\Xi$ Which of the following computer register collects the results of computation?
- (a) Accumulator
- (b) Instruction pointer
- (c) Storage register
- (d) None of the above
- (iii) निम्नलिखित'में से कौन सा कंप्यूटर रजिस्टर गणना का परिणाम एकत्र करता है-
- (अ) एक्युमुलेटर
- (ब) निर्देश सूचक
- (स) भडारण रजिस्टर
- (द) इनमें से कोई नहीं
- (iv) executed on data stored in registers? Which of the following is the operation
- (a) Byte operation
- (b) Bit operation
- (c) Macro operation
- (d) Micro operation

- (iv) संग्रहीत डेटा पर निष्पादित किया जाता है? निम्न में से कौन सा ऑपरेशन रजिस्टरों में
- (अ) बाइट ऑपरेशन
- (ब) बिट ऑपरेशन
- (स) मैक्रो ऑपरेशन
- (द) सूक्ष्म संचालन
- 3 with the secondary storage? Which of the following register can interact
- (a) PC
- (b) MAR
- (c) MDR
- (d) IR
- 3 स्टोरेज के साथ इंटरऐक्ट कर सकता है? निम्न में से कौन सा रिज़स्टर से केंडरी
- (अ) PC
- (ब) MAR
- (H) MDR
- (द) IR
- (<u>v</u>) Floating point representation is used to store:
- (a) A Boolean values
- (c) Real integers (b) Whole numbers
- (d) Integers

- (vi) फ्लोंटिंग पॉइंट प्रतिनिधत्व का उपयोग स्टोर करने के लिए किया जाता है?
- (अ) एक बूलियन मान
- (a) पूर्ण संख्यााएँ
- (स) वास्तविक पूर्णाक
- (द) पूर्णाकों
- (vii) (2FAOC)<sub>16</sub> is equivalent to:
- (a) (195084)<sub>10</sub>
- (b) (00101111101000001100)2
- (c) Both (a) and (b)
- (d) None of these
- (vii) (2FAOC)16 के बराबर है-
- (अ) (195084)<sub>10</sub>
- (a) (00101111101000001100)2
- (द) इनमें से कोई नहीं (स) दोनों (अ) और (ब)
- (viii) The performance of cache memory is called: frequency measured in terms of quantity
- (a) Miss ratio
- (b) Hit ratio
- (c) Latency ratio
- (d) Read ratio

- (अ) भिस अनुपात
- (ब) हिट अनुपात
- (द) अनुपात पढ़े (स) विलंबता अनुपात
- (a) Firmware called.....

(ix)

BIOS programs are embedded on chip

- (b) IC
- (c) Hardware
- (d) Application programs
- (xi BIOS प्रोग्राम चिप पर एम्बेडेड होते जिन्हें कहा जाता है-
- (अ) फर्मवेयर
- (a) IC
- (स) हार्डवेयर
- (द) ऐपलीकेशन प्रोग्राम
- $\overline{x}$ component of computer? Which of the following in not hardware
- (a) Memory
- (b) Scanner
- (c) Software
- (d) CPU

- B 라 इनमें से कौन हार्डवेयर कंपोनेन्ट कंप्युटर का
- (अ) मेमोरी
- (a) स्कैनर
- (स) सॉफ्टवेयर
- (द) CPU
- (x)To use peripheral device following modules are required:
- (a) I/O controller
- (b) I/O driver
- (c) I/O memory
- (d) Only (a) & (b)
- (X) परिधीय उपकरण का उपयोग करने के लिए निम्नलिखित मॉड्यूल की आवश्यकता होती
- (अ) 1/0 कंट्रोलर
- (ब) I/O ड्राइवर (स) I/O मेमोरी
- (द) सिर्फ (अ) और (ब)
- (xii) Depending on mechanism of timing data, data transfer can be:
- (a) Synchronous
- (b) Asynchronous
- (c) Both (a) & (b)
- (d) None of the above

NT3020

- (xii) समय पर डेटा, डेटा स्थानांतरण के तंत्र के आधार पर हो सकता है-
- (अ) एक समय का
- (ब) अतुल्यकालिक
- (स) दोनों (अ) और (ब)
- (द) इनमें से कोई नहीं
- Which of the following is not the correct technique to reduce cache miss rate?
- (a) Compiler optimization
- (b) Use of victim cache
- (c) Lower associativity
- (d) Use of larger cache
- (xiii) निम्न में से कौन-सी कैश मिस रेट को कम करने का सही तकनीक नहीं है-
- (अ) संकलन अनुकूलन
- (ब) पीड़ित कैश का उपयोग
- (स) नियली संबद्धता
- (द) बड़े कैश का उपयोग

(xiv) Where is decoded instruction stored?

- (a) Register
- (b) MDR
- (c) PC

(d) IR

- (xiv) डिकोड किए गए निर्देश कहाँ संग्रहीत होते
- (अ) रजिस्टर
- (ब) MDR
- (स) PC
- (द) IR
- (xv) The status bit is also called as:
- (a) Unsigned bit
- (b) Signed bit
- (c) Flag bit
- (d) None of the above
- (xv) रिथति बिट को यह भी कहा जाता है-
- (अ) अहस्ताक्षित बिट
- (ब) हस्ताक्षरित बिट
- (द) इनमें से कोई नहीं (स) फ्लैगबिट

NT3020

- (XVI) Virtual memory consists of:
- (a) Static RAM
- (b) Dynamic RAM
- (c) Magnetic memory
- (d) None of these
- (xvi) वर्षुअल मेमोरी में होता है-(अ) स्टेटीक RAM
- (ब) डॉयनेमिक RAM
- (स) चुंबकीय मेमोरी
- (द) इनमें से कोई नहीं
- (xvii) A stack-organised computer uses instruction
- (a) Indirect addressing
- (b) Two addressing
- (c) Zero addressing
- (d) Index addressing
- (xvii) एक स्टैक संगठित कंप्युटर के निर्देश का उपयोग करता है-
- (अ) अप्रत्यक्ष संबोधन
- (ब) टू संबोधन
- (द) इंडेक्स एड्रेंसिंग (स) जीरो एड्रें सिंग

(xviii) Which of the following circuit is used to store one bit of data?

- (a) Flip flop
- (b) Decoder
- (c) Encoder
- (d) Register

(xviii) निम्न में से किस सर्किट का उपयोग एक बिट डेटा को स्टोर करने के लिए किया (अ) फिलप फ्लॉप जाता है-

- (ब) डीकोडर
- (स) एनकोडर
- (द) रजिस्टर
- (xix) Which of the following operation is/are performed by the ALU? (a) Data manipulation
- (b) Exponential
- (c) Square root
- (d) All of the above

(xix) निम्न में स कौन-सा ऑपरेशन ALU द्वारा किया जाता है?

(अ) डेटा जोड़तोड़

(ब) घातीय

(स) वर्गमूल

(द) उपरोक्त सभी

(xx) write and read operations? Which of the following allow simultaneous

2.

(a) ROM

(b) EROM

(c) RAM

(d) None of these

(xx) देता है-संचालन लिखने और पढ़ने की अनुमति निम्नलिखित में से कौन साइमल्टेनियस को

(अ) ROM

(a) EROM

(H) RAM

(द) इनमें से कोई नहीं

**GROUP B** 

Answer all Five Questions.

4x5=20

सभी पाँच प्रश्नों के उत्तर दें। Define pipelines processing with suitable examples.

उपयुक्त उदाहरण के साथ पाइपलाइन प्रसंस्करण को परिभाषित करें।

OR(अथवा)

Explain various types of interrupts.

विभिन प्रकार के व्यवधानों की व्याख्या करें?

4 Draw and explain the organization of micro programmed control unit.

P.T.O

N 1 302

NT3020

2018303

15

सूहम क्रमादेशित नियंत्रण इकाई के संगठन का चित्र बनाएं और उसकी व्याख्या करें।

#### OR(अथवा)

State and explain the rule in arithmetic operation on floating point numbers.

पलोटिंग पॉइंट नंबरों पर अंकगिगतीय ऑपरेशन लिखें और नियमों की व्याख्या करें।

4. Why NAND and NOR gate in known as universal gate?

NAND और NOR गेट को यूनिवर्सल गेट क्यों कहा जाता है?

Compare RISC and CISC systems?

OR(अथवा)

RISC और CISC सिस्टम की तुलना करें।

-5. What is ROM? How does PROM differ from EEPROM?

ROM क्या है? PROM, EEPROM से कैसे मिन होता है?

#### OR(अथवा)

What are the advantages and disadvantages of hardwired and micro programmed control.

हार्डवायर्ड और माइक्रो प्रोग्राम्ड कंट्रोल के फायदे और नुकसान क्या है?

NT3020

17

. 6. Write a short note on subroutine call and return.

सब रूटीन कॉल और रिटर्न पर एक संक्षिप्त नोट लिखें।

## OR(अथवा)

Explain a synchronous data transfer using timing diagrams.

टाइमिंग डायग्राम का उपयोग करके एसिंक्रोनस डेटा ट्रांसफर की व्याख्या करें।

# GROUP - C

Answer all Five Questions.

 $6 \times 5 = 30$ 

सभी पाँच प्रश्नों के उत्तर दें।

7. Write detailed note on Direct Memory Access,

(DMA).

6

डायरेक्ट मेमोरी एक्सेस पर विस्तृत नोट लिखें।

## OR(अथवा)

Explain BCD adder with its block diagram.

BCD एडर को इसके ब्लॉक आरेखन के साथ समझाइए।

8. Explain booth multiplication algorithm for multiplying binary integers in signed 2's complement representation.

हस्ताक्षारित 2's पूरक प्रतिनिधित्व में द्विअधारी पूर्णांक का गुणा करने के लिए दोनों गुणन एल्गोरिदम की व्याख्या करें।

## OR(अथवा)

What is register stack? Explain push and pop micro-operations.

रजिस्टर स्टैक क्या है। पुश और पॉप माइक्रो ऑपरेशंस की व्याख्या करें।

9. Discuss associative mapping and direct mapping in organization of cache memory.

NT3020

कैश मेमोरी के संगठन में सहयोगी मानचित्रण और प्रत्यक्ष मानचित्रण पर चर्चा करें।

## OR(अथवा)

6

What do you mean by fetch cycle, instruction cycle, machine cycle, interrupt acknowledgement cycle?

फेच साइकल, इंस्ट्रक्शन साइकल, मशीन साइकल, इंटरप्ट पावती चक्र से आप क्या समझते हैं?

'10. Why do we require memory hierarchy?

Show the memory hierarchy diagram.

हमें स्मृति पदानुक्रम की आवश्यकता क्यों है? स्मृति पदानुक्रम आरेख दिखाएं।

## OR(अथवा)

What is virtual memory? Why is called virtual? Write the advantages of virtual memory?

वर्चुअल मेमोरी क्या है? वर्चुअल मेमोरी क्यों कहा जाता है? वर्चुअल मेमोरी के फायदें लिखिए।

Explain decoder with logic circuit and truth table.

लॉजिक सर्किट और ट्रुथ टेबल के साथ डिकोडर की व्याख्या करें।

#### OR(अथवा)

What is an addressing mode? Explain any four types of addressing modes with examples?

एड्रेसिंग मोड क्या है? उदाहरण देकर किन्ही चार प्रकार के एड्रेसिंग मोड की व्याख्या करें।

\*\*\*\*