Algorithme de Lamport Application à m producteurs / 1 consommateur

Contrôle du consommateur

```
Processus C:
      Entier debcons, fincons, ifinprod ;
      Booléen req en cours, sc en cours;
      (debcons, fincons, ifinprod) \leftarrow (0, 0, 0);
      (reg en cours, sc en cours) ← (faux, faux) ;
     Tant que
      /* ACQUISITION */
      <u>Soit</u> ¬ req en cours <u>et</u> Cons ? besoin sc() <u>Alors</u>
            req en cours ← vrai
      /* SECTION CRITIQUE */
      <u>Soit</u> req en cours <u>et</u> ¬sc en cours
        \underline{\text{et}} debcons-ifinprod < \overline{0} \underline{Alors}
                  debcons ← debcons + 1;
                  Cons ! début_sc() ;
                  sc en cours ← vrai
      /* LIBERATION */
      <u>Soit</u> req_en_cours <u>et</u> sc_en_cours <u>et</u> Cons ? fin_sc() <u>Alors</u>
                  fincons ← fincons + 1;
                  k \leftarrow 1;
                  <u>Tant que</u> k < n + 1 <u>Faire</u>
                              P[k] !! màj(fincons);
                              k \leftarrow k + 1;
                  Fin Tant que
                  sc en cours ← faux ;
                  req_en_cours ← faux
      /* réception de ifinprod */
      <u>Soit</u> P[j] ? màj(ifinprod) <u>Alors</u>
                  rien
      Fin Tant que Soit
Fin Processus
```

Contrôle du producteur n°i

```
Processus P[i :1..m] :
     /* hl = heure locale
        he = heure externe (recus dans une estampille) */
     Entier hl, he, debprod, finprod, ifincons;
     /* tableau à m lignes (m = nombre de processus
        producteurs) d'éléments de type (type, date) */
     Table<({req, rel, ack}, entier)> tab[1..m] ;
     /* booléens pour modéliser l'état actuel du contrôleur */
     Booléen req en cours, sc en cours ;
     /* initialisation */
     (hl, he, debprod, finprod) \leftarrow (0, 0, 0, 0);
     tab[i:1..m] \leftarrow (rel, 0) ;
     (reg en cours, sc en cours) ← (faux, faux) ;
     /* procédure permettant de diffuser à l'ensemble des
        autres contrôleurs un message msg (hl, i). Ce message
        est de type req ou rel. */
     DIFFUSER (msg, hl, i);
     /* procédure permettant de mettre à jour l'horloge locale
        hl d'une date he recue via une estampille */
     MAJ H (hl, he);
     /* renvoie l'identifiant du processus ayant la plus
        vielle date dans le tableau tab */
     PLUS VIEILLE DATE(tab) ;
     Tant que
     /* réception d'un message de type req */
     Soit P[j] ? Req(he, j) Alors
               MAJ H (hl, he);
               hl \leftarrow hl + 1;
               P[j] ! Ack(hl, i)
               tab[j] \leftarrow (req, he)
     /* réception d'un message de type ack */
     <u>Soit</u> P[j] ? Ack(he, j) <u>Alors</u>
               MAJ H (hl, he);
               /* mise à jour du tableau sauf si le message
                  précédent de Pj est de type req */
               Si tab[j].type ≠ req Alors
                          tab[i] \leftarrow (ack, he)
```

```
/* réception d'un message de type rel */
     Soit P[j] ? Rel(he, j) Alors
                 MAJ_H(hl, he) ;
                 tab[i] \leftarrow (rel, he);
                 /* mise à jour des compteurs debprod et finprod
                    car j a produit et a fini de produire */
                 debprod ← debprod + 1;
                 finprod ← finprod + 1
     /* ACQUISITION */
     <u>Soit</u> ¬ req en cours <u>et</u> Prod[i] ? besoin sc() <u>Alors</u>
                 hl ← hl + 1;
                 req en cours ← vrai ;
                 DIFFUSER(P[\{1..m\}\setminus\{i\}], Reg(hl, i));
                 tab[i] \leftarrow (req, hl)
     /* SECTION CRITIQUE */
     <u>Soit</u> req en cours <u>et</u> \neg sc en cours
        et PLUS VIEILLE DATE(tab) = i
        <u>et</u> debprod – ifincons < n <u>Alors</u>
                 debprod ← debprod + 1;
                 Prod[i] ! début sc() ;
                 sc en cours ← vrai
     /* LIBERATION */
     <u>Soit</u> reg en cours <u>et</u> sc en cours
        et Prod[i] ? fin sc() Alors
                 finprod ← finprod + 1;
                 C !! mài(finprod) ;
                 sc en cours ← faux ;
                 hl ← hl + 1;
                 DIFFUSER(P[\{1..m\}\setminus\{i\}], Rel(hl, i));
                 tab[i] \leftarrow (rel, hl);
                 req en cours ← faux
     /* réception de ifincons */
     <u>Soit</u> C ? màj(ifincons) <u>Alors</u>
                 rien
     Fin Tant que Soit
Fin Processus
```