Deliverable

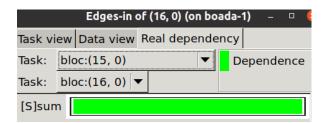
Analysis of task granularities and dependences

Starting from the initial coarse-grain task decomposition, explain where the calls to the Tareador API have been placed for the fine-grain task decomposition applied to each one of the two solvers: Jacobi and Gauss-Seidel. Explain the original task graph as well as the new graphs that you obtained, reasoning about the causes of the data dependences that appear and how will you protect them in your parallel OpenMP code. Include the timelines with the simulated execution for 4 processors to support your explanations.

Jacobi

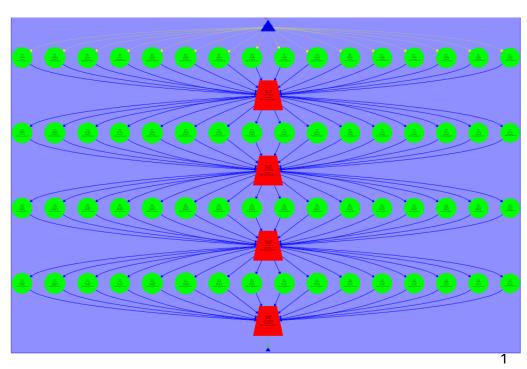
1.

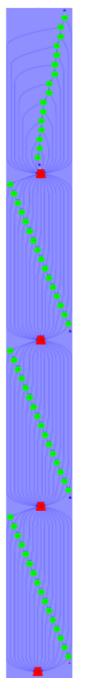
1. Se puede observar como en Jacobi hay una dependencia con todas las iteraciones con la variable **sum.**



Como hay muchas dependencias con la variable **sum**, vamos a arreglarlo con los tareadores que nos ofrecen en la práctica.

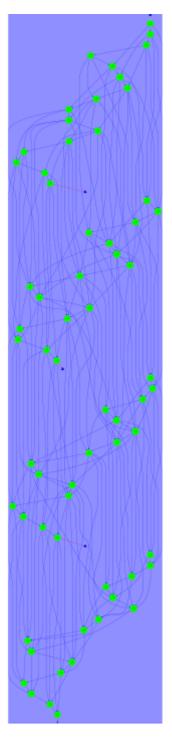
2. En este gráfico se muestra una mejora en la paralelización del programa: ya no tenemos dependencias de la variable suma aunque todavía se puede observar que hay dependencias relacionadas con el orden de acceso a la matriz.



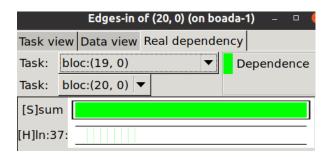


Gauss

1.

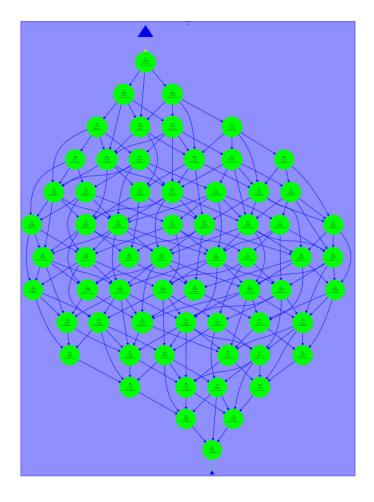


1. Como se puede ver con Gauss hay dependencias también con la variable **sum** y con iteraciones de la matriz, el cual boada la detecta con muchas variables con nombres *extraños*.



Como hay muchas dependencias con la variable **sum**, vamos a arreglarlo con los tareadores que nos ofrecen en la práctica.

2. Al igual que en Jacobi, en este gráfico también se muestra una mejora en la paralelización del programa: no hay dependencias de la variable suma pero si hay dependencias con el orden de acceso a la matriz.



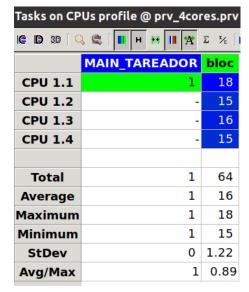
Paraver

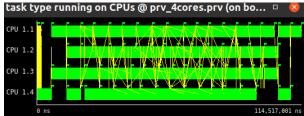
<u>Jacobi</u>

Tasks on CPUs profile @ prv_4cores.prv (on boad			
I€ IÐ 30 C	\	Σ ½	▶ Default
	MAIN_TAREADOR	bloc	copy_mat
CPU 1.1	1	16	4
CPU 1.2	-	16	-
CPU 1.3	-	16	-
CPU 1.4	-	16	-
Total	1	64	4
Average	1	16	4
Maximum	1	16	4
Minimum	1	16	4
StDev	0	0	0
Avg/Max	1	1	1

CPU 1.1 CPU 1.2 CPU 1.4 0 ns CPU 5.6 CPU 1.4 CPU 1.4 CPU 1.5 CPU 1.4 CPU 1.4 CPU 1.4 CPU 1.4 CPU 1.4

Gauss





Se ve que se crean 4 copias de la matriz.

Con Jacobi se crean el mismo número de tasks por thread y con gauss es más variable. También con Gauss hay muchas más dependencias ya que tiene una con la matriz porque se accede muchas veces, por tanto, la función **copy_mat** también se podría paralelizar.

Copy_mat

La función copy_mat se puede también paralelizar de la siguiente manera (añadiendo lo que está en rojo para evitar data races):

```
void copy_mat (double *u, double *v, unsigned sizex, unsigned sizey) {
   int nblocksi=4;
   int nblocksj=4;

   for (int blocki=0; blocki<nblocksi; ++blocki) {
      int i_start = lowerb(blocki, nblocksi, sizex);
      int i_end = upperb(blocki, nblocksi, sizex);
      for (int blockj=0; blockj<nblocksj; ++blockj) {

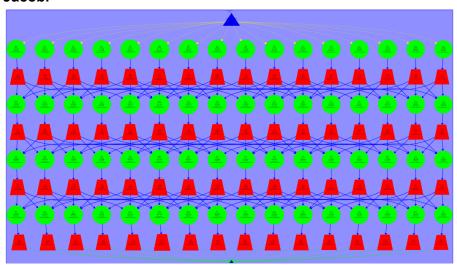
      tareador_start_task("copy");

      int j_start = lowerb(blockj, nblocksj, sizey);
      int j_end = upperb(blockj, nblocksj, sizey);
      for (int i=max(1, i_start); i<=min(sizex-2, i_end); i++)
            for (int j=max(1, j_start); j<=min(sizey-2, j_end); j++)
            v[i*sizey+j] = u[i*sizey+j];

      tareador_end_task("copy");
    }
}</pre>
```

Con el grafo de dependencia resultante. Para el caso de **Gauss** es exactamente igual que el **punto 2** del **apartado** de **Gauss**.

Jacobi



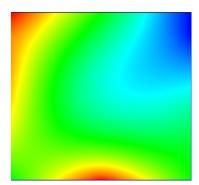
OpenMP parallelization and execution analysis: Jacobi

Describe how did you implement in OpenMP the proposed data decomposition strategy for the heat equation when applying the Jacobi solver, commenting how did you address any detected performance bottleneck (serialisation, load balancing, ...). You should include captures of Paraver windows to justify

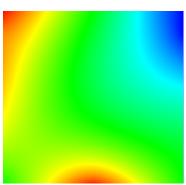
Fatine Maataoui Cinta Gonzalez

Imágenes de los *Heatmaps* con la implementación secuencial de Jacobi y Gauss:

heat-jacobi.ppm:



heat-gauss.ppm:

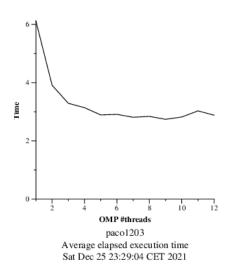


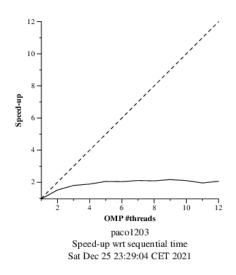
Para readaptar los códigos y que tengan una paralelización más óptima, se han añadido unas condiciones al pragma de la función *solve* y un nuevo pragma a la función *copy_mat*(esta en rojo):

```
void copy mat (double *u, double *v, unsigned sizex, unsigned sizey) {
     int nblocksi=omp_get_max_threads();
     int nblocksj=1;
   #pragma omp parallel
         int blocki = omp_get_thread_num();
       int i start = lowerb(blocki, nblocksi, sizex);
       int i_end = upperb(blocki, nblocksi, sizex);
       for (int blockj=0; blockj<nblocksj; ++blockj) {</pre>
         int j_start = lowerb(blockj, nblocksj, sizey);
         int j_end = upperb(blockj, nblocksj, sizey);
for (int i=max(1, i_start); i<=min(sizex-2, i_end); i++)</pre>
            for (int j=max(1, j_start); j<=min(sizey-2, j_end); j++)</pre>
              v[i*sizey+j] = u[i*sizey+j];
     }
}
double solve (double *u, double *unew, unsigned sizex, unsigned sizey) {
    double tmp, diff, sum=0.0;
    int nblocksi=omp_get_max_threads();
    int nblocksj=1;
    #pragma omp parallel private(diff) reduction(+:sum) /// complete data
sharing constructs here
    {
      int blocki = omp_get_thread_num();
      int i_start = lowerb(blocki, nblocksi, sizex);
      int i_end = upperb(blocki, nblocksi, sizex);
      for (int blockj=0; blockj<nblocksj; ++blockj) {</pre>
        int j_start = lowerb(blockj, nblocksj, sizey);
        int j_end = upperb(blockj, nblocksj, sizey);
for (int i=max(1, i_start); i<=min(sizex-2, i_end); i++) {</pre>
          + (j-1) ] + // left
                             u[ i*sizey + (j+1) ] + // right
u[ (i-1)*sizey + j ] + // top
u[ (i+1)*sizey + j ] ); // bottom
                 diff = tmp - u[i*sizey+ j];
sum += diff * diff;
                 unew[i*sizey+j] = tmp;
        }
      }
    return sum;
```

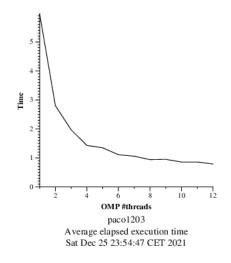
Tal y como se aprecia en las 4 gráficas, se aprecia como en las gráficas del segundo caso (*Gráficas una vez paralelizado el código*) el speed-up del **código secuencial** se acerca mucho a cero y en el **paralizado** se aproxima más a lo "ideal", por lo tanto se observa que hay una mejora bastante grande a la hora de paralizar.

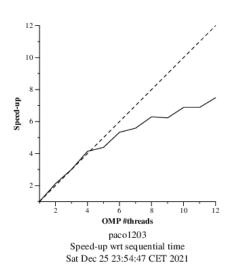
Gráficas speed-up antes de modificar la paralelización:





Gráficas una vez paralelizado el código:





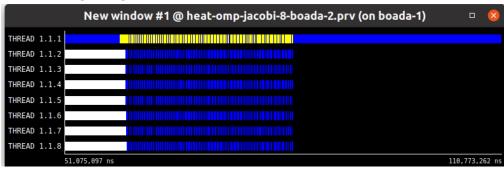
Fatine Maataoui Cinta Gonzalez

Paraver

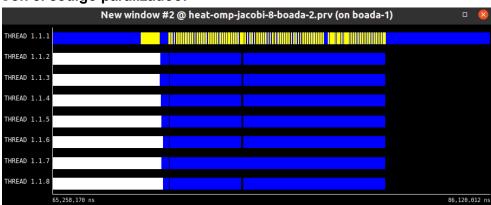
En ésta sección se puede observar, en color azul, como se está ejecutando cada procesador y cómo procede la paralelización.

Con el código **paralizado** se contempla como la ejecuciónes en paralelo están mucho más repartidas, es decir, las barras de color azul son prácticamente iguales con la barra amarilla. Por lo que hace a la eficiencia acaba de confirmar lo dicho en la frase anterior, todos los threads, excepto uno, trabajan casi por igual, es decir, todos tienen el mismo porcentaje (se puede observar en la tabla del estado del thread).

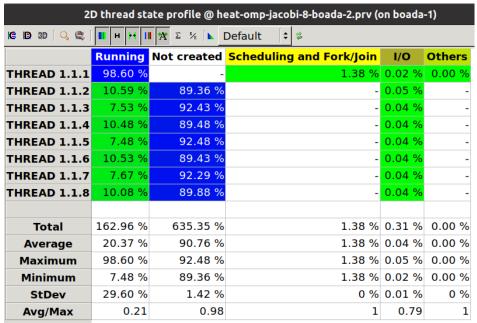
Con el código original:



Con el código paralizadoo:



Con el código original:



Con el código modificado:

