

Nº	Reg.	Utilização	Preserv.
0	zero	Contém 0x00000000. Não pode ser modificado de nenhuma forma	Sim
1	<i>at</i>	<i>Reservado para o assembler</i>	-
2	v0	Resultado devolvido pela função	Não
3	v1	Resultado devolvido pela função (caso seja devolvido valor de 64bits)	Não
4	a0	1º Argumento de uma função	Não
5	a1	2º Argumento de uma função	Não
6	a2	3º Argumento de uma função	Não
7	a3	4º Argumento de uma função	Não
8	t0	Temporário	Não
9	t1	Temporário	Não
10	t2	Temporário	Não
11	t3	Temporário	Não
12	t4	Temporário	Não
13	t5	Temporário	Não
14	t6	Temporário	Não
15	t7	Temporário	Não
16	s0	Temporário	Sim
17	s1	Temporário	Sim
18	s2	Temporário	Sim
19	s3	Temporário	Sim
20	s4	Temporário	Sim
21	s5	Temporário	Sim
22	s6	Temporário	Sim
23	s7	Temporário	Sim
24	t8	Temporário	Não
25	t9	Temporário	Não
26	<i>k0</i>	<i>Reservado para o Sistema Operativo</i>	-
27	<i>k1</i>	<i>Reservado para o Sistema Operativo</i>	-
28	gp	Global pointer: endereço usado para aceder a variáveis globais	Sim
29	sp	Stack pointer: endereço da última <i>word</i> ocupada da pilha	Sim
30	fp / s8	Frame pointer: endereço da primeira <i>word</i> da frame / Temporário extra	Sim
31	ra	Return address: endereço para onde se deve saltar no final da função	Não

Outros registos:

pc	Program counter.
hi, lo	Par de registos de 32 bits usado nas operações de multiplicação e divisão.
fp0-fp31	32 registos de 32 bits usados em operações de vírgula flutuante em precisão simples (32 bits). Podem ser usados aos pares (fp0,fp1), (fp2,fp3), etc, para guardar números em precisão dupla (64 bits).