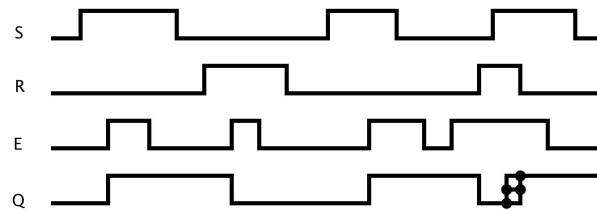
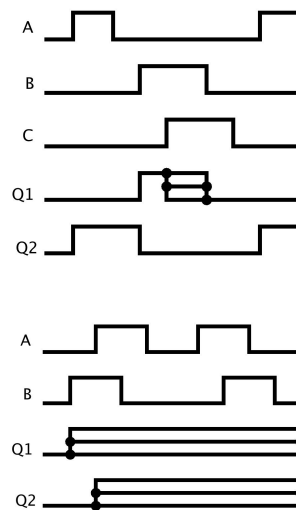


## Elementos de memória – soluções

1.



2.



3. Com PR=1 a porta NAND superior fica activa (saída Q); Com CLR=1 a porta NAND inferior fica activa (saída  $\overline{Q}$ ).

4.

A	$Q^*$	J	K	$Q$
0	0	0	0	0
0	1	1	0	1
1	0	0	1	0
1	1	0	1	0

$A = 0 \rightarrow Q = Q^*$ ;  $A = 1 \rightarrow Q = 0$ . O flip-flop apresenta problemas: quando A fica activa, obrigando o flip-flop a passar ao estado 0, ele nunca mais consegue mudar de estado!