

Министерство образования и науки Российской Федерации
Нижегородский государственный университет им. Н.И. Лобачевского

Институт информационных технологий, математики и механики

Отчет по лабораторной работе

**«Умножение плотных матриц. Элементы типа double.
Блочная схема, Алгоритм Кэнона»**

Выполнил:
Студент группы 381706-4

Серобян Н. Ш.

Оглавление

Введение	3
Постановка задачи	3
Метод решения	5
Схема распараллеливания	6
Описание алгоритма	6
Подтверждение корректности	7
Анализ эффективности алгоритма:	7
Описание программной реализации	8
Результаты экспериментов	8
Заключение.....	13

Введение

Перемножение матриц является одной из основных операций с матрицами. Чтобы получить произведение матриц A и B необходимо, чтобы количество столбцов матрицы A было равно количеству строк матрицы B . Если условие выполняется, произведение матриц определено. Результатом умножения матрицы $A(n \times m)$ и матрицы $B(m \times k)$ будет матрица C размерностью $(n \times k)$. Каждый элемент $C_{i,j}$ результирующей матрицы получается умножением строки i матрицы A на столбец j матрицы B .

Операция перемножения матриц требует большое количество вычислений. Поэтому для выполнения операции перемножения матриц придумано множество параллельных алгоритмов. Одним из таких алгоритмов является алгоритм Кэннона. Данный алгоритм основан на блочном разбиении матриц. Идея алгоритма состоит в изменении схемы начального распределения блоков перемножаемых матриц между процессорами вычислительной системы. Начальное расположение блоков в алгоритме Кэннона подбирается таким образом, чтобы располагаемые блоки на процессорах могли бы быть перемножены без каких-либо дополнительных передач данных между процессорами. При этом подобное распределение блоков может быть организовано таким образом, что перемещение блоков между процессорами в ходе вычислений может осуществляться с использованием простых коммуникационных операций.

Постановка задачи

Цель данной работы – реализация алгоритма Кэннона, вычисляющего произведение плотных квадратных матриц $n \times n$. Результатом работы программы должна стать матрица размерности $n \times n$, получающаяся произведением первой матрицы на вторую, и время работы алгоритма.

Таким образом, для достижения поставленной цели необходимо выполнить следующие задачи:

- 1) Реализовать параллельный алгоритм Кэннона перемножения матриц средствами OpenMP.
- 2) Реализовать параллельный алгоритм Кэннона перемножения матриц средствами Intel TBB.
- 3) Реализовать последовательный алгоритм перемножения матриц для проверки корректности работы параллельного.
- 4) Сравнить время работы последовательного и параллельного алгоритмов.
- 5) Сравнить время работы параллельного алгоритма на матрицах различного порядка и на разном количестве доступных программе процессов для оценки масштабируемости алгоритма.

Данная программа должна поддерживать следующие возможности:

- Ввод размера матрицы.
- Генерация матрицы.
- Подсчет времени исполнения последовательной и параллельной части.
- Проверка корректности результата.

Метод решения

Последовательный алгоритм

Последовательный алгоритм перемножения двух плотных матриц A и B размерности $(n \times n)$

реализуется по формуле:

$$C(i,j) = \sum_{k=0}^{n-1} A(i,k) * B(k,j), 0 \leq i, j < n$$

При представлении матриц одномерным массивом размером $n*n$ элементов данный алгоритм можно реализовать следующей функцией:

```
void MultMatrix(double* A, double* B, double* C, int blockSize, int N) {  
    for (int i = 0; i < blockSize; ++i)  
        for (int j = 0; j < blockSize; ++j)  
            for (int k = 0; k < blockSize; ++k) {  
                C[i * N + j] += A[i * N + k] * B[k * N + j];  
            }  
}
```

Тогда сложность такого алгоритма – $O(n^3)$.

Параллельный алгоритм Кэннона

Для работы алгоритма Кэннона процессы выстраиваются в квадратную решетку. Задача каждого процесса – вычислить соответствующий блок результирующей матрицы с помощью операций сложения и перемножения блоков исходных матриц.

Для перемножения блоков исходных матриц может использоваться тот же последовательный алгоритм перемножения матриц.

Схема распараллеливания

Алгоритм Кэннона – блочный алгоритм перемножения матриц. Для корректной работы необходимо, чтобы число процессов p было полным квадратом.

Идея алгоритма:

- 1) Матрицы $A(n \times n)$ и $B(n \times n)$ разбиваются на p квадратных блоков $A_{i,j}$ и $B_{i,j}$ ($0 \leq i, j < \sqrt{p}$) размерностью $(n/\sqrt{p} \times n/\sqrt{p})$ каждый.
- 2) Процессы выстраиваются в квадратную решетку с замыканием краев (решетка-тор)

Описание алгоритма

- 1) Начальное распределение блоков матриц между процессами:

For $i, j = 0$ to $\sqrt{p} - 1$ do

Отправить блок $A_{i,j}$ процессу $P_{i,(j-i+\sqrt{p})\% \sqrt{p}}$

Отправить блок $B_{i,j}$ процессу $P_{i,(j-i+\sqrt{p})\% \sqrt{p}}$

Endfor;

Пояснение: Начальное распределение матриц следующее: сместить блок $A_{i,j}$ влево на i позиций, сместить блок $B_{i,j}$ вверх на j позиций.

- 2) Вычисление подматрицы $C_{i,j}$ на процессе $P_{i,j}$:
Перемножаем полученные подматрицы и добавляем результат к $C_{i,j}$
Циклично сдвигаем блок $A_{i,j}$ влево, а блок $B_{i,j}$ вверх на одну позицию по решетке процессов.
Перемножаем полученные подматрицы и добавляем результат к $C_{i,j}$
- 3) Собрать блоки $C_{i,j}$ с процессов в результирующую матрицу $C(n \times n)$

Пример:

$$C(1,2) = A(1,0) * B(0,2) + A(1,1) * B(1,2) + A(1,2) * B(2,2)$$

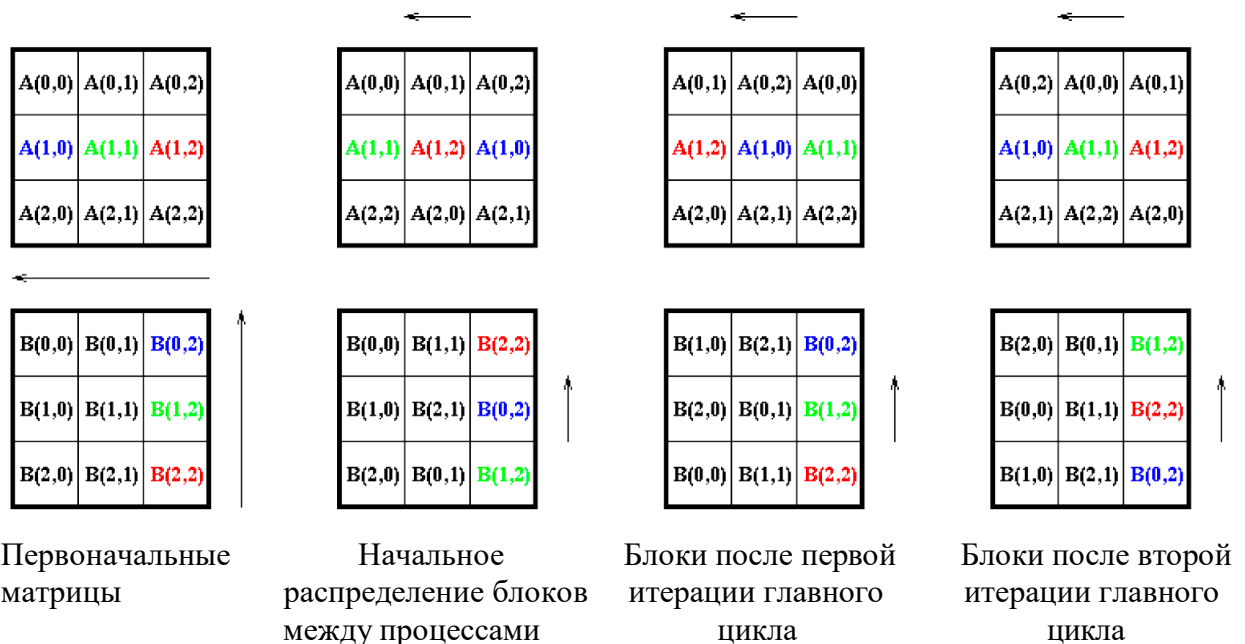


Рис. 1. Распределение блочных матриц 3x3 по процессам.

Подтверждение корректности

Подтверждение корректности можно получить, визуально сравнив выведенные матрицы на экран. Для удобства добавлена функция, которая сравнивает результат последовательного алгоритма и параллельного и выводит на экран, равны ли результаты. Иначе программа сообщит об ошибке, что наши результаты не совпадают.

Анализ эффективности алгоритма:

Оценка показателей ускорения и эффективности: Алгоритм Кэннона для своего выполнения требует q итераций, в ходе которых каждый процессор перемножает свой текущие блоки исходных матриц и прибавляет результат к текущему значению блока результирующей матрицы. Общее количество выполняемых при этом операций будет иметь порядок n^3/p . В результате

показатели ускорения и эффективности алгоритма имеют вид:

$$S_p = \frac{n^3}{(n^3/p)} = p$$

$$E_p = \frac{n^3}{p(n^3/p)} = 1$$

Описание программной реализации

В OpenMP и TBV отсутствуют пересылки, так как используется общая память, поэтому алгоритм сводится к тому, что каждый поток перемножает свои блоки с помощью последовательного алгоритма Кэннона и записывает блок-результат в результирующую матрицу.

В TBV будут использоваться задачи (task), которые будут выполняться потоками по очереди.

Результаты экспериментов

Результаты проведенных экспериментов с использованием TBV.

Время работы алгоритма при различном количестве потоков.

Размер матрицы	Время работы (секунд)		
	4 потока	16 потоков	36 потоков
1296	288.6	204	173.4
658	30.4	22.2	20.3

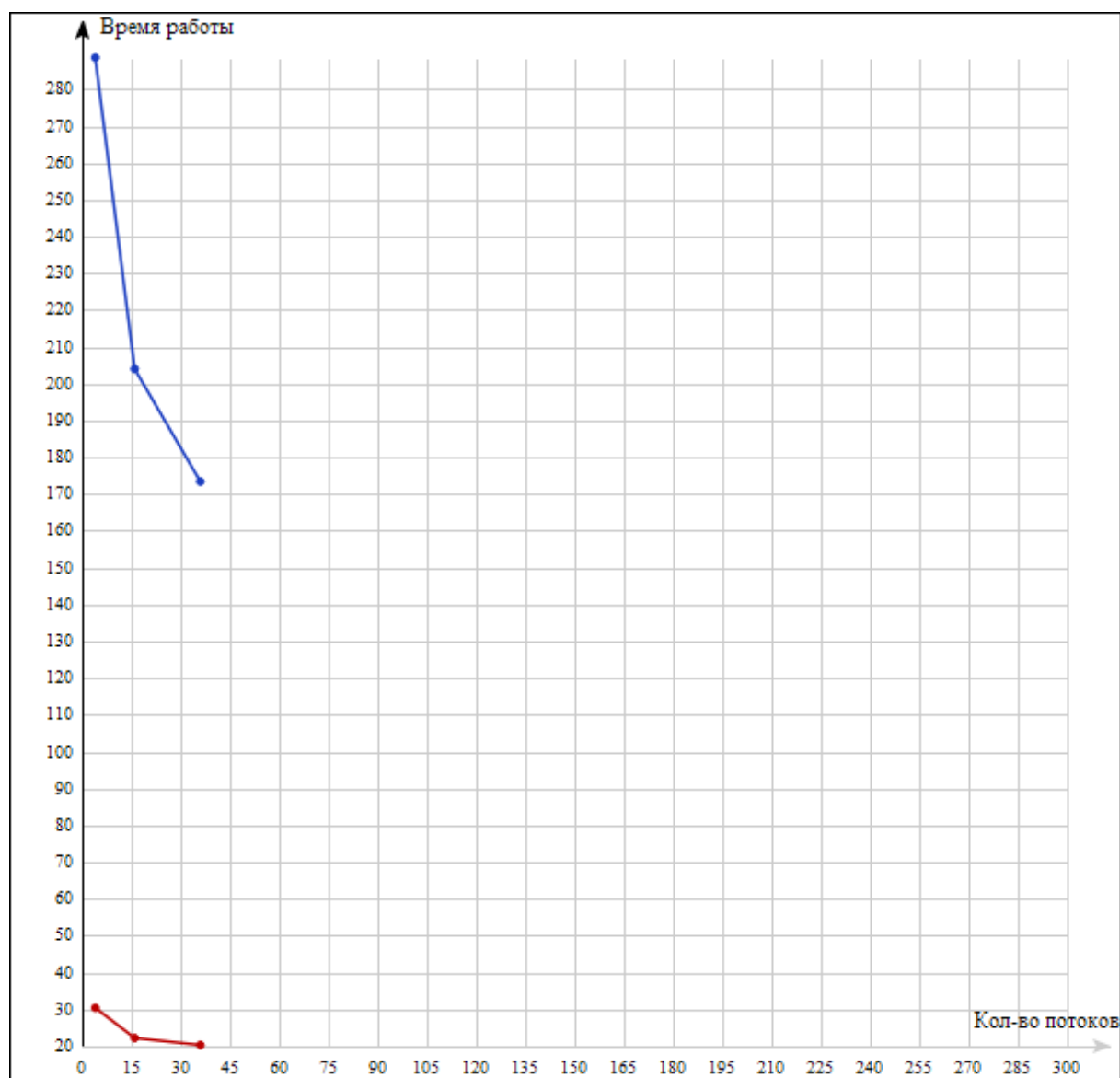


Рис 1. (Синий цвет – 1296x1296, красный – 658x658)

Ускорение алгоритма при различном количестве потоков

Размер матрицы	Ускорение		
	4 потока	16 потоков	36 потоков
1296	1.33	1.78	2.56
658	1.94	2.02	2.43

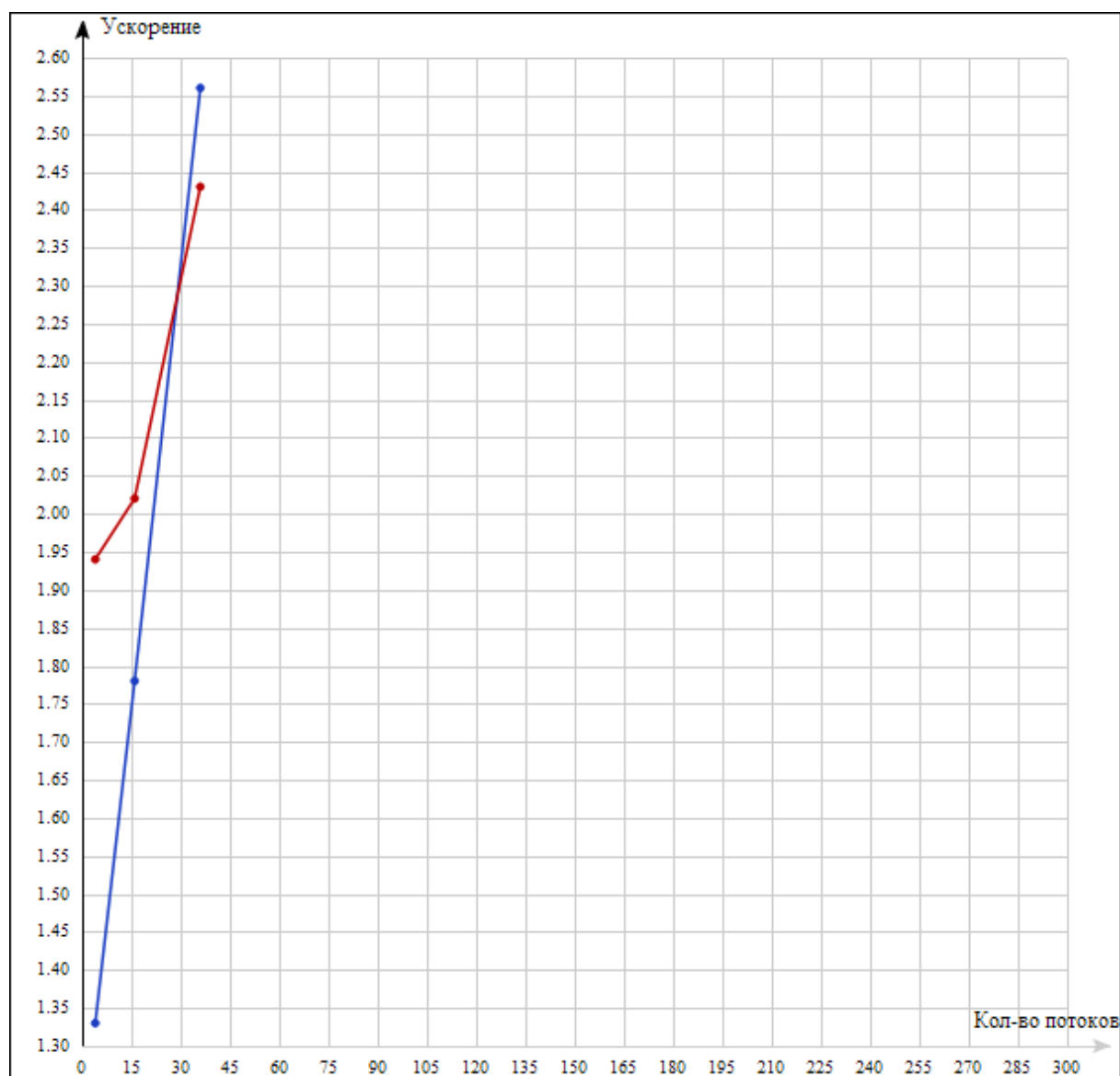


Рис 2. (Синий цвет – 1296x1296, красный – 658x658)

Результаты проведенных экспериментов с использованием OpenMP.

Время работы алгоритма при различном количестве потоков.

Размер матрицы	Время работы (секунд)		
	4 потока	16 потоков	36 потоков
1296	267.2	220.3	183.2
658	28.2	25.1	21.1

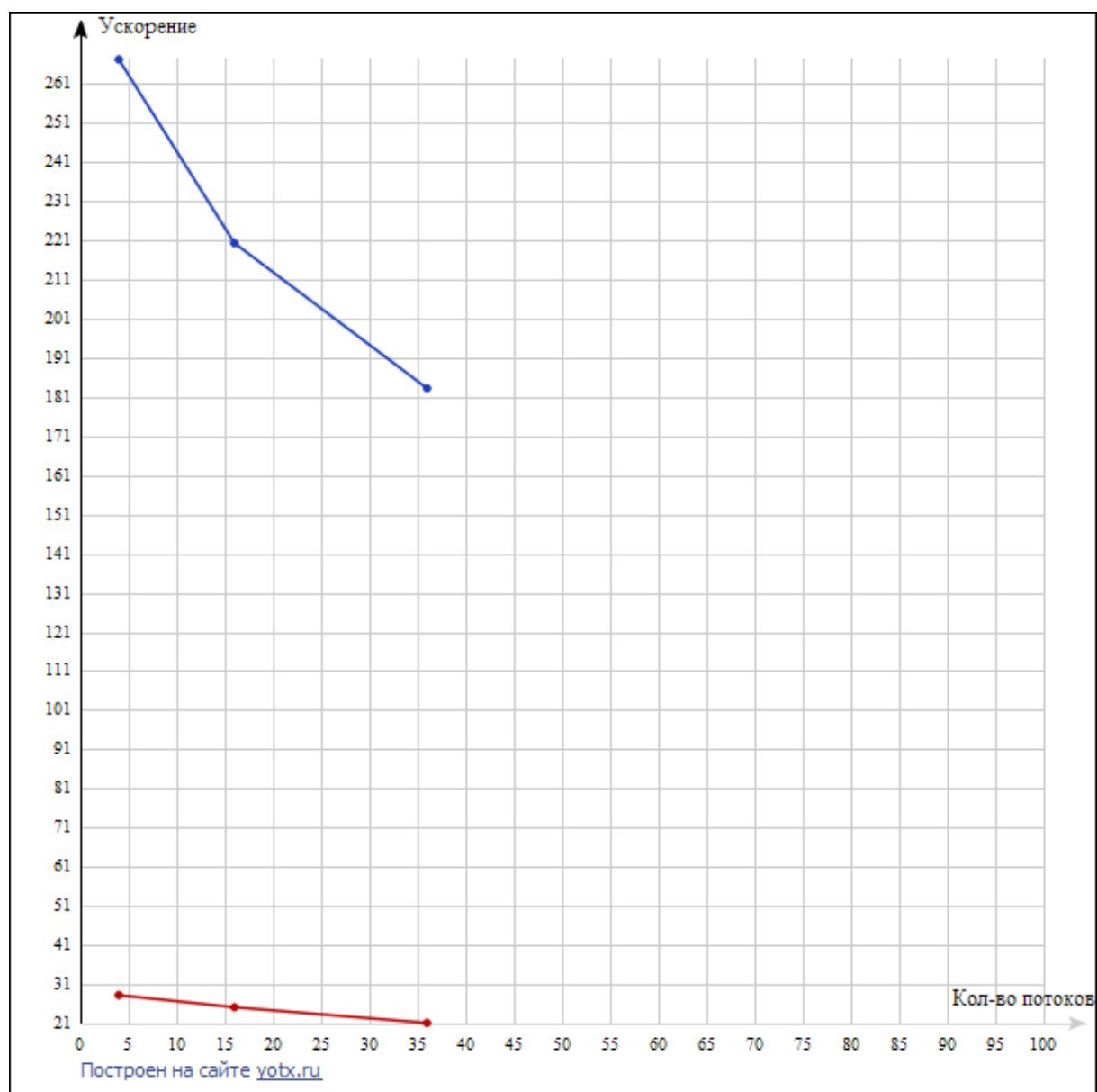


Рис 3. (Синий цвет – 1296x1296, красный – 658x658)

Ускорение алгоритма при различном количестве потоков

Размер матрицы	Ускорение		
	4 потока	16 потоков	36 потоков
1296	1.37	1.70	2.63
658	2.1	2.23	2.46

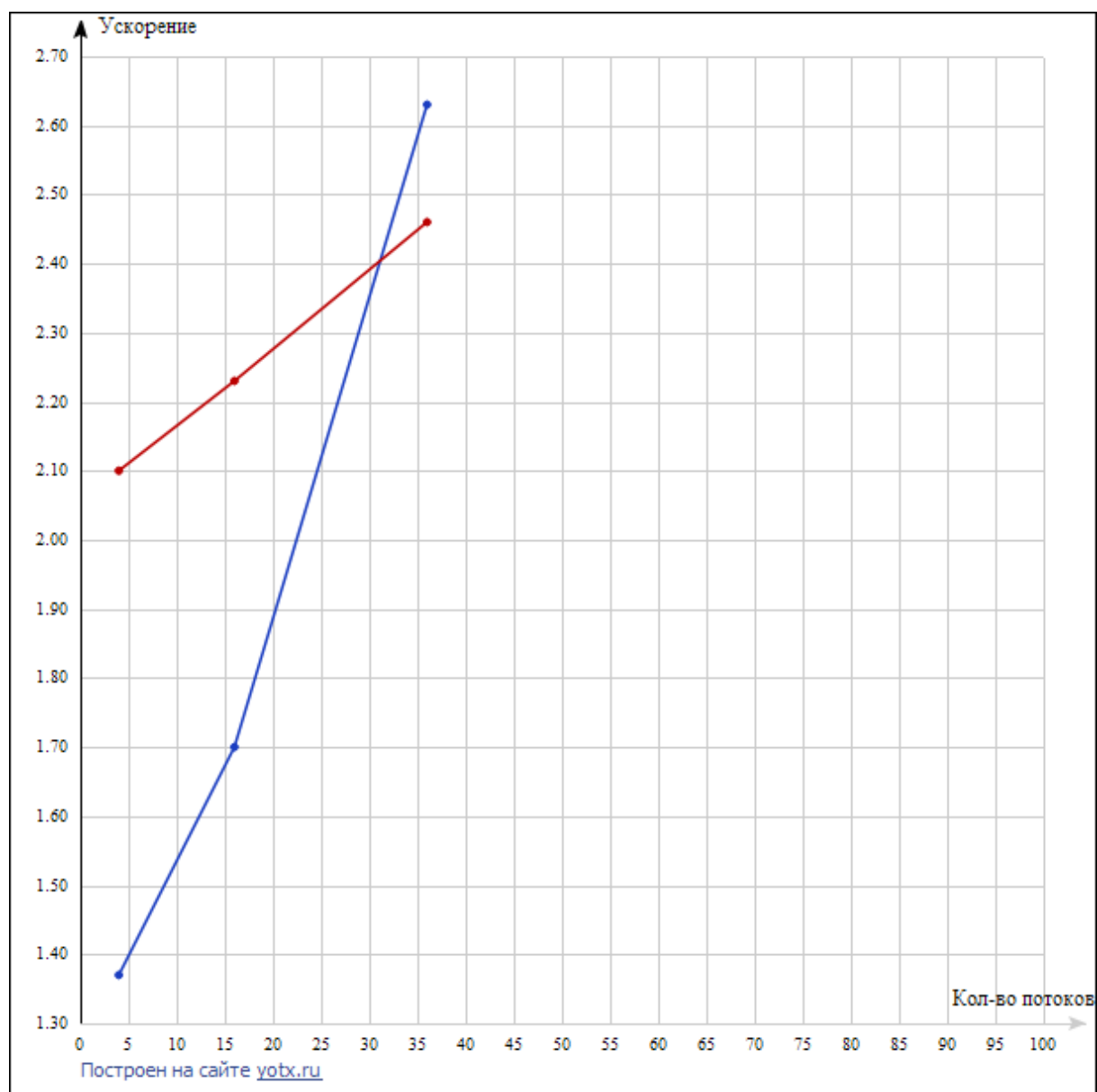


Рис 4. (Синий цвет – 1296x1296, красный – 658x658)

Заключение

В ходе выполнения лабораторной работы мы ознакомились с алгоритмами перемножения матриц. В частности, изучили алгоритм Кэннона. Как последовательный, так и параллельный.

По результатам проведенных экспериментов можно сделать следующие выводы:

- 1) Алгоритм Кэннона на больших матрицах, в среднем, показывает ускорение, равное числу участвующих процессов (что соответствует теоретическим оценкам сложности алгоритма).
- 2) Алгоритм Кэннона может работать как в несколько раз медленнее, так и в несколько раз быстрее теоретической оценки. На размере матриц 1000x1000 было достигнуто сверхлинейное ускорение. Это явление можно объяснить удачным расположением блоков матриц в кэше процессора, что ускоряет работу с памятью при работе отдельно взятого процесса. Для выполнения последовательного алгоритма необходимы матрицы в полном объеме, а их полностью в кэше разместить нельзя, в результате чего большое количество времени тратится на обращение к оперативной памяти.
- 3) На маленьких матрицах Алгоритм Кэннона показывает ускорение ниже теоретического, так как большое время тратится на пересылку данных между процессами, а не на сами вычисления.
- 4) Результаты экспериментов на кластере хорошо демонстрируют пункт 2) выводов. При большом количестве доступных процессов матрицы делятся на небольшие, по отношению к исходному размеру матриц, блоки, которые могут быть закешированы процессором, в результате чего операции над ними выполняются быстро. Для получения одного элемента результирующей матрицы последовательному алгоритму необходима одна строка первой матрицы и один столбец второй, элементы которого находятся далеко друг от друга в оперативной памяти. В результате, во время выполнения последовательного алгоритма тратится большое количество времени на обмен данными с оперативной памятью.
- 5) Так же стоит отметить, что OpenMP и TBB отрабатывают почти за одинаковое время, но всё же в ряде примеров TBB проигрывает OpenMP во времени, возможно, потому что в нём нет поддержки привязки потоков к ядрам (affinity) и статического распределения нагрузки.