

۱. بن بست حالتی است که در آن همه پردازش ها منتظر اتمام کار یک دیگر میمانند.
شرایط:

۱. حداقل یک منبع نباید به صورت اشتراکی استفاده شود

۲. شرط hold and wait: در هنگام درخواست منبع برخی از پردازش ها منابعی را در اختیار داشته باشند.

۳. preemption: برخی منابع را نتوان به اجبار از پردازش ها گرفت.

۴. circular wait: چرخه ای از پردازش های منتظر به وجود بیاید که هر پردازش منتظر پردازش بعدی است.

۲. ۱. Prevention:

همه منابع به صورت اشتراکی استفاده شوند.

در هنگام درخواست منابع پردازش ها همه منابع خود را باهم در خواست دهند یعنی در شروع اجرا هر پردازش منابع مورد نیازش را درخواست دهد.

برای منابعی که می توان وضعیت آن ها را ذخیره و بازیابی کرد امکان

preemption

پردازش $p(i)$ می تواند $R(j)$ را درخواست دهد فقط اگر $k > j$ هیچ $R(j)$ را در اختیار نداشته باشد

deadlock avoidance:

وضعیت سیستم همیشه در حالت امن باشد. استفاده از الگوریتم بانکدار برای بررسی وضعیت امن ، به این صورت که آرایه finished را تغییر داده و در نهایت چک میکند که اگر همه true بودند در وضعیت امن است، و اینکه می توان به یک درخواست پاسخ داد یا خیر.

Deadlock detection: از هر منبع فقط یک نمونه. استفاده از الگوریتم مشابه بانکدار برای تشخیص بن بست و سپس حل بن بست به روش های خاتمه دادن به پردازش ها یا به اجبار گرفتن منابع. به این صورت است که با استفاده از چند آرایه در نهایت وضعیت آرایه finished را که برای همه پردازش ها است تغییر می دهد که اگر همه true بودند بن بست نیست.
روش شترمرغ: نادیده گرفتن بن بست.

۳. زیرا در بدترین حالت که بین دو پردازنده دور به وجود آید، باز هم میتوان یک دنباله امن بین هر ۳ پیدا کرد مثلاً حالتی که بین p_1, p_2 وجود دارد، دنباله امن p_1, p_2, p_3 وجود خواهد داشت. طبق الگوریتم مشابه بانکدار نیز در مرحله اول هیچ یک از پردازنده ها آرایه request کمتر از $\langle 0, 0, 0 \rangle$ available ندارد

۴. الف) دور وجود دارد و دنباله امن نداریم پس بن بست رخ میدهد.

(ب)

Subject: _____
Date: _____

available = $\langle 0, 0, 0 \rangle$

	A	B	C
P_1	$\frac{0}{1}$	$\frac{1}{0}$	$\frac{1}{0}$
P_2	$\frac{0}{1}$	$\frac{0}{1}$	$\frac{0}{0}$
P_3	$\frac{1}{0}$	$\frac{0}{0}$	$\frac{0}{1}$

allocation

left = $\langle 0, 0, 0 \rangle$ request[2] < left $P_2 \rightarrow$ finished = $\langle F, T, F \rangle$
 finished = $\langle F, F, F \rangle$ left = $\langle 1, 1, 0 \rangle$

< 1, 1, 0 > request[3] < left $P_3 \rightarrow$ finished = $\langle F, T, T \rangle$
 < 1, 1, 1 > = left

< 1, 1, 1 > request[1] < left $P_1 \rightarrow$ finished = $\langle T, T, T \rangle$
 < 2, 1, 1 >

بن بست ندارد

5- الف)

	A	B	C	D
P_0	$\frac{3}{5}$	$\frac{0}{1}$	$\frac{1}{1}$	$\frac{4}{7}$
P_1	$\frac{2}{3}$	$\frac{2}{2}$	$\frac{1}{1}$	$\frac{0}{1}$
P_2	$\frac{0}{4}$	$\frac{5}{6}$	$\frac{1}{1}$	$\frac{0}{2}$
P_3	$\frac{4}{6}$	$\frac{2}{3}$	$\frac{1}{2}$	$\frac{2}{5}$

available = $\langle 0, 3, 0, 1 \rangle$

PAPCO

Date

$$\text{left} = \langle 0, 3, 0, 1 \rangle \quad \text{finished} = \langle F, F, F, F \rangle$$

برای چک کردن $\text{need}[i] \leq \text{left}$ پس نامی است چون need و finished نامی مانده

$$\text{available} = \langle 1, 0, 0, 2 \rangle$$

$$\text{left} = \langle 1, 3, 0, 2 \rangle \quad \text{finished} = \langle F, F, F, F \rangle$$

$$\text{need}[1] \leq \text{left} \quad (P_1) \rightarrow \text{finished} = \langle F, T, F, F \rangle$$

$$\text{left} = \text{left} + \text{allocation}[1]$$

$$\text{left} = \langle 3, 2, 1, 2 \rangle$$

نامی بقیه $\text{need}[i] \leq \text{left}$ نامی باشد، چون need و finished نامی مانده است

3. 16. 2)

۶. در چند پارگی داخلی حافظه خالی ای که وجود دارد ولی قابل استفاده نیست درون قطعه های حافظه تخصیص داده شده است.

در چند پارگی خارجی حافظه خالی موجود پیوسته نیست و در بیرون قطعه های تخصیص داده شده بین آن ها قرار دارد.

۷. الف) درست است، در برخی از الگوریتم ها رخ می دهد که به آن ناهنجاری belady گویند

ب) درست است، بیشتر شدن اندازه صفحه باعث بیشتر شدن اندازه حافظه منطقی می شود که باعث بزرگ تر شدن اندازه جدول صفحه می شود.

ج) درست است، اگر در شروع اجرا هر پردازش منابع مورد نیازش را درخواست دهد بن بست به وجود نمی آید.

د) نادرست است، مشکل چند پارگی داخلی حل می شود.

۸. الف) چون ۶۴ صفحه ای است، پس تعداد سطرهای جدول صفحه ۶۴ است که با ۶ بیت میتوان ساخت. با توجه به اندازه صفحه که 2^{11} بایت است، با ۱۱ بیت میتوان offset را تعیین کرد. پس در آدرس منطقی ۱۷ بیت وجود دارد.

ب) offset تغییری نمیکند. با توجه به تعداد قاب ها، با ۵ بیت میتوان ۳۲ قاب داشت که در نتیجه فضای آدرس فیزیکی ۱۶ بیت است.