

#### روش یژوهش و ارائه © 1xxx دانشگاه اصفهان



# معماری کامیبوتر (Computer Architecture)

فاطمه علىملكي، اميررضا جهانگيري، محمدحسين چهكندي، مهدى حقوردي و خديجه نظري

چکیده. در این مقاله، به بررسی معماری کامپیوتر، روند توسعهی آن، انواع معماری کامپیوتر و پیشرفتهای آن میپردازیم.

#### ۱. مقدمه

#### معماری کامیبوتر - دیروز تا امروز

در دنیایی که ما امروزه میشناسیم رایانهها برای اهداف زیاد و توسط افراد زیادی استفاده میشوند. آنها قادرند چیزهای جذابی را به نمایش بگذارند که ذهن مارا متحیر میکند. اتفاقی که زمانی غیر قابل تصور بود برای جامعه ما مرسوم است. تکنولوژی معماری کامیبوتر در طول سالیان متمادی تکامل یافته است. تغییرات در معماری کامیبوتری عمدتاً به دلیل پیشرفتهای تکنولوژی ساخت قطعات الکترونیکی، نیازهای کاربران و پیشرفت علوم رخ داده است. در ادامه به خلاصهای از تكامل معماري كامپيوتر از زمان ظهور اولين كامپيوترها تا به امروز ميپردازيم.

## (۱) نسل اول کامپیوترها

در سال ۱۹۳۷، اولین کامپیوتر با استفاده از لامپهای خلاء توسط پروفسور ایکن اختراع شد. در سال ۱۹۴۷، دانشگاه پنسیلوانیا کامپیوتری به نام ENIAC را طراحی کرد که از مبنای دودویی برای نمایش اطلاعات استفاده میکرد. این دوره، کامپیوترها از لامپهای خلاء و رلهها برای اجرای عملیات استفاده میکردند. معماری کامپیوترهای این دوره معمولاً به صورت برداری (Von Neumann) بود که شامل واحدهای حافظه، واحد یر دازش، واحد كنترل و واحد ورودي/خروجي ميشد.

#### (۲) نسل دوم کامپیوترها

در دهه ۱۹۵۰، ترانزیستورها به جای لامپهای خلاء در کامپیوترها استفاده شدند. این باعث کاهش حجم و افزایش سرعت کامپیوترها شد. در این دوره، کامپیوترهای دیجیتال شروع به ظهور کردند و از معماری فرمال برای طراحی استفاده می شد. این دوره شاهد ظهور کامپیوترهای دیجیتال و کامپیوترهای مینی کامپیوتر بود.

## (٣) نسل سوم كامييوترها

عبارات و کلمات کلیدي: معماري کامپيوتر، واحد پردازش، x86 معماري دبيرتخصصي رابط: استاد دكتر فريا نصيري مفخم

.... نوع مقاله: تکلیف کلاسی تاریخ دریافت: ۱۴۰۰/۹/۱۴ تاریخ پذیرش: ۱۴۰۰/۱۰/۱۸ .

ا مشهورترین نمونه از این دوره میباشد ا



در دهه ۱۹۶۰، مدارهای مجتمع بایگزین ترانزیستورها شدند. استفاده از مدارهای مجتمع باعث افزایش قابلیت پیچیدگی و کارایی کامپیوترها شد. به این معنی که تعداد بیشتری ترانزیستور و قطعه الکترونیکی را در یک تراشه کوچکتر قرار دادند. این امر به کامپیوترها امکان انجام عملیات پیچیدهتر و سریعتر را میداد. به طور خلاصه، مدارهای مجتمع به کامپیوترها امکانات بیشتری را بخشیدند و آنها را کارآمدتر میساختند. در این دوره، معماری مینیکامپیوترها و سوپرکامپیوترها توسعه یافت. در این دوره، مدارهای مجتمع بزرگتر و پیچیدهتری استفاده میکردند. معماری کامپیوتر کامپیوتر ۱BM/360 از معماری هماری هماری عماری دوره است.

#### (۴) نسل چهارم کامپیوترها

در دهه ۱۹۷۰، ریزپردازندهها به جای مدارهای مجتمع استفاده شدند. این باعث افزایش قابلیت انعطافپذیری و کاهش هزینه ساخت کامپیوترها شد. در این دوره، معماری کامپیوترهای شخصی و کامپیوترهای قابل حمل توسعه بافت

## (۵) نسل پنجم کامپیوترها

در دوره نسل پنجم کامپیوترها، که در دهه ۱۹۸۰ آغاز شد، تحولات مهمی در معماری کامپیوتر رخ داد. در این دوره، دو نوع کامپیوتر مهم به وجود آمدند: کامپیوترهای موازی و کامپیوترهای برداری. کامپیوترهای موازی قدرت پردازش را با استفاده از چندین واحد پردازشگر به صورت همزمان افزایش میدادند. این کامپیوترها قابلیت انجام همزمان و همروند بسیاری از عملیاتها را داشتند و برای برنامههایی که نیاز به پردازش موازی داشتند، بسیار مناسب بودند. کامپیوترهای برداری قدرت پردازش را با استفاده از پردازشگرهای برداری بهبود می بخشیدند. این پردازشگرها برای عملیاتهای مربوط به بردارها و ماتریسها بهینه شده بودند و برای برنامههای علمی و مهندسی که با دادههای برداری سر و کار داشتند، مناسب بودند. در این دوره، استفاده از مدارهای مجتمع فوق بزرگ کو با دادههای بردارهای مبتمع فوق فوق بزرگ نیز رایج شد. این تکنولوژیها به طراحی و ساخت مدارهای بسیار پیچیده و کوچکتر از نسلهای قبلی کمک کردند و باعث افزایش کارایی و قدرت پردازش کامپیوترهای شخصی و سیستمهای توزیع شده با عملکرد مناسب و هزینه کم، به کاربران خانگی و کسب و کارها وارد شدند و سیستمهای توزیع شده با استفاده از شبکههای کامپیوتری، امکان ارتباط و همکاری بین کامپیوترها را فراهم می کردند.

نام و نام خانوادگی نویسنده اول اصفهان، خیابان هزار جریب، دانشگاه اصفهان، گروه ریاضی abc@yahoo.com

نویسنده اول (یا مترجم) متولد مهرماه ماه ۱۳۶۱ در شهر اصفهان است. وی در سال ۱۳۸۰ وارد مقطع کارشناسی رشته ریاضی	
نانه گالنان في بال ۱۳۸۸ ايتا کافيا افيافي اين خي	
محض دانشگاه اصفهان شد و در سال ۱۳۸۵ وارد مقطع کارشناسی ارشد رشته ریاضی محض شد.	

<sup>&</sup>lt;sup>2</sup>IC <sup>3</sup>Instruction Set Architecture <sup>4</sup>Microcontroller <sup>5</sup>VLSI <sup>6</sup>ULSI <sup>7</sup>Personal Computers <sup>8</sup>Distributed Systems





ام و نام خانوادگی نویسنده دوم
هران، دانشگاه تهران، گروه ریاضی
def@gmail.com

نویسنده دوم متولد مرداد ماه ۱۳۶۸ در شهر تهران است. وی در سال ۱۳۸۶ وارد مقطع کارشناسی رشته ریاضی کاربردی دانشگاه	
نویسنده دوم متولد مرداد ماه ۱۳۶۸ در شهر تهران است. وی در سال ۱۳۸۶ وارد مقطع کارشناسی رشته ریاضی کاربردی دانشگاه تهران شد و در سال ۱۳۹۰ وارد مقطع کارشناسی ارشد رشته ریاضی کاربردی شد.	