

# گزارش نهایی پروژه درس «روش‌های صوری»

## Detecting Redundant Preconditions

خلاصه، پیاده‌سازی و شبیه‌سازی

مهندی مالوردی\*

### چکیده

این گزارش مقاله‌ی Detecting Redundant Preconditions را خلاصه می‌کند و یک پیاده‌سازی/شبیه‌سازی آموزشی برای بررسی افزونگی پیش‌شرط‌ها در یک دامنه محدود ارائه می‌دهد. هدف، مشاهده‌ی تفاوت روش‌های مبتنی بر Dependency و Implication با روش «حذف پیش‌شرط و بررسی دوباره» در سناریوهای ساده است.

**کلمات کلیدی:** قراردادها، پیش‌شرط، افزونگی، Design by Contract، روش‌های صوری

### ۱ خلاصه مقاله مرجع

عنوان: Detecting Redundant Preconditions  
نویسنده‌ان: Nicola Thoben, Heike Wehrheim  
منبع: FormaliSE 2025 (IEEE/ACM)  
DOI: 10.1109/FORMALISE66629.2025.00015

#### ۱.۱ هدف و دامنه

مقاله روی «کیفیت قراردادها» تمرکز دارد، نه روی تولید قرارداد (contract synthesis) و نه روی اعتبارسنجی صرف. فرض مقاله این است که برنامه‌ها نسبت به قرارداد فعلی صحیح هستند و

---

Student number: 404443150\*

سؤال اصلی این است که آیا بخشی از پیششرط‌ها واقعاً برای برقرار شدن پس‌شرط لازم هستند یا خیر. نکته‌ی مهم مقاله این است که در برخی سناریوها—اگر یک پیششرط از نظر صحیح پس‌شرط «لازم» نباشد—ممکن است از نظر مستندسازی یا تعریف دامنه‌ی ورودی‌های معتبر، نگه داشتن آن مطلوب باشد؛ با این حال کشف افزونگی می‌تواند قرارداد را ساده‌تر، خواناتر و قابل استفاده‌تر کند.

## ۲.۱ پیشزمینه مفهومی

قراردادها در **Design by Contract** قرارداد تابع/ماژول معمولاً با Preconditions و Postconditions بیان می‌شود. در مدل مقاله، پیششرط‌ها و پس‌شرط‌ها به ترتیب به صورت assert و assume در ابتدای/انتهای برنامه (یا تابع بسته) قرار داده می‌شوند تا ابزارهای تحلیل/اثبات بتوانند آن‌ها را بررسی کنند.

نمودار جریان کنترل و تحلیل گزاره‌ای برای تحلیل، مقاله از مفاهیم رایج در راستی‌آزمایی نرم‌افزار استفاده می‌کند: نمایش برنامه به صورت CFA (نمودار جریان کنترل)، توسعه‌ی آن با یال‌های predi-assume/assert و مدل کردن نقضی assert با رسیدن به مکان خطأ. همچنین از CEGAR و ARG (پالایش مبتنی بر ضدنمونه) برای ساخت cate analysis (گراف دسترسی‌پذیری انتزاعی) استفاده می‌شود.

## ۳.۱ تعریف رسمی افزونگی

مقاله افزونگی را بر اساس «درستی برنامه نسبت به قرارداد» تعریف می‌کند:

- افزونگی تکی: پیششرط pre\_i در مجموعه‌ی Pre زائد است اگر با حذف آن همچنان برنامه پس‌شرط‌ها را برقرار کند.
- افزونگی گروهی: یک مجموعه از پیششرط‌ها وقتی زائد گروهی است که بتوان همه‌ی آن‌ها را همزمان حذف کرد و قرارداد همچنان برقرار بماند.

این دو مفهوم مهم‌اند چون ممکن است هر پیششرط به تنها‌ی «قابل حذف» باشد، ولی حذف همزمان چند پیششرط باعث شکستن قرارداد شود (وابستگی بین پیششرط‌ها/نقش‌شان در محدود کردن دامنه‌ی حالات اولیه).

## ۴.۱ رویکرد ساده اما پرهزینه (Baseline)

تعریف افزونگی مستقیماً یک روش ساده پیشنهاد می‌کند: برای هر پیششرط (یا مجموعه‌ای از آن‌ها) یک بار آن را حذف کنیم و دوباره با یک راستی‌آزما بررسی کنیم که آیا پس‌شرط‌ها هنوز اثبات

می‌شوند یا نه. مشکل: اجرای چندباره‌ی ابزارهای اثبات/راستی‌آزمایی برای هر برنامه بسیار پرهزینه است، بنابراین مقاله دنبال تکنیک‌های کاراتر است.

## ۱.۵. تکنیک‌های پیشنهادی برای کشف افزونگی

مقاله سه تکنیک با توازن متفاوت بین دقیق و هزینه ارائه می‌دهد:

### (۱) IC – بررسی استنتاج منطقی (Implication Checking)

- **ایده:** آیا  $\neg \text{pre\_t}$  از سایر پیش‌شرط‌ها نتیجه می‌شود؟
- **ورودی/خروجی:** فقط Pre؛ خروجی هر پیش‌شرط: (implied / not implied).
- **نقطه ضعف:** افزونگی وابسته به رفتار برنامه را لزوماً نمی‌گیرد (مثل بسیاری از موارد Range).

### (۲) DC – تحلیل وابستگی (Dependency Calculation)

- **ایده:** اگر پیش‌شرط به هیچ پس‌شرطی (از منظر وابستگی داده/کنترل) نرسد، زائد فرض می‌شود.
- **ورودی/خروجی:** برنامه به صورت CFA توسعه یافته + قرارداد؛ خروجی: پیش‌شرط‌های (dependency-free).
- **نقطه ضعف:** چون نحوی است، ممکن است افزونگی‌های معنایی را از دست بدهد.

### (۳) PC – تحلیل گزاره‌ای/انتزاعی (Predicate Checking)

- **ایده:** اگر عبور از یال (b) predicate assume را تقویت نکند، آن پیش‌شرط در این اثبات «لازم» نبوده است.
- **ورودی/خروجی:** تحلیل گزاره‌ای + CEGAR برای ساخت ARG؛ خروجی: پیش‌شرط‌هایی که precision انتزاع را تغییر نمی‌دهند.
- **نقطه ضعف:** معمولاً پرهزینه‌تر از IC/DC است.

## ۶.۱ ارزیابی تجربی مقاله

**داده‌ها و بنچمارک** برای ارزیابی، نویسنده‌گان مجموعه‌ای از ۶۲ برنامه C را انتخاب می‌کنند (از منابع مختلف) و ابتدا با CPAchecker بررسی می‌کنند که نسبت به قراردادهای موجود صحیح هستند. سپس با سه نوع تبدیل، پیششرطهای زائد تزریق می‌کنند:

- **۱ Type (Independency)**: معرفی متغیر/قید اضافی که در صحت پس شرط نقشی ندارد.
- **۲ Type (Implication)**: ساخت قیدی که توسط یک پیششرط لازم دیگر نتیجه می‌شود (Eldarica).
- **۳ Type (Range)**: افزودن کردن «جهت مخالف» برای متغیری که یک کران لازم دارد (مثلاً اگر  $0 < x \leq 100$  است،  $x$  اضافه می‌شود) تا قید بازه‌ای بسازد که از نظر صحت پس شرط زائد است.

فرضیه‌ها مقاله سه فرضیه مطرح می‌کند:

- **۱H (اثربخشی)**: IC و DC قابل مقایسه‌ی ساده نیستند و PC باید از هر دو بهتر باشد.
- **۲H (کامل بودن)**: انتظار می‌رود PC (در صورت اتمام CEGAR) کامل باشد، اما نتایج تجربی خلاف این را نشان می‌دهد.
- **۳H (کارایی)**: IC/DC بسیار سبک‌تر از PC هستند.

نتیجه‌های اصلی در آزمایش‌های مقاله، PC بیشترین تعداد پیششرطهای زائد را تشخیص می‌دهد (به خصوص در نوع Range) ولی از نظر کامل بودن در پیاده‌سازی CPAchecker بی‌نقص نیست. همچنین PC از نظر زمان/حافظه پرهزینه‌تر از روش‌های مبتنی بر CFA است، در حالی که DC و IC بسیار سریع‌ترند.

## ۷.۱ جمع‌بندی و کارهای آینده (طبق مقاله)

مقاله سه تکنیک عملی برای کشف افزونگی پیششرطها ارائه می‌دهد و نشان می‌دهد بین سرعت و دقت یک trade-off جدی وجود دارد. به عنوان کار آینده، توسعه‌ی روش‌هایی برای کشف «روابط علی» بین پیششرطها و پس شرطها و همچنین استفاده از ACSL برای نوشتن قراردادها پیشنهاد می‌شود. در بسته‌ی پروژه، فایل PDF مقاله مرجع نیز پیوست شده است تا خواننده در صورت نیاز به جزئیات کامل، مستقیماً به متن اصلی مراجعه کند.

## ۲ نوآوری این پروژه (افزونگی گروهی با شاهد نقض)

- ایده/نوآوری: علاوه بر تشخیص افزونگی تکی، یک مازول افزونگی گروهی اضافه شده است که وقتی مجموعه‌ای از پیششرط‌ها به صورت تکی زائد هستند اما حذف هم‌زمان آن‌ها قرارداد را می‌شکند، یک شاهد نقض (ورودی مشخص) تولید می‌کند.
- چرایی ارزشمند بودن: این کار، خروجی را از یک برجسب ساده‌ی «زائد/غیرزائد» به یک نتیجه‌ی explainable تبدیل می‌کند و برای ارائه/دیباگ قراردادها بسیار قابل استفاده است.
- جزئیات پیاده‌سازی: ابزار این موارد را محاسبه می‌کند:
  - مجموعه‌ی پیششرط‌های single-redundant
  - یک مجموعه‌ی group-redundant (با حذف حریصانه)
  - و در صورت عدم افزونگی گروهی، input counterexample
- مثال ارائه‌ای (Counterexample): در فایل examples/group\_redundancy.json هر سه پیششرط به صورت تکی زائد هستند، اما حذف هم‌زمان همه‌ی آن‌ها قرارداد را می‌شکند و ابزار یک شاهد نقض مانند  $a=-2, b=-2$  تولید می‌کند.
- خروجی: outputs/group\_redundancy\_report.json

### (خلاصه) خروجی نمونه‌ی

```
single_redundant_indices: [0, 1, 2]
all_single_is_group_redundant: false
counterexample_if_not_group: {"a": -2, "b": -2}
```

## ۳ پیاده‌سازی و نتایج اجرای کد

### ۱.۳ توضیح پیاده‌سازی

- فایل fm\_project/redundancy\_checker.py یک ابزار ساده است که:
- یک برنامه‌ی کوچک را از روی فایل JSON می‌خواند (شامل pre, post و بدنه‌ی برنامه با assign/while/if).
  - ورودی‌ها را در یک بازه‌ی محدود (enumeration) شمارش (bounded domain) می‌کند.
  - صحت قرارداد را در این دامنه بررسی می‌کند.

- برای هر پیش‌شرط، با حذف آن و اجرای دوباره، افزونگی تکی را بررسی می‌کند.
- یک بررسی IC-like هم انجام می‌دهد: آیا پیش‌شرط از بقیه‌ی پیش‌شرطها (در همان دامنه محدود) نتیجه می‌شود یا نه.

### ۲.۳ نتایج نمونه

نمونه‌ی examples/sub.json نسخه‌ی ساده‌شده‌ی مثال مقاله/اسلاید است (متغیرهای N و M و حلقه).  
دستور اجرا:

```
.venv/bin/python main.py --spec examples/sub.json
```

خروجی اجرا: خروجی دقیق اجرا در فایل outputs/sub\_run.txt ذخیره شده است.  
خلاصه‌ی نتیجه روی این مثال (در دامنه محدود تعریف شده در JSON):

- پیش‌شرط ضروری:  $N \geq 0$
- پیش‌شرط‌های زائد:  $M \geq 0, N \geq -100, N \leq 1000$
- نکته: در بررسی IC-like، پیش‌شرط  $0 \leq M$  نتیجه نمی‌شود اما با حذف همچنان قرارداد برقرار است؛ این دقیقاً نمونه‌ای از تفاوت «استنتاج از پیش‌شرطها» با «لازم بودن برای برنامه» است.

### ۳.۱ مثال دوم: افزونگی بازه‌ای (Range) بدون استنتاج

برای نمایش یک حالت ارائه‌ای که در آن پیش‌شرطی زائد است ولی از سایر پیش‌شرطها نتیجه نمی‌شود، از مثال examples/range\_redundancy.json استفاده شد.  
دستور اجرا:

```
.venv/bin/python main.py --spec examples/range_redundancy.json
```

(outputs/range\_redundancy\_run.txt: (فایل کامل:

- $N \leq 3$  زائد تشخیص داده می‌شود، اما در IC-like به عنوان «NOT implied» گزارش می‌شود.

این مثال نشان می‌دهد چرا روش‌هایی مثل IC (صرفًا استنتاج از پیش‌شرطها) برای پوشش همه حالت‌های افزونگی کافی نیستند و باید سراغ روش‌های معنایی‌تر رفت (مثل حذف و بررسی مجدد قرارداد یا روش‌های مبتنی بر تحلیل برنامه).

مثال	#Pre	Needed	Redundant	#IC-implied	شاهد نقض
sub	۴	۱	۳	۲	—
range	۳	۱	۲	۰	—
group	۳	۰	۳	۳	a=-2, b=-2
gen-001	۴	۱	۳	۳	—
gen-015	۴	۱	۳	۳	—
gen-034	۴	۰	۴	۴	—

جدول ۱: خلاصه‌ی نتایج روی مثال‌ها (در دامنه‌ی محدود تعریف شده در هر JSON)

### ۴.۳ خلاصه‌ی نتایج روی مثال‌ها (قابل ارائه)

خلاصه‌ی نتایج روی چند مثال اصلی و چند مثال «واقع‌گرایانه» در جدول ۱ آمده است. (خروجی کامل هر مثال در مسیر [outputs](#) موجود است). راهنمای:

examples/sub.json :sub •

examples/range\_redundancy.json :range •

examples/group\_redundancy.json :group •

examples/generated/ex\_001.json :gen-001 •  
(gen-\*\*\*

### ۵.۳ مجموعه مثال‌های واقع‌گرایانه (۱۰۰ مثال)

برای اینکه نتایج ابزار فقط محدود به چند مثال خیلی کوچک نباشد و مثال‌ها «شبیه ورودی‌های واقعی یک انسان» باشند، مجموعه‌ای از ۱۰۰ مثال متنوع تولید شد که هر کدام داستان/سناریوی کوتاهی دارد (مثل clamp کردن سنسور، اعتبارسنجی بازه، swap بازه، جمع ۱ تا N، باقیمانده با تغیریق تکراری و ...). این مثال‌ها در مسیر [examples/generated/](#) قرار دارند و در فایل زیپ نهایی نیز پیوست شده‌اند.

آمار کل روی مجموعه مثال‌ها برای اینکه این مجموعه صرفاً «پیوست» نباشد، روی کل ۱۰۰ مثال اجرا انجام شد و خلاصه‌ی نتایج در فایل [outputs/generated\\_examples\\_summary.txt](#) ذخیره گردید. طبق این خروجی:

- میانگین تعداد پیش‌شرط‌ها در هر مثال: ۰۰.۴

- میانگین پیششرط‌های ضروری: ۲۳.۰ (در ۲۳ مثال حداقل یک پیششرط ضروری وجود دارد)
- میانگین پیششرط‌های زائد: ۷۷.۳ (در ۷۷ مثال همه‌ی پیششرط‌ها زائد تشخیص داده می‌شوند)
- میانگین پیششرط‌های IC-like implied: ۴۶.۳

این اعداد با هدف آموزشی این پروژه سازگارند: مثال‌ها طوری طراحی شده‌اند که ابزار بتواند تفاوت روش‌ها را در الگوهای مختلف (بهخصوص Range و Independency) نشان دهد.  
تولید/بازسازی مثال‌ها:

```
.venv/bin/python -m tools.generate_examples --count 100 --seed 7 --
out_dir examples/generated --validate --overwrite
```

محاسبه‌ی همین آمار:

```
.venv/bin/python -m tools.summarize_generated_examples
```

## ۶.۳ محدودیت‌ها

این پیاده‌سازی یک آموزشی prototype است و به جای تحلیل کامل C و ابزارهایی مثل bounded execution، از CPAchecker استفاده می‌کند؛ بنابراین:

- نتیجه‌ها فقط برای دامنه‌ی ورودی تعریف شده در JSON معتبرند (ممکن است بیرون دامنه، افزونگی/غیرافزونگی تغییر کند).
- حد گام (step\_limit) می‌تواند باعث گزارش‌های کاذب «نقض/عدم پایان» شود اگر دامنه پا حد گام مناسب انتخاب نشود.
- زبان برنامه/گزاره‌ها کوچک است (بدون فراخوانی تابع/حافظه/ تقسیم) و تحلیل‌ها جایگزین روش‌های صنعتی مقاله نیستند.

## ۴ شبیه‌سازی

برای مقایسه‌ی ایده‌های مقاله به صورت آموزشی، یک شبیه‌سازی کوچک روی مجموعه‌ای از برنامه‌های مصنوعی انجام شد. در هر برنامه یک پیششرط ضروری و سه پیششرط زائد از سه نوع Range و Independency، Implication تزریق شد و سه روش زیر مقایسه شدند:

## فرآیند اجرای پروژه (نحوه اجرای کدها و بازتولید نتایج)

	نوع پیششرط زائد	تعداد واقعی	IC-like	DC-like	VC
Independency	۳۹	۰	۳۹	۳۹	۳۹
Implication	۳۹	۳۹	۰	۰	۳۹
Range	۳۹	۰	۰	۰	۳۹
Total	۱۱۷	۳۹	۳۹	۳۹	۱۱۷

جدول ۲: نتیجه‌ی شبیه‌سازی آموزشی روی ۳۹ برنامه (شمارش پیششرط‌های زائد تزریق شده که توسط هر روش کشف شده‌اند)

- IC-like: بررسی استنتاج منطقی از سایر پیششرط‌ها
- DC-like: تحلیل وابستگی نحوی از متغیرهای پس‌شرط
- VC: حذف پیششرط و بررسی مجدد قرارداد (روش معنایی در دامنه محدود، نقشی-base-line)

نکته: در این benchmark، سه پیششرط زائد «به صورت تزریق شده/طراحی شده» هستند و به همین دلیل انتظار می‌رود روش VC همه‌ی آن‌ها را کشف کند (چون تعریف افزونگی را به طور مستقیم در دامنه محدود چک می‌کند). هدف این بخش، نشان دادن این است که روش‌های IC-like و DC-like به صورت سیستماتیک بعضی الگوهای (مثل Range) را از دست می‌دهند.  
 این شبیه‌سازی با دستور زیر اجرا شد و خروجی در [outputs/simulation\\_summary.txt](#) ذخیره گردید:

```
.venv/bin/python main.py --simulate --sim_n=39 --sim_seed=1
```

نتیجه‌ی شبیه‌سازی (۳۹ برنامه، مجموع ۱۱۷ پیششرط زائد) در جدول ۲ آمده است:

## ۵ فرآیند اجرای پروژه (نحوه اجرای کدها و بازتولید نتایج)

پیش‌نیاز: Python 3.12 و دسترسی به یک محیط Linux (یا مشابه).

### ۱. ساخت محیط و نصب وابستگی‌ها:

```
python3.12 -m venv .venv
.venv/bin/activate
pip install -r requirements.txt
```

۲. اجرای مثال‌های اصلی (تولید خروجی‌های پوششی):

```
.venv/bin/python main.py --spec examples/sub.json  
.venv/bin/python main.py --spec examples/range_redundancy.json  
.venv/bin/python main.py --spec examples/group_redundancy.json  
--group
```

۳. اجرای شبیه‌سازی:

```
.venv/bin/python main.py --simulate --sim_n=39 --sim_seed=1
```

۴. آمارگیری از مثال‌های تولیدی:

```
.venv/bin/python -m tools.summarize_generated_examples
```

۵. ساخت گزارش PDF:

```
tools/bin/tectonic -X compile --outdir docs docs/final_report.  
tex
```

۶. ساخت فایل زیپ تحویل:

```
.venv/bin/python make_submission_zip.py MahdiMalverdi  
404443150
```

نکته: این پروژه تست واحد (unit test) جداگانه ندارد؛ «تست» در اینجا به معنی اجرای مثال‌ها و بازتولید خروجی‌های ثبت‌شده است.

## ۶ کدهای پروژه / گیت‌هاب

کد پروژه کوچک است و به صورت فایل‌های همین زیپ پیوست می‌شود.

<https://github.com/mahdimalverdi/formal-metho>  
ds-redundant-preconditions

## ۷ پیوست‌ها

- مقاله مرجع (PDF) و اسلایدها در فایل زیپ نهایی قرار داده می‌شوند.
- توجه: فایل‌های PDF خارجی (مقاله/اسلاید) در گیت‌هاب نگهداری نشده‌اند و فقط در بسته‌ی زیپ ارائه می‌شوند.

## منابع

N. Thoben, H. Wehrheim, “Detecting Redundant Preconditions,” FormaliSE 2025, DOI: 10.1109/FORMALISE66629.2025.00015.