

آزمایش شماره 2 آزمایشگاه معماری کامپیوتر ترم بهار 1400

تاریخ جلسه مربوطه : 20 / اسفند / 99

تیم 3

اعضای تیم :

رها احمدی 9831108

مهلا شریفی 9831035

- قسمت هایی از آزمایش که نکته قابل بررسی داشتند و یا فرضی در آن ها صورت پذیرفته ، در صفحه بعدی شرح داده شده اند.

: Encoder

ماژول طراحی شده برای کد گشا از نوع priority encoder نیست. به همین سبب امکان وارد کردن بیش از یک ورودی تک بیتی با مقدار 1 در آن وجود نداشته است.

: Multiplexer

دو مالتی پلکسر 4 به 1 طراحی شده است. اولی با استفاده از ارجاع شرطی و دومی با ارجاع انتخابی پیاده سازی شده است.

ماژول مالتی پلکسر براساس مدار زیر طراحی شده است.

چون این مدار با پیش گزارش یکسان نبود. مدار آن در ذیل رسم شده است.

