

آزمایشگاه معماری کامپیوتر 6 گزارش آزمایش شماره

گروه 3

اعضای گروه:

رها احمدی 9831108

مهلا شریفی 9831035

نویسندگان گزارش:

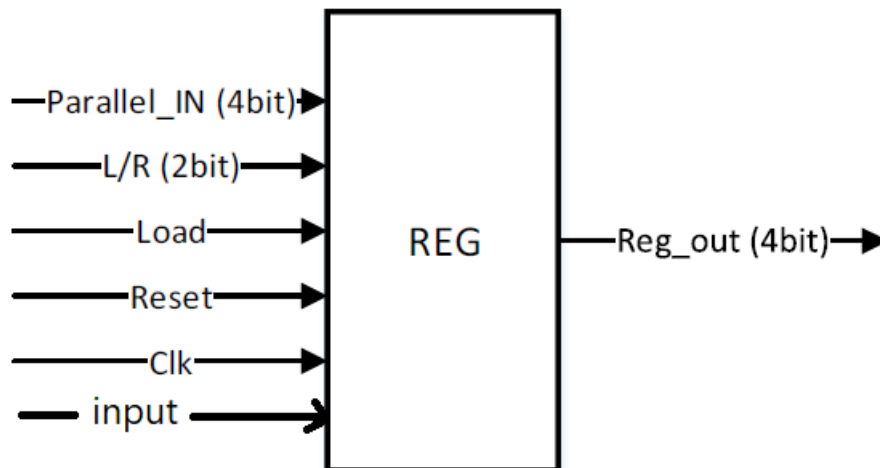
رها احمدی

مهلا شریفی

تاریخ تحویل : 1400/1/31

Shift register

- به ورودی های مدار یک input علاوه بر دستور کار اضافه شده است تا شیفت های منطقی و شیفت چپ ریاضی بتوانند با ورودی صورت پذیرند.
- اگر load برابر 1 باشد ورودی جدید شیفت داده میشود و در غیر این صورت ورودی قبلی شیفت میخورد.
- به ترتیب حالت های ممکن که برای شیفت دادن فرض شده اند عبارتند از :
 - 00 = شیفت منطقی به راست
 - 01 = شیفت ریاضی به راست
 - 10 = شیفت منطقی به چپ
 - 11 = شیفت ریاضی به چپ(این موارد در کد به شکل کامنت هم ذکر شده اند)
- ریست ناهمگام و حساس به لبه پایین رونده است.
- کلاک حساس به لبه بالا رونده است.



Counter

- شمارنده تا $4 \times 10^7 - 1$ می شمارد و سپس مجدداً از 0 شمارش را به شکل افزایشی آغاز می کند.