```
%2:
                                                                     %3 = alloca i32, align 4
                                                                     %4 = alloca i32, align 4
                                                                     %5 = alloca i8**, align 8
                                                                     \%6 = alloca i32, align 4
                                                                     \%7 = alloca i32, align 4
                                                                     %8 = alloca i32, align 4
                                                                     \%9 = alloca i32, align 4
                                                                     %10 = alloca i32, align 4
                                                                     %11 = alloca i32, align 4
                                                                     store i32 0, i32* %3, align 4
                                                                     store i32 %0, i32* %4, align 4
                                                                     store i8** %1, i8*** %5, align 8
                                                                     store i32 0, i32* %10, align 4
                                                                     store i32 1, i32* %6, align 4
                                                                     br label %12
                                                                    %12:
                                                                    12:
                                                                     %13 = load i32, i32* %6, align 4
                                                                    %14 = icmp sle i32 %13, 2
                                                                    br i1 %14, label %15, label %33
                                      %15:
                                                                                          %33:
                                      15:
                                                                                          33:
                                      store i32 1, i32* %7, align 4
                                                                                          ret i32 0
                                      br label %16
                             %16:
                             16:
                              %17 = load i32, i32* \%7, align 4
                              %18 = icmp sle i32 %17, 4
                              br i1 %18, label %19, label %26
                                    Т
                                                      F
%19:
                                             %26:
19:
                                             26:
%20 = load i32, i32* \%7, align 4
                                             %27 = load i32, i32* %6, align 4
%21 = load i32, i32* %10, align 4
                                             %28 = load i32, i32* %10, align 4
%22 = add nsw i32 %21, %20
                                             %29 = add nsw i32 %28, %27
store i32 %22, i32* %10, align 4
                                             store i32 %29, i32* %10, align 4
                                             br label %30
br label %23
             %23:
                                                       %30:
                                                       30:
             23:
              %24 = load i32, i32* %7, align 4
                                                        %31 = load i32, i32* %6, align 4
              %25 = add \text{ nsw } i32 \%24, 1
                                                        %32 = add nsw i32 %31, 1
              store i32 %25, i32* %7, align 4
                                                        store i32 %32, i32* %6, align 4
              br label %16, !llvm.loop !4
                                                        br label %12, !llvm.loop !6
```

CFG for 'main' function