Міністерство освіти і науки України

Національний технічний університет України

«Київський Політехнічний Інститут імені Ігоря Сікорського»

Кафедра конструювання електронно-обчислювальної апаратури

Звіт

З виконання лабораторної роботи №3

з дисципліни “Аналогової електроніки”

Виконав:

студент групи ДК-62

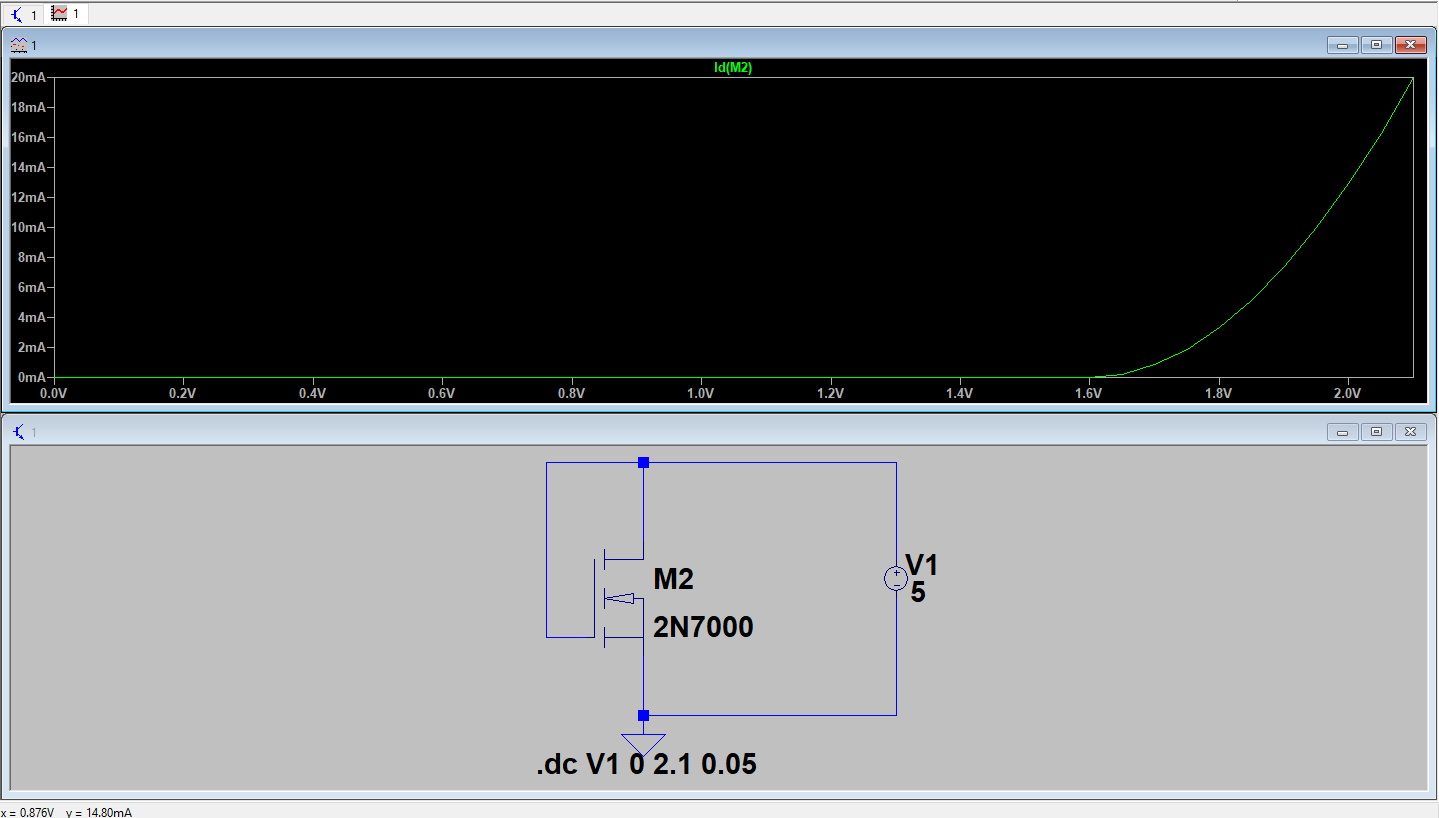
Салім М. C.

Перевірив:

доц. Короткий Є В.

Київ – 2018

1. **Дослідження залежності Iс(Uзв) для n-канального польового МДН транзистора 2N7000**
   1. Було проведно симуляцію роботи моделі польового МДН транзистора 2N7000 в режимі лінійного підвищєння напруги затвор-виток та отримано таку залежність струму стоку:



Для розрахунку порогової напруги обрали струм стоку 4 мА, який протікає при напрузі на затворі 1.8В.

Струм, що в 4 рази більший за нього - 16 мА, протікає при напрузі стоку 2В.

Тоді розрахована порогова напруга буде рівна :



,

що цілком відповідає графіку залежності.

Якщо підставити отриману порогову напругу в формулу , то

бачимо, що:

* 1. Залежність, отримана на реальній схемі

|  |  |
| --- | --- |
| Uзв, В | Іс, мА |
| 1,5 | 0,04 |
| 1,6 | 0,2 |
| 1,7 | 0,74 |
| 1,8 | 2,1 |
| 1,9 | 4,75 |
| 2 | 9 |
| 2,1 | 15,25 |
| 2,2 | 23,2 |

Аналізуючи залежність можна побачити, що істотний струм стоку починає протікати при напрузі 1,5÷1,6В, а залежність досить непогано апроксимується квадратичною функцією, що в цілому відповідає теорії.

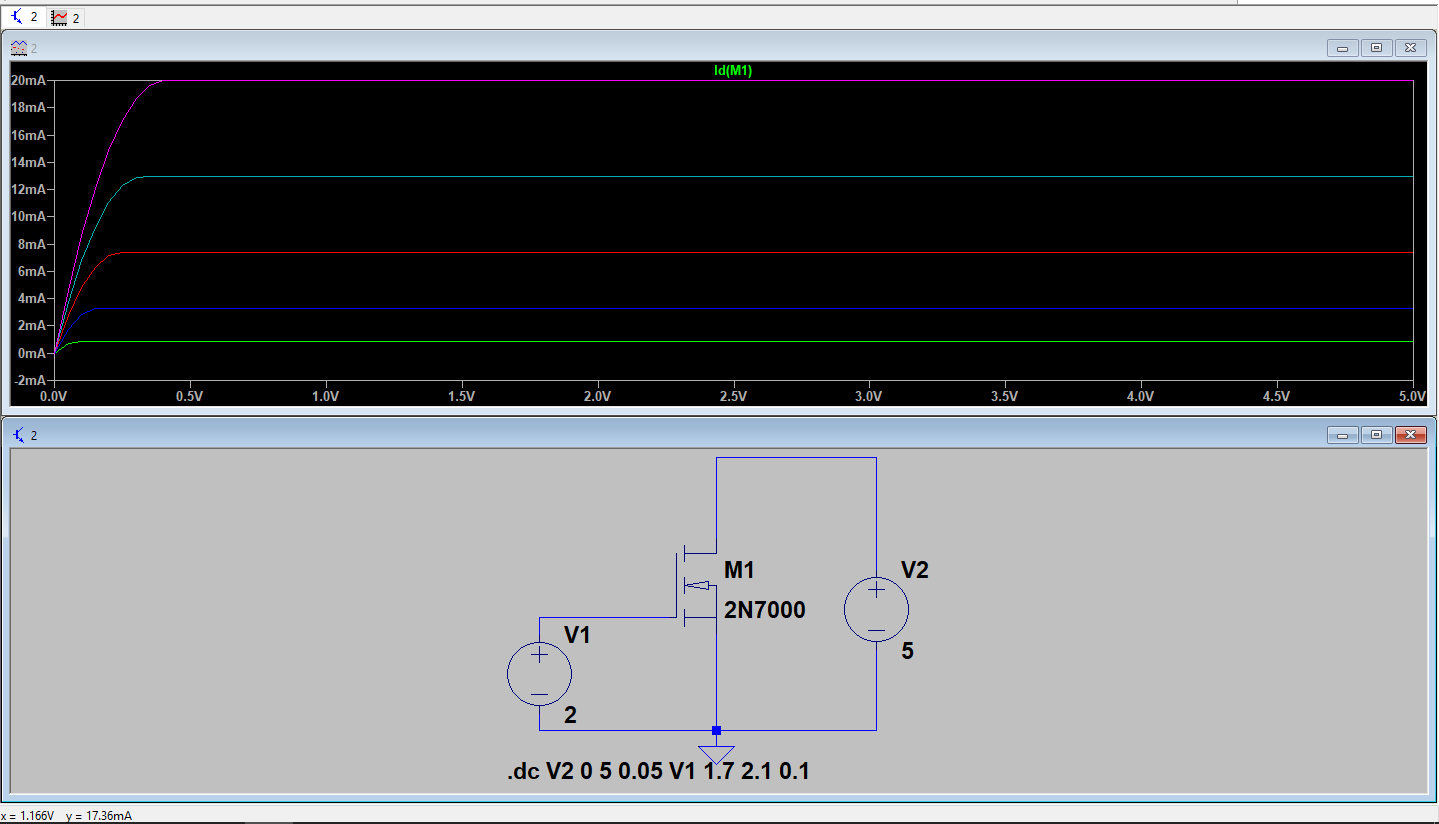
Якщо підставити експериментальні дані в формулу , то

бачимо, що:

Отримана величина одного порядку з теоретичними розрахунками, тому модель можна вважати вірною.

1. **Дослідження залежності Iс(Uвс) для n-канального польового МДН транзистора 2N7000**

Було проведено симуляцію схеми:



1.Uзв = 1,7В. Насичення досягнуто при Uвс = 0,109В≥1.7В – 1,59В = 0,11В

2.Uзв = 1,8В. Насичення досягнуто при Uвс = 0,205В ≥ 1.8В – 1,59В = 0,21В

3.Uзв = 1,9В. Насичення досягнуто при Uвс = 0,294В ≈ 1.9В – 1,59В = 0,31В

4.Uзв = 2,0В. Насичення досягнуто при Uвс = 0,397В ≈ 2.0В – 1,59В = 0,41В

5.Uзв = 2,1В. Насичення досягнуто при Uвс = 0,452мВ <2.1В – 1,59В = 0,51В

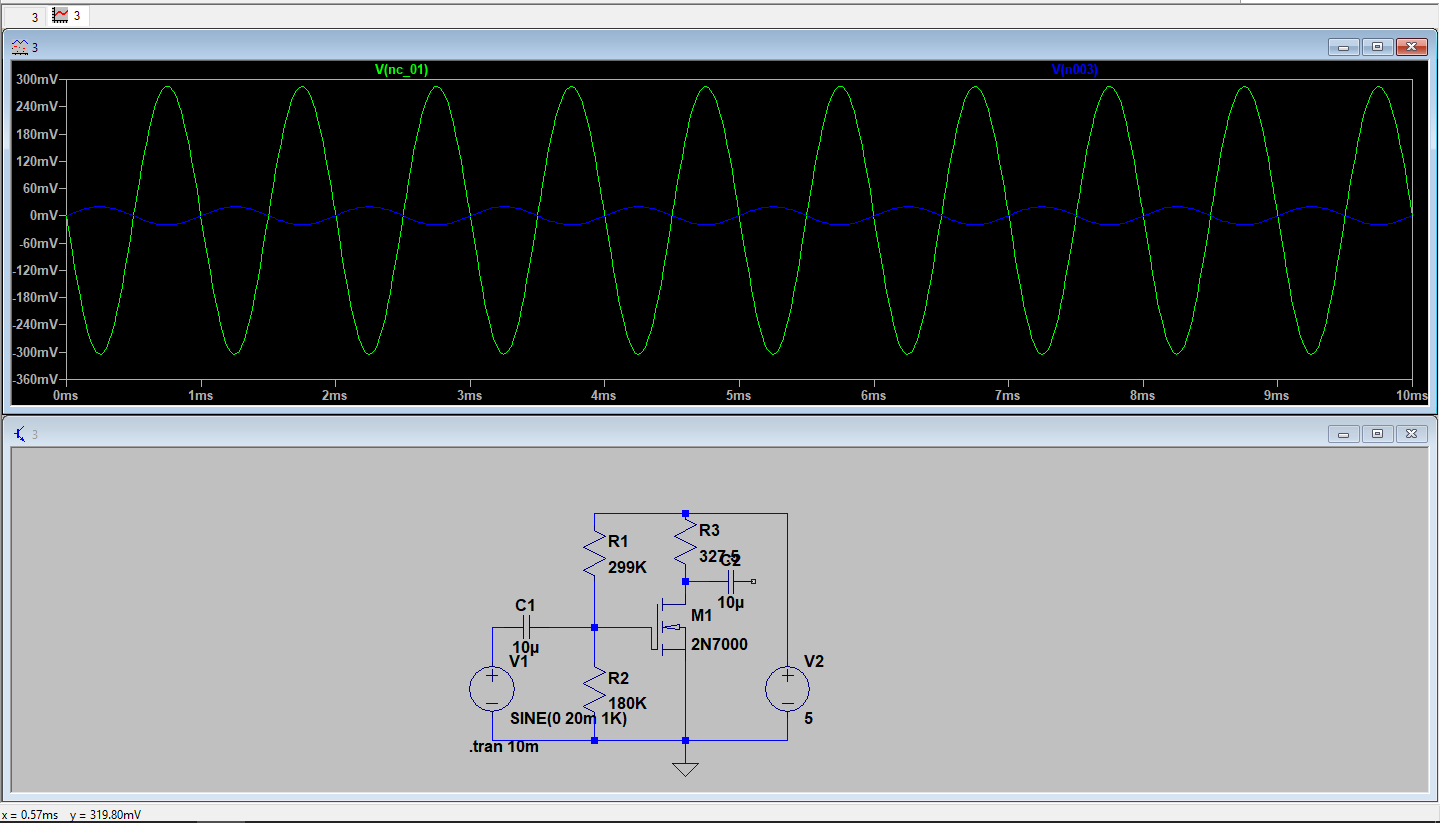
1. **Дослідження підсилювача з загальним витоком на польовому МДН транзисторі 2N7000** 
   1. Було проведено симуляцію схеми підсилювача з загальним витоком з наступними параметрами компонентів:

R1 = 299 кОм

R2 = 180 кОм

R3 = 327,5 Ом

C1 = C2 = 10 мкФ



На виході підсилювача при синусоїдальному вхідному сигналі амплітудою 20 мВ нелінійних спотворень немає, це свідчить про коректний підбір робочої точки.

Результати, отримані на реальній схемі:

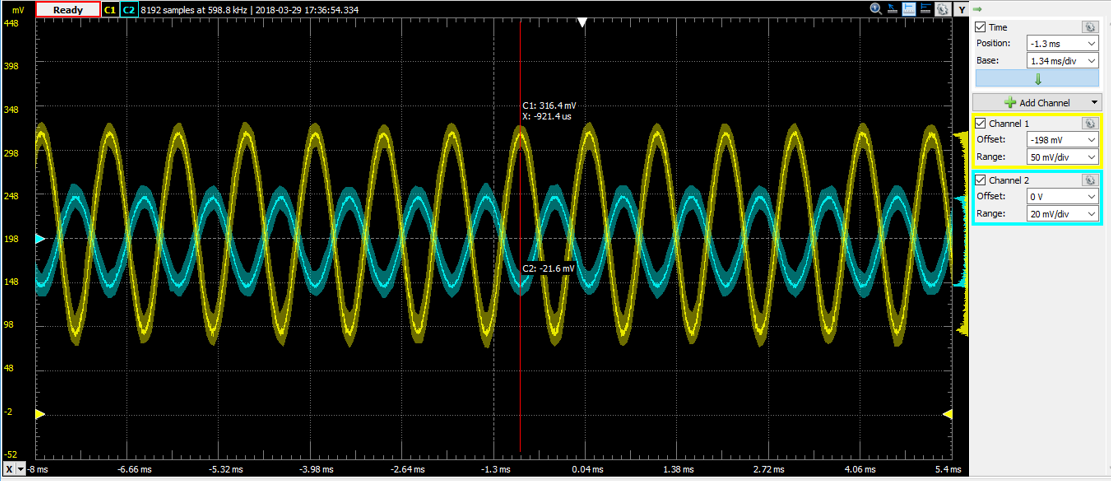
* 1. Для перевірки робочої точки напругу генератора сигналу була виставлена на нульовий рівень. Отримали такі параметри робочої точки спокою:

Uзв0 = 1,85В

Uвс0 = 3,44В

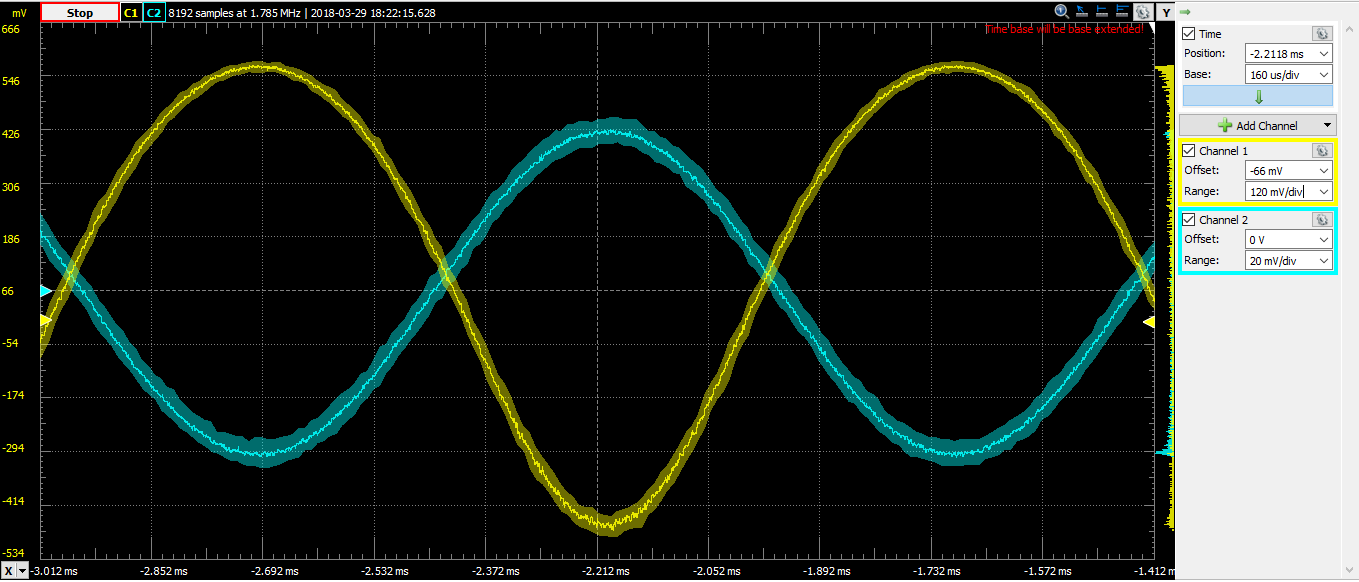
Ic0 = 4,6mA

* 1. На вхід підсилювача подали сигнал, аналогічний вхідному в симуляції. На виході отримали синусоїдальний сигнал без нелінійних спотворень, обернений по фазі на 180 градусів:



Коефіцієнт підсилення за напругою визначили за формулою:

* 1. Для знаходження максимальної амплітуди вхідного сигналу напругу на вході підвищували до тих пір, поки на виході не з’явились нелінійні спотворення. Такою напругою виявилась 50 мВ. Спотворення мали такий вигляд:



* 1. Для експериментального визначення передавальної провідності робочу точку транзистора змістили на 0,1В шляхом включення до резистору R2 послідовно додатковий резистор на 20 кОм. Струм спокою виріс з 4,6 мА до 9мА.

Тоді ΔUзв = 0,1В, а ΔIс = 4,4мА.

Передаточну провідність також можна розрахувати за формулою gm=b∙(Uзв0-Uп):

Тоді теоретичний коефіцієнт підсилення за напругою:

Отримане число майже збігається з експериментальними даними.

**Висновки**

Під час проведення даної лабораторної роботи було досліджено поведінку польового транзистору в різних режимах роботи. Також було складено та досліджено схему підсилювача з загальним витоком і досліджено його роботу при різних вхідних параметрах. Всі схеми були змодельовані в симуляторі LTspice. Порівнюючи результати симуляції та експерименту можна підтвердити коректність виконання роботи. Похибки можна списати на похибку у вимірюванні, спотворенням сигналу, неякісним з’єднанням елементів на монтажній платі, тощо.