

System Register index by instruction and encoding

Below are indexes for registers and operations accessed in the following ways:

For AArch32

- [MCR/MRC](#)
- [MCRR/MRRC](#)
- [MRS/MSR](#)
- [VMRS/VMSR](#)

For AArch64

- [AT](#)
- [BRB](#)
- [CFP](#)
- [CPP](#)
- [DC](#)
- [DVP](#)
- [IC](#)
- [MRS/MSR](#)
- [MRRS/MSRR](#)
- [TLBI](#)
- [TLBIP](#)

Registers and operations in AArch32

Accessed using MCR/MRC:

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1110	000	0000	0000	000	RO	DBGDIDR
1110	000	0000	0000	010	RW	DBGDTRRXext
1110	000	0000	0001	000	RO	DBGDSCRint
1110	000	0000	0010	000	RW	DBGDCCINT
1110	000	0000	0010	010	RW	DBGDSCRext
1110	000	0000	0011	010	RW	DBGDTRTXext
1110	000	0000	0101	000	RO	DBGDTRRXint
1110	000	0000	0101	000	WO	DBGDTRTXint
1110	000	0000	0110	000	RW	DBGWFAR
1110	000	0000	0110	010	RW	DBGOSECRR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1110	000	0000	0111	000	RW	DBGVCR
1110	000	0000	m[3:0]	100	RW	DBGBVR<m>
1110	000	0000	m[3:0]	101	RW	DBGBCR<m>
1110	000	0000	m[3:0]	110	RW	DBGWVR<m>
1110	000	0000	m[3:0]	111	RW	DBGWCR<m>
1110	000	0001	0000	000	RO	DBGDRAR
1110	000	0001	0000	100	WO	DBGOSLAR
1110	000	0001	0001	100	RO	DBGOSLSR
1110	000	0001	0011	100	RW	DBGOSDLR
1110	000	0001	0100	100	RW	DBGPRCR
1110	000	0001	m[3:0]	001	RW	DBGBXVR<m>
1110	000	0010	0000	000	RO	BGDSAR
1110	000	0111	0000	111	RO	DBGDEVID2
1110	000	0111	0001	111	RO	DBGDEVID1
1110	000	0111	0010	111	RO	DBGDEVID
1110	000	0111	1000	110	RW	DBGCLAIMSET
1110	000	0111	1001	110	RW	DBGCLAIMCLR
1110	000	0111	1110	110	RO	DBGAUTHSTATU
1110	111	0000	0000	000	RO	JIDR
1110	111	0001	0000	000	RO	JOSCR
1110	111	0010	0000	000	RO	JMCR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	000	RO	MIDR
1111	000	0000	0000	001	RO	CTR
1111	000	0000	0000	010	RO	TCMTR
1111	000	0000	0000	011	RO	TLBTR
1111	000	0000	0000	101	RO	MPIDR
1111	000	0000	0000	101	RO	MPIDR
1111	000	0000	0000	101	RO	MPIDR
1111	000	0000	0000	101	RO	MPIDR
1111	000	0000	0000	101	RO	MPIDR
1111	000	0000	0000	101	RO	MPIDR
1111	000	0000	0000	110	RO	REVIDR
1111	000	0000	0001	000	RO	ID_PFR0
1111	000	0000	0001	001	RO	ID_PFR1

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	0000	0001	010	RO	ID_DFR0
1111	000	0000	0001	011	RO	ID_AFR0
1111	000	0000	0001	100	RO	ID_MMFR0
1111	000	0000	0001	101	RO	ID_MMFR1
1111	000	0000	0001	110	RO	ID_MMFR2
1111	000	0000	0001	111	RO	ID_MMFR3
1111	000	0000	0010	000	RO	ID_ISAR0
1111	000	0000	0010	001	RO	ID_ISAR1
1111	000	0000	0010	010	RO	ID_ISAR2
1111	000	0000	0010	011	RO	ID_ISAR3
1111	000	0000	0010	100	RO	ID_ISAR4
1111	000	0000	0010	101	RO	ID_ISAR5
1111	000	0000	0010	110	RO	ID_MMFR4
1111	000	0000	0010	111	RO	ID_ISAR6
1111	000	0000	0011	100	RO	ID_PFR2
1111	000	0000	0011	101	RO	ID_DFR1
1111	000	0000	0011	110	RO	ID_MMFR5
1111	000	0001	0000	000	RW	SCTLR
1111	000	0001	0000	000	RW	SCTLR
1111	000	0001	0000	000	RW	SCTLR
1111	000	0001	0000	001	RW	ACTLR
1111	000	0001	0000	001	RW	ACTLR
1111	000	0001	0000	001	RW	ACTLR
1111	000	0001	0000	010	RW	CPACR
1111	000	0001	0000	011	RW	ACTLR2
1111	000	0001	0000	011	RW	ACTLR2
1111	000	0001	0000	011	RW	ACTLR2
1111	000	0001	0001	000	RW	SCR
1111	000	0001	0001	001	RW	SDER
1111	000	0001	0001	010	RW	NSACR
1111	000	0001	0010	001	RW	TRFCR
1111	000	0001	0011	001	RW	SDCR
1111	000	0010	0000	000	RO	TTBR0
1111	000	0010	0000	000	RO	TTBR0
1111	000	0010	0000	000	RO	TTBR0
1111	000	0010	0000	001	RO	TTBR1
1111	000	0010	0000	001	RO	TTBR1
1111	000	0010	0000	001	RO	TTBR1
1111	000	0010	0000	010	RW	TTBCR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	0010	0000	010	RW	TTBCR
1111	000	0010	0000	010	RW	TTBCR
1111	000	0010	0000	011	RW	TTBCR2
1111	000	0010	0000	011	RW	TTBCR2
1111	000	0010	0000	011	RW	TTBCR2
1111	000	0011	0000	000	RW	DACR
1111	000	0011	0000	000	RW	DACR
1111	000	0011	0000	000	RW	DACR
1111	000	0100	0110	000	RW	ICC_PMR
1111	000	0100	0110	000	RW	ICC_PMR
1111	000	0100	0110	000	RW	ICC_PMR
1111	000	0100	0110	000	RW	ICC_PMR
1111	000	0101	0000	000	RW	DFSR
1111	000	0101	0000	000	RW	DFSR
1111	000	0101	0000	000	RW	DFSR
1111	000	0101	0000	001	RW	IFSR
1111	000	0101	0000	001	RW	IFSR
1111	000	0101	0000	001	RW	IFSR
1111	000	0101	0001	000	RW	ADFSR
1111	000	0101	0001	000	RW	ADFSR
1111	000	0101	0001	000	RW	ADFSR
1111	000	0101	0001	001	RW	AIFSR
1111	000	0101	0001	001	RW	AIFSR
1111	000	0101	0001	001	RW	AIFSR
1111	000	0101	0011	000	RO	ERRIDR
1111	000	0101	0011	001	RW	ERRSEL
1111	000	0101	0100	000	RO	ERXFR
1111	000	0101	0100	001	RW	ERXCTLR
1111	000	0101	0100	010	RW	ERXSTATUS
1111	000	0101	0100	011	RW	ERXADDR
1111	000	0101	0100	100	RO	ERXFR2
1111	000	0101	0100	101	RW	ERXCTLR2
1111	000	0101	0100	111	RW	ERXADDR2
1111	000	0101	0101	000	RW	ERXMISC0
1111	000	0101	0101	001	RW	ERXMISC1
1111	000	0101	0101	010	RW	ERXMISC4
1111	000	0101	0101	011	RW	ERXMISC5
1111	000	0101	0101	100	RW	ERXMISC2
1111	000	0101	0101	101	RW	ERXMISC3

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	0101	0101	110	RW	ERXMISC6
1111	000	0101	0101	111	RW	ERXMISC7
1111	000	0110	0000	000	RW	DFAR
1111	000	0110	0000	000	RW	DFAR
1111	000	0110	0000	000	RW	DFAR
1111	000	0110	0000	010	RW	IFAR
1111	000	0110	0000	010	RW	IFAR
1111	000	0110	0000	010	RW	IFAR
1111	000	0111	0001	000	-	ICIALUIS
1111	000	0111	0001	110	-	BPIALLIS
1111	000	0111	0011	100	-	CFPRCTX
1111	000	0111	0011	101	-	DVPRCTX
1111	000	0111	0011	110	-	COSPRCTX
1111	000	0111	0011	111	-	CPPRCTX
1111	000	0111	0100	000	RO	PAR
1111	000	0111	0100	000	RO	PAR
1111	000	0111	0100	000	RO	PAR
1111	000	0111	0101	000	-	ICIALLU
1111	000	0111	0101	001	-	ICIMVAU
1111	000	0111	0101	100	-	CP15ISB
1111	000	0111	0101	110	-	BPIALL
1111	000	0111	0101	111	-	BPIMVA
1111	000	0111	0110	001	-	DCIMVAC
1111	000	0111	0110	010	-	DCISW
1111	000	0111	1000	000	-	ATS1CPR
1111	000	0111	1000	001	-	ATS1CPW
1111	000	0111	1000	010	-	ATS1CUR
1111	000	0111	1000	011	-	ATS1CUW
1111	000	0111	1000	100	-	ATS12NSOPR
1111	000	0111	1000	101	-	ATS12NSOPW
1111	000	0111	1000	110	-	ATS12NSOUR
1111	000	0111	1000	111	-	ATS12NSOUW
1111	000	0111	1001	000	-	ATS1CPRP
1111	000	0111	1001	001	-	ATS1CPWP
1111	000	0111	1010	001	-	DCCMVAC
1111	000	0111	1010	010	-	DCCSW
1111	000	0111	1010	100	-	CP15DSB
1111	000	0111	1010	101	-	CP15DMB
1111	000	0111	1011	001	-	DCCMVAU

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	0111	1110	001	-	DCCIMVAC
1111	000	0111	1110	010	-	DCCISW
1111	000	1000	0011	000	-	TLBIALIS
1111	000	1000	0011	001	-	TLBIMVAIS
1111	000	1000	0011	010	-	TLBIASIDIS
1111	000	1000	0011	011	-	TLBIMVAAIS
1111	000	1000	0011	101	-	TLBIMVALIS
1111	000	1000	0011	111	-	TLBIMVAALIS
1111	000	1000	0101	000	-	ITLBIALL
1111	000	1000	0101	001	-	ITLBIMVA
1111	000	1000	0101	010	-	ITLBIASID
1111	000	1000	0110	000	-	DTLBIALL
1111	000	1000	0110	001	-	DTLBIMVA
1111	000	1000	0110	010	-	DTLBIASID
1111	000	1000	0111	000	-	TLBIAL
1111	000	1000	0111	001	-	TLBIMVA
1111	000	1000	0111	010	-	TLBIASID
1111	000	1000	0111	011	-	TLBIMVAA
1111	000	1000	0111	101	-	TLBIMVAL
1111	000	1000	0111	111	-	TLBIMVAAL
1111	000	1001	1100	000	RW	PMCR
1111	000	1001	1100	001	RW	PMCNTENSET
1111	000	1001	1100	010	RW	PMCNTENCLR
1111	000	1001	1100	011	RW	PMOVS
1111	000	1001	1100	100	WO	PMSWINC
1111	000	1001	1100	101	RW	PMSELR
1111	000	1001	1100	110	RO	PMCEID0
1111	000	1001	1100	111	RO	PMCEID1
1111	000	1001	1101	000	RO	PMCCNTR
1111	000	1001	1101	001	RW	PMXEVTYPER
1111	000	1001	1101	001	RW	PMXEVTYPER
1111	000	1001	1101	010	RW	PMXEVCNTR
1111	000	1001	1110	000	RW	PMUSERENR
1111	000	1001	1110	001	RW	PMINTENSET
1111	000	1001	1110	010	RW	PMINTENCLR
1111	000	1001	1110	011	RW	PMOVSSET
1111	000	1001	1110	100	RO	PMCEID2
1111	000	1001	1110	101	RO	PMCEID3
1111	000	1001	1110	110	RO	PMMIR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	000	RW	PRRR-MAIR0
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0010	001	RW	NMRR-MAIR1
1111	000	1010	0011	000	RW	AMAIRO
1111	000	1010	0011	000	RW	AMAIRO
1111	000	1010	0011	000	RW	AMAIRO
1111	000	1010	0011	001	RW	AMAIR1
1111	000	1010	0011	001	RW	AMAIR1
1111	000	1010	0011	001	RW	AMAIR1
1111	000	1100	0000	000	RW	VBAR
1111	000	1100	0000	000	RW	VBAR
1111	000	1100	0000	000	RW	VBAR
1111	000	1100	0000	001	RO	RVBAR-MVBAR
1111	000	1100	0000	001	RO	RVBAR-MVBAR
1111	000	1100	0000	001	RO	RVBAR-MVBAR
1111	000	1100	0000	001	RW	RVBAR-MVBAR
1111	000	1100	0000	010	RW	RMR
1111	000	1100	0001	000	RO	ISR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	1100	0001	001	RW	DISR
1111	000	1100	0001	001	RW	DISR
1111	000	1100	0001	001	RW	DISR
1111	000	1100	0001	001	RW	DISR
1111	000	1100	0001	001	RW	DISR
1111	000	1100	0001	001	RW	DISR
1111	000	1100	1000	000	RO	ICC_IAR0
1111	000	1100	1000	000	RO	ICC_IAR0
1111	000	1100	1000	000	RO	ICC_IAR0
1111	000	1100	1000	000	RO	ICC_IAR0
1111	000	1100	1000	001	WO	ICC_EOIR0
1111	000	1100	1000	001	WO	ICC_EOIR0
1111	000	1100	1000	001	WO	ICC_EOIR0
1111	000	1100	1000	001	WO	ICC_EOIR0
1111	000	1100	1000	010	RO	ICC_HPPIR0
1111	000	1100	1000	010	RO	ICC_HPPIR0
1111	000	1100	1000	010	RO	ICC_HPPIR0
1111	000	1100	1000	010	RO	ICC_HPPIR0
1111	000	1100	1000	011	RW	ICC_BPR0
1111	000	1100	1000	011	RW	ICC_BPR0
1111	000	1100	1000	011	RW	ICC_BPR0
1111	000	1100	1000	011	RW	ICC_BPR0
1111	000	1100	1000	1:m[1:0]	RW	ICC_AP0R<m>
1111	000	1100	1000	1:m[1:0]	RW	ICC_AP0R<m>
1111	000	1100	1000	1:m[1:0]	RW	ICC_AP0R<m>
1111	000	1100	1000	1:m[1:0]	RW	ICC_AP0R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
1111	000	1100	1011	001	WO	ICC_DIR
1111	000	1100	1011	001	WO	ICC_DIR
1111	000	1100	1011	001	WO	ICC_DIR
1111	000	1100	1011	001	WO	ICC_DIR
1111	000	1100	1011	011	RO	ICC_RPR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	1100	1011	011	RO	ICC_RPR
1111	000	1100	1011	011	RO	ICC_RPR
1111	000	1100	1011	011	RO	ICC_RPR
1111	000	1100	1100	000	RO	ICC_IAR1
1111	000	1100	1100	000	RO	ICC_IAR1
1111	000	1100	1100	000	RO	ICC_IAR1
1111	000	1100	1100	000	RO	ICC_IAR1
1111	000	1100	1100	001	WO	ICC_EOIR1
1111	000	1100	1100	001	WO	ICC_EOIR1
1111	000	1100	1100	001	WO	ICC_EOIR1
1111	000	1100	1100	001	WO	ICC_EOIR1
1111	000	1100	1100	010	RO	ICC_HPPIR1
1111	000	1100	1100	010	RO	ICC_HPPIR1
1111	000	1100	1100	010	RO	ICC_HPPIR1
1111	000	1100	1100	010	RO	ICC_HPPIR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	011	RW	ICC_BPR1
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	100	RW	ICC_CTLR
1111	000	1100	1100	101	RW	ICC_SRE
1111	000	1100	1100	101	RW	ICC_SRE
1111	000	1100	1100	101	RW	ICC_SRE
1111	000	1100	1100	110	RW	ICC_IGRPEN0
1111	000	1100	1100	110	RW	ICC_IGRPEN0
1111	000	1100	1100	110	RW	ICC_IGRPEN0
1111	000	1100	1100	110	RW	ICC_IGRPEN0
1111	000	1100	1100	111	RW	ICC_IGRPEN1

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1100	1100	111	RW	ICC_IGRPEN1
1111	000	1101	0000	000	RW	FCSEIDR
1111	000	1101	0000	001	RW	CONTEXTIDR
1111	000	1101	0000	001	RW	CONTEXTIDR
1111	000	1101	0000	001	RW	CONTEXTIDR
1111	000	1101	0000	010	RW	TPIDRURW
1111	000	1101	0000	010	RW	TPIDRURW
1111	000	1101	0000	010	RW	TPIDRURW
1111	000	1101	0000	011	RW	TPIDRURO
1111	000	1101	0000	011	RW	TPIDRURO
1111	000	1101	0000	011	RW	TPIDRURO
1111	000	1101	0000	100	RW	TPIDRPRW
1111	000	1101	0000	100	RW	TPIDRPRW
1111	000	1101	0000	100	RW	TPIDRPRW
1111	000	1101	0010	000	RW	AMCR
1111	000	1101	0010	001	RO	AMCFGR
1111	000	1101	0010	010	RO	AMCGCR
1111	000	1101	0010	011	RW	AMUSERENR
1111	000	1101	0010	100	RW	AMCNTENCLR0
1111	000	1101	0010	101	RW	AMCNTENSET0
1111	000	1101	0011	000	RW	AMCNTENCLR1
1111	000	1101	0011	001	RW	AMCNTENSET1
1111	000	1101	011:m[3]	m[2:0]	RO	AMEVTYPEPER0<1
1111	000	1101	111:m[3]	m[2:0]	RW	AMEVTYPEPER1<1
1111	000	1110	0000	000	RW	CNTFRQ
1111	000	1110	0001	000	RW	CNTKCTL
1111	000	1110	0010	000	-	CNTP_TVAL
1111	000	1110	0010	000	-	CNTP_TVAL
1111	000	1110	0010	000	-	CNTP_TVAL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0010	001	RW	CNTP_CTL
1111	000	1110	0011	000	-	CNTV_TVAL
1111	000	1110	0011	000	-	CNTV_TVAL
1111	000	1110	0011	000	-	CNTV_TVAL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	0011	001	RW	CNTV_CTL
1111	000	1110	10:m[4:3]	m[2:0]	RW	PMEVCNTR<m>
1111	000	1110	1111	111	RW	PMCCFILTR
1111	000	1110	11:m[4:3]	m[2:0]	RW	PMEVTPER<m>
1111	001	0000	0000	000	RO	CCSIDR
1111	001	0000	0000	001	RO	CLIDR
1111	001	0000	0000	010	RO	CCSIDR2
1111	001	0000	0000	111	RO	AIDR
1111	010	0000	0000	000	RW	CSSELR
1111	010	0000	0000	000	RW	CSSELR
1111	010	0000	0000	000	RW	CSSELR
1111	011	0100	0101	000	RW	DSPSR
1111	011	0100	0101	001	RW	DLR
1111	011	0100	0101	010	RW	DSPSR2
1111	100	0000	0000	000	RO	VPIDR
1111	100	0000	0000	000	RW	VPIDR
1111	100	0000	0000	101	RO	VMPIDR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	100	0000	0000	101	RW	VMPIDR
1111	100	0001	0000	000	RW	HSCTLR
1111	100	0001	0000	001	RW	HACTLR
1111	100	0001	0000	011	RW	HACTLR2
1111	100	0001	0001	000	RW	HCR
1111	100	0001	0001	001	RW	HDCR
1111	100	0001	0001	010	RW	HCPTR
1111	100	0001	0001	011	RW	HSTR
1111	100	0001	0001	100	RW	HCR2
1111	100	0001	0001	111	RW	HACR
1111	100	0001	0010	001	RW	HTRFCR
1111	100	0010	0000	010	RW	HTCR
1111	100	0010	0001	010	RW	VTCR
1111	100	0101	0001	000	RW	HADFSR
1111	100	0101	0001	001	RW	HAIFSR
1111	100	0101	0010	000	RW	HSR
1111	100	0101	0010	011	RW	VDFSR
1111	100	0110	0000	000	RW	HDFAR
1111	100	0110	0000	010	RW	HIFAR
1111	100	0110	0000	100	RW	HPFAR
1111	100	0111	1000	000	-	ATS1HR
1111	100	0111	1000	001	-	ATS1HW
1111	100	1000	0000	001	-	TLBIIPAS2IS
1111	100	1000	0000	101	-	TLBIIPAS2LIS
1111	100	1000	0011	000	-	TLBIAL LHIS
1111	100	1000	0011	001	-	TLBIMVAHIS
1111	100	1000	0011	100	-	TLBIAL LNSNHIS
1111	100	1000	0011	101	-	TLBIMVALHIS
1111	100	1000	0100	001	-	TLBIIPAS2
1111	100	1000	0100	101	-	TLBIIPAS2L
1111	100	1000	0111	000	-	TLBIAL LH
1111	100	1000	0111	001	-	TLBIMVAH
1111	100	1000	0111	100	-	TLBIAL LNSNH
1111	100	1000	0111	101	-	TLBIMVALH
1111	100	1010	0010	000	RW	HMAIR0
1111	100	1010	0010	001	RW	HMAIR1
1111	100	1010	0011	000	RW	HMAIR0
1111	100	1010	0011	001	RW	HMAIR1
1111	100	1100	0000	000	RW	HVBAR

coproc	opc1	CRn	CRm	opc2	Access	Mnemonic
1111	100	1100	0000	010	RW	HRMR
1111	100	1100	0001	001	RW	VDISR
1111	100	1100	1000	0:m[1:0]	RW	ICH_AP0R<m>
1111	100	1100	1001	0:m[1:0]	RW	ICH_AP1R<m>
1111	100	1100	1001	101	RW	ICC_HSRE
1111	100	1100	1011	000	RW	ICH_HCR
1111	100	1100	1011	001	RO	ICH_VTR
1111	100	1100	1011	010	RO	ICH_MISR
1111	100	1100	1011	011	RO	ICH_EISR
1111	100	1100	1011	101	RO	ICH_ELSR
1111	100	1100	1011	111	RW	ICH_VMCR
1111	100	1100	110:m[3]	m[2:0]	RW	ICH_LR<m>
1111	100	1100	111:m[3]	m[2:0]	RW	ICH_LRC<m>
1111	100	1101	0000	010	RW	HTPIDR
1111	100	1110	0001	000	RW	CNTHCTL
1111	100	1110	0010	000	-	CNTHP_TVAL
1111	100	1110	0010	001	RW	CNTHP_CTL
1111	110	1100	1100	100	RW	ICC_MCTLR
1111	110	1100	1100	101	RW	ICC_MSRE
1111	110	1100	1100	111	RW	ICC_MGRPEN1

Accessed using MCRR/MRRC:

coproc	opc1	CRm	Access	Mnemonic	Register
1110	0000	0001	-	DBGDRAR	-
1110	0000	0010	-	DBGDSAR	-
1111	0000	0010	WO	TTBR0	TTBR0
1111	0000	0010	WO	TTBR0	TTBR0_NS
1111	0000	0010	WO	TTBR0	TTBR0_S
1111	0000	0111	WO	PAR	PAR
1111	0000	0111	WO	PAR	PAR_NS
1111	0000	0111	WO	PAR	PAR_S
1111	0000	1001	WO	PMCCNTR	PMCCNTR
1111	0000	1100	WO	ICC_SGI1R	ICC_SGI1R
1111	0000	1110	-	CNTPTCT	-
1111	0001	0010	WO	TTBR1	TTBR1
1111	0001	0010	WO	TTBR1	TTBR1_NS
1111	0001	0010	WO	TTBR1	TTBR1_S
1111	0001	1100	WO	ICC_ASGI1R	ICC_ASGI1R
1111	0001	1110	-	CNTVCT	-

coproc	opc1	CRm	Access	Mnemonic	Register
1111	0010	1100	WO	ICC_SGI0R	ICC_SGI0R
1111	0010	1110	WO	CNTP_CVAL	CNTHPS_CV
1111	0010	1110	WO	CNTP_CVAL	CNTHP_CVA
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTHPS_CV
1111	0010	1110	WO	CNTP_CVAL	CNTHP_CVA
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTHPS_CV
1111	0010	1110	WO	CNTP_CVAL	CNTHP_CVA
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTHPS_CV
1111	0010	1110	WO	CNTP_CVAL	CNTHP_CVA
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0010	1110	WO	CNTP_CVAL	CNTP_CVAL
1111	0011	1110	WO	CNTV_CVAL	CNTHVS_CV
1111	0011	1110	WO	CNTV_CVAL	CNTHV_CVA
1111	0011	1110	WO	CNTV_CVAL	CNTV_CVAL
1111	0011	1110	WO	CNTV_CVAL	CNTHVS_CV
1111	0011	1110	WO	CNTV_CVAL	CNTHV_CVA
1111	0011	1110	WO	CNTV_CVAL	CNTV_CVAL
1111	0011	1110	WO	CNTV_CVAL	CNTHVS_CV
1111	0011	1110	WO	CNTV_CVAL	CNTHV_CVA
1111	0011	1110	WO	CNTV_CVAL	CNTV_CVAL
1111	0100	0010	WO	HTTBR	HTTBR
1111	0100	1110	WO	CNTVOFF	CNTVOFF
1111	0110	0010	WO	VTTBR	VTTBR
1111	0110	1110	WO	CNTHP_CVAL	CNTHP_CVA
1111	0:m[2:0]	000:m[3]	WO	AMEVCNTR0<m>	AMEVCNTR0
1111	0:m[2:0]	010:m[3]	WO	AMEVCNTR1<m>	AMEVCNTR1
1111	1000	1110	-	CNTPCTSS	-
1111	1001	1110	-	CNTVCTSS	-

Accessed using MRS/MSR:

R	M	M1	Mnemonic
0	1	1110	ELR_hyp
1	0	1110	SPSR_fiq
1	1	0000	SPSR_irq

R	M	M1	Mnemonic
1	1	0010	SPSR_svc
1	1	0100	SPSR_abt
1	1	0110	SPSR_und
1	1	1100	SPSR_mon
1	1	1110	SPSR_hyp

Accessed using VMRS/VMSR:

reg	Access	Mnemonic	Register
0000	RO	FPSID	FPSID
0001	RW	FPSCR	FPSCR
0101	RO	MVFR2	MVFR2
0110	RO	MVFR1	MVFR1
0111	RO	MVFR0	MVFR0
1000	RW	FPEXC	FPEXC

Registers and operations in AArch64

Accessed using AT:

op0	op1	CRn	CRm	op2	Mnemonic
01	000	0111	1000	000	AT S1E1R
01	000	0111	1000	001	AT S1E1W
01	000	0111	1000	010	AT S1E0R
01	000	0111	1000	011	AT S1E0W
01	000	0111	1001	000	AT S1E1RP
01	000	0111	1001	001	AT S1E1WP
01	100	0111	1000	000	AT S1E2R
01	100	0111	1000	001	AT S1E2W
01	100	0111	1000	100	AT S12E1R
01	100	0111	1000	101	AT S12E1W
01	100	0111	1000	110	AT S12E0R
01	100	0111	1000	111	AT S12E0W
01	110	0111	1000	000	AT S1E3R
01	110	0111	1000	001	AT S1E3W

Accessed using BRB:

op0	op1	CRn	CRm	op2	Mnemonic
01	001	0111	0010	100	BRB IALL
01	001	0111	0010	101	BRB INJ

Accessed using CFP:

op0	op1	CRn	CRm	op2	Mnemonic
01	011	0111	0011	100	CFP RCTX

Accessed using CPP:

op0	op1	CRn	CRm	op2	Mnemonic
01	011	0111	0011	111	CPP RCTX

Accessed using DC:

op0	op1	CRn	CRm	op2	Mnemonic
01	000	0111	0110	001	DC IVAC
01	000	0111	0110	010	DC ISW
01	000	0111	0110	011	DC IGVAC
01	000	0111	0110	100	DC IGSW
01	000	0111	0110	101	DC IGDVAC
01	000	0111	0110	110	DC IGDSW
01	000	0111	1010	010	DC CSW
01	000	0111	1010	100	DC CGSW
01	000	0111	1010	110	DC CGDSW
01	000	0111	1110	010	DC CISW
01	000	0111	1110	100	DC CIGSW
01	000	0111	1110	110	DC CIGDSW
01	011	0111	0100	001	DC ZVA
01	011	0111	0100	011	DC GVA
01	011	0111	0100	100	DC GZVA
01	011	0111	1010	001	DC CVAC
01	011	0111	1010	011	DC CGVAC
01	011	0111	1010	101	DC CGDVAC
01	011	0111	1011	001	DC CVAU
01	011	0111	1100	001	DC CVAP
01	011	0111	1100	011	DC CGVAP
01	011	0111	1100	101	DC CGDVAP
01	011	0111	1101	001	DC CVADP
01	011	0111	1101	011	DC CGVADP
01	011	0111	1101	101	DC CGDVADP
01	011	0111	1110	001	DC CIVAC
01	011	0111	1110	011	DC CIGVAC
01	011	0111	1110	101	DC CIGDVAC
01	100	0111	1110	000	DC CIPAE

op0	op1	CRn	CRm	op2	Mnemonic
01	100	0111	1110	111	DC CIGDPAE
01	110	0111	1110	001	DC CIPAPA
01	110	0111	1110	101	DC CIGDPAPA

Accessed using DVP:

op0	op1	CRn	CRm	op2	Mnemonic
01	011	0111	0011	101	DVP RCTX

Accessed using IC:

op0	op1	CRn	CRm	op2	Mnemonic
01	000	0111	0001	000	IC IALLUIS
01	000	0111	0101	000	IC IALLU
01	011	0111	0101	001	IC IVAU

Accessed using MRS/MSR:

op0	op1	CRn	CRm	op2	Access	Mnemonic
10	000	0000	0000	010	RW	OSDTRRX_EL1
10	000	0000	0010	000	RW	MDCCINT_EL1
10	000	0000	0010	010	RW	MDSCR_EL1
10	000	0000	0011	010	RW	OSDTRTX_EL1
10	000	0000	0100	010	RW	MDSELR_EL1
10	000	0000	0110	010	RW	OSECCR_EL1
10	000	0000	m[3:0]	100	RW	DBGBVR<m>_EL1
10	000	0000	m[3:0]	100	RW	DBGBVR<m>_EL1
10	000	0000	m[3:0]	101	RW	DBGBCR<m>_EL1
10	000	0000	m[3:0]	101	RW	DBGBCR<m>_EL1
10	000	0000	m[3:0]	110	RW	DBGWVR<m>_EL1
10	000	0000	m[3:0]	110	RW	DBGWVR<m>_EL1
10	000	0000	m[3:0]	111	RW	DBGWCR<m>_EL1
10	000	0000	m[3:0]	111	RW	DBGWCR<m>_EL1
10	000	0001	0000	000	RO	MDRAR_EL1
10	000	0001	0000	100	WO	OSLAR_EL1
10	000	0001	0001	100	RO	OSLSR_EL1
10	000	0001	0011	100	RW	OSDLR_EL1
10	000	0001	0100	100	RW	DBGPRCR_EL1
10	000	0111	1000	110	RW	DBGCLAIMSET_EL1
10	000	0111	1001	110	RW	DBGCLAIMCLR_EL1
10	000	0111	1110	110	RO	DBGAUTHSTAT_EL1

op0	op1	CRn	CRm	op2	Access	Mnemonic
10	000	1001	1101	00:m[0]	RO	SPMCGCR<m>
10	000	1001	1101	011	RW	SPMACCESSR_
10	000	1001	1101	011	RW	SPMACCESSR_
10	000	1001	1101	011	RW	SPMACCESSR_
10	000	1001	1101	011	RW	SPMACCESSR_
10	000	1001	1101	100	RO	SPMIIDR_EL1
10	000	1001	1101	101	RO	SPMDEVARCH_
10	000	1001	1101	110	RO	SPMDEVAFF_E
10	000	1001	1101	111	RO	SPMCFGR_EL1
10	000	1001	1110	001	RW	SPMINTENSET
10	000	1001	1110	010	RW	SPMINTENCLR
10	000	1110	1011	111	RO	PMCCNTSVR_E
10	000	1110	10:m[4:3]	m[2:0]	RO	PMEVCNTSVR-
10	000	1110	1100	000	RO	PMICNTSVR_E
10	001	0000	0000	001	RW	TRCTRACEIDR
10	001	0000	0000	010	RW	TRCVICTLR
10	001	0000	0000	110	RO	TRCIDR8
10	001	0000	0000	111	RW	TRCIMSPEC0
10	001	0000	0001	000	RW	TRCPRGCTLR
10	001	0000	0001	001	RW	TRCQCTLR
10	001	0000	0001	010	RW	TRCVIIECTLR
10	001	0000	0001	110	RO	TRCIDR9
10	001	0000	0010	001	RW	TRCITEEDCR
10	001	0000	0010	010	RW	TRCVISSCTLR
10	001	0000	0010	110	RO	TRCIDR10
10	001	0000	0011	000	RO	TRCSTATR
10	001	0000	0011	010	RW	TRCVIPCSSCTI
10	001	0000	0011	110	RO	TRCIDR11
10	001	0000	00:m[1:0]	100	RW	TRCSEQEVR<n
10	001	0000	00:m[1:0]	101	RW	TRCCNTRLDFV
10	001	0000	0100	000	RW	TRCCONFIGR
10	001	0000	0100	110	RO	TRCIDR12
10	001	0000	0101	110	RO	TRCIDR13
10	001	0000	0110	000	RW	TRCAUXCTLR
10	001	0000	0110	100	RW	TRCSEQRSTEV
10	001	0000	0111	100	RW	TRCSEQSTR
10	001	0000	01:m[1:0]	101	RW	TRCCNTCTLR<
10	001	0000	0:m[2:0]	111	RW	TRCIMSPEC<m
10	001	0000	1000	000	RW	TRCEVENTCTL

op0	op1	CRn	CRm	op2	Access	Mn
10	001	0000	1000	111	RO	TRCIDR0
10	001	0000	1001	000	RW	TRCEVENTCTL
10	001	0000	1001	111	RO	TRCIDR1
10	001	0000	1010	000	RW	TRCRSR
10	001	0000	1010	111	RO	TRCIDR2
10	001	0000	1011	000	RW	TRCSTALLCTL
10	001	0000	1011	111	RO	TRCIDR3
10	001	0000	10:m[1:0]	100	RW	TRCEXTINSEL
10	001	0000	10:m[1:0]	101	RW	TRCCNTVR<m>
10	001	0000	1100	000	RW	TRCTSCTLR
10	001	0000	1100	111	RO	TRCIDR4
10	001	0000	1101	000	RW	TRCSYNCPR
10	001	0000	1101	111	RO	TRCIDR5
10	001	0000	1110	000	RW	TRCCCCTLR
10	001	0000	1110	111	RO	TRCIDR6
10	001	0000	1111	000	RW	TRCBBCTLR
10	001	0000	1111	111	RO	TRCIDR7
10	001	0001	0001	100	RO	TRCOSLSR
10	001	0001	0:m[2:0]	010	RW	TRCSSCCR<m>
10	001	0001	0:m[2:0]	011	RW	TRCSSPCICR<1
10	001	0001	1:m[2:0]	010	RW	TRCSSCSR<m>
10	001	0001	m[3:0]	00:m[4]	RW	TRCRSCTLR<m
10	001	0010	m[2:0]:0	00:m[3]	RW	TRCACVR<m>
10	001	0010	m[2:0]:0	01:m[3]	RW	TRCACATR<m>
10	001	0011	0000	010	RW	TRCCIDCCTLR
10	001	0011	0001	010	RW	TRCCIDCCTLR
10	001	0011	0010	010	RW	TRCVMIDCCTL
10	001	0011	0011	010	RW	TRCVMIDCCTL
10	001	0011	m[2:0]:0	000	RW	TRCCIDCVR<m
10	001	0011	m[2:0]:0	001	RW	TRCVMIDCVR<
10	001	0111	0010	111	RO	TRCDEVID
10	001	0111	1000	110	RW	TRCCLAIMSET
10	001	0111	1001	110	RW	TRCCLAIMCLR
10	001	0111	1110	110	RO	TRCAUTHSTAT
10	001	0111	1111	110	RO	TRCDEVARCH
10	001	1000	m[3:0]	m[4]:00	RO	BRBINF<m>_E
10	001	1000	m[3:0]	m[4]:01	RO	BRBSRC<m>_E
10	001	1000	m[3:0]	m[4]:10	RO	BRBTGT<m>_E
10	001	1001	0000	000	RW	BRBCR_EL1

op0	op1	CRn	CRm	op2	Access	Mn
10	001	1001	0000	000	RW	BRBCR_EL1
10	001	1001	0000	000	RW	BRBCR_EL1
10	001	1001	0000	000	RW	BRBCR_EL1
10	001	1001	0000	001	RW	BRBFCR_EL1
10	001	1001	0000	010	RW	BRBTS_EL1
10	001	1001	0001	000	RW	BRBINFINJ_EL1
10	001	1001	0001	001	RW	BRBSRCINJ_EL1
10	001	1001	0001	010	RW	BRBTGTINJ_EL1
10	001	1001	0010	000	RO	BRBIDRO_EL1
10	011	0000	0001	000	RO	MDCCSR_EL0
10	011	0000	0100	000	RW	DBGDTR_EL0
10	011	0000	0101	000	RO	DBGDTRRX_EL0
10	011	0000	0101	000	WO	DBGDTRTX_EL0
10	011	1001	1100	000	RW	SPMCR_EL0
10	011	1001	1100	001	RW	SPMCNTENSEL_EL0
10	011	1001	1100	010	RW	SPMCNTENCL_EL0
10	011	1001	1100	011	RW	SPMOVSLR_EL0
10	011	1001	1100	101	RW	SPMSELR_EL0
10	011	1001	1110	011	RW	SPMOVSSSET_EL0
10	011	1110	000:m[3]	m[2:0]	RW	SPMEVCNTR<3>_EL1
10	011	1110	001:m[3]	m[2:0]	RW	SPMEVTYPER<3>_EL1
10	011	1110	010:m[3]	m[2:0]	RW	SPMEVFILTR<3>_EL1
10	011	1110	011:m[3]	m[2:0]	RW	SPMEVFILT2R<3>_EL1
10	100	0000	0111	000	RW	DBGVCR32_EL1
10	100	1001	0000	000	RW	BRBCR_EL2
10	100	1001	1101	011	RW	SPMACCESSR_EL1
10	101	1001	0000	000	RW	BRBCR_EL12
10	101	1001	1101	011	RW	SPMACCESSR_EL1
10	110	1001	1101	011	RW	SPMACCESSR_EL1
10	110	1001	1110	111	RW	SPMROOTCR_EL1
10	111	1001	1110	111	RW	SPMSCR_EL1
11	000	0000	0000	000	RO	MIDR_EL1
11	000	0000	0000	000	RO	MIDR_EL1
11	000	0000	0000	000	RO	MIDR_EL1
11	000	0000	0000	000	RO	MIDR_EL1
11	000	0000	0000	101	RO	MPIDR_EL1
11	000	0000	0000	101	RO	MPIDR_EL1
11	000	0000	0000	101	RO	MPIDR_EL1
11	000	0000	0000	101	RO	MPIDR_EL1

op0	op1	CRn	CRm	op2	Access	Mn
11	000	0000	0000	110	RO	REVIDR_EL1
11	000	0000	0001	000	RO	ID_PFR0_EL1
11	000	0000	0001	001	RO	ID_PFR1_EL1
11	000	0000	0001	010	RO	ID_DFR0_EL1
11	000	0000	0001	011	RO	ID_AFR0_EL1
11	000	0000	0001	100	RO	ID_MMFR0_EL1
11	000	0000	0001	101	RO	ID_MMFR1_EL1
11	000	0000	0001	110	RO	ID_MMFR2_EL1
11	000	0000	0001	111	RO	ID_MMFR3_EL1
11	000	0000	0010	000	RO	ID_ISAR0_EL1
11	000	0000	0010	001	RO	ID_ISAR1_EL1
11	000	0000	0010	010	RO	ID_ISAR2_EL1
11	000	0000	0010	011	RO	ID_ISAR3_EL1
11	000	0000	0010	100	RO	ID_ISAR4_EL1
11	000	0000	0010	101	RO	ID_ISAR5_EL1
11	000	0000	0010	110	RO	ID_MMFR4_EL1
11	000	0000	0010	111	RO	ID_ISAR6_EL1
11	000	0000	0011	000	RO	MVFR0_EL1
11	000	0000	0011	001	RO	MVFR1_EL1
11	000	0000	0011	010	RO	MVFR2_EL1
11	000	0000	0011	100	RO	ID_PFR2_EL1
11	000	0000	0011	101	RO	ID_DFR1_EL1
11	000	0000	0011	110	RO	ID_MMFR5_EL1
11	000	0000	0100	000	RO	ID_AA64PFR0_EL1
11	000	0000	0100	001	RO	ID_AA64PFR1_EL1
11	000	0000	0100	010	RO	ID_AA64PFR2_EL1
11	000	0000	0100	100	RO	ID_AA64ZFR0_EL1
11	000	0000	0100	101	RO	ID_AA64SMFR0_EL1
11	000	0000	0101	000	RO	ID_AA64DFR0_EL1
11	000	0000	0101	001	RO	ID_AA64DFR1_EL1
11	000	0000	0101	100	RO	ID_AA64AFR0_EL1
11	000	0000	0101	101	RO	ID_AA64AFR1_EL1
11	000	0000	0110	000	RO	ID_AA64ISAR0_EL1
11	000	0000	0110	001	RO	ID_AA64ISAR1_EL1
11	000	0000	0110	010	RO	ID_AA64ISAR2_EL1
11	000	0000	0111	000	RO	ID_AA64MMFR0_EL1
11	000	0000	0111	001	RO	ID_AA64MMFR1_EL1
11	000	0000	0111	010	RO	ID_AA64MMFR2_EL1
11	000	0000	0111	011	RO	ID_AA64MMFR3_EL1

op0	op1	CRn	CRm	op2	Access	Mn
11	000	0000	0111	100	RO	ID_AA64MMFR
11	000	0001	0000	000	RW	SCTLR_EL1
11	000	0001	0000	000	RW	SCTLR_EL1
11	000	0001	0000	000	RW	SCTLR_EL1
11	000	0001	0000	000	RW	SCTLR_EL1
11	000	0001	0000	001	RW	ACTLR_EL1
11	000	0001	0000	010	RW	CPACR_EL1
11	000	0001	0000	010	RW	CPACR_EL1
11	000	0001	0000	010	RW	CPACR_EL1
11	000	0001	0000	010	RW	CPACR_EL1
11	000	0001	0000	011	RW	SCTLR2_EL1
11	000	0001	0000	011	RW	SCTLR2_EL1
11	000	0001	0000	011	RW	SCTLR2_EL1
11	000	0001	0000	011	RW	SCTLR2_EL1
11	000	0001	0000	101	RW	RGSR_EL1
11	000	0001	0000	110	RW	GCR_EL1
11	000	0001	0010	000	RW	ZCR_EL1
11	000	0001	0010	000	RW	ZCR_EL1
11	000	0001	0010	000	RW	ZCR_EL1
11	000	0001	0010	000	RW	ZCR_EL1
11	000	0001	0010	001	RW	TRFCR_EL1
11	000	0001	0010	001	RW	TRFCR_EL1
11	000	0001	0010	001	RW	TRFCR_EL1
11	000	0001	0010	001	RW	TRFCR_EL1
11	000	0001	0010	011	RW	TRCITECR_EL1
11	000	0001	0010	011	RW	TRCITECR_EL1
11	000	0001	0010	011	RW	TRCITECR_EL1
11	000	0001	0010	011	RW	TRCITECR_EL1
11	000	0001	0010	100	RW	SMPRI_EL1
11	000	0001	0010	110	RW	SMCR_EL1
11	000	0001	0010	110	RW	SMCR_EL1
11	000	0001	0010	110	RW	SMCR_EL1
11	000	0001	0010	110	RW	SMCR_EL1
11	000	0010	0000	000	RW	TTBR0_EL1
11	000	0010	0000	000	RW	TTBR0_EL1
11	000	0010	0000	000	RW	TTBR0_EL1
11	000	0010	0000	000	RW	TTBR0_EL1
11	000	0010	0000	001	RW	TTBR1_EL1
11	000	0010	0000	001	RW	TTBR1_EL1

op0	op1	CRn	CRm	op2	Access	Mn
11	000	0010	0000	001	RW	TTBR1_EL1
11	000	0010	0000	001	RW	TTBR1_EL1
11	000	0010	0000	010	RW	TCR_EL1
11	000	0010	0000	010	RW	TCR_EL1
11	000	0010	0000	010	RW	TCR_EL1
11	000	0010	0000	010	RW	TCR_EL1
11	000	0010	0000	011	RW	TCR2_EL1
11	000	0010	0000	011	RW	TCR2_EL1
11	000	0010	0000	011	RW	TCR2_EL1
11	000	0010	0000	011	RW	TCR2_EL1
11	000	0010	0001	000	RW	APIAKeyLo_EL1
11	000	0010	0001	001	RW	APIAKeyHi_EL1
11	000	0010	0001	010	RW	APIBKeyLo_EL1
11	000	0010	0001	011	RW	APIBKeyHi_EL1
11	000	0010	0010	000	RW	APDAKeyLo_EL1
11	000	0010	0010	001	RW	APDAKeyHi_EL1
11	000	0010	0010	010	RW	APDBKeyLo_EL1
11	000	0010	0010	011	RW	APDBKeyHi_EL1
11	000	0010	0011	000	RW	APGAKeyLo_EL1
11	000	0010	0011	001	RW	APGAKeyHi_EL1
11	000	0010	0101	000	RW	GCSCR_EL1
11	000	0010	0101	000	RW	GCSCR_EL1
11	000	0010	0101	000	RW	GCSCR_EL1
11	000	0010	0101	000	RW	GCSCR_EL1
11	000	0010	0101	001	RW	GCSPR_EL1
11	000	0010	0101	001	RW	GCSPR_EL1
11	000	0010	0101	001	RW	GCSPR_EL1
11	000	0010	0101	001	RW	GCSPR_EL1
11	000	0010	0101	010	RW	GCSCRE0_EL1
11	000	0100	0000	000	RW	SPSR_EL1
11	000	0100	0000	000	RW	SPSR_EL1
11	000	0100	0000	000	RW	SPSR_EL1
11	000	0100	0000	000	RW	SPSR_EL1
11	000	0100	0000	001	RW	ELR_EL1
11	000	0100	0000	001	RW	ELR_EL1
11	000	0100	0000	001	RW	ELR_EL1
11	000	0100	0000	001	RW	ELR_EL1
11	000	0100	0001	000	RW	SP_EL0
11	000	0100	0010	000	-	SPSel

op0	op1	CRn	CRm	op2	Access	Mn
11	000	0100	0010	010	-	CurrentEL
11	000	0100	0010	011	-	PAN
11	000	0100	0010	100	-	UAO
11	000	0100	0011	000	-	ALLINT
11	000	0100	0011	001	-	PM
11	000	0100	0110	000	RW	ICC_PMR_EL1
11	000	0100	0110	000	RW	ICC_PMR_EL1
11	000	0100	0110	000	RW	ICC_PMR_EL1
11	000	0100	0110	000	RW	ICC_PMR_EL1
11	000	0101	0001	000	RW	AFSR0_EL1
11	000	0101	0001	000	RW	AFSR0_EL1
11	000	0101	0001	000	RW	AFSR0_EL1
11	000	0101	0001	000	RW	AFSR0_EL1
11	000	0101	0001	001	RW	AFSR1_EL1
11	000	0101	0001	001	RW	AFSR1_EL1
11	000	0101	0001	001	RW	AFSR1_EL1
11	000	0101	0001	001	RW	AFSR1_EL1
11	000	0101	0010	000	RW	ESR_EL1
11	000	0101	0010	000	RW	ESR_EL1
11	000	0101	0010	000	RW	ESR_EL1
11	000	0101	0010	000	RW	ESR_EL1
11	000	0101	0011	000	RO	ERRIDR_EL1
11	000	0101	0011	001	RW	ERRSELR_EL1
11	000	0101	0011	010	RO	ERXGSR_EL1
11	000	0101	0100	000	RO	ERXFR_EL1
11	000	0101	0100	001	RW	ERXCTLR_EL1
11	000	0101	0100	010	RW	ERXSTATUS_EL1
11	000	0101	0100	011	RW	ERXADDR_EL1
11	000	0101	0100	100	RO	ERXPFGF_EL1
11	000	0101	0100	101	RW	ERXPFGCTL_EL1
11	000	0101	0100	110	RW	ERXPFGCDN_EL1
11	000	0101	0101	000	RW	ERXMISC0_EL1
11	000	0101	0101	001	RW	ERXMISC1_EL1
11	000	0101	0101	010	RW	ERXMISC2_EL1
11	000	0101	0101	011	RW	ERXMISC3_EL1
11	000	0101	0110	000	RW	TFSR_EL1
11	000	0101	0110	000	RW	TFSR_EL1
11	000	0101	0110	000	RW	TFSR_EL1
11	000	0101	0110	000	RW	TFSR_EL1

op0	op1	CRn	CRm	op2	Access	Mn
11	000	0101	0110	001	RW	TFSRE0_EL1
11	000	0110	0000	000	RW	FAR_EL1
11	000	0110	0000	000	RW	FAR_EL1
11	000	0110	0000	000	RW	FAR_EL1
11	000	0110	0000	000	RW	FAR_EL1
11	000	0110	0000	101	RW	PFAR_EL1
11	000	0110	0000	101	RW	PFAR_EL1
11	000	0111	0100	000	RW	PAR_EL1
11	000	1001	1001	000	RW	PMSCR_EL1
11	000	1001	1001	000	RW	PMSCR_EL1
11	000	1001	1001	000	RW	PMSCR_EL1
11	000	1001	1001	000	RW	PMSCR_EL1
11	000	1001	1001	001	RW	PMSNEVFR_EL1
11	000	1001	1001	010	RW	PMSICR_EL1
11	000	1001	1001	011	RW	PMSIRR_EL1
11	000	1001	1001	100	RW	PMSFCR_EL1
11	000	1001	1001	101	RW	PMSEVFR_EL1
11	000	1001	1001	110	RW	PMSLATFR_EL1
11	000	1001	1001	111	RO	PMSIDR_EL1
11	000	1001	1010	000	RW	PMBLIMITR_EL1
11	000	1001	1010	001	RW	PMBPTR_EL1
11	000	1001	1010	011	RW	PMBSR_EL1
11	000	1001	1010	100	RW	PMSDSFR_EL1
11	000	1001	1010	111	RO	PMBIDR_EL1
11	000	1001	1011	000	RW	TRBLIMITR_EL1
11	000	1001	1011	001	RW	TRBPTR_EL1
11	000	1001	1011	010	RW	TRBBASER_EL1
11	000	1001	1011	011	RW	TRBSR_EL1
11	000	1001	1011	100	RW	TRBMAR_EL1
11	000	1001	1011	101	RW	TRBMPAM_EL1
11	000	1001	1011	110	RW	TRBTRG_EL1
11	000	1001	1011	111	RO	TRBIDR_EL1
11	000	1001	1101	011	RW	PMSSCR_EL1
11	000	1001	1110	001	RW	PMINTENSET_EL1
11	000	1001	1110	010	RW	PMINTENCLR_EL1
11	000	1001	1110	100	RW	PMUACR_EL1
11	000	1001	1110	101	RW	PMECR_EL1
11	000	1001	1110	110	RO	PMMIR_EL1
11	000	1001	1110	111	RW	PMIAR_EL1

op0	op1	CRn	CRm	op2	Access	Mn
11	000	1010	0010	000	RW	MAIR_EL1
11	000	1010	0010	000	RW	MAIR_EL1
11	000	1010	0010	000	RW	MAIR_EL1
11	000	1010	0010	000	RW	MAIR_EL1
11	000	1010	0010	001	RW	MAIR2_EL1
11	000	1010	0010	001	RW	MAIR2_EL1
11	000	1010	0010	001	RW	MAIR2_EL1
11	000	1010	0010	001	RW	MAIR2_EL1
11	000	1010	0010	010	RW	PIRE0_EL1
11	000	1010	0010	010	RW	PIRE0_EL1
11	000	1010	0010	010	RW	PIRE0_EL1
11	000	1010	0010	010	RW	PIRE0_EL1
11	000	1010	0010	011	RW	PIR_EL1
11	000	1010	0010	011	RW	PIR_EL1
11	000	1010	0010	011	RW	PIR_EL1
11	000	1010	0010	011	RW	PIR_EL1
11	000	1010	0010	100	RW	POR_EL1
11	000	1010	0010	100	RW	POR_EL1
11	000	1010	0010	100	RW	POR_EL1
11	000	1010	0010	100	RW	POR_EL1
11	000	1010	0010	101	RW	S2POR_EL1
11	000	1010	0011	000	RW	AMAIR_EL1
11	000	1010	0011	000	RW	AMAIR_EL1
11	000	1010	0011	000	RW	AMAIR_EL1
11	000	1010	0011	000	RW	AMAIR_EL1
11	000	1010	0011	001	RW	AMAIR2_EL1
11	000	1010	0011	001	RW	AMAIR2_EL1
11	000	1010	0011	001	RW	AMAIR2_EL1
11	000	1010	0011	001	RW	AMAIR2_EL1
11	000	1010	0100	000	RW	LORSA_EL1
11	000	1010	0100	001	RW	LOREA_EL1
11	000	1010	0100	010	RW	LORN_EL1
11	000	1010	0100	011	RW	LORC_EL1
11	000	1010	0100	100	RO	MPAMIDR_EL1
11	000	1010	0101	000	RW	MPAM1_EL1
11	000	1010	0101	000	RW	MPAM1_EL1
11	000	1010	0101	000	RW	MPAM1_EL1
11	000	1010	0101	000	RW	MPAM1_EL1

[illegible]

op0	op1	CRn	CRm	op2	Access	Mn
11	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
11	000	1100	1001	0:m[1:0]	RW	ICC_AP1R<m>
11	000	1100	1001	101	RO	ICC_NMIAR1_EL1
11	000	1100	1001	101	RO	ICC_NMIAR1_EL1
11	000	1100	1001	101	RO	ICC_NMIAR1_EL1
11	000	1100	1001	101	RO	ICC_NMIAR1_EL1
11	000	1100	1011	001	WO	ICC_DIR_EL1
11	000	1100	1011	001	WO	ICC_DIR_EL1
11	000	1100	1011	001	WO	ICC_DIR_EL1
11	000	1100	1011	001	WO	ICC_DIR_EL1
11	000	1100	1011	011	RO	ICC_RPR_EL1
11	000	1100	1011	011	RO	ICC_RPR_EL1
11	000	1100	1011	011	RO	ICC_RPR_EL1
11	000	1100	1011	011	RO	ICC_RPR_EL1
11	000	1100	1011	101	WO	ICC_SGI1R_EL1
11	000	1100	1011	110	WO	ICC_ASGI1R_EL1
11	000	1100	1011	111	WO	ICC_SGI0R_EL1
11	000	1100	1100	000	RO	ICC_IAR1_EL1
11	000	1100	1100	000	RO	ICC_IAR1_EL1
11	000	1100	1100	000	RO	ICC_IAR1_EL1
11	000	1100	1100	000	RO	ICC_IAR1_EL1
11	000	1100	1100	001	WO	ICC_EOIR1_EL1
11	000	1100	1100	001	WO	ICC_EOIR1_EL1
11	000	1100	1100	001	WO	ICC_EOIR1_EL1
11	000	1100	1100	001	WO	ICC_EOIR1_EL1
11	000	1100	1100	010	RO	ICC_HPPIR1_EL1
11	000	1100	1100	010	RO	ICC_HPPIR1_EL1
11	000	1100	1100	010	RO	ICC_HPPIR1_EL1
11	000	1100	1100	010	RO	ICC_HPPIR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	011	RW	ICC_BPR1_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1

op0	op1	CRn	CRm	op2	Access	Mnemonic
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	100	RW	ICC_CTLR_EL1
11	000	1100	1100	101	RW	ICC_SRE_EL1
11	000	1100	1100	101	RW	ICC_SRE_EL1
11	000	1100	1100	101	RW	ICC_SRE_EL1
11	000	1100	1100	110	RW	ICC_IGRPEN0
11	000	1100	1100	110	RW	ICC_IGRPEN0
11	000	1100	1100	110	RW	ICC_IGRPEN0
11	000	1100	1100	110	RW	ICC_IGRPEN0
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1100	1100	111	RW	ICC_IGRPEN1
11	000	1101	0000	001	RW	CONTEXTIDR_EL1
11	000	1101	0000	001	RW	CONTEXTIDR_EL1
11	000	1101	0000	001	RW	CONTEXTIDR_EL1
11	000	1101	0000	001	RW	CONTEXTIDR_EL1
11	000	1101	0000	011	RW	RCWSMASK_EL1
11	000	1101	0000	100	RW	TPIDR_EL1
11	000	1101	0000	101	RW	ACCDATA_EL1
11	000	1101	0000	110	RW	RCWMASK_EL1
11	000	1101	0000	111	RW	SCXTNUM_EL1
11	000	1101	0000	111	RW	SCXTNUM_EL1
11	000	1101	0000	111	RW	SCXTNUM_EL1
11	000	1101	0000	111	RW	SCXTNUM_EL1
11	000	1110	0001	000	RW	CNTKCTL_EL1
11	000	1110	0001	000	RW	CNTKCTL_EL1
11	000	1110	0001	000	RW	CNTKCTL_EL1
11	000	1110	0001	000	RW	CNTKCTL_EL1
11	001	0000	0000	000	RO	CCSIDR_EL1
11	001	0000	0000	001	RO	CLIDR_EL1

op0	op1	CRn	CRm	op2	Access	Mnemonic
11	001	0000	0000	010	RO	CCSIDR2_EL1
11	001	0000	0000	100	RO	GMID_EL1
11	001	0000	0000	110	RO	SMIDR_EL1
11	001	0000	0000	111	RO	AIDR_EL1
11	010	0000	0000	000	RW	CSSELR_EL1
11	011	0000	0000	001	RO	CTR_ELO
11	011	0000	0000	111	RO	DCZID_ELO
11	011	0010	0100	000	RO	RNDR
11	011	0010	0100	001	RO	RNDRRS
11	011	0010	0101	001	RW	GCSPR_ELO
11	011	0100	0010	000	-	NZCV
11	011	0100	0010	001	-	DAIF
11	011	0100	0010	010	-	SVCR
11	011	0100	0010	101	-	DIT
11	011	0100	0010	110	-	SSBS
11	011	0100	0010	111	-	TCO
11	011	0100	0100	000	RW	FPCR
11	011	0100	0100	001	RW	FPSR
11	011	0100	0101	000	RW	DSPSR_ELO
11	011	0100	0101	001	RW	DLR_ELO
11	011	1001	0100	000	RW	PMICNTR_ELO
11	011	1001	0110	000	RW	PMICFILTR_EL1
11	011	1001	1100	000	RW	PMCR_ELO
11	011	1001	1100	001	RW	PMCNTENSET_EL1
11	011	1001	1100	010	RW	PMCNTENCLR_EL1
11	011	1001	1100	011	RW	PMOVSCLR_EL1
11	011	1001	1100	100	WO	PMSWINC_ELO
11	011	1001	1100	101	RW	PMSELR_ELO
11	011	1001	1100	110	RO	PMCEID0_ELO
11	011	1001	1100	111	RO	PMCEID1_ELO
11	011	1001	1101	000	RW	PMCCNTR_ELO
11	011	1001	1101	001	RW	PMXEVTYPER_EL1
11	011	1001	1101	001	RW	PMXEVTYPER_EL1
11	011	1001	1101	010	RW	PMXEVCNTR_EL1
11	011	1001	1101	100	WO	PMZR_ELO
11	011	1001	1110	000	RW	PMUSERENR_EL1
11	011	1001	1110	011	RW	PMOVSSET_EL1
11	011	1010	0010	100	RW	POR_ELO
11	011	1101	0000	010	RW	TPIDR_ELO

op0	op1	CRn	CRm	op2	Access	Mn
11	011	1101	0000	011	RW	TPIDRRO_ELO
11	011	1101	0000	101	RW	TPIDR2_ELO
11	011	1101	0000	111	RW	SCXTNUM_ELO
11	011	1101	0010	000	RW	AMCR_ELO
11	011	1101	0010	001	RO	AMCFGR_ELO
11	011	1101	0010	010	RO	AMCGCR_ELO
11	011	1101	0010	011	RW	AMUSERENR_ELO
11	011	1101	0010	100	RW	AMCNTENCLR_ELO
11	011	1101	0010	101	RW	AMCNTENSET_ELO
11	011	1101	0010	110	RO	AMCG1IDR_ELO
11	011	1101	0011	000	RW	AMCNTENCLR_ELO
11	011	1101	0011	001	RW	AMCNTENSET_ELO
11	011	1101	010:m[3]	m[2:0]	RW	AMEVCNTR0<3>_ELO
11	011	1101	011:m[3]	m[2:0]	RO	AMEVTYPE0<3>_ELO
11	011	1101	110:m[3]	m[2:0]	RW	AMEVCNTR1<3>_ELO
11	011	1101	111:m[3]	m[2:0]	RW	AMEVTYPE1<3>_ELO
11	011	1110	0000	000	RW	CNTFRQ_ELO
11	011	1110	0000	001	-	CNTPCT_ELO
11	011	1110	0000	010	-	CNTVCT_ELO
11	011	1110	0000	101	-	CNTPCTSS_ELO
11	011	1110	0000	110	-	CNTVCTSS_ELO
11	011	1110	0010	000	-	CNTP_TVAL_ELO
11	011	1110	0010	000	-	CNTP_TVAL_ELO
11	011	1110	0010	000	-	CNTP_TVAL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	001	RW	CNTP_CTL_ELO
11	011	1110	0010	010	RW	CNTP_CVAL_ELO
11	011	1110	0010	010	RW	CNTP_CVAL_ELO
11	011	1110	0010	010	RW	CNTP_CVAL_ELO
11	011	1110	0010	010	RW	CNTP_CVAL_ELO
11	011	1110	0010	010	RW	CNTP_CVAL_ELO

op0	op1	CRn	CRm	op2	Access	Mn
11	011	1110	0010	010	RW	CNTP_CVAL_EL1
11	011	1110	0010	010	RW	CNTP_CVAL_EL1
11	011	1110	0010	010	RW	CNTP_CVAL_EL1
11	011	1110	0011	000	-	CNTV_TVAL_EL1
11	011	1110	0011	000	-	CNTV_TVAL_EL1
11	011	1110	0011	000	-	CNTV_TVAL_EL1
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	001	RW	CNTV_CTL_EL0
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	0011	010	RW	CNTV_CVAL_EL1
11	011	1110	10:m[4:3]	m[2:0]	RW	PMEVCNTR<m
11	011	1110	1111	111	RW	PMCCFILTR_EL1
11	011	1110	11:m[4:3]	m[2:0]	RW	PMEVTYPEPER<n
11	100	0000	0000	000	RO	VPIDR_EL2
11	100	0000	0000	000	RW	VPIDR_EL2
11	100	0000	0000	101	RO	VMPIDR_EL2
11	100	0000	0000	101	RW	VMPIDR_EL2
11	100	0001	0000	000	RW	SCTLR_EL2
11	100	0001	0000	001	RW	ACTLR_EL2
11	100	0001	0000	011	RW	SCTLR2_EL2
11	100	0001	0001	000	RW	HCR_EL2
11	100	0001	0001	001	RW	MDCR_EL2
11	100	0001	0001	010	RW	CPTR_EL2
11	100	0001	0001	011	RW	HSTR_EL2
11	100	0001	0001	100	RW	HFGRTR_EL2

op0	op1	CRn	CRm	op2	Access	Mn
11	100	0001	0001	101	RW	HFGWTR_EL2
11	100	0001	0001	110	RW	HFGITR_EL2
11	100	0001	0001	111	RW	HACR_EL2
11	100	0001	0010	000	RW	ZCR_EL2
11	100	0001	0010	001	RW	TRFCR_EL2
11	100	0001	0010	010	RW	HCRX_EL2
11	100	0001	0010	011	RW	TRCITECR_EL2
11	100	0001	0010	101	RW	SMPRIMAP_EL2
11	100	0001	0010	110	RW	SMCR_EL2
11	100	0001	0011	001	RW	SDER32_EL2
11	100	0010	0000	000	RW	TTBR0_EL2
11	100	0010	0000	001	RW	TTBR1_EL2
11	100	0010	0000	010	RW	TCR_EL2
11	100	0010	0000	011	RW	TCR2_EL2
11	100	0010	0001	000	RW	VTTBR_EL2
11	100	0010	0001	010	RW	VTCR_EL2
11	100	0010	0010	000	RW	VNCR_EL2
11	100	0010	0101	000	RW	GCSCR_EL2
11	100	0010	0101	001	RW	GCSPR_EL2
11	100	0010	0110	000	RW	VSTTBR_EL2
11	100	0010	0110	010	RW	VSTCR_EL2
11	100	0011	0000	000	RW	DACR32_EL2
11	100	0011	0001	000	RW	HDFGRTR2_EL2
11	100	0011	0001	001	RW	HDFGWTR2_EL2
11	100	0011	0001	010	RW	HFGRTR2_EL2
11	100	0011	0001	011	RW	HFGWTR2_EL2
11	100	0011	0001	100	RW	HDFGRTR_EL2
11	100	0011	0001	101	RW	HDFGWTR_EL2
11	100	0011	0001	110	RW	HAFGRTR_EL2
11	100	0011	0001	111	RW	HFGITR2_EL2
11	100	0100	0000	000	RW	SPSR_EL2
11	100	0100	0000	000	RW	SPSR_EL2
11	100	0100	0000	000	RW	SPSR_EL2
11	100	0100	0000	000	RW	SPSR_EL2
11	100	0100	0000	001	RW	ELR_EL2
11	100	0100	0000	001	RW	ELR_EL2
11	100	0100	0000	001	RW	ELR_EL2
11	100	0100	0000	001	RW	ELR_EL2
11	100	0100	0001	000	RW	SP_EL1

op0	op1	CRn	CRm	op2	Access	Mnemonic
11	100	0100	0011	000	RW	SPSR_irq
11	100	0100	0011	001	RW	SPSR_abt
11	100	0100	0011	010	RW	SPSR_und
11	100	0100	0011	011	RW	SPSR_fiq
11	100	0101	0000	001	RW	IFSR32_EL2
11	100	0101	0001	000	RW	AFSR0_EL2
11	100	0101	0001	001	RW	AFSR1_EL2
11	100	0101	0010	000	RW	ESR_EL2
11	100	0101	0010	000	RW	ESR_EL2
11	100	0101	0010	000	RW	ESR_EL2
11	100	0101	0010	000	RW	ESR_EL2
11	100	0101	0010	011	RW	VSESR_EL2
11	100	0101	0011	000	RW	FPEXC32_EL2
11	100	0101	0110	000	RW	TFSR_EL2
11	100	0101	0110	000	RW	TFSR_EL2
11	100	0101	0110	000	RW	TFSR_EL2
11	100	0101	0110	000	RW	TFSR_EL2
11	100	0110	0000	000	RW	FAR_EL2
11	100	0110	0000	000	RW	FAR_EL2
11	100	0110	0000	000	RW	FAR_EL2
11	100	0110	0000	000	RW	FAR_EL2
11	100	0110	0000	100	RW	HPFAR_EL2
11	100	0110	0000	101	RW	PFAR_EL2
11	100	1001	1001	000	RW	PMSCR_EL2
11	100	1010	0001	001	RW	MAIR2_EL2
11	100	1010	0010	000	RW	MAIR_EL2
11	100	1010	0010	010	RW	PIRE0_EL2
11	100	1010	0010	011	RW	PIR_EL2
11	100	1010	0010	100	RW	POR_EL2
11	100	1010	0010	101	RW	S2PIR_EL2
11	100	1010	0011	000	RW	AMAIR_EL2
11	100	1010	0011	001	RW	AMAIR2_EL2
11	100	1010	0100	000	RW	MPAMHCR_EL2
11	100	1010	0100	001	RW	MPAMVPMV_EL2
11	100	1010	0101	000	RW	MPAM2_EL2
11	100	1010	0110	000	RW	MPAMVPM0_EL2
11	100	1010	0110	001	RW	MPAMVPM1_EL2
11	100	1010	0110	010	RW	MPAMVPM2_EL2
11	100	1010	0110	011	RW	MPAMVPM3_EL2

op0	op1	CRn	CRm	op2	Access	Mn
11	100	1010	0110	100	RW	MPAMVPM4_EL2
11	100	1010	0110	101	RW	MPAMVPM5_EL2
11	100	1010	0110	110	RW	MPAMVPM6_EL2
11	100	1010	0110	111	RW	MPAMVPM7_EL2
11	100	1010	1000	000	RW	MECID_P0_EL2
11	100	1010	1000	001	RW	MECID_A0_EL2
11	100	1010	1000	010	RW	MECID_P1_EL2
11	100	1010	1000	011	RW	MECID_A1_EL2
11	100	1010	1000	111	RO	MECIDR_EL2
11	100	1010	1001	000	RW	VMECID_P_EL2
11	100	1010	1001	001	RW	VMECID_A_EL2
11	100	1100	0000	000	RW	VBAR_EL2
11	100	1100	0000	001	RO	RVBAR_EL2
11	100	1100	0000	010	RW	RMR_EL2
11	100	1100	0001	001	RW	VDISR_EL2
11	100	1100	1000	0:m[1:0]	RW	ICH_AP0R<m>
11	100	1100	1001	0:m[1:0]	RW	ICH_AP1R<m>
11	100	1100	1001	101	RW	ICC_SRE_EL2
11	100	1100	1011	000	RW	ICH_HCR_EL2
11	100	1100	1011	001	RO	ICH_VTR_EL2
11	100	1100	1011	010	RO	ICH_MISR_EL2
11	100	1100	1011	011	RO	ICH_EISR_EL2
11	100	1100	1011	101	RO	ICH_ELRSR_EL2
11	100	1100	1011	111	RW	ICH_VMCR_EL2
11	100	1100	110:m[3]	m[2:0]	RW	ICH_LR<m>_EL2
11	100	1101	0000	001	RW	CONTEXTIDR_EL2
11	100	1101	0000	010	RW	TPIDR_EL2
11	100	1101	0000	111	RW	SCXTNUM_EL2
11	100	1101	100:m[3]	m[2:0]	RW	AMEVCNTVOFF_EL2
11	100	1101	101:m[3]	m[2:0]	RW	AMEVCNTVOFF_EL2
11	100	1110	0000	011	RW	CNTVOFF_EL2
11	100	1110	0000	110	RW	CNTPOFF_EL2
11	100	1110	0001	000	RW	CNTHCTL_EL2
11	100	1110	0010	000	-	CNTHP_TVAL_EL2
11	100	1110	0010	001	RW	CNTHP_CTL_EL2
11	100	1110	0010	010	RW	CNTHP_CVAL_EL2
11	100	1110	0011	000	-	CNTHV_TVAL_EL2
11	100	1110	0011	001	RW	CNTHV_CTL_EL2
11	100	1110	0011	010	RW	CNTHV_CVAL_EL2

op0	op1	CRn	CRm	op2	Access	Mnemonic
11	100	1110	0100	000	-	CNTHVS_TVAL
11	100	1110	0100	001	RW	CNTHVS_CTL1
11	100	1110	0100	010	RW	CNTHVS_CVAL
11	100	1110	0101	000	-	CNTHPS_TVAL
11	100	1110	0101	001	RW	CNTHPS_CTL1
11	100	1110	0101	010	RW	CNTHPS_CVAL
11	101	0001	0000	000	RW	SCTLR_EL12
11	101	0001	0000	010	RW	CPACR_EL12
11	101	0001	0000	011	RW	SCTLR2_EL12
11	101	0001	0010	000	RW	ZCR_EL12
11	101	0001	0010	001	RW	TRFCR_EL12
11	101	0001	0010	011	RW	TRCITECR_EL12
11	101	0001	0010	110	RW	SMCR_EL12
11	101	0010	0000	000	RW	TTBR0_EL12
11	101	0010	0000	001	RW	TTBR1_EL12
11	101	0010	0000	010	RW	TCR_EL12
11	101	0010	0000	011	RW	TCR2_EL12
11	101	0010	0101	000	RW	GCSCR_EL12
11	101	0010	0101	001	RW	GCSPR_EL12
11	101	0100	0000	000	RW	SPSR_EL12
11	101	0100	0000	001	RW	ELR_EL12
11	101	0101	0001	000	RW	AFSR0_EL12
11	101	0101	0001	001	RW	AFSR1_EL12
11	101	0101	0010	000	RW	ESR_EL12
11	101	0101	0110	000	RW	TFSR_EL12
11	101	0110	0000	000	RW	FAR_EL12
11	101	0110	0000	101	RW	PFAR_EL12
11	101	1001	1001	000	RW	PMSCR_EL12
11	101	1010	0010	000	RW	MAIR_EL12
11	101	1010	0010	001	RW	MAIR2_EL12
11	101	1010	0010	010	RW	PIRE0_EL12
11	101	1010	0010	011	RW	PIR_EL12
11	101	1010	0010	100	RW	POR_EL12
11	101	1010	0011	000	RW	AMAIR_EL12
11	101	1010	0011	001	RW	AMAIR2_EL12
11	101	1010	0101	000	RW	MPAM1_EL12
11	101	1100	0000	000	RW	VBAR_EL12
11	101	1101	0000	001	RW	CONTEXTIDR_EL12
11	101	1101	0000	111	RW	SCXTNUM_EL12

op0	op1	CRn	CRm	op2	Access	Mn
11	101	1110	0001	000	RW	CNTKCTL_EL12
11	101	1110	0010	000	-	CNTP_TVAL_EL12
11	101	1110	0010	001	RW	CNTP_CTL_EL0
11	101	1110	0010	010	RW	CNTP_CVAL_EL0
11	101	1110	0011	000	-	CNTV_TVAL_EL12
11	101	1110	0011	001	RW	CNTV_CTL_EL0
11	101	1110	0011	010	RW	CNTV_CVAL_EL0
11	110	0001	0000	000	RW	SCTLR_EL3
11	110	0001	0000	001	RW	ACTLR_EL3
11	110	0001	0000	011	RW	SCTLR2_EL3
11	110	0001	0001	000	RW	SCR_EL3
11	110	0001	0001	001	RW	SDER32_EL3
11	110	0001	0001	010	RW	CPTR_EL3
11	110	0001	0010	000	RW	ZCR_EL3
11	110	0001	0010	110	RW	SMCR_EL3
11	110	0001	0011	001	RW	MDCR_EL3
11	110	0010	0000	000	RW	TTBR0_EL3
11	110	0010	0000	010	RW	TCR_EL3
11	110	0010	0001	100	RW	GPTBR_EL3
11	110	0010	0001	110	RW	GPCCR_EL3
11	110	0010	0101	000	RW	GCSCR_EL3
11	110	0010	0101	001	RW	GCSPR_EL3
11	110	0100	0000	000	RW	SPSR_EL3
11	110	0100	0000	001	RW	ELR_EL3
11	110	0100	0001	000	RW	SP_EL2
11	110	0101	0001	000	RW	AFSR0_EL3
11	110	0101	0001	001	RW	AFSR1_EL3
11	110	0101	0010	000	RW	ESR_EL3
11	110	0101	0110	000	RW	TFSR_EL3
11	110	0110	0000	000	RW	FAR_EL3
11	110	0110	0000	101	RW	MFAR_EL3
11	110	1010	0001	001	RW	MAIR2_EL3
11	110	1010	0010	000	RW	MAIR_EL3
11	110	1010	0010	011	RW	PIR_EL3
11	110	1010	0010	100	RW	POR_EL3
11	110	1010	0011	000	RW	AMAIR_EL3
11	110	1010	0011	001	RW	AMAIR2_EL3
11	110	1010	0101	000	RW	MPAM3_EL3
11	110	1010	1010	001	RW	MECID_RL_A_F

op0	op1	CRn	CRm	op2	Access	Mnemonic
11	110	1100	0000	000	RW	VBAR_EL3
11	110	1100	0000	001	RO	RVBAR_EL3
11	110	1100	0000	010	RW	RMR_EL3
11	110	1100	1100	100	RW	ICC_CTLR_EL3
11	110	1100	1100	101	RW	ICC_SRE_EL3
11	110	1100	1100	111	RW	ICC_IGRPEN1_EL3
11	110	1101	0000	010	RW	TPIDR_EL3
11	110	1101	0000	111	RW	SCXTNUM_EL3
11	111	1110	0010	000	-	CNTPS_TVAL_EL3
11	111	1110	0010	001	RW	CNTPS_CTL_EL3
11	111	1110	0010	010	RW	CNTPS_CVAL_EL3
11	op1[2:0]	1x11	Cm[3:0]	op2[2:0]	-	S3_<op1>_C<Cn>_C<Cm>

Accessed using MRRS/MSRR:

op0	op1	CRn	CRm	op2	Mnemonic
11	000	0010	0000	000	TTBR0_EL1
11	000	0010	0000	000	TTBR0_EL1
11	000	0010	0000	001	TTBR1_EL1
11	000	0010	0000	001	TTBR1_EL1
11	000	0111	0100	000	PAR_EL1
11	000	1101	0000	011	RCWSMASK_EL1
11	000	1101	0000	110	RCWMASK_EL1
11	100	0010	0000	000	TTBR0_EL2
11	100	0010	0000	001	TTBR1_EL2
11	100	0010	0001	000	VTTBR_EL2
11	101	0010	0000	000	TTBR0_EL12
11	101	0010	0000	001	TTBR1_EL12
11	op1[2:0]	1x11	Cm[3:0]	op2[2:0]	S3_<op1>_C<Cn>_C<Cm>

Accessed using TLBI:

op0	op1	CRn	CRm	op2	Mnemonic
01	000	1000	0001	000	TLBI VMALLE1OS
01	000	1000	0001	001	TLBI VAE1OS
01	000	1000	0001	010	TLBI ASIDE1OS
01	000	1000	0001	011	TLBI VAAE1OS
01	000	1000	0001	101	TLBI VALE1OS
01	000	1000	0001	111	TLBI VAALE1OS
01	000	1000	0010	001	TLBI RVAE1IS

op0	op1	CRn	CRm	op2	Mnemonic
01	000	1000	0010	011	TLBI RVAAE1IS
01	000	1000	0010	101	TLBI RVALE1IS
01	000	1000	0010	111	TLBI RVAALE1IS
01	000	1000	0011	000	TLBI VMALLE1IS
01	000	1000	0011	001	TLBI VAE1IS
01	000	1000	0011	010	TLBI ASIDE1IS
01	000	1000	0011	011	TLBI VAAE1IS
01	000	1000	0011	101	TLBI VALE1IS
01	000	1000	0011	111	TLBI VAALE1IS
01	000	1000	0101	001	TLBI RVAE1OS
01	000	1000	0101	011	TLBI RVAAE1OS
01	000	1000	0101	101	TLBI RVALE1OS
01	000	1000	0101	111	TLBI RVAALE1OS
01	000	1000	0110	001	TLBI RVAE1
01	000	1000	0110	011	TLBI RVAAE1
01	000	1000	0110	101	TLBI RVALE1
01	000	1000	0110	111	TLBI RVAALE1
01	000	1000	0111	000	TLBI VMALLE1
01	000	1000	0111	001	TLBI VAE1
01	000	1000	0111	010	TLBI ASIDE1
01	000	1000	0111	011	TLBI VAAE1
01	000	1000	0111	101	TLBI VALE1
01	000	1000	0111	111	TLBI VAALE1
01	000	1001	0001	000	TLBI VMALLE1OSNXS
01	000	1001	0001	001	TLBI VAE1OSNXS
01	000	1001	0001	010	TLBI ASIDE1OSNXS
01	000	1001	0001	011	TLBI VAAE1OSNXS
01	000	1001	0001	101	TLBI VALE1OSNXS
01	000	1001	0001	111	TLBI VAALE1OSNXS
01	000	1001	0010	001	TLBI RVAE1ISNXS
01	000	1001	0010	011	TLBI RVAAE1ISNXS
01	000	1001	0010	101	TLBI RVALE1ISNXS
01	000	1001	0010	111	TLBI RVAALE1ISNXS
01	000	1001	0011	000	TLBI VMALLE1ISNXS
01	000	1001	0011	001	TLBI VAE1ISNXS
01	000	1001	0011	010	TLBI ASIDE1ISNXS
01	000	1001	0011	011	TLBI VAAE1ISNXS
01	000	1001	0011	101	TLBI VALE1ISNXS
01	000	1001	0011	111	TLBI VAALE1ISNXS

op0	op1	CRn	CRm	op2	Mnemonic
01	000	1001	0101	001	TLBI RVAE1OSNXS
01	000	1001	0101	011	TLBI RVAAE1OSNXS
01	000	1001	0101	101	TLBI RVALE1OSNXS
01	000	1001	0101	111	TLBI RVAALE1OSNXS
01	000	1001	0110	001	TLBI RVAE1NXS
01	000	1001	0110	011	TLBI RVAAE1NXS
01	000	1001	0110	101	TLBI RVALE1NXS
01	000	1001	0110	111	TLBI RVAALE1NXS
01	000	1001	0111	000	TLBI VMALLE1NXS
01	000	1001	0111	001	TLBI VAE1NXS
01	000	1001	0111	010	TLBI ASIDE1NXS
01	000	1001	0111	011	TLBI VAAE1NXS
01	000	1001	0111	101	TLBI VALE1NXS
01	000	1001	0111	111	TLBI VAALE1NXS
01	100	1000	0000	001	TLBI IPAS2E1IS
01	100	1000	0000	010	TLBI RIPAS2E1IS
01	100	1000	0000	101	TLBI IPAS2LE1IS
01	100	1000	0000	110	TLBI RIPAS2LE1IS
01	100	1000	0001	000	TLBI ALLE2OS
01	100	1000	0001	001	TLBI VAE2OS
01	100	1000	0001	100	TLBI ALLE1OS
01	100	1000	0001	101	TLBI VALE2OS
01	100	1000	0001	110	TLBI VMALLS12E1OS
01	100	1000	0010	001	TLBI RVAE2IS
01	100	1000	0010	101	TLBI RVALE2IS
01	100	1000	0011	000	TLBI ALLE2IS
01	100	1000	0011	001	TLBI VAE2IS
01	100	1000	0011	100	TLBI ALLE1IS
01	100	1000	0011	101	TLBI VALE2IS
01	100	1000	0011	110	TLBI VMALLS12E1IS
01	100	1000	0100	000	TLBI IPAS2E1OS
01	100	1000	0100	001	TLBI IPAS2E1
01	100	1000	0100	010	TLBI RIPAS2E1
01	100	1000	0100	011	TLBI RIPAS2E1OS
01	100	1000	0100	100	TLBI IPAS2LE1OS
01	100	1000	0100	101	TLBI IPAS2LE1
01	100	1000	0100	110	TLBI RIPAS2LE1
01	100	1000	0100	111	TLBI RIPAS2LE1OS
01	100	1000	0101	001	TLBI RVAE2OS

op0	op1	CRn	CRm	op2	Mnemonic
01	100	1000	0101	101	TLBI RVALE2OS
01	100	1000	0110	001	TLBI RVAE2
01	100	1000	0110	101	TLBI RVALE2
01	100	1000	0111	000	TLBI ALLE2
01	100	1000	0111	001	TLBI VAE2
01	100	1000	0111	100	TLBI ALLE1
01	100	1000	0111	101	TLBI VALE2
01	100	1000	0111	110	TLBI VMALLS12E1
01	100	1001	0000	001	TLBI IPAS2E1ISNXS
01	100	1001	0000	010	TLBI RIPAS2E1ISNXS
01	100	1001	0000	101	TLBI IPAS2LE1ISNXS
01	100	1001	0000	110	TLBI RIPAS2LE1ISNXS
01	100	1001	0001	000	TLBI ALLE2OSNXS
01	100	1001	0001	001	TLBI VAE2OSNXS
01	100	1001	0001	100	TLBI ALLE1OSNXS
01	100	1001	0001	101	TLBI VALE2OSNXS
01	100	1001	0001	110	TLBI VMALLS12E1OSNXS
01	100	1001	0010	001	TLBI RVAE2ISNXS
01	100	1001	0010	101	TLBI RVALE2ISNXS
01	100	1001	0011	000	TLBI ALLE2ISNXS
01	100	1001	0011	001	TLBI VAE2ISNXS
01	100	1001	0011	100	TLBI ALLE1ISNXS
01	100	1001	0011	101	TLBI VALE2ISNXS
01	100	1001	0011	110	TLBI VMALLS12E1ISNXS
01	100	1001	0100	000	TLBI IPAS2E1OSNXS
01	100	1001	0100	001	TLBI IPAS2E1NXS
01	100	1001	0100	010	TLBI RIPAS2E1NXS
01	100	1001	0100	011	TLBI RIPAS2E1OSNXS
01	100	1001	0100	100	TLBI IPAS2LE1OSNXS
01	100	1001	0100	101	TLBI IPAS2LE1NXS
01	100	1001	0100	110	TLBI RIPAS2LE1NXS
01	100	1001	0100	111	TLBI RIPAS2LE1OSNXS
01	100	1001	0101	001	TLBI RVAE2OSNXS
01	100	1001	0101	101	TLBI RVALE2OSNXS
01	100	1001	0110	001	TLBI RVAE2NXS
01	100	1001	0110	101	TLBI RVALE2NXS
01	100	1001	0111	000	TLBI ALLE2NXS
01	100	1001	0111	001	TLBI VAE2NXS
01	100	1001	0111	100	TLBI ALLE1NXS

op0	op1	CRn	CRm	op2	Mnemonic
01	100	1001	0111	101	TLBI VALE2NXS
01	100	1001	0111	110	TLBI VMALLS12E1NXS
01	110	1000	0001	000	TLBI ALLE3OS
01	110	1000	0001	001	TLBI VAE3OS
01	110	1000	0001	100	TLBI PAALLOS
01	110	1000	0001	101	TLBI VALE3OS
01	110	1000	0010	001	TLBI RVAE3IS
01	110	1000	0010	101	TLBI RVALE3IS
01	110	1000	0011	000	TLBI ALLE3IS
01	110	1000	0011	001	TLBI VAE3IS
01	110	1000	0011	101	TLBI VALE3IS
01	110	1000	0100	011	TLBI RPAOS
01	110	1000	0100	111	TLBI RPALOS
01	110	1000	0101	001	TLBI RVAE3OS
01	110	1000	0101	101	TLBI RVALE3OS
01	110	1000	0110	001	TLBI RVAE3
01	110	1000	0110	101	TLBI RVALE3
01	110	1000	0111	000	TLBI ALLE3
01	110	1000	0111	001	TLBI VAE3
01	110	1000	0111	100	TLBI PAALL
01	110	1000	0111	101	TLBI VALE3
01	110	1001	0001	000	TLBI ALLE3OSNXS
01	110	1001	0001	001	TLBI VAE3OSNXS
01	110	1001	0001	101	TLBI VALE3OSNXS
01	110	1001	0010	001	TLBI RVAE3ISNXS
01	110	1001	0010	101	TLBI RVALE3ISNXS
01	110	1001	0011	000	TLBI ALLE3ISNXS
01	110	1001	0011	001	TLBI VAE3ISNXS
01	110	1001	0011	101	TLBI VALE3ISNXS
01	110	1001	0101	001	TLBI RVAE3OSNXS
01	110	1001	0101	101	TLBI RVALE3OSNXS
01	110	1001	0110	001	TLBI RVAE3NXS
01	110	1001	0110	101	TLBI RVALE3NXS
01	110	1001	0111	000	TLBI ALLE3NXS
01	110	1001	0111	001	TLBI VAE3NXS
01	110	1001	0111	101	TLBI VALE3NXS

Accessed using TLBIP:

op0	op1	CRn	CRm	op2	Mnemonic
01	000	1000	0001	001	TLBIP VAE1OS
01	000	1000	0001	011	TLBIP VAAE1OS
01	000	1000	0001	101	TLBIP VALE1OS
01	000	1000	0001	111	TLBIP VAALE1OS
01	000	1000	0010	001	TLBIP RVAE1IS
01	000	1000	0010	011	TLBIP RVAAE1IS
01	000	1000	0010	101	TLBIP RVALE1IS
01	000	1000	0010	111	TLBIP RVAALE1IS
01	000	1000	0011	001	TLBIP VAE1IS
01	000	1000	0011	011	TLBIP VAAE1IS
01	000	1000	0011	101	TLBIP VALE1IS
01	000	1000	0011	111	TLBIP VAALE1IS
01	000	1000	0101	001	TLBIP RVAE1OS
01	000	1000	0101	011	TLBIP RVAAE1OS
01	000	1000	0101	101	TLBIP RVALE1OS
01	000	1000	0101	111	TLBIP RVAALE1OS
01	000	1000	0110	001	TLBIP RVAE1
01	000	1000	0110	011	TLBIP RVAAE1
01	000	1000	0110	101	TLBIP RVALE1
01	000	1000	0110	111	TLBIP RVAALE1
01	000	1000	0111	001	TLBIP VAE1
01	000	1000	0111	011	TLBIP VAAE1
01	000	1000	0111	101	TLBIP VALE1
01	000	1000	0111	111	TLBIP VAALE1
01	000	1001	0001	001	TLBIP VAE1OSNXS
01	000	1001	0001	011	TLBIP VAAE1OSNXS
01	000	1001	0001	101	TLBIP VALE1OSNXS
01	000	1001	0001	111	TLBIP VAALE1OSNXS
01	000	1001	0010	001	TLBIP RVAE1ISNXS
01	000	1001	0010	011	TLBIP RVAAE1ISNXS
01	000	1001	0010	101	TLBIP RVALE1ISNXS
01	000	1001	0010	111	TLBIP RVAALE1ISNXS
01	000	1001	0011	001	TLBIP VAE1ISNXS
01	000	1001	0011	011	TLBIP VAAE1ISNXS
01	000	1001	0011	101	TLBIP VALE1ISNXS
01	000	1001	0011	111	TLBIP VAALE1ISNXS
01	000	1001	0101	001	TLBIP RVAE1OSNXS

op0	op1	CRn	CRm	op2	Mnemonic
01	000	1001	0101	011	TLBIP RVAAE1OSNXS
01	000	1001	0101	101	TLBIP RVALE1OSNXS
01	000	1001	0101	111	TLBIP RVAALE1OSNXS
01	000	1001	0110	001	TLBIP RVAE1NXS
01	000	1001	0110	011	TLBIP RVAAE1NXS
01	000	1001	0110	101	TLBIP RVALE1NXS
01	000	1001	0110	111	TLBIP RVAALE1NXS
01	000	1001	0111	001	TLBIP VAE1NXS
01	000	1001	0111	011	TLBIP VAAE1NXS
01	000	1001	0111	101	TLBIP VALE1NXS
01	000	1001	0111	111	TLBIP VAALE1NXS
01	100	1000	0000	001	TLBIP IPAS2E1IS
01	100	1000	0000	010	TLBIP RIPAS2E1IS
01	100	1000	0000	101	TLBIP IPAS2LE1IS
01	100	1000	0000	110	TLBIP RIPAS2LE1IS
01	100	1000	0001	001	TLBIP VAE2OS
01	100	1000	0001	101	TLBIP VALE2OS
01	100	1000	0010	001	TLBIP RVAE2IS
01	100	1000	0010	101	TLBIP RVALE2IS
01	100	1000	0011	001	TLBIP VAE2IS
01	100	1000	0011	101	TLBIP VALE2IS
01	100	1000	0100	000	TLBIP IPAS2E1OS
01	100	1000	0100	001	TLBIP IPAS2E1
01	100	1000	0100	010	TLBIP RIPAS2E1
01	100	1000	0100	011	TLBIP RIPAS2E1OS
01	100	1000	0100	100	TLBIP IPAS2LE1OS
01	100	1000	0100	101	TLBIP IPAS2LE1
01	100	1000	0100	110	TLBIP RIPAS2LE1
01	100	1000	0100	111	TLBIP RIPAS2LE1OS
01	100	1000	0101	001	TLBIP RVAE2OS
01	100	1000	0101	101	TLBIP RVALE2OS
01	100	1000	0110	001	TLBIP RVAE2
01	100	1000	0110	101	TLBIP RVALE2
01	100	1000	0111	001	TLBIP VAE2
01	100	1000	0111	101	TLBIP VALE2
01	100	1001	0000	001	TLBIP IPAS2E1ISNXS
01	100	1001	0000	010	TLBIP RIPAS2E1ISNXS
01	100	1001	0000	101	TLBIP IPAS2LE1ISNXS
01	100	1001	0000	110	TLBIP RIPAS2LE1ISNXS

op0	op1	CRn	CRm	op2	Mnemonic
01	100	1001	0001	001	TLBIP VAE2OSNXS
01	100	1001	0001	101	TLBIP VALE2OSNXS
01	100	1001	0010	001	TLBIP RVAE2ISNXS
01	100	1001	0010	101	TLBIP RVALE2ISNXS
01	100	1001	0011	001	TLBIP VAE2ISNXS
01	100	1001	0011	101	TLBIP VALE2ISNXS
01	100	1001	0100	000	TLBIP IPAS2E1OSNXS
01	100	1001	0100	001	TLBIP IPAS2E1NXS
01	100	1001	0100	010	TLBIP RIPAS2E1NXS
01	100	1001	0100	011	TLBIP RIPAS2E1OSNXS
01	100	1001	0100	100	TLBIP IPAS2LE1OSNXS
01	100	1001	0100	101	TLBIP IPAS2LE1NXS
01	100	1001	0100	110	TLBIP RIPAS2LE1NXS
01	100	1001	0100	111	TLBIP RIPAS2LE1OSNXS
01	100	1001	0101	001	TLBIP RVAE2OSNXS
01	100	1001	0101	101	TLBIP RVALE2OSNXS
01	100	1001	0110	001	TLBIP RVAE2NXS
01	100	1001	0110	101	TLBIP RVALE2NXS
01	100	1001	0111	001	TLBIP VAE2NXS
01	100	1001	0111	101	TLBIP VALE2NXS
01	110	1000	0001	001	TLBIP VAE3OS
01	110	1000	0001	101	TLBIP VALE3OS
01	110	1000	0010	001	TLBIP RVAE3IS
01	110	1000	0010	101	TLBIP RVALE3IS
01	110	1000	0011	001	TLBIP VAE3IS
01	110	1000	0011	101	TLBIP VALE3IS
01	110	1000	0101	001	TLBIP RVAE3OS
01	110	1000	0101	101	TLBIP RVALE3OS
01	110	1000	0110	001	TLBIP RVAE3
01	110	1000	0110	101	TLBIP RVALE3
01	110	1000	0111	001	TLBIP VAE3
01	110	1000	0111	101	TLBIP VALE3
01	110	1001	0001	001	TLBIP VAE3OSNXS
01	110	1001	0001	101	TLBIP VALE3OSNXS
01	110	1001	0010	001	TLBIP RVAE3ISNXS
01	110	1001	0010	101	TLBIP RVALE3ISNXS
01	110	1001	0011	001	TLBIP VAE3ISNXS
01	110	1001	0011	101	TLBIP VALE3ISNXS
01	110	1001	0101	001	TLBIP RVAE3OSNXS

op0	op1	CRn	CRm	op2	Mnemonic
01	110	1001	0101	101	TLBIP RVALE3OSNXS
01	110	1001	0110	001	TLBIP RVAE3NXS
01	110	1001	0110	101	TLBIP RVALE3NXS
01	110	1001	0111	001	TLBIP VAE3NXS
01	110	1001	0111	101	TLBIP VALE3NXS

[AArch32
Registers](#)

[AArch64
Registers](#)

[AArch32
Instructions](#)

[AArch64
Instructions](#)

[Index by
Encoding](#)

[External
Registers](#)

28/03/2023 16:07

Copyright © 2010-2023 Arm Limited or its affiliates. All rights reserved. This document is Non-Confidential.