# 映像伝送技術を対象とした汎用化機構の研究

慶應義塾大学大学院 政策・メディア研究科 修士課程 2 年 CI プログラム 学籍番号:80331285 入野 仁志 irino@sfc.keio.ac.jp

#### 概要

本研究ではデジタル映像機器を用いたネットワーク上の映像転送において多様化する映像フォーマットと多様化する入出力インタフェースの特徴を抽出し、環境の変化に容易に対応することを目的とした汎用的映像転送システムアーキテクチャを設計する

# 1 背景:インターネット上での高品質映像転送

インターネットに用いられる加入者系回線と幹線系回線の両方において広帯域化が進み、映像等の大容量データの通信が行える環境が整ってきた.インターネット上での映像転送では、変動性のあるネットワーク下で、可能な限り高品質で途切れることなく映像が転送されることが求められる.

# の映像伝送は入出力の対象と、それが利用する映像音声のデータフォーマットで決まる.

計算機内での映像音声処理はデータの入力、加工、出力の三段階に分割したモデルで表現できる.計算機内の映像音声処理モデルを図1に示す.



### 2 問題意識

技術進歩によって可能となる事項が増えると同時に、環境に 多様性がうまれる.例えば普及帯デジタル映像機器を用いた高 品質映像転送技術を取り巻く環境は以下の変化が起こった.

- ・入出力の多様化
- 対象:インタフェース(IEEE1394, USB), ファイル, ネットワーク
  - 映像フォーマット:DV フォーマット, MPEG2-TS, MPEG2-PES
- ・資源格差の拡大
  - 計算機資源:高性能サーバ,専用家電,モバイル端末
  - ネットワーク資源: 10Gbit Ethernet, B フレッツ, ADSL

一方ネットワークを介して情報量が大きい映像転送を行う場合 に考慮しなければならない要件の一例として以下が挙げられる.

- ・通信路上での帯域にあわせた通信とエラーや揺らぎへの対策
- ・平滑化したトラフィックの生成

バースト性の強い通信は途中の経路でデータ欠損する確率が 高く、またバッファの限られた機器に対して親和性が低い.

また映像転送が一般化し、遠隔編集や映像同期等の高度の操作が現実的になりつつあり、時間情報など映像データが持つ情報を有効活用する必要性が増えた.このように、対象とすべき入出力とその上を流れる映像音声フォーマット、さらにその利用方法が多様化する状況下で、個々のインタフェースやフォーマットににおいて上述した通信環境に適応するための要件を満たしたアプリケーションをばらばらに作成し、提供する状況は開発者にとって労力が大きいため実用に耐えるアプリケーションが生まれにくく、利用者にとってもその利用機会が減るデメリットが生まれる.

## 図 1: 計算機内の映像音声処理モデル

#### 3.2 設計

前述のモデルを階層化モデルを用いて、その役割を明確にする.映像音声データ加工層は各映像フォーマットの情報のみを取り扱い,入出力層では、各伝送路へのデータの送受に必要なカプセル化、脱カプセル化を行う.

#### 3.3 特性の比較

汎用化を行うために、いくつかの伝走路においてその特徴を 比較を行っている表 1に入出力機構で取り扱う入出力対象の比 較を示す 同様に映像フォーマットにおいて扱うべきフォーマッ

表 1: 入出力対象の比較

	IEEE1394	RTP	File	画面描画
入出力	入出力	入出力	入出力	出力
帯域保障		×	×	-
CBR	8KHz	-	-	-
伝送路エラー発生確率	低い	高い	低い	-
伝送路上でのゆらぎ	極めて小さい (12.5ns)	起こる	-	-
時間情報	24.576MHz	RTP Time Stamp	-	-
送信元識別	SID	SSRC	-	-
エラーカウンタ	DBC	(RTCP)paclet loss	-	-
ジッタ	-	(RTCP)jitter	-	-
ディレイ	-	(RTCP)DLSR	-	-

トを表 2に示す

表 2: 映像フォーマットの比較

	DV	MPEG2-TS	MPEG2-PES
パケット最小単位	DV DIF	MPEG2-TS packet	MPEG2-PES を分割
パケット識別子	sct	PID	StreamID
パケットサイズ	80	188	ヘッダ情報から検知
映像と音声の分割	sct の識別	PID での識別	StreamID での識別
時間情報	タイムコード (subcode)	PCR, OPCR	PTS,DTS
間引く	Frame の削除	空間スケーラビリティ	空間スケーラビリティ

#### 3 研究内容

#### 3.1 研究概要

本研究では、複数の映像伝送技術を対象として、その特徴の整理を行い、その汎用的に利用するための機構の設計を行う、実際

## 4 今後の予定

今後の予定は本モデルと特性の比較を元に詳細なシステムデザインを考えプロトタイプの実装を行う.