

ĐẠI HỌC QUỐC GIA THÀNH PHỐ HỒ CHÍ MINH
TRƯỜNG ĐẠI HỌC BÁCH KHOA
KHOA KHOA HỌC & KỸ THUẬT MÁY TÍNH



LSI LOGIC DESIGN

LAB 2: SIMULATION

Giảng viên hướng dẫn: Huỳnh Phúc Nghị
Lớp: L04
Sinh viên: Nguyễn Văn Nam – 2114121
Trần Đức Mạnh – 2114026
Hà Vi Nguyên – 2013907

Tp. Hồ Chí Minh, Tháng 3/2024

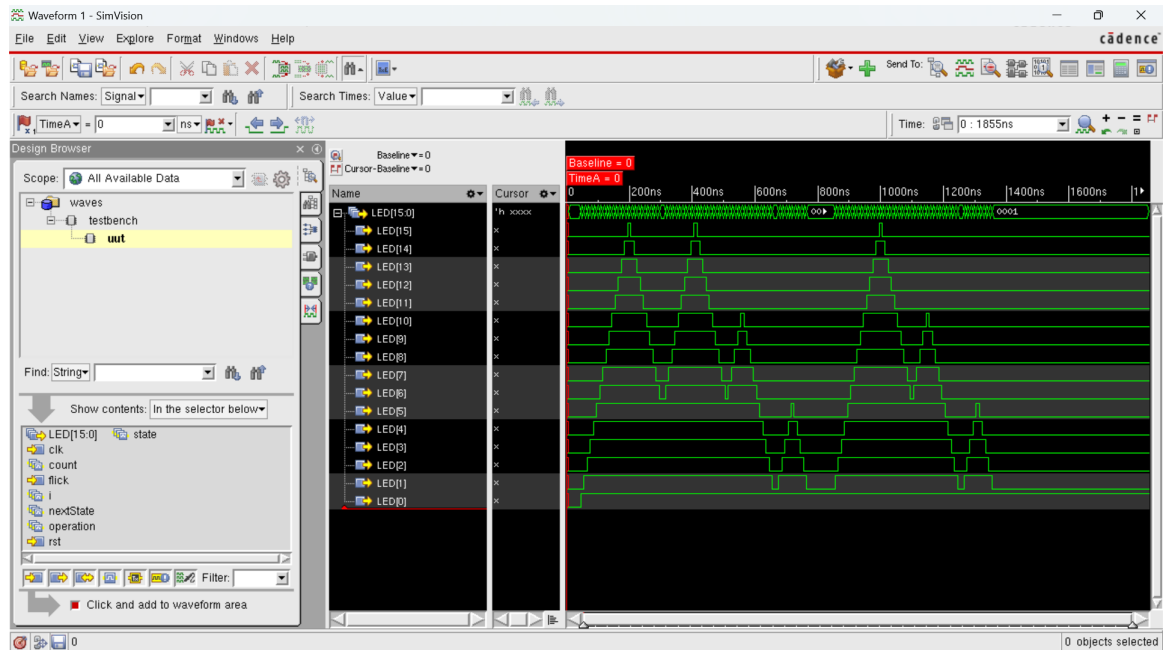


Mục lục

1	Result	2
1.1	Testcase 1: test_w0_kickback	2
1.2	Testcase 2: test_w_kickback	2
1.3	Testcase 3: stability_test	3
1.4	Testcase 4: error_handling	3

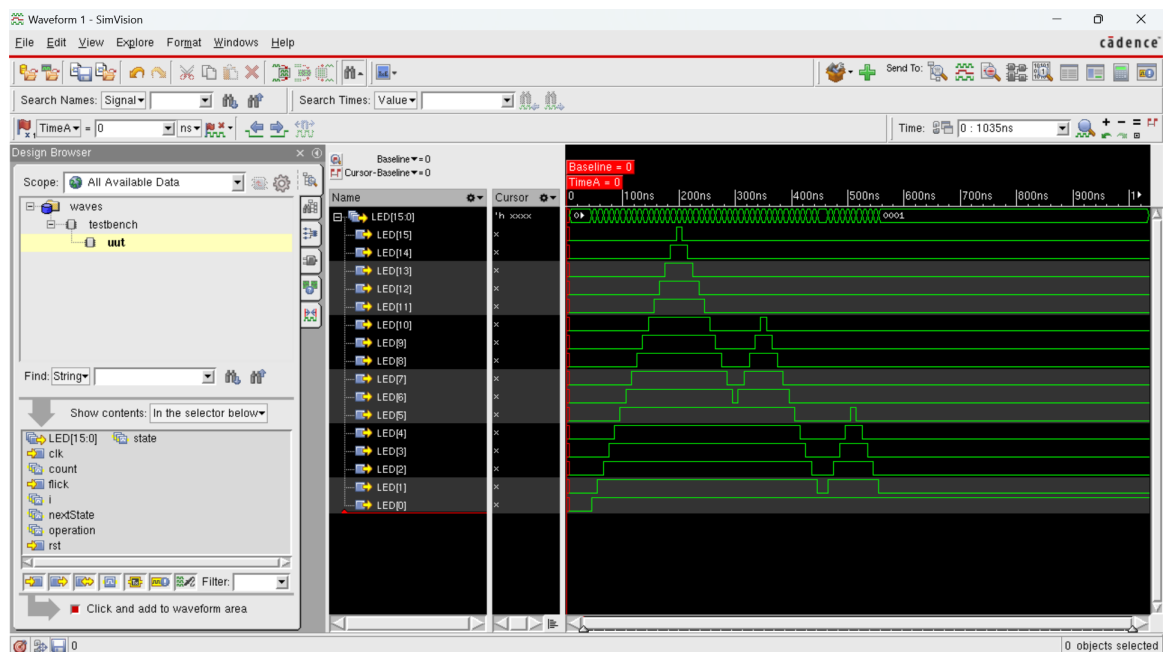
1 Result

1.1 Testcase 1: test_w0_kickback



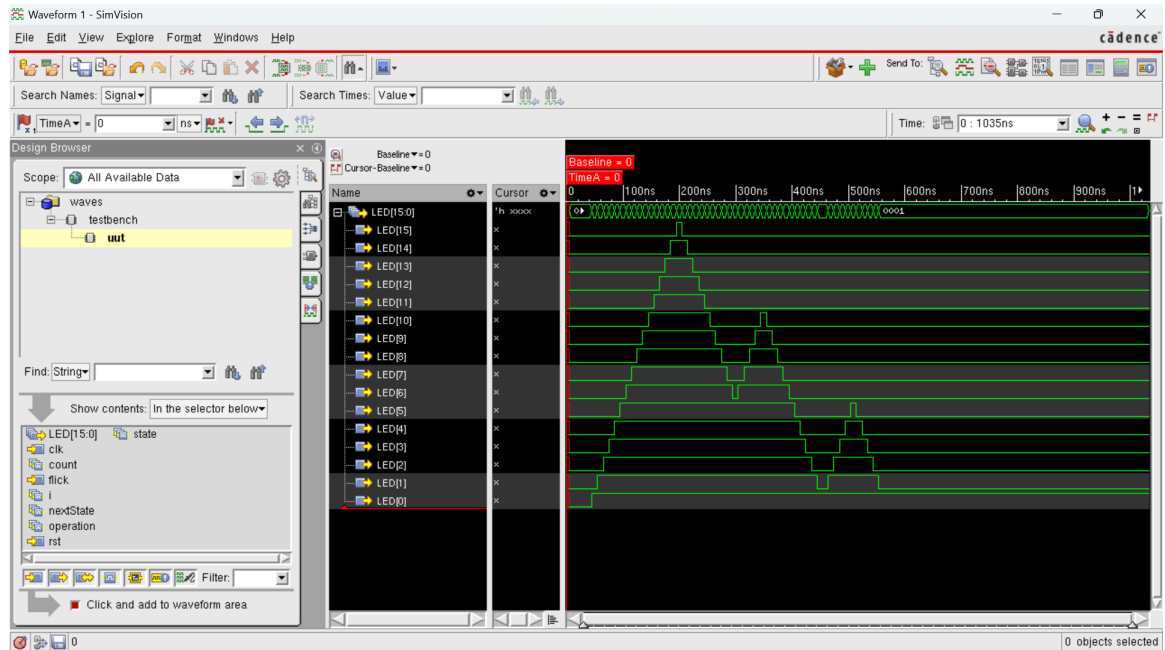
Hình 1: Simulation

1.2 Testcase 2: test_w_kickback



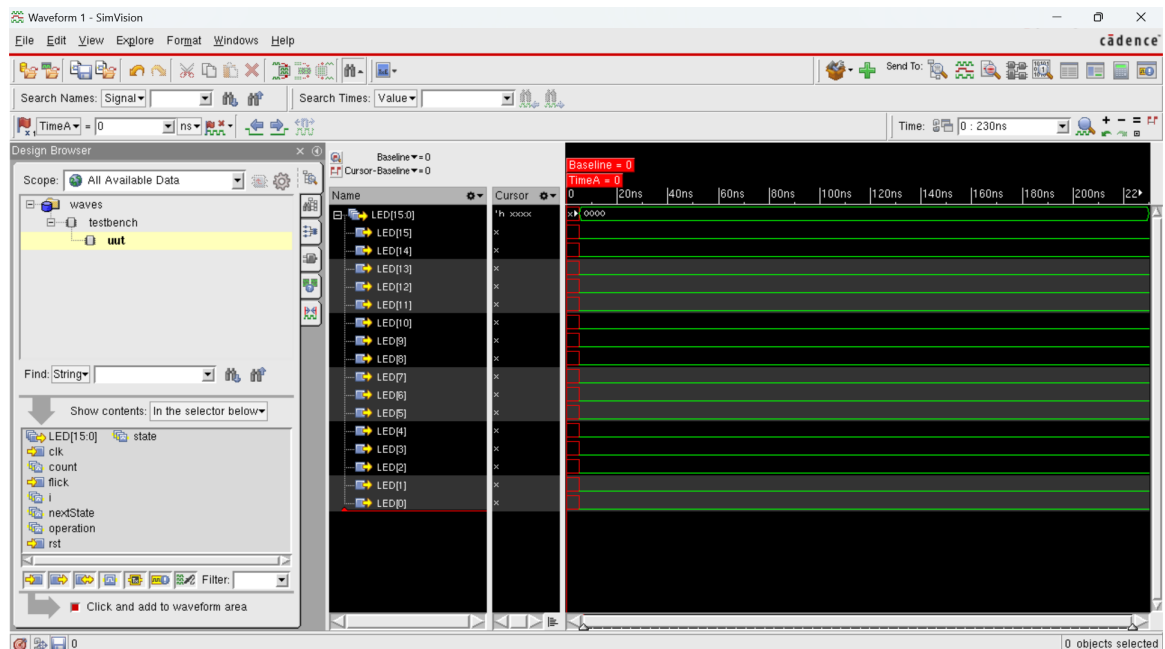
Hình 2: Simulation

1.3 Testcase 3: stability_test



Hình 3: Simulation

1.4 Testcase 4: error_handling



Hình 4: Simulation