



در این تمرین از شما خواسته شده است که یک پردازنده مبتنی بر استک را به صورت Multi-Cycle طراحی کنید. این پردازنده دارای یک باس داده ی  $\Lambda$  بیتی و باس آدرس  $\Lambda$  بیتی است. حافظه دارای گنجایش  $\Lambda \times \Upsilon \Upsilon$  بیت ( $\Upsilon \Upsilon$  کلمه ی  $\Lambda$  بیتی) است، دستورات  $\Lambda$  بیتی هستند و تمام opcode  $\Upsilon$  بیت طول دارند. پردازنده دارای یک استک (در داخل پردازنده) است که کلیه ی عملیات پردازنده مبتنی بر آن انجام می شود. به آین صورت که مثلا اجرای دستور bad باعث می شود دو اپرند مورد نیاز ابتدا از روی استک داخلی pop شده و حاصل جمع به دست آمده بر روی استک مثلا اجرای دستورات این پردازنده را به همراه استک مورد نیاز ابتدا ول در بالای استک قرار دارد. جدول زیر دستورات این پردازنده را به همراه می دو می و می دو دو ایرند دارند، ایرند اول در بالای استک قرار دارد. جدول نیر دستورات این پردازنده را به همراه در وصوطه نشان می دهد:

inst	->	200	Sbit	add	60000

Instru	ction Mnemonic and Definition	Bits 7:5
ADD	-	000
√SUB	-	001
AND	-	010
NOT	-	011
PUSH	Load Address	100
POP	Store Address	101
JMP	Jump Address	110
JZ	Jump if Zero	111

دستورات این پردازنده به سه دسته تقسیم شده است:

## دستورات محاسباتي منطقى:

- ADD : محتویات دو خانهی بالای استک pop شده حاصل جمع آنها مجددا روی استک push میشود.
- SUB : محتویات دو خانهی بالای استک pop شده حاصل تفریق آنها مجددا روی استک push میشود.
  - AND : محتویات دو خانهی بالای استک pop شده AND آنها مجددا روی استک push میشود.
    - NOT : محتویات خانهی بالای استک pop شده NOT آن مجددا روی استک push میشود.

## دستورات دسترسی به حافظه:

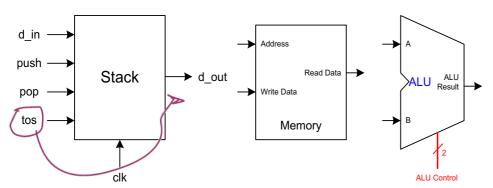
- PUSH : این دستور محتویات خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است را روی استک push می کند.
- POP : این دستور محتویات خانهی بالای استک را در خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است pop می کند.

## Per is of A

## دستورات پرش:

- (۲۳ این دستور به خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است پرش می کند.
- [JZ] بن دستور در صورتی که محتویات بالای استک صفر باشد، به خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است پرش می کند. توجه داشته باشید که این دستور محتویات بالای استک را pop نمی کند.

برای طراحی این پردازنده component های اصلی زیر را در اختیار داریم.



مسیر داده و واحد کنترل این پردازنده را به صورت چند مرحلهای طراحی کنید. برای تست پردازندهای که طراحی کردید، ابتدا برنامهی زیر را به زبان اسمبلی بنویسید، سپس آن را به زبان ماشین تبدیل کنید و آن را در آدرس ۰ حافظهی دستور لود کرده و اجرا کنید. بدیهی است که باید در حافظه، دادههای مناسب را قرار دهید تا نتیجه اجرای برنامه شما مشخص شود.

برنامه تست: برنامه ای بنویسید که حاصل جمع عناصر یک آرایه ی\* عنصری با آدرس شروع (7)ا به دست آورد.

- پیادهسازی پردازنده ۱۰۰ نمره دارد
- ۰ ۲۵ نمره طراحی مسیر داده و واحد کنترل (به همراه کد وریلاگ باید بارگذاری شود)
- ۰ ۱۵ نمره روش کدینگ (مسیر داده به صورت ساختاری و واحد کنترل به صورت ترتیبی با روش هافمن)
- ۰ ۲۰ نمره صحت طراحی با برنامهی طراحی شده توسط شما add me ۰ ۲۰ نمره صحت طراحی با برنامهی طراحی شده توسط دستیاران آموزشی W8 W TF land A add seco jz popel push Almop: 0(2) 5+=(c = D land B juny= junil Te with = 1 load MPK pash

2+ch =1

PHAN

adq stel

MDR =1

wp=1

PUP