

Dada la imagen, especifica el valor que toma el registro **\$ra** al finalizar la ejecución de la instrucción **jal suma**.

Seleccione unha:

a.

0x0040000c

b.

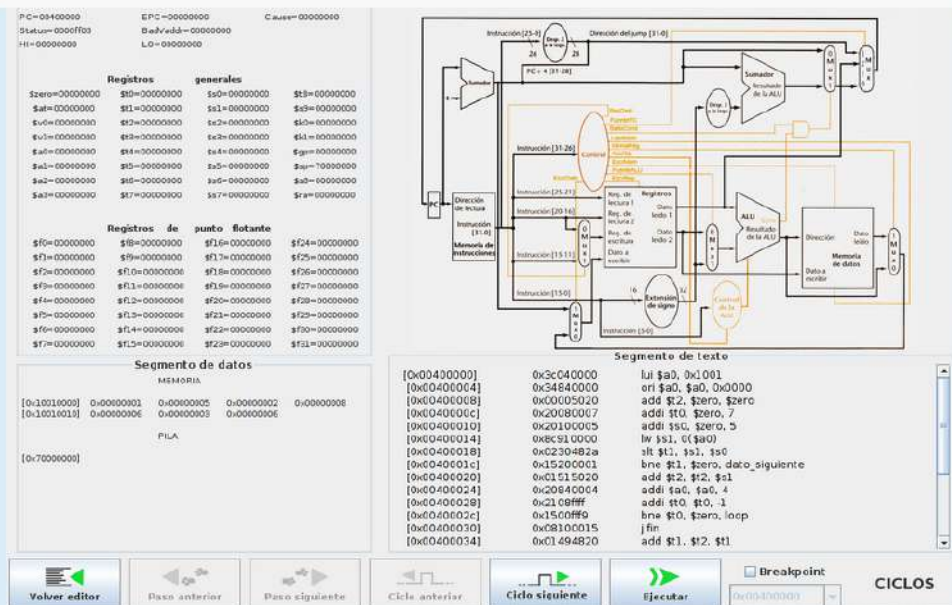
0x00400024

c.

0x00400010

d.

0x20440000



A partir de la codificación binaria de la instrucción **bne \$t1, \$zero, dato_siguiente**, indica cuál es el código de operación y la codificación del registro \$t1 (se indica primero el código de operación y después el registro).

Seleccione una:

☒ a.

código: 000101, t1: 01001



☐ b.

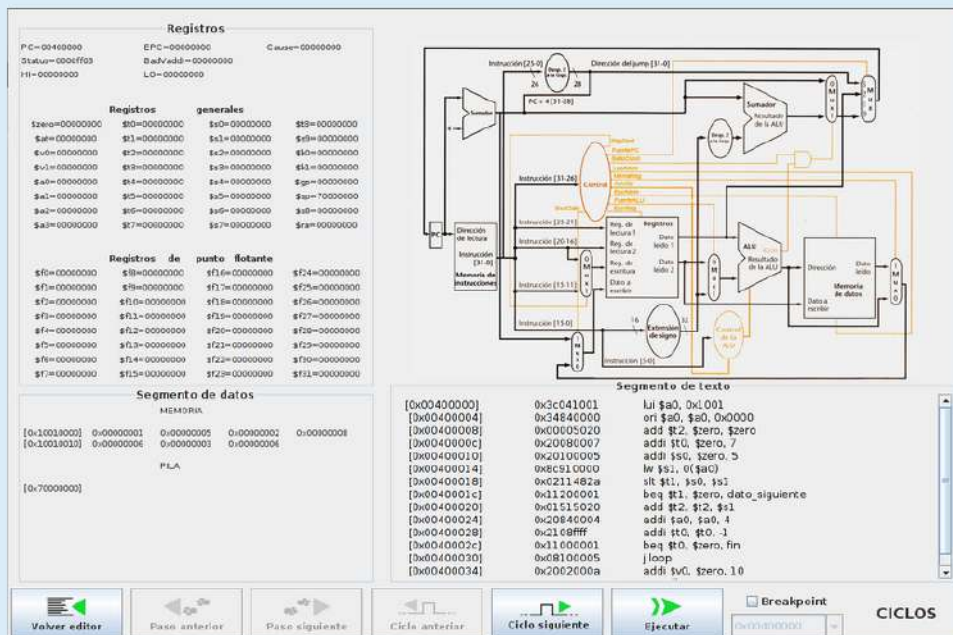
código: 00010, t1: 101001

☐ c.

código: 00010, t1: 1010

☐ d.

código: 000101, t1: 0100



A partir de la codificación binaria de la instrucción **j loop**, indica cuál es la dirección destino del salto.

Seleccione una:



a.

0x20400014



b.

0x00400020



c.

0x00100005



d.

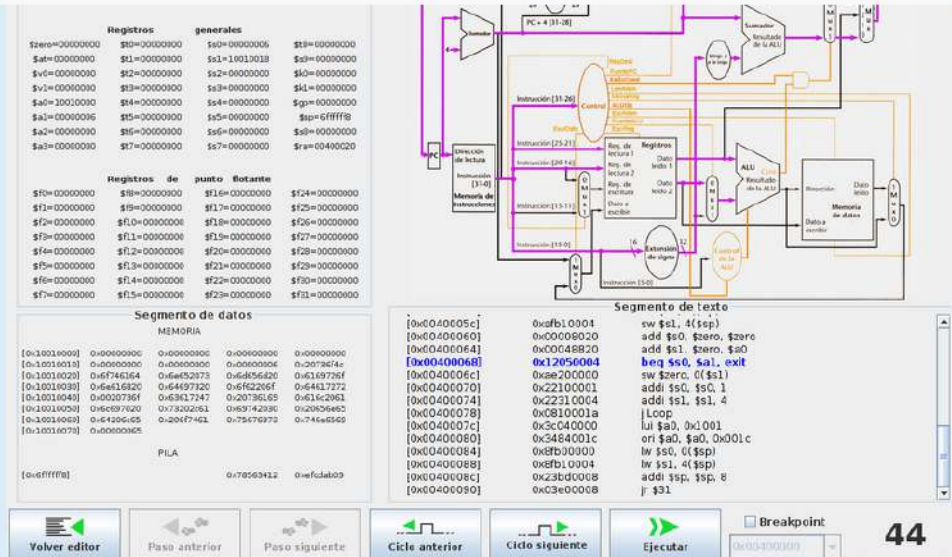
0x00400014



A sua resposta é correcta.

A resposta correcta é:

A resposta correcta é:



Dada esta imagen, ¿qué valor va a contener el registro **\$s1** al finalizar el ciclo 48?

Seleccione unha:

☐ a.

0x09abcdef

☒ b.

0x1001001c



☐ c.

0x78563412

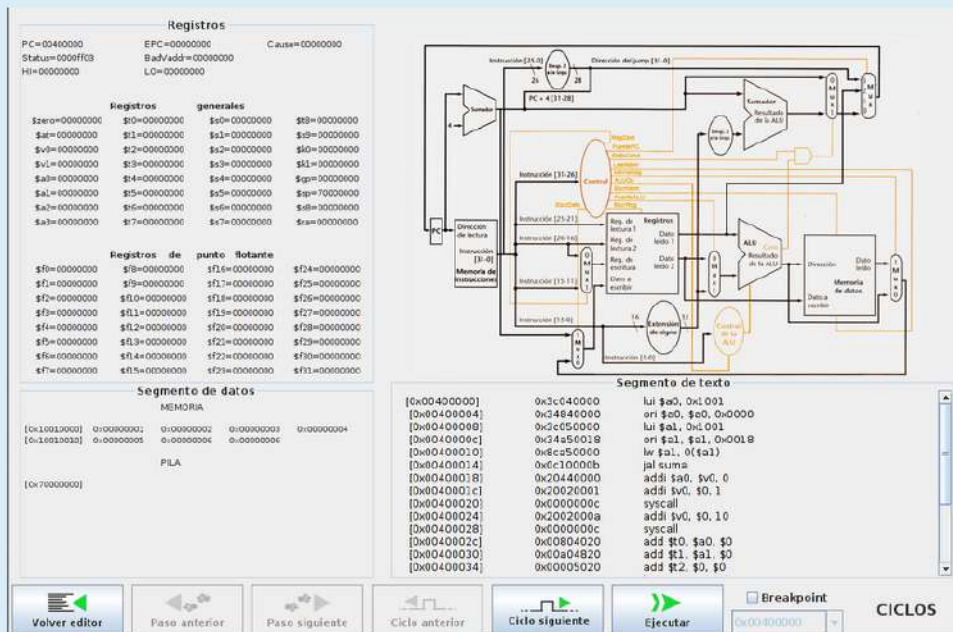
☐ d.

0xefcdab09

A súa resposta é incorrecta.

A resposta correcta é:

0xefcdab09



Dada la imagen, indica la dirección de la instrucción que se ejecuta inmediatamente después de **jal suma**.

Seleccione una:



a.

0x00400018



b.

0x0040002c



c.

0x20440000

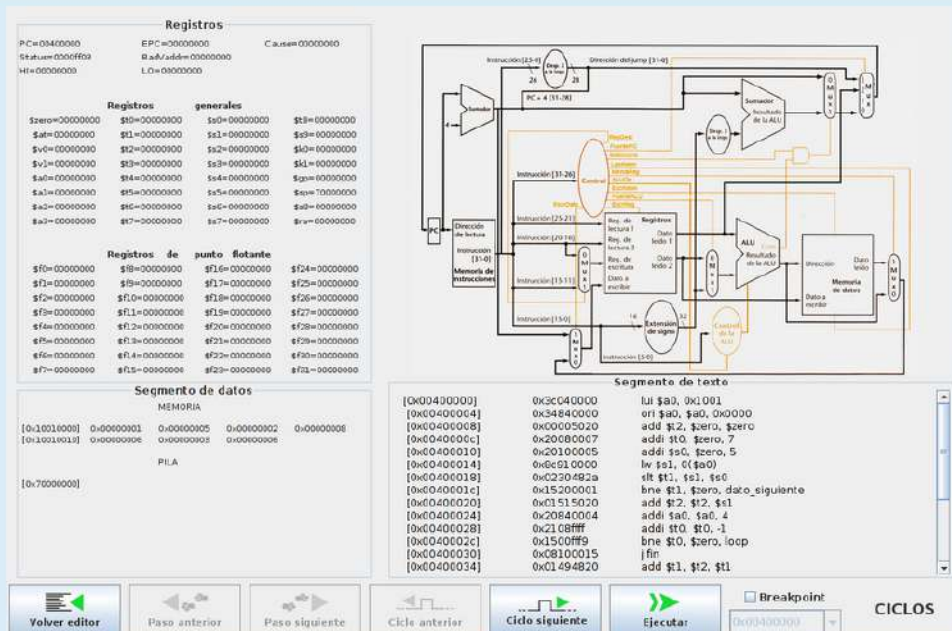


d.

0x00400024

A sua resposta é correcta.

A sua resposta é correcta.



A partir de la codificación binaria de la instrucción **bne \$t0, \$zero, loop**, indica cuál es la dirección destino de salto.

Seleccione unha:

☐ a.

0x00400010

☒ b.

0x00400014

☐ c.

0x00400018

☐ d.

0x0040001c

A súa resposta é correcta.

A resposta correcta é:



Correcta

Puntuación: 1,00 sobre 1,00

🚩 Marcar a pregunta

Queremos guardar el valor del registro **\$s2** en la pila.
¿Cuál de las siguientes es la forma correcta de hacerlo en el simulador del MIPS?

Seleccione unha:



a.

```
sw $s2,0($sp)
addi $sp,$sp,-4
```



b.

```
sw $s2,-4($sp)
```



c.

```
addi $sp,$sp,-4
sw $s2,0($sp)
```



d.

```
addi $sp,$sp,4
sw $s2,0($sp)
```

A súa resposta é correcta.

A resposta correcta é:

```
addi $sp,$sp,-4
sw $s2,0($sp)
```




Si se sigue de forma estricta la convención de llamada a subrutinas del MIPS, indicar si el siguiente trozo de código se puede considerar correcto, y el motivo:

```
add $t3, $s0, $s1
add $s2, $t0, $t1
jal subr
add $s0, $t3, $s1
add $t0, $t1, $s2
```

Seleccione una:

- ☒ a. No, habría que guardar, por lo menos, el contenido de \$s1 y \$s2 antes de llamar a la subrutina, y recuperarlos después. ✗
- ☐ b. Sí, se supone que la subrutina se encargará de guardar y recuperar el contenido de los registros que vaya a utilizar.
- ☐ c. No, habría que guardar, por lo menos, los contenidos de \$s1, \$s2, \$t1 y \$t3 antes de llamar a la subrutina, y recuperarlos después.
- ☐ d. No, habría que guardar, por lo menos, el contenido de \$t1 y \$t3 antes de llamar a la subrutina, y recuperarlos después.

A su respuesta le es incorrecta.

A la respuesta correcta le es: No, habría que guardar, por lo menos, el contenido de \$t1 y \$t3 antes de llamar a la subrutina, y recuperarlos después.



Si el PC actual contiene el valor 0x18400014, especifica cuál sería la codificación binaria de la instrucción **j destino** si la dirección a la que saltamos es la 0x10400034, sabiendo que el código de la instrucción **j** es 000010.

Seleccione unha:



a.

0x410000d0



b.

0x810000d0



c.

0x20400034



d.

0x0810000d

A súa resposta é incorrecta.

A resposta correcta é:

0x0810000d