

En esta imagen se muestra la ejecución en el simulador de un código MIPS. ¿Qué valor contendrá el registro \$s1 al finalizar el ciclo 5? (Los ciclos empiezan a contar en 1, cada instrucción se ejecuta en un ciclo).

Seleccione una:



a.

0x78b456ad



b.

0x79b456ac



c.

0x874b65cb



d.

0xac56b479



## Pregunta 2

Correcta

Puntuación: 1,00 sobre 1,00

🚩 Marcar a pregunta

Indica cuál de las siguientes afirmaciones referidas a la instrucción syscall es cierta:

Seleccione unha:

- ☐ a. Si el contenido del registro \$v0 es 0, termina la ejecución del programa
- ☐ b. Permite poner todos los registros a cero
- ☒ c. Si el contenido del registro \$v0 es 1, imprime como un entero el valor almacenado en el registro \$a0 ✓
- ☐ d. Se utiliza únicamente para terminar la ejecución del programa

## Pregunta 3

Correcta

Puntuación: 1,00 sobre 1,00

🚩 Marcar a pregunta

En una ejecución en el simulador, tenemos en el registro \$t0 el valor 0x87654321 y en el registro \$t1 el valor 0x10010000. Si el estado de la memoria es el que se muestra en la figura:

**Segmento de datos**

MEMORIA



En una ejecución en el simulador, tenemos en el registro \$t0 el valor 0x87654321 y en el registro \$t1 el valor 0x10010000. Si el estado de la memoria es el que se muestra en la figura:

| Segmento de datos |            |            |            |            |
|-------------------|------------|------------|------------|------------|
| MEMORIA           |            |            |            |            |
| [0x10010000]      | 0x00000000 | 0x00000000 | 0x00000000 | 0x00000000 |

indica cuál será el estado de la memoria después de ejecutar la instrucción:

sw \$t0, 8(\$t1)

Seleccione una:



a.

| Segmento de datos |            |            |            |            |
|-------------------|------------|------------|------------|------------|
| MEMORIA           |            |            |            |            |
| [0x10010000]      | 0x00000000 | 0x12345678 | 0x00000000 | 0x00000000 |



b.

| Segmento de datos |            |            |            |            |
|-------------------|------------|------------|------------|------------|
| MEMORIA           |            |            |            |            |
| [0x10010000]      | 0x00000000 | 0x00000000 | 0x87654321 | 0x00000000 |



c.

| Segmento de datos |            |            |            |            |
|-------------------|------------|------------|------------|------------|
| MEMORIA           |            |            |            |            |
| [0x10010000]      | 0x00000000 | 0x00000000 | 0x78563412 | 0x00000000 |

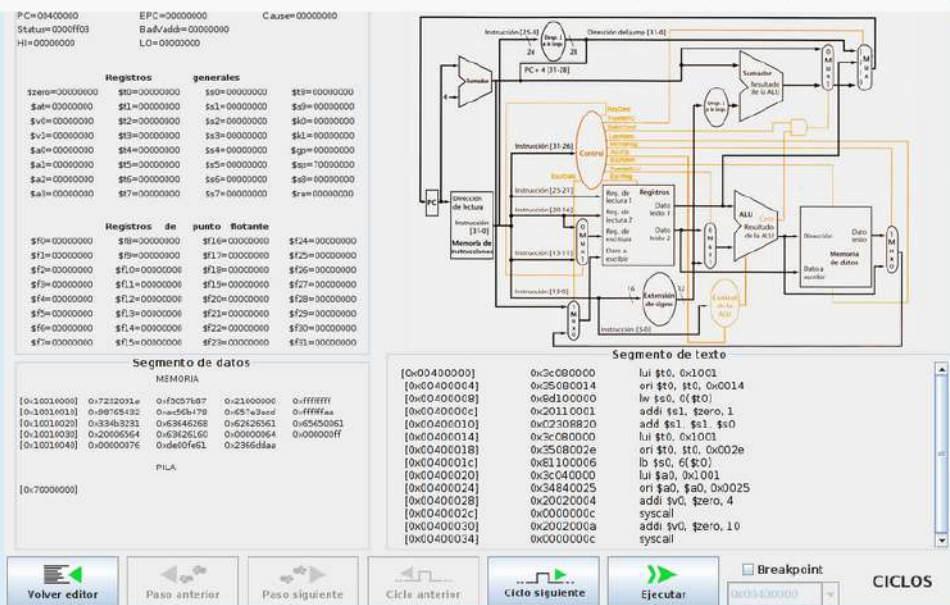


d.

| Segmento de datos |            |            |            |            |
|-------------------|------------|------------|------------|------------|
| MEMORIA           |            |            |            |            |
| [0x10010000]      | 0x00000000 | 0x00000000 | 0x12345678 | 0x00000000 |

Pregunta 4

Incorrecto



En esta imagen se muestra la ejecución en el simulador de un código MIPS. ¿Qué valor contendrá el registro \$s0 al finalizar de ejecutarse la instrucción lb \$s0, 6(\$t0)?

Seleccione una:



a.

0x585a0061



b.

0x00000060



c.

0x00000000

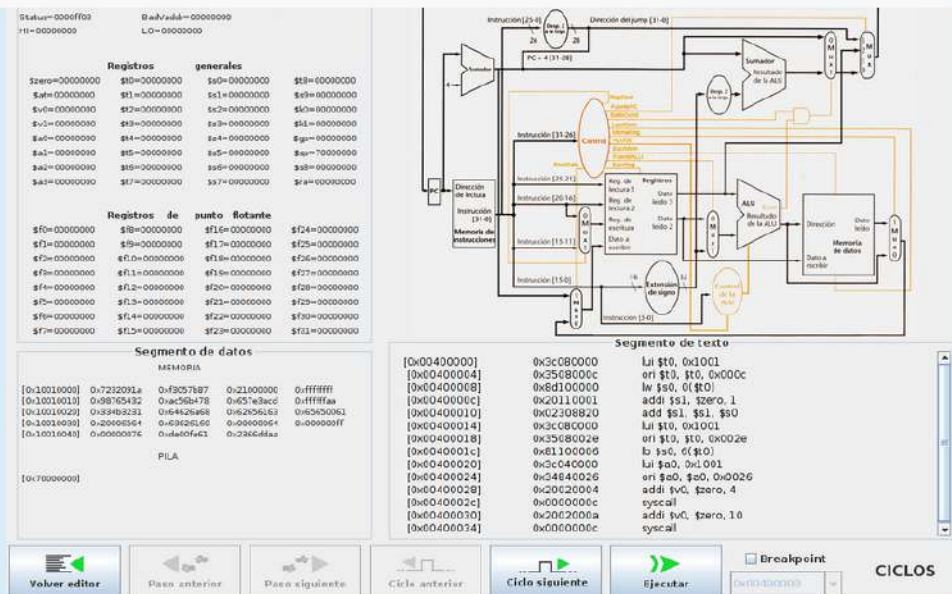


d.

0x00000061







En esta imagen se muestra la ejecución en el simulador de un código MIPS. ¿Cuál es el código máquina correspondiente a la instrucción `lb $s0, 6($t0)?`

Seleccione una:

a. 0x81100006

b. 0x06001081

c. 0x18010060

d. 0x0040001c





Ejecutamos en el simulador el siguiente código MIPS:

```
.data
s: .space 27

.text
.globl main
main:
    lui $t0, 0x1001
    ori $t0, $t0, 0x0012
    addi $t1, $zero, 10
    sw $t1, 0($t0)
```

¿Qué pasará en la ejecución?

Seleccione una:

- ☐ a. Dará un error de sintaxis, ya que el espacio reservado con .space tiene que ser múltiplo de 4
- ☐ b. Dará un error de memoria, ya que la dirección 0x10010012 no es múltiplo de 4
- ☒ c. Se ejecutará correctamente, poniendo el entero 0x0000000a en la posición de memoria 0x10010012 ✖
- ☐ d. Se ejecutará correctamente, poniendo el entero 0x0000000a en el registro \$t0

### Pregunta 7

Incorrecto

Puntuación: -0,33 sobre 1,00



Marcar a pregunta

Ejecutamos en el simulador el siguiente código MIPS:



Ejecutamos en el simulador el siguiente código MIPS:

```
.data
s: .space 20

.text
.globl main
main:
    lui $t0, 0x1001
    ori $t0, $t0, 0x0014
    addi $t1, $zero, 10
    sb $t1, 0($t0)
```

¿Qué pasará en la ejecución?

Seleccione una:

- ☐ a. Dará un error, ya que no podemos usar la orden sb con registros de 4 bytes
- ☐ b. Dará una excepción de "Acceso a memoria no válida"
- ☒ c. Se ejecutará correctamente, poniendo el valor 0x0a en la posición de memoria 0x10010014 ✗
- ☐ d. Se ejecutará correctamente, poniendo el valor 0x0a en el registro \$t0

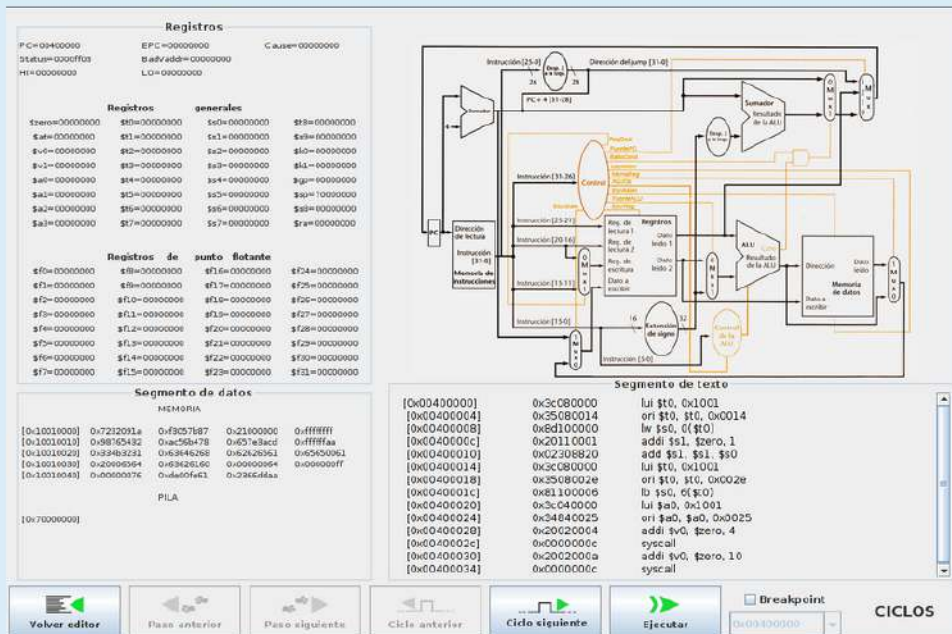
### Pregunta 8

Correcta

Puntuación: 1,00 sobre 1,00



Marcar a pregunta



En esta imagen se muestra la ejecución en el simulador de un código MIPS. Sabiendo que el código ASCII de la letra a minúscula es 0x61, y que las siguientes letras van en orden (b=0x62, c=0x63,...) ¿qué se imprimirá en el primer syscall?

Seleccione una:



a.

bdbcaeba



b.

cdbhbbeaee



c.

bdc

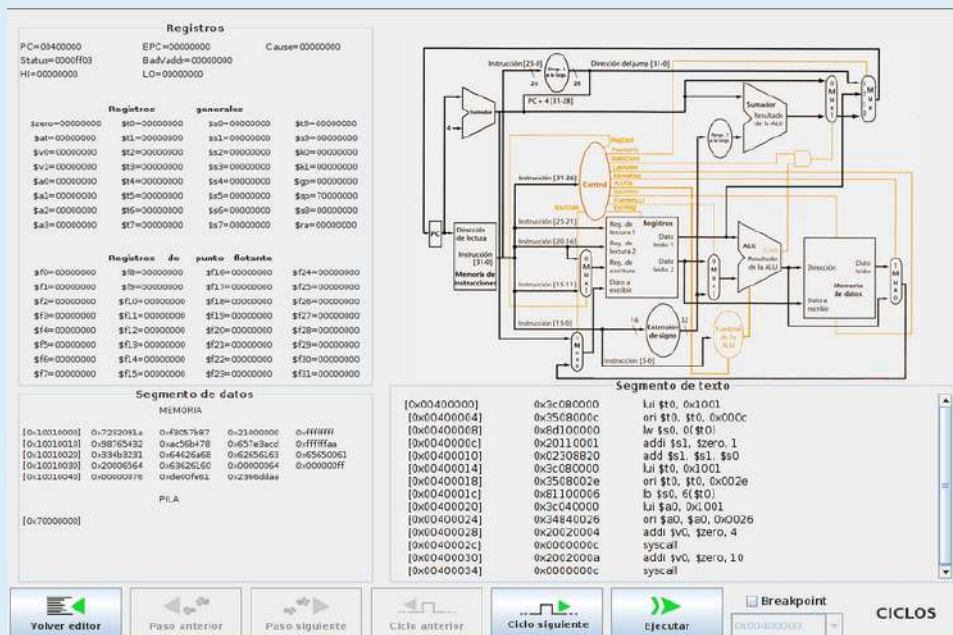


d.

bdcaebba







En esta imagen se muestra la ejecución en el simulador de un código MIPS. ¿Qué valor contendrá el registro \$t0 al finalizar el ciclo 2? (Los ciclos empiezan a contar en 1, cada instrucción se ejecuta en un ciclo).

Seleccione una:

☒ a.

0x1001000c



☐ b.

0xffffffffaa

☐ c.

0x000c1001

☐ d.

0x0c000110



### Pregunta 10

Non respondida

Puntuado fóra de 1,00



Marcar a pregunta

El segmento de datos de un programa MIPS es como sigue:

```
.data
```

```
a: .ascii "H"
```

```
b: .word 0x12, 0x1d, 0x7b, 0x43, 0x66
```

Sabiendo que la primera dirección de la memoria de datos es la 0x10010000, ¿en qué dirección de memoria empieza el entero 0x43?

Seleccione unha:

- ☐ a. 0x1001000c
- ☐ b. 0x10010002
- ☐ c. 0x10010004
- ☐ d. 0x10010010

Finalizar revisión