

- na jednom čipu.
 - CPU komunicira s I/O uređajima pomoću :
 - (data registers) – pohranjuju podatke za prijenos.
 - – sadrže informacije o stanju uređaja.
 - :
 1. – koristi odvojene sabirnice za memoriju i I/O uređaje.
 2. – koristi zajedničke sabirnice za memoriju i I/O uređaje.
-

- pohranjuju se u isti memorijski prostor kao i memorijski registri.
- radi se identično kao za memorijske registre.
- :

- omogućuju direktan pristup memorijskim adresama I/O uređaja.
- :

- :

1.

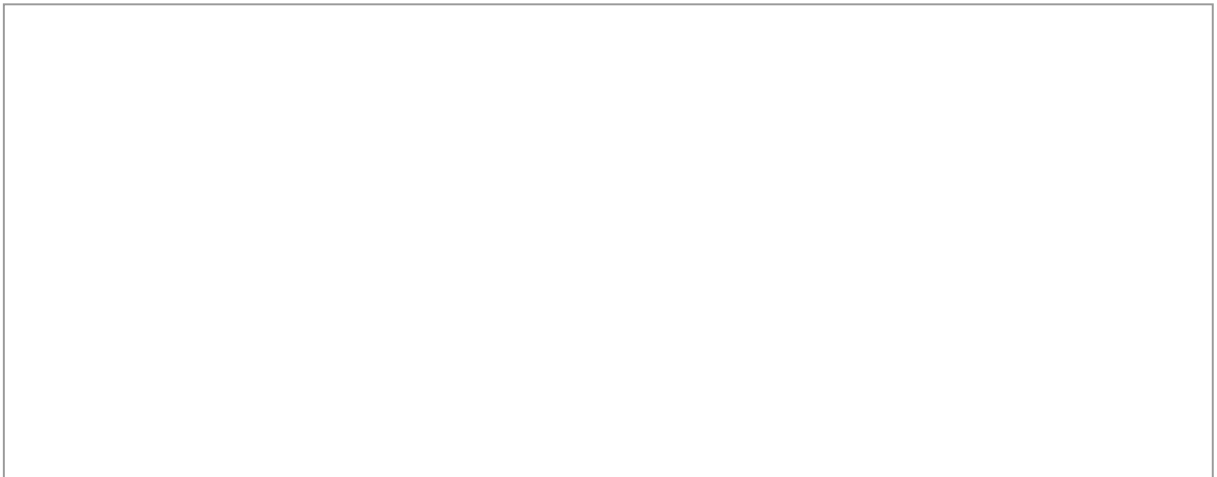
- CPU status I/O uređaja dok operacija ne završi.
- : CPU ne obavlja druge zadatke dok čeka.

2.

- CPU , već nastavlja s radom dok ne primi prekid od I/O uređaja.
- : Omogućava .

-
- prije svake operacije.

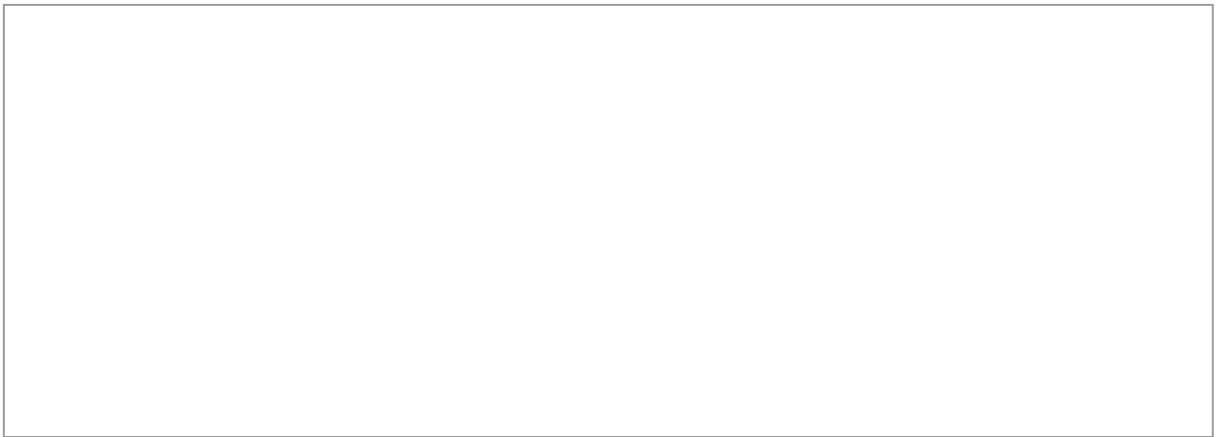
- :



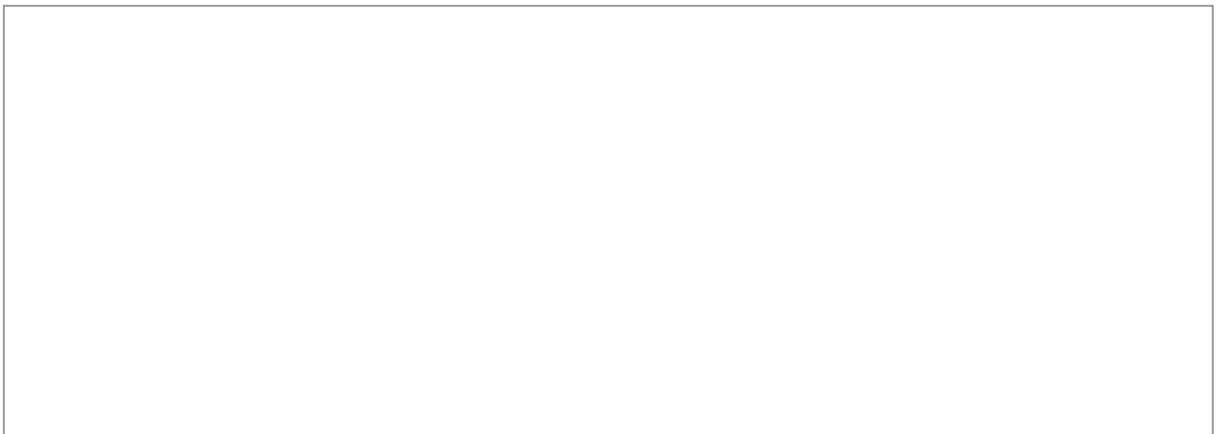
- :



- kada su spremni.
- dok ne primi signal od uređaja.
- :
- – signal koji uređaj šalje CPU-u kada treba uslugu.
 - – odgovor CPU-a kada je spreman opslužiti prekid.
- :
- 1. CPU čeka zahtjev za prekidom.
 2. Kada I/O uređaj završi operaciju, šalje prekid CPU-u.
 3. CPU prebacuje izvršavanje na .
 4. Po završetku, CPU nastavlja prethodno započeti zadatak.
- :



- :



Jednostavna implementacija
Omogućuje CPU-u da izvršava
druge zadatke

CPU ne radi ništa korisno dok čeka
Potrebna je složenija logika (interrupt
handleri)

-

jer omogućava CPU-u da radi druge zadatke dok čeka na I/O uređaj.

