Sažetak PDF-a: Ugradbeni sustavi - ARM arhitektura

ARRGKettես **D**har RISC (Reduced Instruction Set Computing) ugradbenim sustavima. O :

1. Osnovne značajke ARM arhitekture FF

6. Kontrola toka izvršavanja

- Grananje (B Branch):
 - o Uvjetno grananje: B₺ (), ₺ Q().
 - Relativno grananje offset PC .
- Implementacija IF grananja:

```
CMP r0, r1 ; usporedi a i b
BGE false_block ; ako je a >= b, idi na false blok
MOV r0, #5 ; x = 5
B after_if ; preskoči false blok
false_block: SUB r0, r0, r1 ; x = c - d
after_if:
```

Switch-case branch table-a.

7. Implementacija petlji

- For i while petlje koriste uvjetna grananja i base-plus-offset adresiranje.
- Primjer for petlje u C jeziku:

```
for(i=0,f=0; i<N; i++)

f = f + c[i] * x[i];
```

UARM assembly

LDR, MUL i ADD

8. Pozivanje funkcija i rad sa stogom

- BL (Branch and Link)
- Povratak iz funkcije koristi r14 (LR Link Register):

```
BL funkcija ; poziv funkcije
MOV r15, r14 ; povratak iz funkcije
```

• Ugniježđene funkcije koriste stog za čuvanje povratnih adresa.

Zaključak

O ARM , , , ,

- 1 ARM arhitekturu i njezine obitelji procesora.
- 20snovne instrukcije i rad s registrima.
- 3Kako se koristi grananje i petlje u ARM assembly jeziku.
- 4Kako se funkcije pozivaju i kako se koristi stog za povratne adrese.