# General Propouse Input Output

Leer esto primero: http://www.scriptoriumdesigns.com/embedded/gpio\_in.php

Cada puerto de entrada/salida tiene (GPIOx\_)

* 4 Registros de configuración (MODER, OTYPER, OSPEEDR, PUPDR)
* 2 Registros de datos de 32 bits (IDR, ODR)
* 1 Registro de 32 bits para Set/Reset (BSRR)
* 2 Registros de 32 bits para Alternated functions (AFRH, AFRL)

La salida de datos puede hacerse desde u periférico (vía alternated function) o vía un registro de datos (ODR). Con la entrada pasa lo mismo (Registro IDR).

Se puede setear el estado de entrada como: pull up, pull down, floaging y analog.

En el siguiente gráfico se puede ver la estructura del controlador del puerto.

