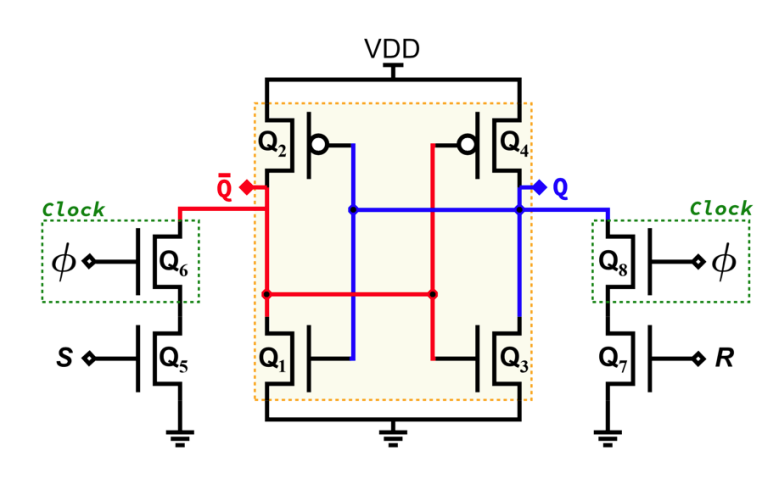
A partir das dimensões dos transistores NMOS e PMOS do projeto

,

,



Q2 e Q4 são PMOS: ,

Valores de W serão ligeiramente aumentados por conta da largura mínima necessária para os pulsos de set e reset

Q1 e Q3 são NMOS: ,

Q6 e Q5 são equivalentes à Q1, e Q7 e Q8 são equivalentes à Q3. Por estarem em série, temos:

Q5, Q6, Q7, Q8:

,