

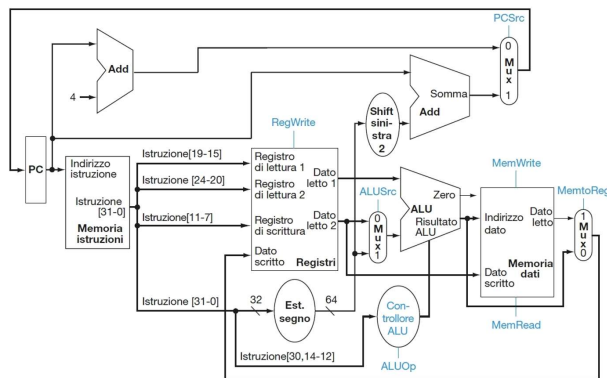
Iniziato	martedì, 23 maggio 2023, 14:33
Stato	Completato
Terminato	martedì, 23 maggio 2023, 14:51
Tempo impiegato	18 min. 10 secondi
Punteggio	0,00/5,00
Valutazione	0,00 su un massimo di 10,00 (0%)

Domanda 1

Risposta non data

Punteggio max.: 1,00

Descrivi le caratteristiche principali dell'architettura rappresentata nella figura seguente.



Domanda 2

Risposta non data

Punteggio max.: 1,00

Scrivere il circuito logico che definisce un multiplexer a 4 ingressi e 2 vie.

Domanda 3

Risposta non data

Punteggio max.: 1,00

Scrivi un programma nell'assembler del Risc-V che, dato un vettore A di interi a 12 posizioni (da A[0] a A[11]) ed un vettore B calcoli e memorizzi $B[i] = A[i]^2$ e in B[12] la somma dei valori di A ($B[12] = \sum A[i]$)

Domanda 4

Risposta non data

Punteggio max.: 1,00

Nel caso dell'estensione vettoriale SSE, con vettori da 128 bit, qual è il numero minimo di istruzioni necessarie per effettuare il calcolo di $B[i] = A[i]^2$?

Domanda 5

Risposta non data

Punteggio max.: 1,00

Spiegare il comportamento del seguente programma multithreaded

```
array A = {0,0,0};
```

```
int i=0;
```

```
int j=0;
```

Thread P1:	Thread P2:	Thread P2:
<pre>while (i<2) { A[i]=1; i = i+1; }</pre>	<pre>A[i]=2;</pre>	<pre>A[j]=3;</pre>

