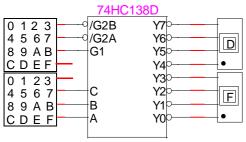
## Note bem:

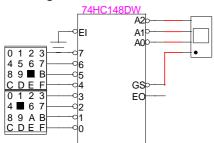
- Nas entradas e saídas dos blocos MSI, ordem (alfabética ou numérica) crescente corresponde a significância crescente.
- Nos visores hexadecimais, o ponto assinala a entrada correspondente ao bit menos significativo.
- 1) No circuito da figura seguinte, foi seleccionado no teclado hexadecimal o dígito assinalado. Que valor surgirá no visor hexadecimal?



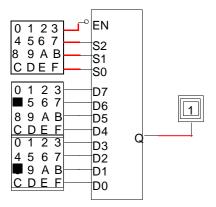
2) No circuito da figura seguinte, surgiram nos visores hexadecimais os valores indicados. Que valores poderão ter sido seleccionados nos teclados hexadecimais? Indique todas as hipóteses.



3) No circuito da figura seguinte, foram seleccionados nos teclados hexadecimais os dígitos assinalados. Que valor surgirá no visor hexadecimal?

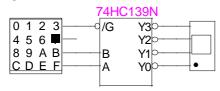


4) No circuito da figura seguinte, foram seleccionados nos teclados hexadecimais ligados a **D7..0** os dígitos assinalados. A saída tomou o valor indicado. Que dígitos poderão ter sido seleccionados no outro teclado? Indique <u>todas</u> as hipóteses.

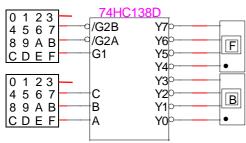


## **Variante**

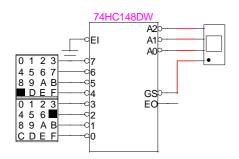
1) No circuito da figura seguinte, foi seleccionado no teclado hexadecimal o dígito assinalado. Que valor surgirá no visor hexadecimal?



2) No circuito da figura seguinte, surgiram nos visores hexadecimais os valores indicados. Que valores poderão ter sido seleccionados nos teclados hexadecimais? Indique todas as hipóteses.



3) No circuito da figura seguinte, foram seleccionados nos teclados hexadecimais os dígitos assinalados. Que valor surgirá no visor hexadecimal?



4) No circuito da figura seguinte, foram seleccionados nos teclados hexadecimais ligados a **D7..0** os dígitos assinalados. A saída tomou o valor indicado. Que dígitos poderão ter sido seleccionados no outro teclado? Indique <u>todas</u> as hipóteses.

