

PORTE LOGICHE

MARCO CELLINI MARCO TRANASO 3º INFORMATICA TELECOMUNICAZIONI PROF. P. CADILI RISPI R. BIANCO



OR Logico

L'operatore logico **OR** (o somma logica) agisce su due o più variabili e dà come risultato 1, quando almeno una delle variabili in ingresso vale 1, e 0, quando tutte le variabili sono 0.

C = A + B

Α	В	С
0	0	0
0	1	1
1	0	1
1	1	1

a

b



AND Logico

L'operatore logico AND (o prodotto logico) agisce su due o più variabili e dà come risultato 1, solo quando tutte le variabili in ingresso valgono 1, e 0, quando almeno una delle variabili vale 0.

$$C = A * B$$

Α	В	С
0	0	0
0	1	0
1	0	0
1	1	1



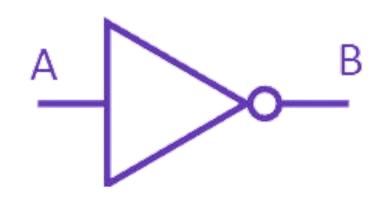


NOT Logico

L'operatore logico **NOT** (o negato) agisce su una sola variabile e ne inverte il livello logico.

$$\mathbf{B} = \overline{\mathbf{A}}$$
 oppure $\mathbf{B} = /\mathbf{A}$

Α	В
0	1
1	0



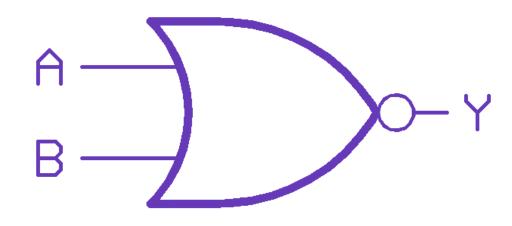


NOR Logico

L'operatore logico **NOR** la cui funzione vale $\mathbf{Y} = \mathbf{A} + \mathbf{B}$ è ottenuto negando la somma logica e dà come risultato 0 quando almeno uno degli ingressi vale 1.

$$\mathbf{Y} = \overline{\mathbf{A} + \mathbf{B}}$$

Α	В	Y
0	0	1
0	1	0
1	0	0
1	1	0



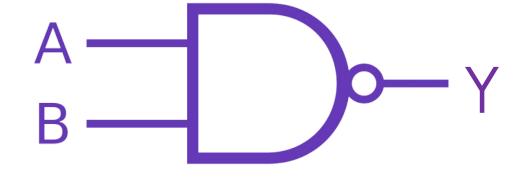


NAND Logico

L'operatore logico **NAND** espresso con la funzione $\mathbf{Y} = \mathbf{A} * \mathbf{B}$ si ottiene negando il prodotto logico e dà risultato 1, quando almeno uno degli ingressi vale 0.

$$\mathbf{Y} = \overline{\mathbf{A} * \mathbf{B}}$$

Α	В	Υ
0	0	1
0	1	1
1	0	1
1	1	0



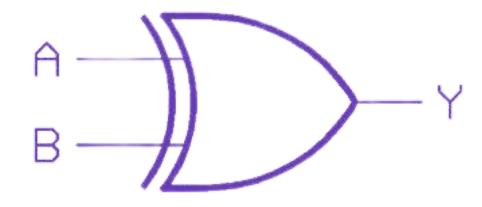


EXOR Logico

L'operatore logico **EXOR** tra due variabili, definita con l'espressione $\mathbf{Y} = \mathbf{A} \oplus \mathbf{B}$. L'uscita vale 1 solo se A oppure B valgono 1, ma non entrambi contemporaneamente.

$$\mathbf{Y} = \mathbf{A} \oplus \mathbf{B}$$

Α	В	Υ
0	0	0
0	1	1
1	0	1
1	1	0





Esperienza di laboratorio

Data l'equazione di una rete di elementi logici, rappresenta la tabella della verità e il circuito composto da i vari operatori logici.

$$Y = \overline{A} * B + \overline{C}$$



Esperienza di laboratorio

➤ Suddividiamo e analizziamo l'equazione distinguendo le varie porte logiche.

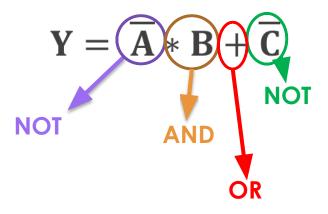




Tabella della verità

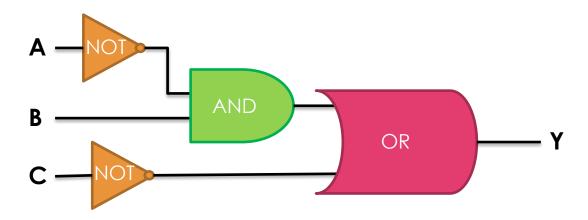
Ora procediamo riempiendo la tabella della verità.

Α	В	С				Υ
0	0	0	1	0	1	1
0	0	1	1	0	0	0
0	1	0	1	1	1	1
0	1	1	1	1	0	1
1	0	0	0	0	1	1
1	0	1	0	0	0	0
1	1	0	0	0	1	1
1	1	1	0	0	0	0



Circuito elettrico

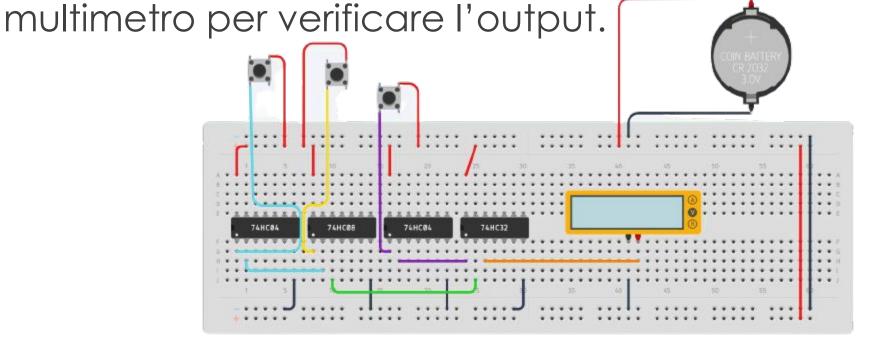
Adesso sulla base della tabella della verità creiamo il circuito elettrico.





Circuito su Tinkercad

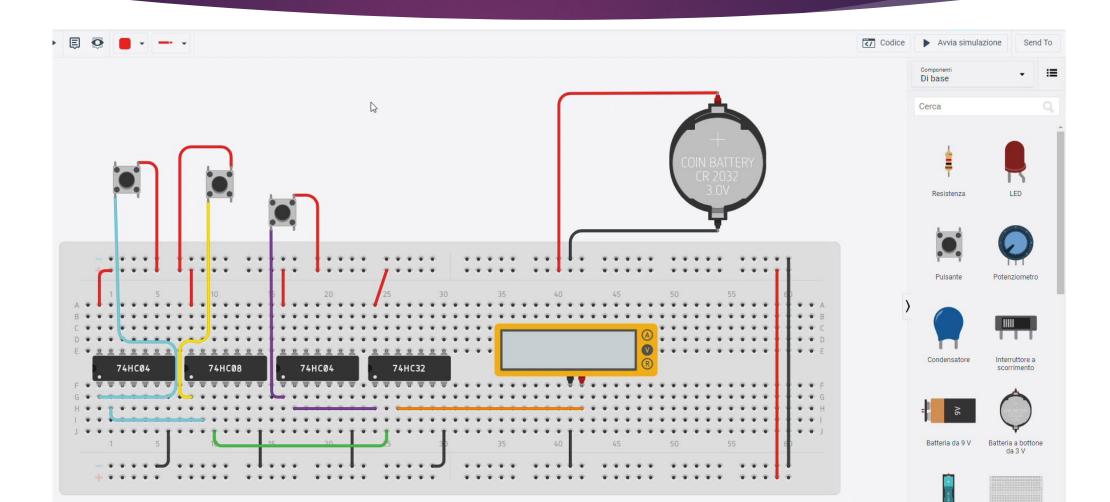
 Adesso riproduciamo il circuito elettrico su Tinkercad con le 4 porte logiche, una fonte di corrente, 3 pulsanti, e un



Link Tinkercad: https://www.tinkercad.com/things/hagaDPKAxBG



Simulazione circuito





GRAZIE PER L'ATTENZIONE