#### INFORMAZIONI PERSONALI

#### Marco Casavola



- 50100 Firenze (Italia)
- 🗎 (+39) 348 8241801 🏻 🖀 (+39) 055 454329
- marcocsv@gmail.com
- in https://www.linkedin.com/in/marco-casavola/ 10 https://marcocasavola.netlify.com/

Sesso Maschile | Data di nascita 04/10/1989 | Nazionalità Italiana

#### ESPERIENZA PROFESSIONALE

#### 11/12/2019-20/04/2020

#### **Tirocinante**

X-Phase s.r.l., Firenze (Italia)

Per il mio lavoro di tesi magistrale ho progettato due schede digitali per un sistema ecografico programmabile. Le mie attività sono state:

- Analisi delle specifiche di progetto e scelta dei componenti;
- Progetto e stesura degli schemi elettrici;
- Sbroglio del circuito;
- Testing e documentazione del progetto;

#### 04/10/2019-11/11/2019

#### **PCB** Designer

AppliCon s.r.l., Cosenza (Italia)

Ho lavorato come *freelancer* al progetto di una scheda elettronica per applicazioni sottomarine. Il mio ruolo è stato lo sbroglio del circuito stampato.

#### 01/2014-10/2019

#### Tecnico riparatore elettronica di consumo

MCE - Audio Electronics Devices, Firenze (Italia)

- Riparazione di dispositivi audio commerciali;
- Progettazione e assemblaggio di schede elettroniche;
- Revisione e taratura di amplificatori audio a valvole;

#### ISTRUZIONE E FORMAZIONE

#### 10/2017-04/2020

#### Laurea Magistrale in Ingegneria Elettronica

Livello 7 QEQ

Università degli Studi di Firenze, Firenze (Italia)

Titolo della Tesi: "Progetto e sviluppo di una scheda di elaborazione dei segnali digitali in formato modulare CompactPCI® Serial e relativo *Backplane* per sistemi ecografici programmabili" Relatori: E. Boni, A. Ramalli, A. Cellai

#### 06/05/2019-23/06/2019

#### Advanced Pcb Layout Course

Fedevel Academy

https://www.fedevel.com/academy/

Corso online di progettazione elettronica avanzata. L'obbiettivo del corso era lo sbroglio del PCB di un SoM ospitante un processore della serie i.MX 6.

Software usato: Altium Designer

Documenti collegati Advanced PCB Layout Certificate.pdf





#### 10/2010-10/2017

## Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni

Livello 6 QEQ

Università degli Studi di Firenze, Firenze (Italia)

Titolo della Tesi: "Progetto e sviluppo di un sistema di misura di emissione di correnti armoniche" Relatore: E. Boni

#### COMPETENZE PERSONALI

#### Lingua madre

#### italiano

#### Lingue straniere

COMPRENSIONE		PARLATO		PRODUZIONE SCRITTA
Ascolto	Lettura	Interazione	Produzione orale	
B2	B2	B2	B2	B2

inglese

Livelli: A1 e A2: Utente base - B1 e B2: Utente autonomo - C1 e C2: Utente avanzato Quadro Comune Europeo di Riferimento delle Lingue - Scheda per l'autovalutazione

#### Competenze comunicative

- Ottima capacità di lavoro di squadra, avendo lavorato all'interno di un team di progettisti elettronici durante il mio tirocinio svolto presso un'azienda, nel corso del mio lavoro di tesi magistrale.
- Buone capacità comunicative, tutoring e ascolto empatico.

## Competenze organizzative e gestionali

- Buone capacità organizzative e di approccio metodico alla soluzione dei problemi maturate nel corso delle esperienze di laboratorio presso UniFI e nel corso del mio tirocinio.
- Capacità di curare la logistica di laboratori di elettronica (approvvigionamento componenti, BOM, magazzino), avendo gestito un laboratorio di elettronica come attività in proprio.

#### Competenze professionali

- Progettazione di schede elettroniche ad elevata complessita e con segnali digitali ad alta frequenza.
- Testing e debug di schede elettroniche tramite strumentazione da laboratorio: oscilloscopio, generatore di segnali, analizzatore di spettro, analizzatore di reti.
- Saldatura e *rework* di componenti elettronici a livello scheda, a mano e con aria calda.
- Sviluppo firmware per microcontrollori e FPGA.
- Elaborazione di segnali digitali tramite PC.
- Conoscenza di CAD di progettazione meccanica.

#### Competenze digitali

AUTOVALUTAZIONE							
Elaborazione delle informazioni	Comunicazione	Creazione di Contenuti	Sicurezza	Risoluzione di problemi			
Utente autonomo	Utente avanzato	Utente avanzato	Utente avanzato	Utente autonomo			

#### Competenze digitali - Scheda per l'autovalutazione

- Linguaggi di programmazione conosciuti: C, VHDL.
- Progettazione elettronica: Altium Designer, Cadence Allegro, Kicad, Autodesk Eagle.
- Simulazione elettronica: Advanced Design System, LTSpice, NI Multisim, NI LabView.
- Elaborazione dati e calcolo numerico: Matlab.
- Progettazione meccanica: Solidworks.
- Software per ufficio: Pacchetto Microsoft Office.
- IDE: Eclipse, STM32cubeMX, Atollic TrueStudio, Arduino IDE.



#### Curriculum vitae Marco Casavola

■ Altri Software: Latex, Protools, Adobe Photoshop, Slack.

#### Altre competenze

- Musicista: chitarrista elettrico e acustico, oltre 10 anni di attività concertistica in complessi musicali e altrettanti nell'insegnamento.
- Sport: pallacanestro, atletica.
- Hobbies: viaggi, lettura, tecniche di registrazione audio, nautica da diporto, pesca in apnea, uso di simulatori di volo.

Patente di guida

В

#### **ULTERIORI INFORMAZIONI**

#### Trattamento dei dati personali

Autorizzo il trattamento dei dati personali contenuti nel mio curriculum vitae in base all'art. 13 del D. Lgs. 196/2003 e all'art. 13 del Regolamento UE 2016/679 relativo alla protezione delle persone fisiche con riguardo al trattamento dei dati personali.

#### **ALLEGATI**

■ Advanced PCB Layout Certificate.pdf



### Advanced PCB Layout Certificate.pdf @

### **€** FEDEVEL ACADEMY

# **CERTIFICATION**

This is to certify that

# Marco Casavola

has successfully completed a course

# Advanced PCB Layout

Date: 6 MAY 2019 - 23 JUN 2019

Course tutor Robert Euranee



Software used: Altium Designer

Course content: 1) Placement 2) Basic Rules & Basic Stackup, Fanout under CPU, DDR3 preliminary layout 3) Board fanout, Planning Layout, Crosstalk, Impedances & Stackup 4) High Speed Design Rules & Routing, Layer ordering 5) Number of layers, Layout 6) Length matching, About memory routing, Polygons & Power Planes 7) Checking PCB, Length tuning, Finishing PCB, Generating & Checking gerber files

Certificate number: 78e6e8d99a5608112912412baf6abbd9

**€** FEDEVEL