Ánalise DC em Amplificadores com BJT

Obs: A apostila "Eletrônica Básica Amplificadores Analógicos BJT" (Veronese PR,
2014) descreve cálculos sobre análise DC e análise
AC de diversos circuitos com BJT.

Os exercícios a seguir descrevem apenas a análise DC!

Observe:

1) O exercício a seguir descreve o cálculo da polarização em um amplificador cascata com realimentação DC

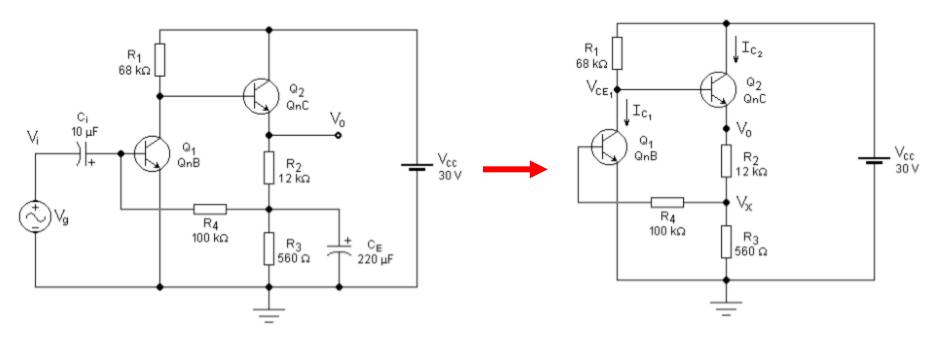
(exercício 9 - resolvido na apostila "BJT - Eletrônica Básica - Amplificadores Analógicos BJT- Exercicios - v. 2014 Rev. 06" (pgs. 35 – 38)

A análise AC deste exercício (pg. 38 – 41) será analisada posteriormente!

2) A polarização não é por divisor de tensão (a mais utilizada devido a estabilidade)

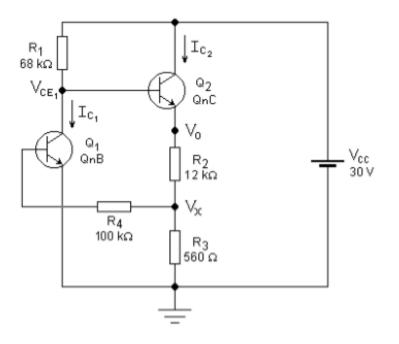
Amplificadores em Cascata com Realimentação DC

O circuito da Figura abaixo é um **amplificador em cascata com realimentação DC** que executa a mesma função eletrônica de um amplificador com acoplamento direto (ou sem acoplamento DC), isto é, tem **alto ganho de amplificação**.

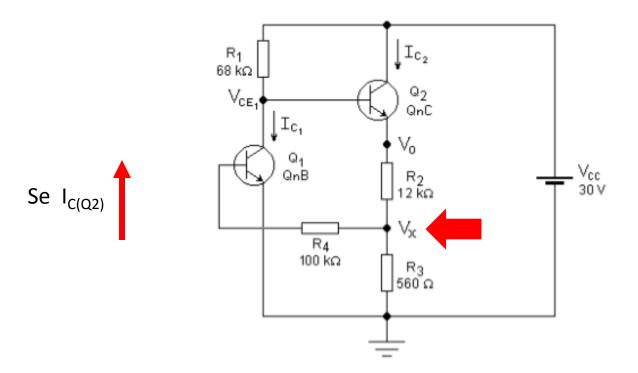


Amplificador em Cascata com Realimentação DC

Equivalente DC



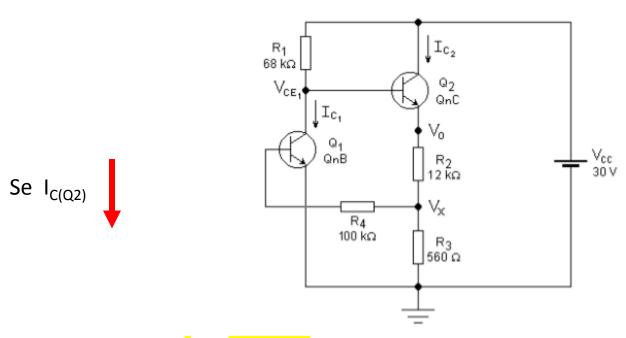
A polarização do primeiro transistor (Q_1) não é obtida pelo tradicional divisor de tensão de base, mas através de uma realimentação negativa em corrente contínua que tem por objetivo dar maior estabilidade ao ponto quiescente global do circuito.



Se, por algum motivo, $I_{C(Q2)}$ aumenta, a tensão V_X também aumentará, injetando mais corrente na base de Q_1 , fazendo, portanto, $I_{C(Q1)}$ aumentar.

O aumento de $I_{C(Q1)}$, no entanto, faz a tensão V_{CE1} cair (pois a corrente em R_1 tem que aumentar), fazendo, portanto, com que $I_{B(Q2)}$ diminua e, consequentemente, fazendo com que $I_{C}(Q_2)$ diminua.

O aumento de $I_{C(Q2)}$ causa, necessariamente, uma contrarreação que tende a deixar o circuito estável em DC.

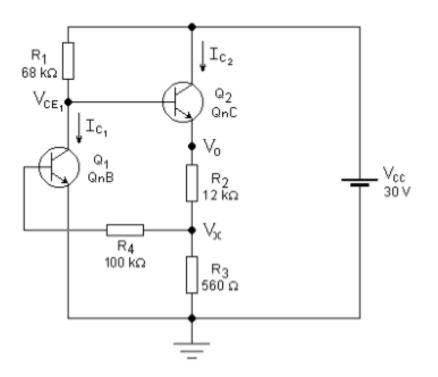


Se, por algum motivo, $I_{C(Q2)}$ diminui, a tensão V_X também diminuirá, injetando menos corrente na base de Q_1 , fazendo, portanto, $I_{C(Q1)}$ diminuir.

A diminuição de $I_{C(Q1)}$, no entanto, faz a tensão V_{CE1} crescer (pois a corrente em R_1 tem que diminuir), fazendo, portanto, com que $I_{B(Q2)}$ aumente e, consequentemente, fazendo com que $I_{C(Q2)}$ aumente.

A diminuição de $I_{C(Q2)}$ causa, necessariamente, uma contrarreação que tende a deixar o circuito estável em DC.

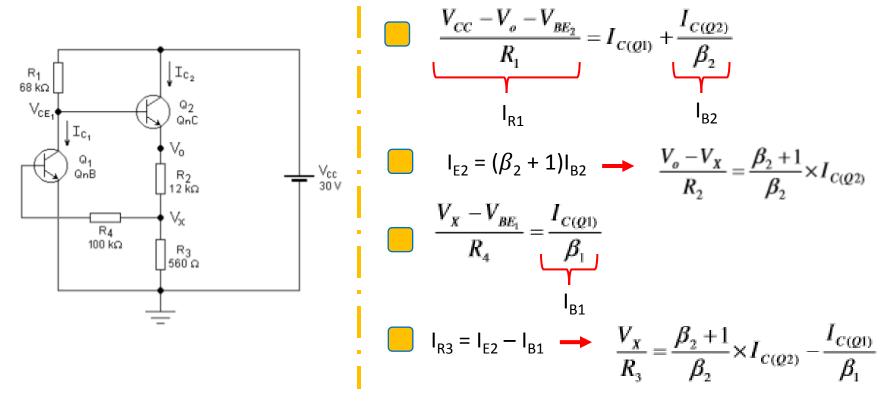
Esse elo amarrado, conhecido como **REALIMENTAÇÃO NEGATIVA**, estabelece grande estabilidade ao ponto quiescente.



As grandezas V_{CC} ; β_1 ; V_{BE1} ; β_2 e V_{BE2} , assim como os resistores R_1 , R_2 , R_3 e R_4 , são consideradas conhecidas.

As incógnitas do circuito são: $I_{C(Q1)}$, $I_{C(Q2)}$, V_{CE1} , V_{CE2} e V_o .

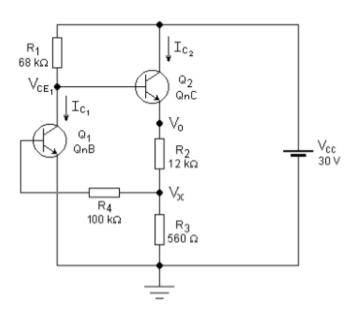
Equacionando-se o circuito, tem-se que:



Isolando-se as variáveis do sistema de quatro equações e quatro incógnitas acima, obtém-se:

$$I_{C(Q^2)} = \frac{V_{BE_1} \times (\beta_1 R_1 - R_3) + (V_{CC} - V_{BE_2}) \times (R_3 + R_4)}{R_1 \times (R_3 + R_4) + (\beta_2 + 1) \times [R_2 \times (R_3 + R_4) + R_3 \times (\beta_1 R_1 + R_4)]} \times \beta_2$$

$$I_{C(Q1)} = \frac{V_{CC} - V_{BE_2} - \frac{I_{C(Q2)}}{\beta_2} \times \left[(\beta_2 + 1) \times (R_2 + R_3) + R_1 \right]}{\beta_1 R_1 - R_3} \times \beta_1$$



$$V_{CE1} = V_{B2} + V_{O}$$

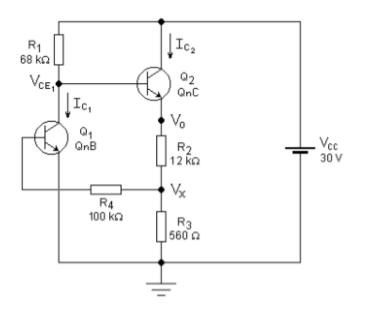
$$\frac{V_{CC} - V_o - V_{BE_2}}{R_1} = I_{C(Q1)} + \frac{I_{C(Q2)}}{\beta_2}$$

$$I_{R1} \qquad I_{R2}$$

$$I_{E2} = (\beta_2 + 1)I_{B2} \rightarrow \frac{V_o - V_X}{R_2} = \frac{\beta_2 + 1}{\beta_2} \times I_{C(Q2)}$$

$$\frac{V_X - V_{BE_1}}{R_4} = \frac{I_{C(Q1)}}{\beta_1}$$

$$I_{R3} = I_{E2} - I_{B1} \longrightarrow \frac{V_X}{R_3} = \frac{\beta_2 + 1}{\beta_2} \times I_{C(Q2)} - \frac{I_{C(Q1)}}{\beta_1}$$



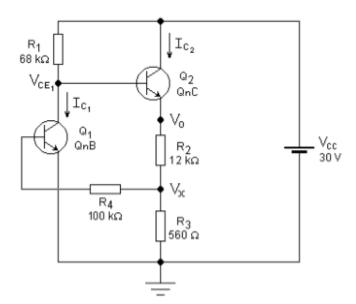
Sabendo-se que:

$$V_{CE_{1}} = V_{o} + V_{BE_{2}}$$

$$V_{CE_{1}} = V_{o} + V_{BE_{2}} + \frac{I_{C(Q1)}}{\beta_{1}} \times R_{4} + \frac{\beta_{2} + 1}{\beta_{2}} \times R_{2} \times I_{C(Q2)}$$

$$V_{CE_{2}} = V_{CC} - V_{o}$$

$$V_{CE_{2}} = V_{CC} - V_{BE_{1}} - \frac{I_{C(Q1)}}{\beta_{1}} \times R_{4} - \frac{\beta_{2} + 1}{\beta_{2}} \times R_{2} \times I_{C(Q2)}$$



Para transistores modernos de Si, que possuem $\beta >> 100$, as equações acima podem ser simplificadas, com um erro inferior a \pm 10%, para:

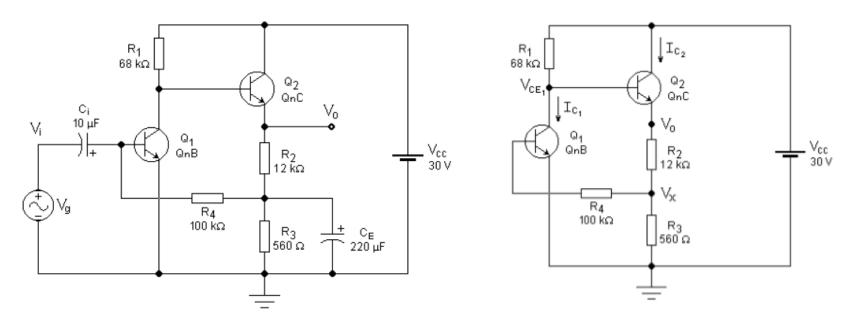
$$I_{C(Q^2)} = \frac{V_{BE_1} \times (\beta_1 R_1 - R_3) + (V_{CC} - V_{BE_2}) \times (R_3 + R_4)}{R_1 \times (R_3 + R_4) + (\beta_2 + 1) \times [R_2 \times (R_3 + R_4) + R_3 \times (\beta_1 R_1 + R_4)]} \times \beta_2 \longrightarrow I_{C(Q^2)} \approx \frac{V_{BE_1}}{R_3}$$

$$I_{C(Q1)} = \frac{V_{CC} - V_{BE_2} - \frac{I_{C(Q2)}}{\beta_2} \times [(\beta_2 + 1) \times (R_2 + R_3) + R_1]}{\beta_1 R_1 - R_3} \times \beta_1 \longrightarrow I_{C(Q1)} \approx \frac{V_{CC} - V_{BE_2} - \frac{R_2 + R_3}{R_3} \times V_{BE_1}}{R_1}$$

Exercício

Determine o ponto de polarização do amplificador em cascata abaixco com realimentação DC

Dados @ 25 °C:
$$Q_1 \equiv \beta = 333,284$$
; $V_{BE} = 0,5986 \ V$
 $Q_2 \equiv \beta = 660,108$; $V_{BE} = 0,6403 \ V$;



Equivalente DC

$$I_{C(Q^2)} = \frac{V_{BE_1} \times (\beta_1 R_1 - R_3) + (V_{CC} - V_{BE_2}) \times (R_3 + R_4)}{R_1 \times (R_3 + R_4) + (\beta_2 + 1) \times [R_2 \times (R_3 + R_4) + R_3 \times (\beta_1 R_1 + R_4)]} \times \beta_2$$

$$I_{C(Q^2)} = \frac{0,5986 \times (333,284 \times 68k - 560) + (30 - 0,6403) \times 12,56k}{68k \times 12,56k + 661,108 \times [12k \times 12,56k + 560 \times (333,284 \times 68k + 100k)]} \times 660,108$$

 $I_{C(O2)} = 1,18108 \text{ mA}$

$$I_{C(Q_1)} = \frac{V_{CC} - V_{BE_2} - \frac{I_{C(Q_2)}}{\beta_2} \times [(\beta_2 + 1) \times (R_2 + R_3) + R_1]}{\beta_1 R_1 - R_3} \times \beta_1$$

$$I_{\scriptscriptstyle C(Q1)} = \frac{30 - 0,6403 - \frac{1,18108m}{660,108} \times \left[661,108 \times 12,56k + 68k\right]}{333,284 \times 68k - 560} \times 333,284$$

$$I_{C(Q1)} = 211,494 \,\mu\text{A}$$

$$V_{CE_1} = V_{BE_1} + V_{BE_2} + \frac{I_{C(Q1)}}{\beta_1} \times R_4 + \frac{\beta_2 + 1}{\beta_2} \times R_2 \times I_{C(Q2)}$$

$$V_{CE_1} = 0,5986 + 0,6403 + \frac{211,494\mu}{333,284} \times 100k + \frac{661,108}{660,108} \times 12k \times 1,18108m = 15,4967$$
 [V]

$$V_{CE_2} = V_{CC} - V_{BE_1} - \frac{I_{C(Q1)}}{\beta_1} \times R_4 - \frac{\beta_2 + 1}{\beta_2} \times R_2 \times I_{C(Q2)}$$

$$V_{CE_2} = 30 - 0,5986 - \frac{211,494\mu}{333,284} \times 100k - \frac{661,108}{660,108} \times 12k \times 1,18108m = 15,1436$$
 [V]

Se os transistores possuírem uma variação de β na faixa $190 \le \beta \le 680$, as correntes de coletor terão uma pequena variação nas faixas:

$$195 \ \mu A \le I_{C(Q1)} \le 220 \ \mu A$$

 $1,12 \ mA \le I_{C(Q2)} \le 1,25 \ mA$

mostrando a estabilidade do ponto quiescente.

Amplificador Coletor Comum com Bootstrap

Exercício

Determine o ponto de polarização do amplificador coletor comum com boostrap da figura 11.

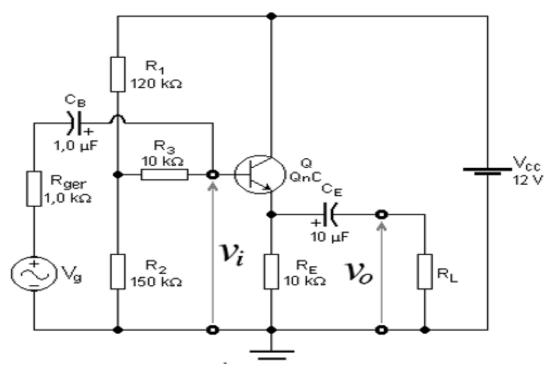


Fig. 11 - Amplificador coletor comum com boostrap

Grandezas quiescentes:

$$V_{BB} = \frac{R_2}{R_1 + R_2} \times V_{CC} = \frac{150k}{120k + 150k} \times 12 = 6,667$$
 [V]

$$R_B = R_B + R_3 = \frac{R_1 \times R_2}{R_1 + R_2} + R_3 = \frac{120k \times 150k}{120k + 150k} + 10k = 76,667$$
 [k\O]

Corrente de coletor (I_{CQ}) , tensão de emissor (V_E) e tensão coletor-emissor (V_{CEQ})

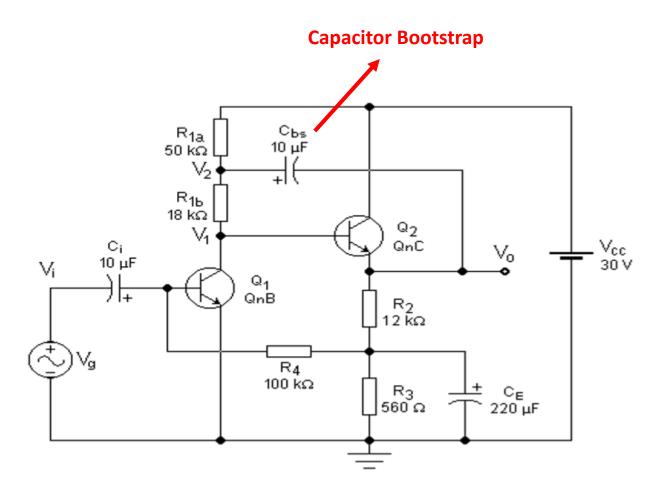
$$I_{C_Q} = \frac{(V_{BB} - V_{BE}) \times \beta}{R_B + (\beta + 1) \times R_E} = \frac{(6,667 - 0,624) \times 535,94}{76,667k + 536,94 \times 10k} = 594,6654 \quad [\mu A]$$

$$V_E = \frac{\beta + 1}{\beta} \times I_{C_Q} \times R_E = \frac{536,94}{535,94} \times 594,6654 \mu \times 10k = 5,958 \quad [V]$$

$$V_{CE_Q} = 12 - 5,958 = 6,042$$
 [V]

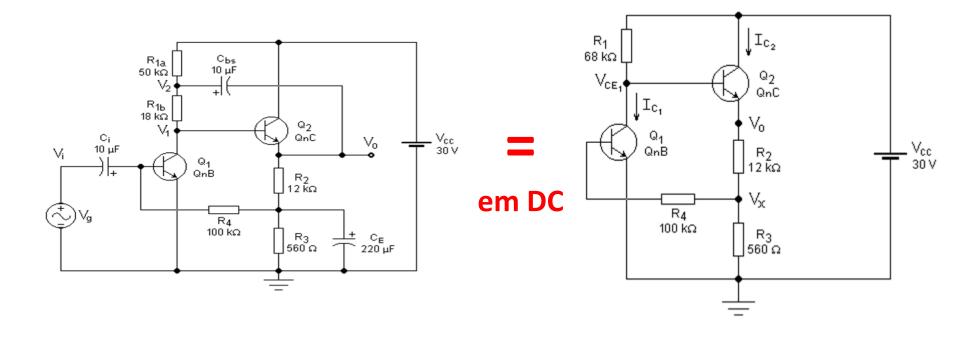
Amplificadores em Cascata com Bootsrap

Bootstrap circuit is one where part of the output of an amplifier stage is applied to the input, so as to alter the input impedance of the amplifier.



Esse artifício tem como objetivo aumentar a impedância vista pelo coletor de Q_1 e, consequentemente, aumentar o ganho do primeiro estágio. O estudo teórico desse efeito é conseguido através da aplicação do Teorema de Miller.

Como em DC o circuito é idêntico ao equivalente DC do amplificador em cascata com realimentação DC, o ponto quiescente é o mesmo que foi calculado para esse circuito. Esse fato ocorre porque o capacitor C_{bs} é um circuito aberto para DC, em regime permanente, não afetando, assim, o ponto quiescente.



O resistor R1 do circuito equivalente DC foi substituído por dois resistores em série, cuja soma permanece igual ao valor original de R1, não causando, também, nenhuma alteração em DC. Em AC, no entanto, o comportamento dos circuitos são diferentes.

