

Connettore	Etichetta	Tipo	Descrizione
J8	PADDLE	54548-1071	Interfaccia paddle

7. I connettori **J1, J4, J5, J6, J7, J8** devono essere posizionati lungo il bordo inferiore della scheda.
8. Il connettore **J8** deve essere posizionato a 38mm dal bordo destro della scheda.
9. Il piano di massa **GND** deve essere solido e continuo, a meno eventualmente della net **CHASSIS_GND**.
10. I diodi TVS (**SMBJ***A**) devono essere piazzati il più vicino possibile ai connettori associati.
11. La net **CHASSIS_GND**, (copper area?) deve essere posizionata lungo tutto il bordo inferiore e accogliere tutti gli anodi dei diodi TVS.
12. I fori **E** ed **F** devono essere connessi alla net **CHASSIS_GND** così come indicato nello schematico dai fori **MH1** e **MH2**. Il foro **MH1** sarà connesso a **GND** tramite **R6** il più vicino possibile al foro.
13. Riportare sulla serigrafia le etichette espresse dalla proprietà **COMMENT** dei componenti dello schematico, limitatamente ai connettori, ai testpoint e ai led. NON INCLUDERE LE PARENTESI QUADRE.
14. Piazzare i led sullo strato TOP.