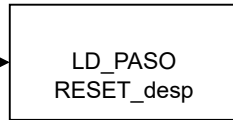


*

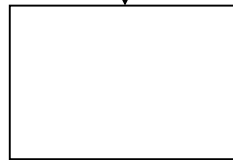
E1

*

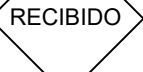


Esperamos a que llegue la primera señal, la cual es un 0

E2



LD_DIFF
DEC_PASO



0

1

E7

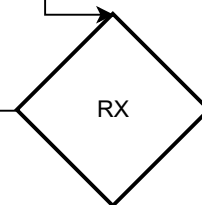
MANDANDO

0

O UT_PASO

others

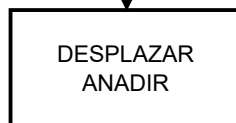
18,9



1

Otros

E4



0

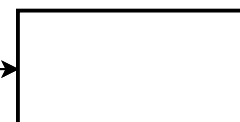
E5

Eesperar

YMEDIO
LD_DIFF

RX

1



AC_DIFF

1

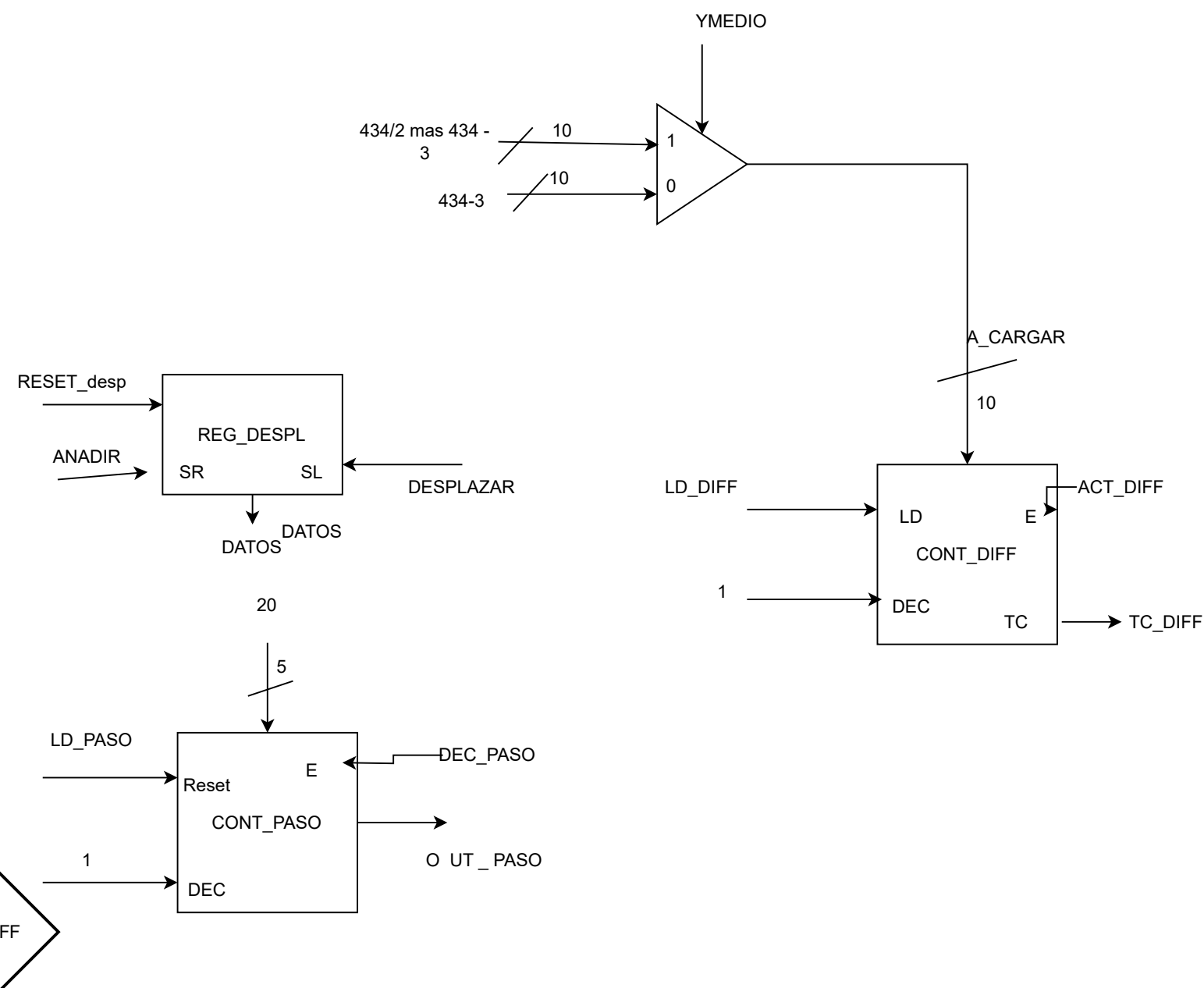
TC_DI

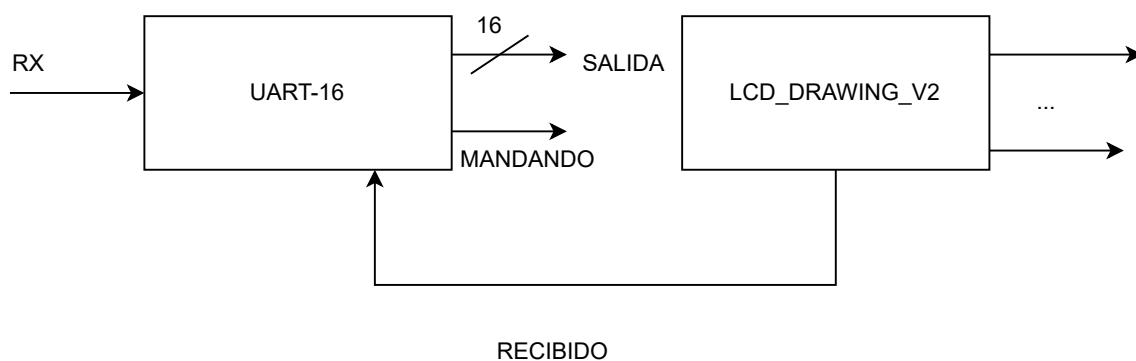
0

¿Porque esos números?

El protocolo UART manda 115200 bit por segundos, y el clock se ejecuta cada 20ns, es decir, un cada $2 \cdot 10^{-8}$ segundos. Si hacemos la inversa podemos ver que es un total de 50 millones de veces por segundo. Si dividimos podemos ver que por cada vez que recibimos un bit, han pasado 434 señales de clock. También hay que tener en cuenta que nuestra maquina tarda 3 ciclos en procesar los datos recibidos, por lo que se restara 3 a las entradas.

$$50000000/11520=434.0277$$





Para obtener una seal mas clara, descompasamos cuando leemos el valor de RX. Para hacer esto en la primera vez que se espera se esperara mas de lo que se necesita

