

Quando se coloca simultaneamente os sinais de "set" e "reset" em um latch, ocorre uma condição inválida chamada de condição proibida. O resultado é incerto e pode variar dependendo do projeto específico do latch. Em geral, essa operação não é recomendada, pois pode levar a comportamentos indesejados no circuito. É importante evitar essa condição para garantir o funcionamento correto do latch.

SET	RESET	OUTPUT
0	0	Mantém o estado anterior
0	1	0
1	0	1
1	1	Não determinado