

# Elementos de Lógica Digital - 2015/2

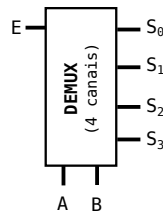
## 2ª Prova

**Professor:** Marcos Daniel Baroni

**Data:** 26/11/2015

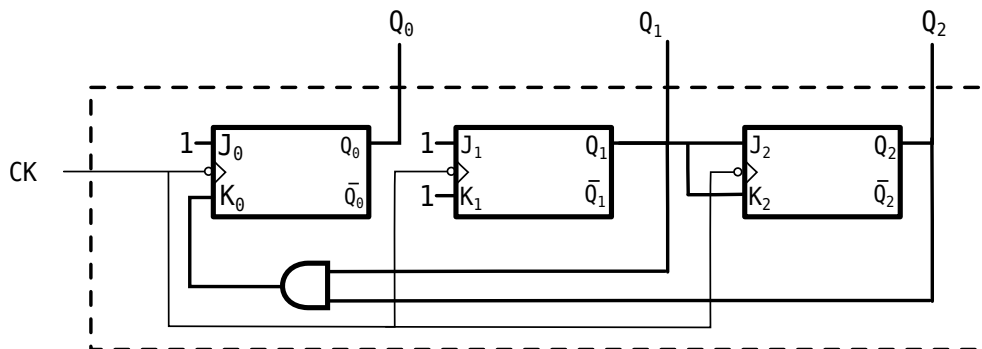
**Aluno:** \_\_\_\_\_

- 1) A partir de três blocos demultiplexadores de 4 canais, projete um demultiplexador de 8 canais. (2.0 pontos)

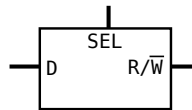


- 2) Esquematize o circuito interno de um contador assíncrono que conte de 0 a 9. (2.0 pontos)

- 3) O contador abaixo realiza a contagem de qual sequência? (considere que o contador inicia a contagem “zerado”) (2.0 pontos)



- 4) Esquematize o circuito interno de uma memória tipo RAM 4x2 utilizando células básicas de memória. (2.0 ponto)



- 5) Preencha os atributos de acordo com os modelos de RAM indicados: (2.0 pontos)

	RAM	
	4M x 4	512 x 8
Capacidade total (em bits)		
Largura de palavra de dados		
Largura da barra de endereços		
Palavra de endereço inicial		
Palavra de endereço final		