

# Elementos de Lógica Digital - 2015/2

## Lista de exercícios

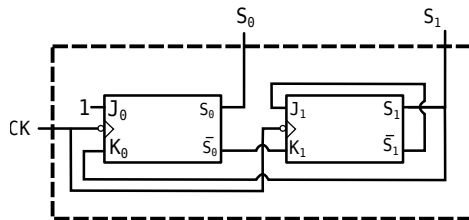
**Professor:** Marcos Daniel Baroni

**Data:** 29/10/2015

1) Esquematize um contador assíncrono que conte de 0 a 15 e possua uma entrada 'X' que ao ser acionada faz com que a contagem seja feita em ordem decrescente.

2) Esquematize um contador síncrono que conte a sequência  $\textcircled{0} \rightarrow \textcircled{5} \rightarrow \textcircled{2} \rightarrow \textcircled{7} \rightarrow \textcircled{3} \rightarrow \textcircled{6} \rightarrow \textcircled{1} \rightarrow \textcircled{5}$  e possua uma entrada 'X' que ao ser acionada faz com que a contagem seja feita em ordem reversa.

3) O contador abaixo realiza a contagem de qual sequência?



4) Implemente um multiplexador de....

5) Utilizando um demultiplexador, esquematize o circuito de um demultiplexador...

6) Defina (I) capacidade máxima, (II) largura de barra de dados, (III) tamanho de palavra, (IV) quantidade de endereço e (V) endereço final das memórias descritas abaixo:

a) 16k x 8

b)

c)

d)

e)

f)