

# Elementos de Lógica Digital - 2015/2

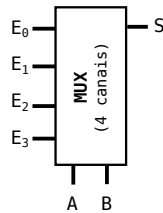
## 2ª Prova (2ª chamada)

**Professor:** Marcos Daniel Baroni

**Data:** 25/11/2015

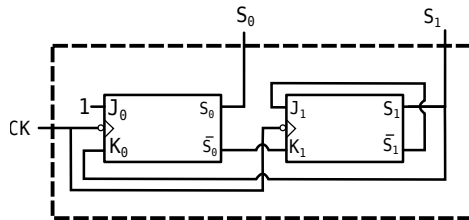
**Nome:** \_\_\_\_\_

1) A partir de três blocos multiplexadores de 4 canais, projete um multiplexador de 8 canais. (2.0 pontos)

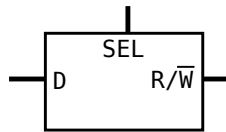


2) Esquematize o circuito interno de um contador assíncrono que conte de 0 a 7. (2.0 pontos)

3) O contador abaixo realiza a contagem de qual sequência? (2.0 pontos)



4) Esquematize o circuito interno de uma memória tipo RAM 2x2, utilizando uma célula básica de memória. (2.0 ponto)



5) Preencha os atributos de acordo com os modelos de RAM indicados: (2.0 pontos)

	RAM	
	16k x 8	128 x 16
Capacidade total (em bits)		
Largura de palavra de dados		
Largura da barra de endereços		
Palavra de endereço inicial		
Palavra de endereço final		