ELECTRONICA APLICADA I

Profesor Titular Dr Ingeniero Guillermo Riva Profesor Adjunto Ingeniero Martín Guido

Amplificador Darlington.

- Introducción.
- Par Darlington.
- Par complementario.
- Amplificador con montaje Darlington, salida por colector.

Análisis

Diseño.

Diseño para máxima excursión simétrica.

Diagrama en bloques.

Circuito equivalente para corriente alterna.

Impedancia de entrada y salida.

Ganancia de corriente y tensión.

 Amplificador con montaje Darlington, salida por emisor.

Diseño para máxima excursión simétrica.

Diagrama en bloques.

Circuito equivalente para corriente alterna.

Impedancia de entrada y salida.

Ganancia de corriente y tensión.

Amplificador Darlington

Introducción

Esta configuración de amplificador reune dos o mas transistores de modo que el circuito resultante se comporta como un unico transistor cuyas características mejoradas son:

- Alta ganancia de corriente.
- •Mayor impedancia de entrada.

Existen dos formas de conexion entre transistores que pueden operar como amplificador Darlington:

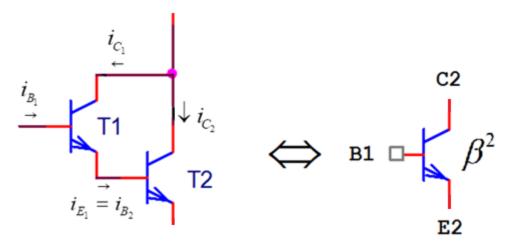
- •Conexión Darlington
- •Par complementario

Par Darlington

Realizado con dos transistores NPN, donde T_2 es normalmente un transistor de mayor potencia que T_1 .

 T_1 : Emcapsulado TO-92

 T_2 : Emcapsulado TO-220



$$i_{C_1} \cong i_{E_1} = i_{B_2}$$

En C.C:
$$I_{C_2} = I_{B_1} \beta_1 \beta_2$$

En C.A:
$$i_{c_2} = i_{b_1} h_{fe1} h_{fe2}$$

Si T1 y T2 son iguales:

En C.C:
$$I_{C_2} = I_{B_1} \beta^2$$

En C.A:
$$i_{c_2} = i_{b_1} h_{fe}^2$$

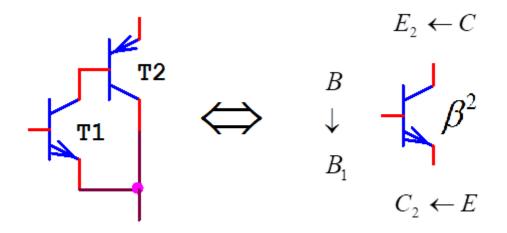
Par Complementario

Realizado con un transistor $NPN(T_1)$ y un transistor $PNP(T_2)$.

 T_2 es normalmente un transistor de mayor potencia que T_1 .

 T_1 : *Emcapsulado TO* – 92

 T_2 : Emcapsulado TO - 220



Conexiones:

$$C_1 = B_2$$

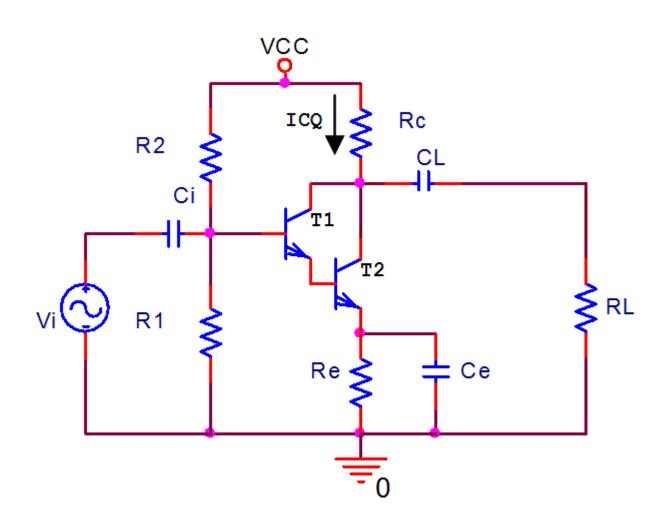
$$E_1 = C_2$$

Corrientes:

En C.C:
$$I_{C_2} = I_{B_1} \beta^2$$

En C.A:
$$i_{c_{2}} = i_{b_{1}} h_{fe}^{2}$$

Similar a comfiguración emisor comun, pero con caracteristicas mejoradas.



Análisis en corriente continua.

Aplicamos thevenin en la entrada reduciendo a una sola malla. Luego aplicamos ley de Kirchoff de tensiones.

$$V_{BB} - \frac{I_{CQ_2}}{\beta^2} R_b - 2V_{BE} - I_{CQ_2} R_e = 0 \quad \Rightarrow \quad I_{CQ_2} = \frac{V_{BB} - 2V_{BE}}{R_e + \frac{R_b}{\beta^2}}$$

$$I_{BQ_{2}} = I_{CQ_{1}} = \frac{I_{CQ_{2}}}{\beta} \quad ; \qquad I_{BQ_{1}} = \frac{I_{CQ_{1}}}{\beta} = \frac{I_{CQ_{2}}}{\beta} = \frac{I_{CQ_{2}}}{\beta}$$

$$V_{CEQ_{2}} = V_{CC} - I_{CQ_{2}} (R_{C} + R_{e})$$

$$V_{CEQ_{1}} = V_{CEQ_{2}} - V_{BE_{2}}$$

Diseño en corriente continua.

Teniendo como datos R_e y I_{CQ2} .

$$R_e \gg \frac{R_b}{\beta^2} \implies R_e = 10 \frac{R_b}{\beta^2} \implies R_b = \frac{\beta^2 R_e}{10}$$

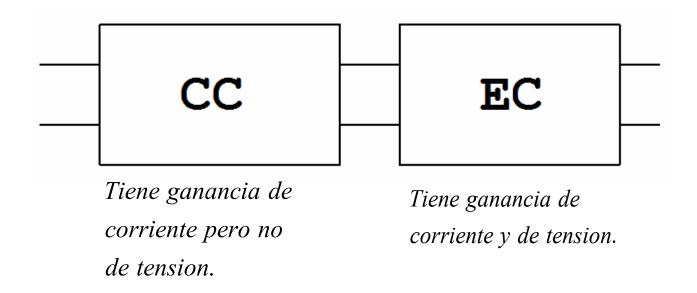
$$V_{BB} = \frac{I_{CQ_2}}{\beta^2} R_b + 2V_{BE} + I_{CQ_2} R_e$$

$$R_1 = \frac{R_b}{1 - \frac{V_{BB}}{V_{CC}}} \qquad R_2 = \frac{R_b}{\frac{V_{BB}}{V_{CC}}}$$

Si se quiere calcular este circuito para máxima excursión simétrica la ecuación que determina la corriente es:

$$I_{CQ,MES} = \frac{V_{CC}}{\underbrace{R_E + R_C}_{R_{CC}} + \underbrace{(R_C / / R_L)}_{R_{CA}}}$$

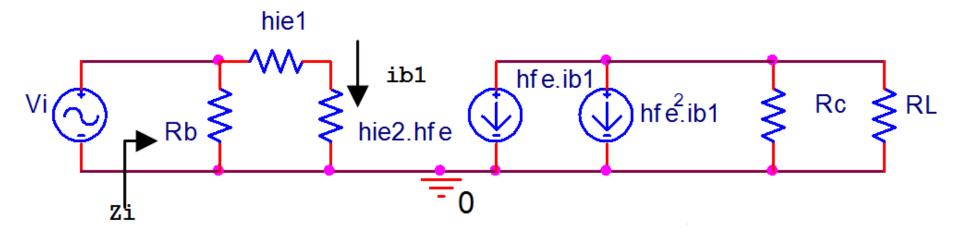
Para corriente alterna tenemos:



CC: Colector común.

EC: Emisor común.

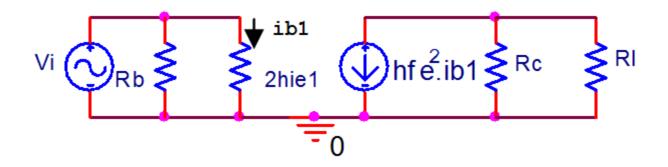
Circuito equivalente para corriente alterna.



$$h_{ie_{1}} = h_{fe} \times \frac{25mV}{I_{CQ_{1}}} = h_{fe} \times \frac{25mV}{I_{BQ_{2}}} = h_{fe} \times \frac{25mV}{I_{CQ_{2}}} = h_{fe} \times \frac{25mV}{I_{CQ_{2}}} \times h_{fe} = h_{ie_{2}}h_{fe}$$

$$h_{fe}i_{b_1} + h_{fe}^2i_{b_1} = h_{fe}i_{b_1}(1+h_{fe}) \cong h_{fe}i_{b_1}(h_{fe}) = h_{fe}^2i_{b_1}$$

Impedancia de entrada y salida.



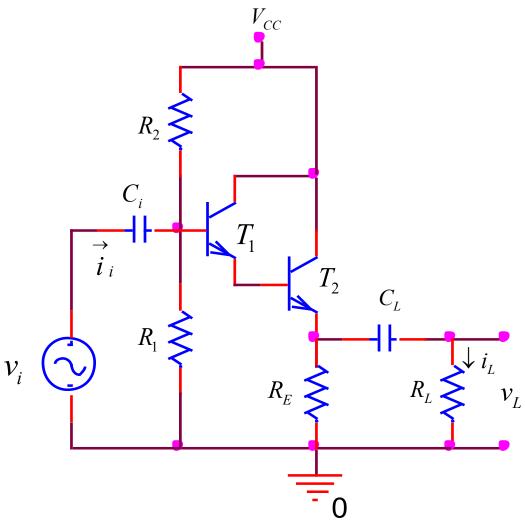
$$Z_i = R_b / /2h_{ie_1}$$

$$Z_O = R_C$$

Ganancia de corriente y tensión.

$$\begin{split} A_{i} &= \frac{i_{L}}{i_{i}} = \frac{i_{L}}{i_{b_{1}}} \times \frac{i_{b_{1}}}{i_{i}} = -h_{fe}^{2} \times \frac{R_{C}}{R_{C} + R_{L}} \times \frac{R_{b}}{R_{b} + 2h_{ie_{1}}} \\ A_{V} &= A_{i} \times \frac{R_{L}}{Z_{i}} = -h_{fe}^{2} \times \frac{R_{C}}{R_{C} + R_{L}} \times \frac{R_{b}}{R_{b} + 2h_{ie_{1}}} \times \frac{R_{L}}{R_{b} \times 2h_{ie_{1}}} \\ A_{V} &= -h_{fe}^{2} \times \frac{R_{C}}{R_{C} + R_{L}} \times \frac{R_{L}}{2h_{ie_{1}}} \end{split}$$

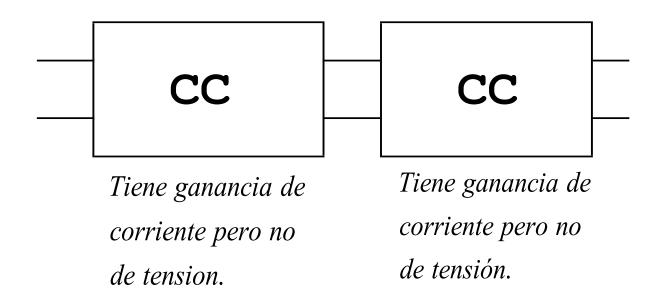
Similar a configuración colector común, pero con caracteristicas mejoradas.



Máxima Excursión Simétrica.

$$I_{CQ,MES} = \frac{V_{CC}}{R_E + \underbrace{(R_E / / R_L)}_{R_{CA}}}$$

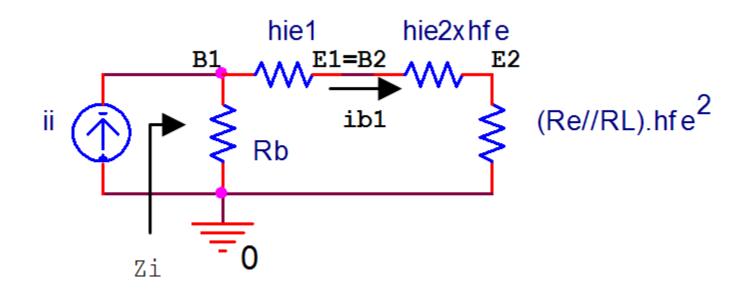
Para corriente alterna tenemos:



CC: Colector común

Circuito equivalente para corriente alterna.

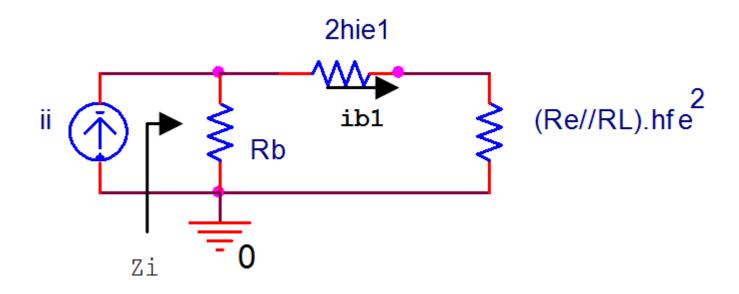
Cálculo de la impedancia de entrada.



$$h_{ie_{1}} = h_{fe} \times \frac{25mV}{I_{CQ_{1}}} = h_{fe} \times \frac{25mV}{I_{BQ_{2}}} = h_{fe} \times \frac{25mV}{\underbrace{I_{CQ_{2}}}} = \underbrace{h_{fe} \times \frac{25mV}{I_{CQ_{2}}}}_{h_{fe}} \times h_{fe} = h_{ie_{2}} \times h_{fe}$$

Circuito equivalente para corriente alterna.

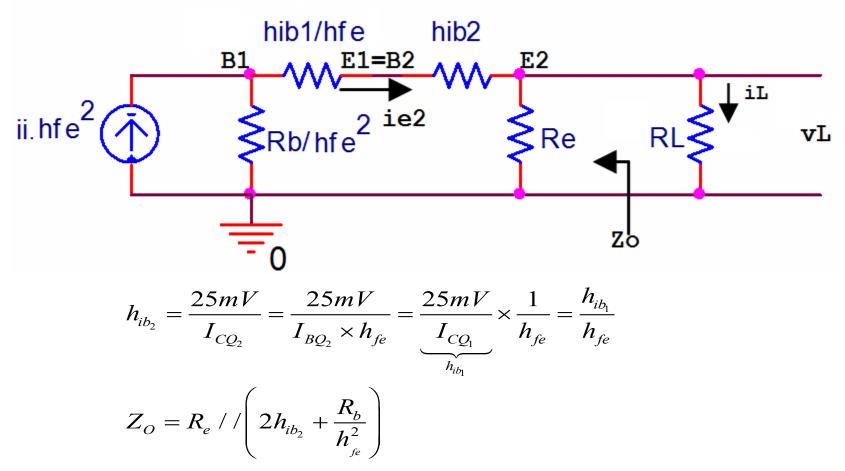
Cálculo de la impedancia de entrada.



$$Z_i = R_b / \left[2h_{ie1} + (R_E / / R_L)h_{fe}^2 \right]$$

Circuito equivalente para corriente alterna.

Cálculo de la impedancia de salida.



Ganancia de corriente.

$$\begin{split} A_{i} &= \frac{i_{L}}{i_{i}} = \left(\frac{i_{L}}{i_{e_{2}}}\right) \left(\frac{i_{e_{2}}}{i_{i}}\right) \\ i_{L} &= i_{e_{2}} \times \frac{R_{e} \times R_{L}}{R_{e} + R_{L}} \times \frac{1}{R_{L}} \quad \Rightarrow \quad \frac{i_{L}}{i_{e_{2}}} = \frac{R_{e}}{R_{e} + R_{L}} \\ i_{e_{2}} &= i_{i} h_{fe}^{2} \times \frac{\frac{R_{b}}{h_{fe}^{2}} \times \left(2h_{ib2} + R_{e} / / R_{L}\right)}{\frac{R_{b}}{h_{fe}^{2}} + 2h_{ib2} + R_{e} / / R_{L}} \times \frac{1}{2h_{ib2} + R_{e} / / R_{L}} \\ \frac{i_{e_{2}}}{i_{i}} &= h_{fe}^{2} \times \frac{\frac{R_{b}}{h_{fe}^{2}}}{\frac{R_{b}}{h_{fe}^{2}} + 2h_{ib2} + R_{e} / / R_{L}} \end{split}$$

Ganancia de corriente.

$$A_{i} = \left(\frac{R_{e}}{R_{e} + R_{L}}\right) \left(\frac{R_{b}}{h_{fe}^{2}} \times \frac{R_{b}}{R_{b}^{2}} + 2h_{ib2} + R_{e} / / R_{L}\right)$$

$$A_{i} = \left(\frac{R_{e}}{R_{e} + R_{L}}\right) \left(\frac{h_{fe}^{2} R_{b}}{R_{b} + 2h_{ib2}h_{fe}^{2} + (R_{e} / / R_{L})h_{fe}^{2}}\right)$$

Ganancia de tensión.

$$A_{V} = A_{i} \times \frac{R_{L}}{Z_{i}} = \frac{R_{e}}{R_{e} + R_{L}} \times \frac{h_{fe}^{2} R_{b}}{R_{b} + 2h_{ib2}h_{fe}^{2}} + (R_{E} / / R_{L})h_{fe}^{2}}{\frac{\left[R_{b} \times \left[2h_{ie1} + (R_{e} / / R_{L})h_{fe}^{2}\right]\right]}{R_{b} + 2h_{ie1} + (R_{e} / / R_{L})h_{fe}^{2}\right]}$$

$$2h_{ib_2}h_{fe}^2 = 2 \times \frac{25mV}{I_{CQ_2}} \times h_{fe}^2 = 2 \times \frac{25mV}{I_{BQ_2} \times h_{fe}} \times h_{fe}^2 = 2 \times \frac{25mV}{I_{CQ_1}} \times h_{fe} = 2h_{ie_1}$$

$$A_{V} = \frac{(R_{e} / / R_{L}) h_{fe}^{2}}{2h_{ie1} + (R_{e} / / R_{L}) h_{fe}^{2}} < 1$$

Bibliografía

- Circuitos Electrónicos Discretos e Integrados,
- Donald L. Schilling-Charles Belove.
- Dispositivos Electrónicos,
- Thomas L. Floyd.
- Electrónica: Teoría de Circuitos y Dispositivos Electrónicos,
- Robert L. Boylestad-Louis Nashelsky.
- 1100 Problemas de Electrónica Resueltos.
- Ing Alberto Muhana