

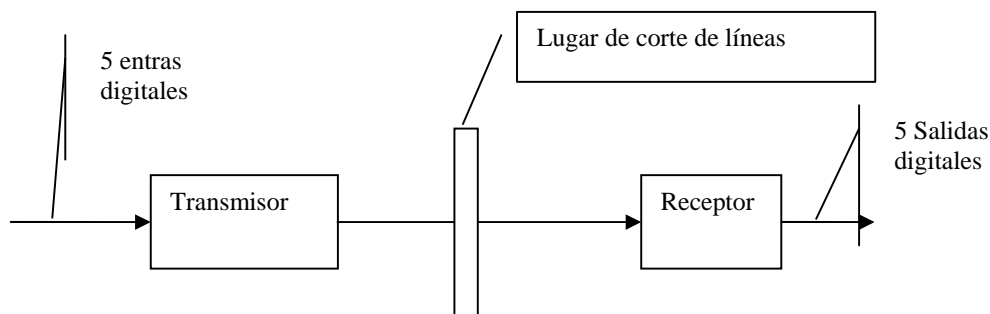


## Practico de laboratorio N°3

### Sistemas de Numeración y Códigos.-

1. Implementar un sistema para transmitir siete bits de datos binarios, con detección y corrección de errores.(Hamming)
  - Implementar el sistema completo. Codificador de datos, detector de errores, y corrector de datos. El práctico podrá ser presentado en los KIT CPLD o en minilab. Utilizar las sentencias “WHEN ELSE”.

```
<name> <= <expression> when <condition> else  
    <expression> when <condition> else  
    <expression>;
```



2. Implementar en VHDL y simular un conversor de BCD a XS3.
  - Debe presentar el código VHDL, simulación en el laboratorio y el sistema funcionando en el KIT CPLD.
3. Implemente en VHDL y simular un sumador restador de 4 bits.
  - Debe presentar código VHDL, simulación y el sistema funcionando con KIT CPLD del laboratorio.
4. Implementar un circuito en el Minilab para obtener el valor absoluto de un numero de 4 bits mas signo presentado a su entrada como un numero en complemento a 2.