# Técnicas Digitales II

Timer

#### Timer

- La medición de el tiempo es importante en sistemas embebidos.
- Pueden ser mediciones obvias como la medición de tiempos de cocción en un microondas, horas de encendido de una lampara en un invernadero.
- U otras como controlar la velocidad en un motor, controlar la cantidad de tiempo de cocción en un microonda o cualquier sistema de control que necesite una discretización.

### Timer en BCM2835

- Este periférico posee un system timer de 64 bits de corrida libre que incrementa cada 1uS (1 MHz).
- Luego 4 comparadores de 32 bits, permite comparar cada uno de estos valores con la parte baja del system timer.
- Cuando algún comparador coincide con el valor del timer principal, modifica una bandera.
- Los registros son:

0x20003018 0x20003010 | 0x2000300C 0x20003004 0x20003000

SYS TIMER C3 0x20003014 | SYS TIMER C2 SYS TIMER SYS TIMER CO 0x20003008 SYS TIMER CHI SYS TIMER CLO SYS TIMER CS

### Registros del Timer

- El system timer posee dos registros de solo lectura
  - **SYS TIMER CLO** con los 32 bits mas bajos.
  - SYS\_TIMER\_CHI con los 32 bits mas altos.
- Los comparadores están asignados a 4 registros
  - SYS\_TIMER\_C0
  - ..
  - SYS\_TIMER\_C3
- Cuando alguno de los comparadores coincide con el SYS\_TIMER\_CLO, el bit correspondiente se activa. Estos bit son los 4 bits menos significativos de SYS\_TIMER\_CS bit M0 .. M3

## Multitarea y Timer

- Un problema cuando se usa algún proceso dependiente del tiempo es la latencia.
- Latencia es el tiempo desde que se produce la interrupción hasta que se ejecuta la primera instrucción de la rutina de tratamiento.
- Aquí la latencia se involucra de otra manera.

#### **Problema**

Se inicia un temporizado.

Durante la espera el SO cambia a otra tarea y luego a otra. Durante la ejecución de esas tareas se produce el matching No hay manera de medir o fijar el tiempo desde que se produce la comparación y cuando el SO ejecute la tarea que verifica la bandera.

### Multitarea y Timer

- La solución es anular las interrupciones, de modo que el SO no pueda interrumpir la tarea.
- Esta solución impide que se restablezca el SO ante un error de la función.
- Solo se utiliza en situaciones criticas y se debe asegurar de restablecer las interrupciones una vez finalizada la espera critica.

### Driver EasyPIO + Timer

- Se implementa una función que realice una demora (delay)
- Para esto se utiliza el canal 1, otros canales pueden ser utilizados por el procesador gráfico o el SO.
- Por no tener puertos de E/S no es necesario inicializar nada.
- Se presenta una función para demora en uS y otra en mS

### Driver EasyPIO + Timer

- Un ejemplo sencillo para realizar un blinking en un led
- El led es el disponible GPIO47 de la Pi B+ y realiza 20 repeticiones a 5Hz.
- El programa anula las interrupciones y luego las habilita.

```
#include "EasyPIO.h"
void main(void) {
  int i;
  pioInit();
  pinMode(47, OUTPUT); // Configura GPIO como salida
  NoInterrupts(); // deshabilita las interrupciones
  for (i = 0; i < 20; i ++) {
     delayMillis(150);
     digitalWrite(47, 0); // Apaga el led
     delayMillis(50);
     digitalWrite(47, 1); // Enciende el led.
   Interrupts();  // habilita las interrupciones
```

#### Bibliografía

Harris & Harris. Digital design and computer architecture: ARM edition. Elsevier, 2015. Capítulo 9.

BCM2835-ARM-Peripherals.pdf

¿ Preguntas ?