



MARCOS POSTEMSKY

DNI: 39.396.502

Edad: 22 años

Fecha de nacimiento: 24/05/1996

Dirección: Aristóbulo del valle O. 511

Tel: (266) 5034246

E-mail: marcos.postemsky@gmail.com

ESTUDIOS

Año 2013 Secundario Orientando en economía y gestión de las organizaciones.

San Luis Colegio Don Bosco

Año 2014 – Actualidad Carrera de Ingeniería Electrónica con Orientación en sistemas digitales cursada, desarrollando trabajo final de carrera.

Porcentaje de aprobación: 92% Promedio general: 9.04

San Luis Universidad Nacional de San Luis

Año 2015 – Actualidad Idioma inglés en plataformas online. (ABA English)

EXPERIENCIA LABORAL

- **2017-Actualid. Auxiliar de segunda** categoría- alumno, dedicación simple (10 hs semanales), carácter interino, con funciones en el Área de Electrónica y Microprocesadores del departamento de Física de la Facultad de Ciencias Físico, Matemáticas y Naturales de Universidad Nacional de San Luis.
- **2017-Actualid. Investigador alumno** en la Universidad Nacional de San Luis, en el marco del proyecto “Sistemas Embebidos para el Procesamiento y Adquisición de Señales en Tiempo Real”.

HABILIDADES

- Conocimiento de manejo en herramientas de mano.
- Elevada experiencia en impresión 3D.
- Conocimiento de diseño en AutoCAD, Inventor, SolidWorks.
- Conocimientos en diseño con FPGA y SoC. Herramientas: Quartus, ISE, Vivado, ModelSim.
- Procesamiento de imágenes con FPGA y OpenCV.
- Manejo de Matlab y Simulink.
- Soldadura de componentes discretos y SMD en circuitos impresos.
- Manejo de software (Altium y Kicad) para diseño de circuitos impresos.
- Manejo de método y técnica de insolación para la realización de circuitos impresos.

- Conocimientos en lenguaje de programación C, y conocimientos básicos en C++ (Programación orientada a objetos).
- Programación en Python.
- Manejo de Linux (desarrollo).
- Desarrollo de Sistemas Digitales.
- Escritura en LaTeX.
- Experiencia en desarrollo de aplicaciones Android.
- Experiencia en diseño y desarrollo sobre Raspberry Pi.

OTRA INFORMACIÓN DE INTERÉS

- Abanderado de la bandera de San Luis de la Facultad de Ciencia Físico, Matemáticas y Naturales de la Universidad Nacional de San Luis.
- Participación, en carácter de autor de trabajo, en el Congreso Argentino de Microelectrónica Aplicada 2017.
- Proyecto realizado en el marco del “Programa Universidad Diseño y Desarrollo Productivo”, cuyo nombre de proyecto es D9-UNSL3160 Medidor Inteligente de Energía.
- Participación, en carácter de asistente, en el Simposio Argentino de Sistemas Embebidos 2016.
- Participación en el Workshop: “Diseño de circuitos impresos con el software libre KiCAD” dictado por Ing. Diego Brengi (INTI, UNLaM), Ing. Gonzalo Cuenca (UNER). Donde se realizó el diseño de un circuito impreso basado en un Poncho para la EDU-CIAA.
- Proyecto de diseño e implementación de filtro de Sobel para la detección de líneas en FPGA Altera Cyclone V (DSP), en el marco de la aprobación de la materia Procesamiento Digital de Señales II.