

VHDL-Protokoll-Projekt zum Treffen #3

Datum: 01.05.2018

Gruppennummer: 53

Anwesende: Daniel Osipishin, Adrian Kögl, Marc Sinner

Zweck des Treffes:

Austausch über gewonnene Kenntnisse

Aktueller Stand:

Die Anwesenden haben sich zu ihren Aufgaben informiert und tauschen sich über die gewonnenen Erfahrungen aus. Adrian hat die nötigen Kenntnisse für das C Programm, Marc und Daniel haben verschiedene (Ansätze für) Logiken für die architecture entwickelt.

Nächste Schritte:

Adrian wird das C Programm entwickeln und Daniel und Marc werden das VHDL Programm mit ihrer architecture beginnen. Erste Spezifikationspunkte sollen für das VHDL Program notiert werden.