

VHDL-Protokoll-Projekt zum Treffen #8

Datum: 12.06.2018

Gruppennummer: 53

Anwesende: Daniel Osipishin, Adrian Kögl, Marc Sinner

Zweck des Treffes:

Besprechung und Ausfeilung der Ergebnisse

Aktueller Stand:

MAKEFILE und README sind fertiggestellt, Kommentare sind verständlich gesetzt

Ereignisse:

kleine Änderungen im Code vorgenommen; gemütliches Bier getrunken aufgrund fertiger Arbeit. (y)

Nächste Schritte:

batch Datei fertigstellen, alle Dateien werden hochgeladen.