

VHDL-Protokoll-Projekt zum Treffen #4

Datum: 08.05.2018

Gruppennummer: 53

Anwesende: Daniel Osipishin, Adrian Kögl, Marc Sinner

Zweck des Treffes:

Ausarbeitung der Spezifikationen; Besprechung gewonnener Kenntnisse

Aktueller Stand:

Die Testbench wurde fertiggestellt, das VHDL-Programm ist ebenfalls fast funktionsfähig. Erste Stichpunkte wurden für die Spezifikationen notiert.

Ereignisse:

Der Inhalt und die Strukturierung der Spezifikationen wurden besprochen. Der Aufbau der Testbench und die architecture wurden von den Verantwortlichen erklärt.

Nächste Schritte:

Daniel wird seine Stichpunkte ausformulieren und die anderen werden Ergänzungen und Korrekturen vornehmen.