

VHDL-Protokoll-Projekt zum Treffen #2

Datum: 24.04.2018

Gruppennummer: 53

Anwesende: Daniel Osipishin, Adrian Kögl, Marc Sinner

Zweck des Treffes:

Besprechung von kleineren Aufgabenzuweisungen, Besprechung der entity

Aktueller Stand:

VHDL-Kenntnisse wurden aufgefrischt

Ereignisse:

Die Variablen des Converters wurden festgelegt und die entity schon implementiert. Kleine Aufgabenzuweisungen wurden vorgenommen.

Nächste Schritte:

Adrian soll sich mit der Testbench auseinandersetzen, Marc soll sich mit gtkwave auseinandersetzen und Daniel mit der architecture des Converters.