

## VHDL-Protokoll-Projekt zum Treffen #7

Datum: 05.06.2018

Gruppennummer: 53

Anwesende: Daniel Osipishin, Adrian Kögl, Marc Sinner

Zweck des Treffes:

Fertigstellung der README und MAKEFILE

Aktueller Stand:

fehlerfreie Implementierung liegt vor

Ereignisse:

der sdata stream im Converter wird angepasst zu einer wechselnden Folge von nullen und einsen, zur besseren Übersicht in gtkwave. Besprechung des Inhalts der README und MAKEFILE.

Nächste Schritte:

Kommentare sollen im Code von Adrian verbessert und hinzugefügt werden. Die README soll von Marc und die MAKEFILE von Daniel fertiggestellt werden.