01.05.2018

Anwesende: alle (Daniel, Marc, Adrian)

Zweck: Vorbesprechung und Einteilung der jeweiligen Verantwortlichen

Rollenvergabe:

Assemblerprojekt: Adrian Kögl -- Projektleiter

Daniel Osipishin -- Dokumentation

Marc Sinner -- Vortrag

VHDL – Projekt : Marc Sinner -- Projektleiter

Adrian Kögl -- Dokumentation

Daniel Osipishin -- Vortrag

Die ersten Ideen und Lösungsansätze für beide Projekte wurden entwickelt

Assemblerprojekt:

* Interpolation wird als eher ungeeignet für die Funktion eingeschätzt
* Die Funktion soll umgestellt werden und die Nullstelle mittels Newton-Verfahren berechnet werden (siehe Spezifikationen)