Projeto D – Lógica combinacional

Documentação

Grupo Amais

Nessa etapa do projeto tivemos que implementar circuitos integrados específicos em VHDL. Cada integrante do grupo fez 1 ou 2 módulos de modo a dividir o trabalho da melhor maneira possível e se ajudar com possíveis dificuldades.

Implementamos os seguintes módulos:

• HalfAdder

• FullAdder

• Zerador16

• Comparador16

• Inversor16

• Inc16

• Add16

• ULA

O grupo utilizou seus conhecimentos da linguagem para realizar os códigos, se auxiliando de alguns códigos base encontrados na internet para facilitar, uma vez que o contato com a linguagem ainda é baixo.

Também, foi utilizado o PortMap para integrar vários módulos de modo a fazer o ULA funcionar, inclusive módulos do projeto anterior (C).

O scrum máster criou todos issues no GIT para organizar, passando mensagens que deixassem claro as tarefas e as datas. Dessa maneira, todos do grupo fizeram seus pull-requests de modo a juntar os módulos no final. O Kanban foi utilizado para organizar o que havia sido feito e o que faltava ser feito.

O grupo trabalhou bem.