

# Arquitetura e Organização de Computadores

[Painel](#)[/ Meus cursos](#)[/ ARCO3A-EC-AP](#)[/ Lista de Exercícios para as Próximas Aulas](#)[/ Lista de exercícios](#)

## Lista de exercícios

Marcar como feito

### Hierarquia de memória

- 1) Quais as diferenças existentes entre as arquiteturas Cisc e Risc? Qual tipo de arquitetura se enquadra melhor no projeto do mips na sua opinião?
- 2) Sobre hierarquia de memória responda:
  - a) Quais os tipos de memória existentes em um computador convencional?
  - b) Como o hardware e os sistemas operacionais podem "orquestrar" essas memória? Cite técnicas utilizadas para isso.
- 3) O que é a memória cache e para que ela serve? Quais os principais desafios envolvendo memória cache?
- 4) Cite as principais políticas de escrita na cache e explique o seu funcionamento
- 5) Quais políticas são utilizadas para realizar substituição de dados na cache?
- 6) Explique o mapeamento de dados na cache, quais as principais políticas?
- 7) Explique as diferenças entre as Drams e as Srams
- 8) O que são ROM, EPROM, EEPROM?
- 9) Por que as SRAM são utilizadas para a construção de memórias cache? E por que as DRAM são utilizadas para a construção de memórias principais?
- 10) Qual é a diferença entre as tecnologias de memórias DRAM DDR, DDR2, DDR3, DDR4..etc?
- 11) O que é uma memória secundária? Cite exemplos. Agora explique cada um.

Arquiteturas paralelas e não convencionais  
(Willian Stallings Arquitetura e organização de computadores: projeto para o desempenho. 8. ed. Prentice Hall, 2009.)
- 12) Sobre arquiteturas paralelas, explique o que são:
  - a) Bit Level Parallelism
  - b) Instruction Level Parallelism
  - c) Data Level Parallelism
  - d) Task Level Parallelism
- 13) Explique o que são:
  - a) Processadores Escalares
  - b) processadores Superescalares
  - c) Processadores Pipelined
  - d) Processadores Superpipelined
  - e) Processadores VLIW
- 14) Quais são as vantagens e desvantagens do paralelismo em nível de instrução?
- 15) O que são processadores VLIW e quais sua diferença para super escalar?
- 16) Explique as arquiteturas:



- a) Multithreading
- b) Superthreading
- c) Simultaneous Multithreading ou Hyperthreading
- d) Múltiplos Cores

Última atualização: quarta, 23 nov 2022, 16:01

[◀ Exercício Introdutório: Previsão de Desvio](#)

Seguir para...

[Respostas dos exercícios ▶](#)

Você acessou como MARIA EDUARDA PEDROSO (Sair)  
ARCO3A-EC-AP

Tema

Adaptable

Boost

Clássico

Campus

Apucarana

Campo Mourão

Cornélio Procopio

Curitiba

Dois Vizinhos

Francisco Beltrão

Guarapuava

Londrina

Medianeira

Pato Branco

Ponta Grossa

Reitoria

Santa Helena

Toledo

UTFPR

Ajuda

Chat UTFPR

Calendário Acadêmico

Biblioteca

e-Mail

Nuvem (OwnCloud )

Produção Acadêmica

Secretaria Acadêmica

Sistemas Corporativos

Sistema Eletrônico de Informação - SEI

Suporte ao usuário

Criação de curso

Comunidade

Português - Brasil (pt\_br)


Deutsch (de)

English (en)

Português - Brasil (pt\_br)

Resumo de retenção de dados

Obter o aplicativo para dispositivos móveis

 [Dê um feedback sobre este software](#) 