



---

**Laboratório de Sistemas Digitais (SICO5A)**  
**6º Experimento: VHDL**  
**(p/ este relatório não é necessário utilizar o template)**

**1) Objetivos**

No simulador EDAPlayground (<https://www.edaplayground.com>):

- a) Simular e analisar a linguagem VHDL para circuitos lógicos e memória RAM.

**2) Material utilizado**

- Aqui, o aluno deve descrever todos os componentes utilizados nos projetos e simulações.

**3) Prática.**

i) A partir dos conhecimentos obtidos em sala de aula pesquisar uma aplicação em VHDL e implementá-la no EDAPlayground:

➤ <http://esd.cs.ucr.edu/labs/tutorial/>

ii) comentar cada linha do código explicando o funcionamento deste.

**Observações:**

- Submeter o código junto com o PDF.
- Seguir o modelo de relatório disponibilizado no moodle.
- A data de entrega está especificada no moodle.