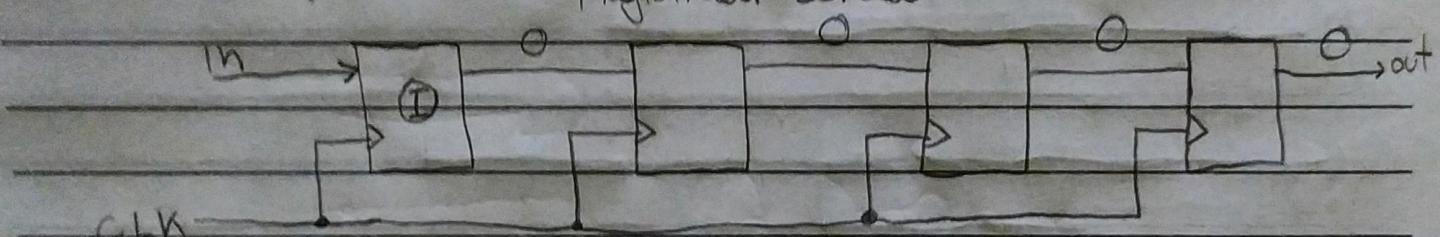


SISTEMAS

LISTA 1

1) a) O registrador do tipo Serial/Serial significa que a entrada é serial, ou seja um dado de cada vez e a saída é do mesmo modo a cada clock ele da o shift e os dados são "computados"

Registrador zerado



vamos super uma entrada 1011

↑ inicio

o registrador daria um shift graças ao clock e a saída do D ficaria com valor 1 (1000)

2º colocando o 2º ficaria (1100)

3º adicionando o 3º numero ficamos com (0110)

Por fim junto com o ultimo temos (1011)

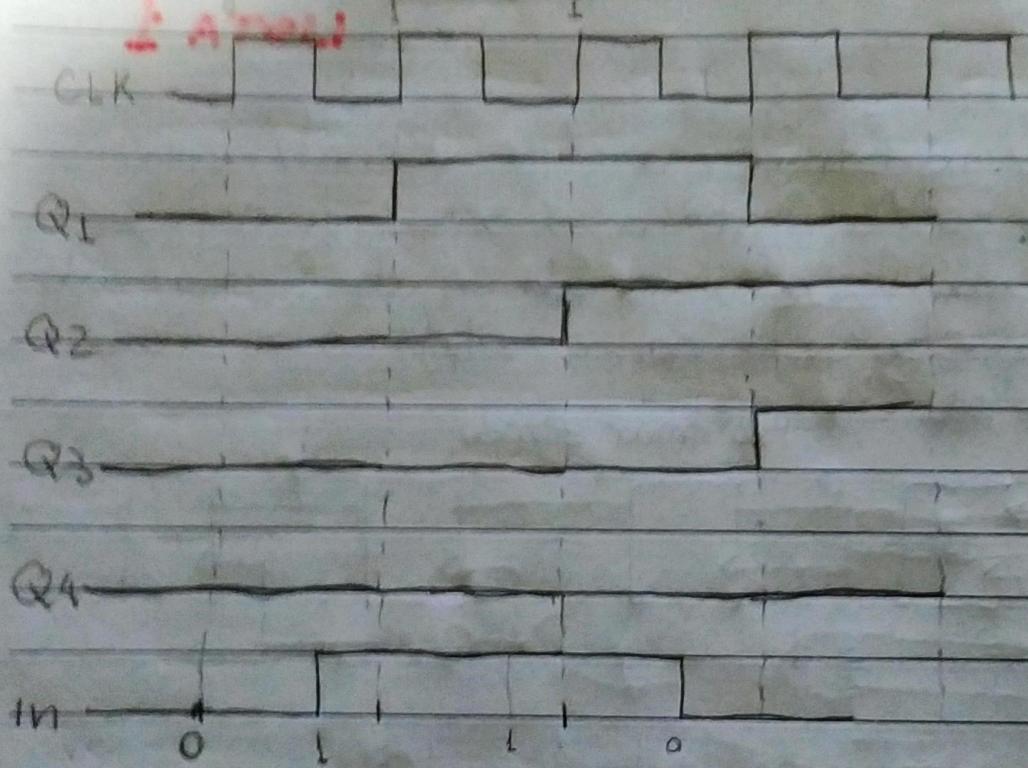
Após isso basta ir dando shift para os dados irem saindo

Bug Tia Tua Tui Sui Sui Sui

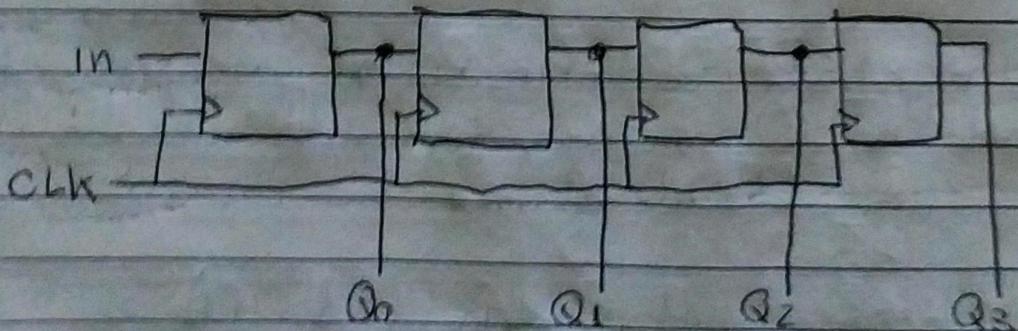
...

b) OS 100 ^{Coração de zebra} CAMIT212

L'Amour



2



Com o registrador do tipo Serial / paralelo obtemos os valores de forma diferente, a cada estágio já temos a resposta disponível, o faz ter um ganho em velocidade

Dom
Sab
Sex
Qui
Qua
Ter

forma de onda (0 1 1 0)

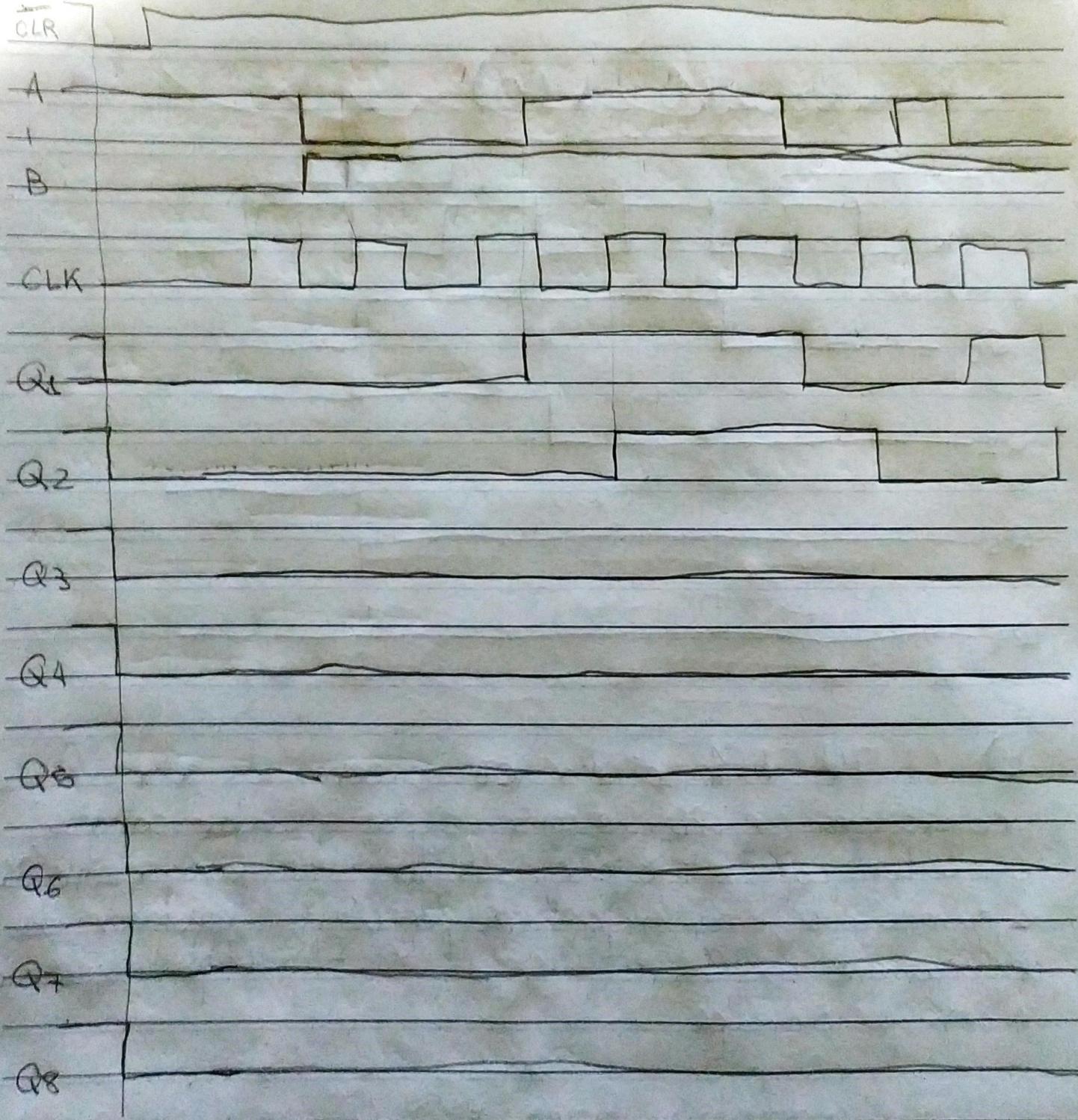


b) CI 74HC561 é um CI e como os outros formado capacitors que são responsáveis por guardar cargas, ele é bem compacto e possui 14 terminais para a conexão e também o mais importante possui um registrador de deslocamento de 8 bits ou seja 8 flip flops sequencialmente posicionados

Como mostrado na figura esse CI possui um pino para entrada de dados que seria a porta A/D, facilitando o controle de entradas.

ALÉM disso temos o pino para o clock e o clear barrado

Seg Ter Qua Qui Sex Sab Dom



3) Esse registrador possui uma entrada shift/load que permite a entrada em paralelo e o shift faz a saída serial, lembrando que a saída é serial

shift a carga daad dos bits em // (baixo)
shift deslocamento dos bits (alto)

Seg Ter Qua Qui Sex Sab Dom

1 2 3

Entrada (0 1 1 0)

CLK



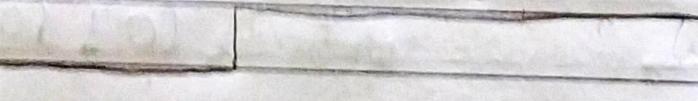
SE/EI



QB



Q1



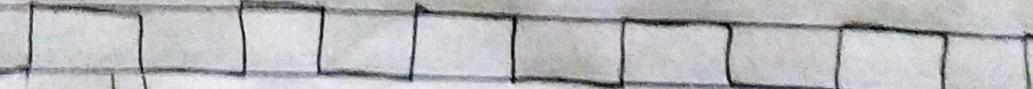
O CI é bem parecido e segue os mesmos conceitos dos anteriores da questão.

Seu CLK pode ser habilitado pela entrada CLK INH

Ser é aonde os dados podem ser inseridos de forma serial? (Não entendi)

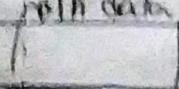
Sobre esses detalhes o CI segue o registrador e a forma de onda acima para exemplificar ficar usando o Q1 do mesmo circuito acima.

CLK

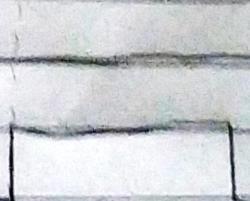


with data

SE/EI



Q1

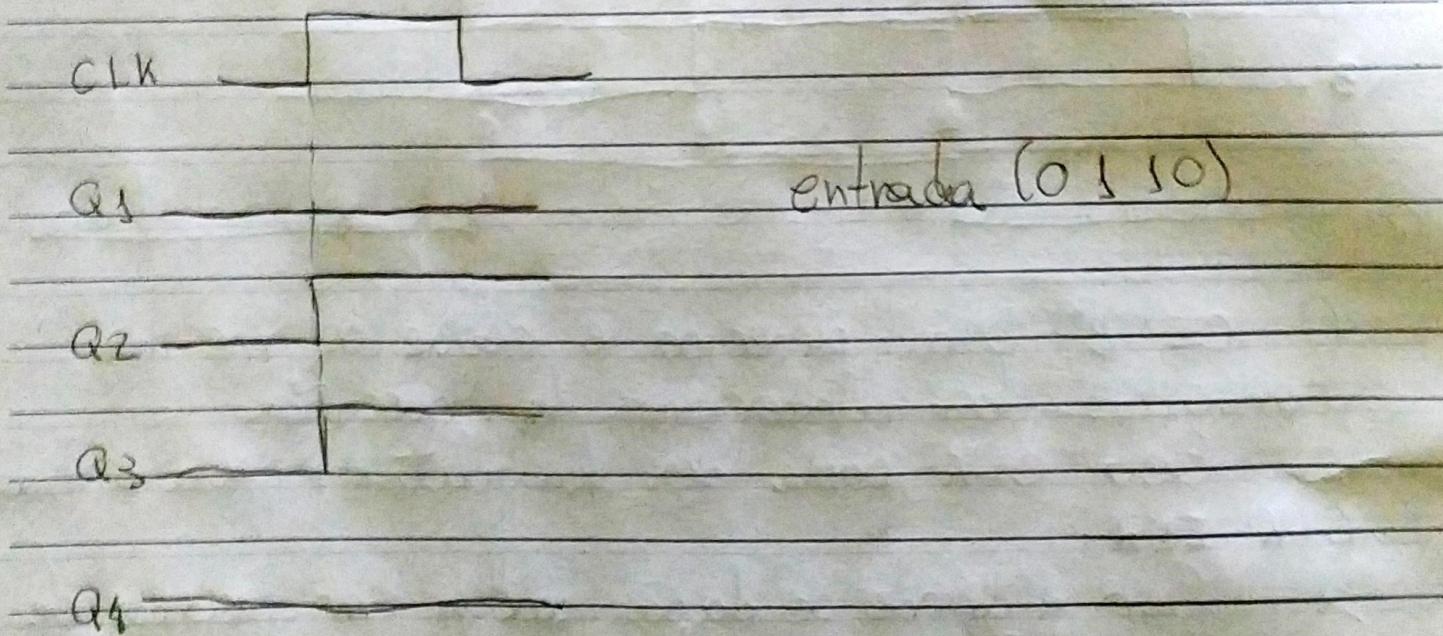


Q2

Seg	Ter	Qua	Qui	Sext	Sab	Dom

1 1 1

4) O registrador paralelo/paralelo significa que a entrada e a saída são paralelas ou seja todo o dado entra e sai em um só o que nos dá maior velocidade de repasse da informação
CLK serve apenas para o deslocamento



O CI 74HC195 é um CI com 8 saídas que atuam de forma paralela, com o controle sendo feito por apenas 3 pinos de entrada. Seu funcionamento segue o mesmo propósito do circuito acima, bém como sua forma de onda.