

Algunos enunciados Finales Dic 2023-Feb 2024

Final 1

1.
 - a. Explicar cómo se llega a la siguiente microinstrucción.
 - b. Dar el microcódigo de `jmp` y mostrar el MIR de la primera microinstrucción.
2. Ej. de Assembler: leer 10 valores negativos de un periférico en una dirección X y cargarlos en un arreglo de 10 elementos. La determinación del valor actual debe ir en una subrutina dentro del módulo del programa principal.
3. Explicar link editor, linking loader y linking loader dinámico.

Final 2

1.
 - a. Explicar cómo la ALU sabe el contenido de los registros que ingresan a través de los buses..
 - b. Dar el microcódigo de `call`.
 - c. Explicar cómo afectan los flags a la ejecución del microcódigo.
2.
 - a. Ej. de Assembler: Recibo un array y su largo, y tengo que hacer la suma de los valores que son positivos. Si se va de rango devuelve un 0 en un periférico en la dirección X o un 1 si no.
 - b. Cuáles son los cambios que se producen en el código si quiero definir la subrutina que escribe el 0 o el 1 en un módulo aparte.
3. Realizar la tabla de símbolos del 2. b. y explicar en qué procesos se utiliza.
4. Explicar la arquitectura RISC.

Final 3 (mi final: 5/02/24, está resuelto)

1. De la instrucción `sethi` dar microcódigo y localización de cada línea. Después para la instrucción `sethi 2CBh, %r2` dar contenido de cada bus, bus del sistema, MIR y multiplexor del control store.
2. En un programa cargar un arreglo de 48 elementos, mandar su largo y dirección por pila a una subrutina declarada en el mismo módulo que devuelva por stack la suma de los números cuyos primeros 2 bits sean 1 y cargar en el main el resultado en un periférico de dirección X.
3. Describir linker editor, linker loader y linker loader dinámico y ordenarlos según la ocupación de memoria ram en ejecución.