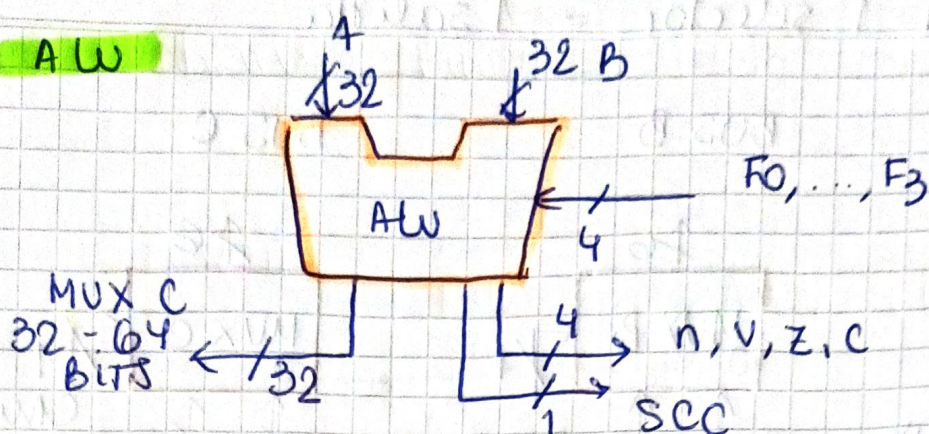


# ENTRADAS Y SALIDAS DE LA MICROARQUITECTURA DE ARC

ALU



## Entradas

A y B : contenido de los buses de entrada

F0, ..., F3 : operación

## Salidas

n, v, z, c : flags (dependen del resultado)

SCC : activado si se usan los flags en la operación

MUX C 32-64 : resultado de la operación

## DECODIFICADORES

cada uno tiene 1 entrada, y 1 salida.

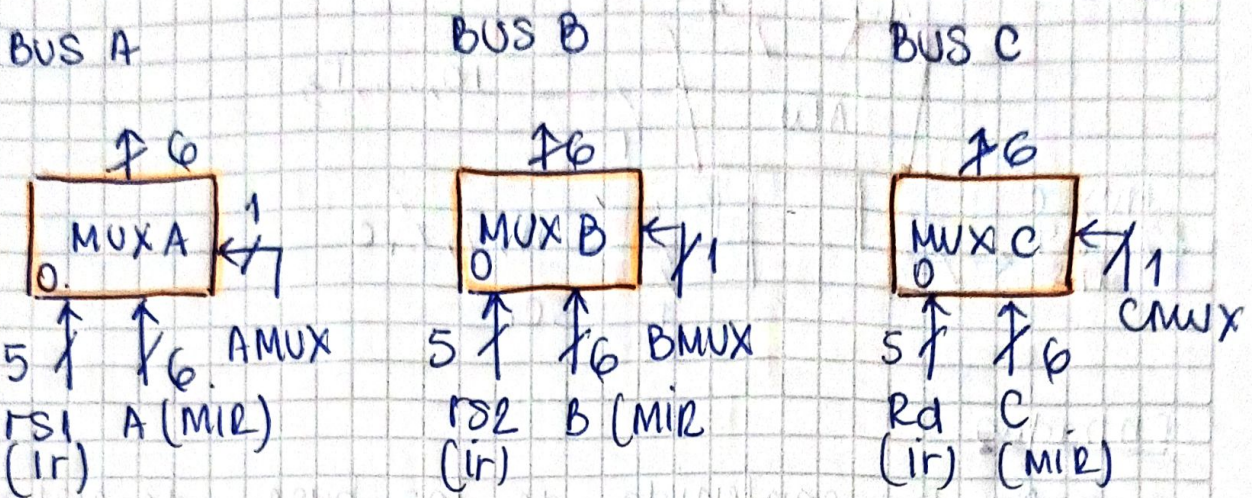
La entrada será el registro elegido y la salida son 38 bits (todos en 0 menos el bit del registro elegido)



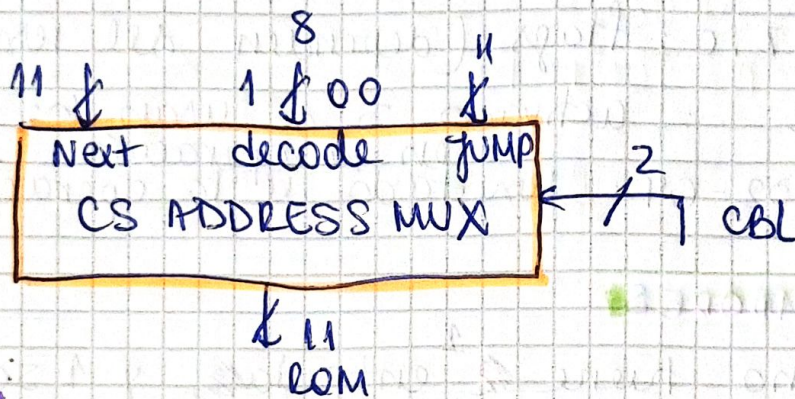


## MULTIPLEXOR BUS (A|B|C)

2 entradas + 1 selector = 1 salida



## MULTIPLEXOR DE LA ROM



### Entradas:

Next: Instrucción siguiente inmediata

decode: 1 op op2/op3 00 de la 1ª microinstrucción

jump: si hay un goto, la línea a la que se salta (si no hay el mando 0)

CBL: 00 Next

01 jump

10 Just Deco

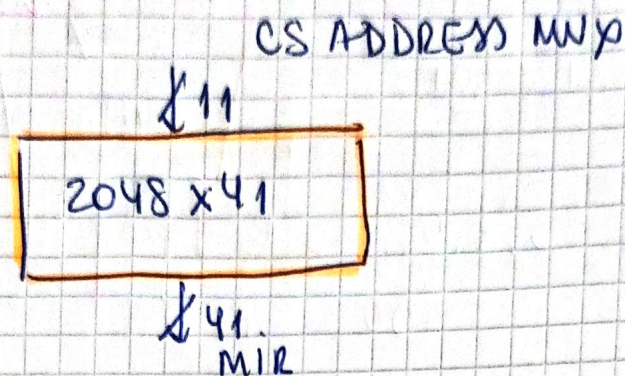
→ Selector

### Salida:

dirección de la próx. instrucción

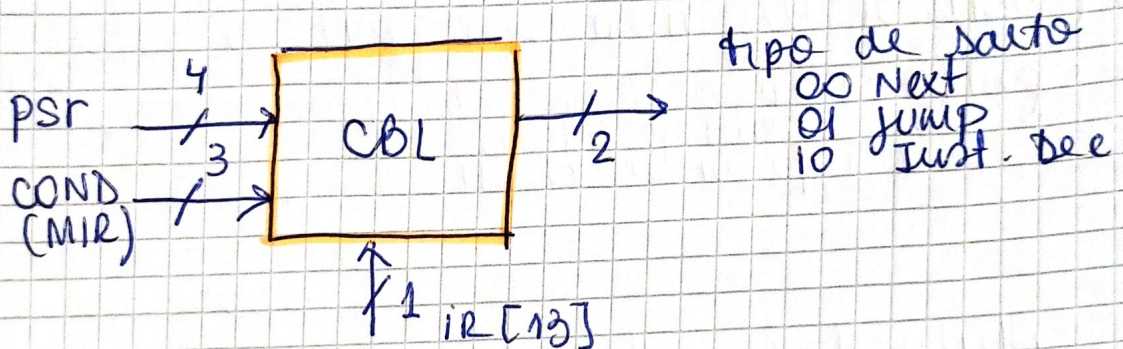


## ROM (CONTROL STORE)



Entra la dirección de la línea y sale el MIR de la misma.

## CONTROL BRANCH LOGIC



### Entradas:

psr: flags (son importantes ya que el salto puede depender de ellos)

ir[13]: si es direccionamiento inmediato o no.

COND: condición de salto.

### Salida:

tipo de salto.