d	0	Modo de tarea	Nombre de tarea	Duración	Comienzo	Fin F	julio agosto septiembre octubre P M F P M F P M F
1	V	5	Definición de requerimientos	10 días	lun 20/7/20	vie 31/7/20	100%
2	V	-	Relevamiento de soluciones existentes	10 días	lun 3/8/20	vie 14/8/20	100%
3	✓	-5	Diseño de Arquitectura	10 días	lun 17/8/20	vie 28/8/20	100%
4	V	-5	Selección de componentes de cada bloque de la arquitectura	60 días	lun 31/8/20	vie 20/11/20	100%
5	00	-5	Hoja 1 - Esquemático - FrontEnd	40 días	lun 11/1/21	vie 5/3/21	
6		-5	Hoja 2 - Esquemático - Tranceptor	40 días	lun 11/1/21	vie 5/3/21	
7		-5	Hoja 3 - Esquemático - MCU	30 días	lun 8/3/21	vie 16/4/21	
8		-5	Primer esquematico terminado	0 días	vie 16/4/21	vie 16/4/21	
9		-5	Elaboración del PCB	30 días	lun 19/4/21	vie 28/5/21	
10		-5	Tests unitarios y ajustes	50 días	lun 31/5/21	vie 6/8/21	
11		-	Alimentación	10 días	lun 31/5/21	vie 11/6/21	
12		-	Recepción	10 días	lun 14/6/21	vie 25/6/21	
13		-5	Filtros y adquisición	10 días	lun 28/6/21	vie 9/7/21	
14		-9	Procesamiento	10 días	lun 12/7/21	vie 23/7/21	
15		-9	comunicación / interfaz PC	10 días	lun 26/7/21	vie 6/8/21	
16		-9	Test completo	30 días	lun 9/8/21	vie 17/9/21	
17		-5	Diseño completamente funcional	0 días	vie 17/9/21	vie 17/9/21	
18		-5	Testeo con equipo patrón	10 días	lun 20/9/21	vie 1/10/21	
19		-5	Redacción de Proyecto	15 días	lun 4/10/21	vie 22/10/21	
20		-5	Difusión del proyecto	5 días	lun 25/10/21	vie 29/10/21	
21		-5	Presentación ante la cátedra	0 días	vie 29/10/21	vie 29/10/21	

