

## **Compuertas**

***Sistemas de Procesamiento de Datos  
Tecnatura Superior en Programación.  
UTN-FRA***

**Autores:** *Ing. Darío Cuda*

**Revisores:** *Lic. Mauricio Dávila*

*Versión : 1*



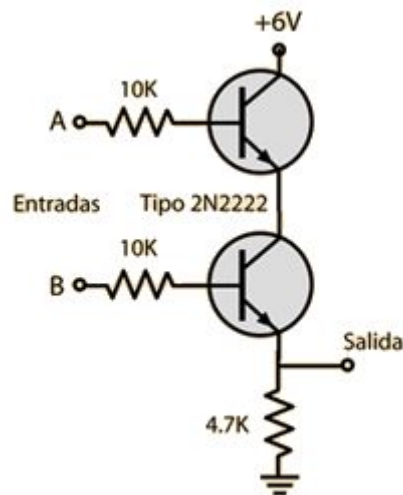
Esta obra está bajo una [Licencia Creative Commons Atribución-CompartirIgual 4.0 Internacional](https://creativecommons.org/licenses/by-sa/4.0/).



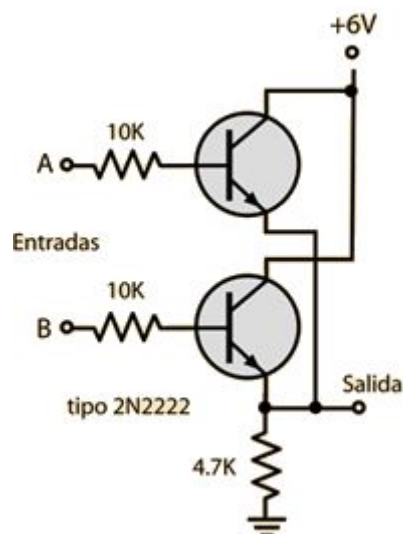
## Compuertas lógicas con transistores

El uso de transistores para la construcción de las compuertas lógicas se basa en su utilidad como interruptores rápidos.

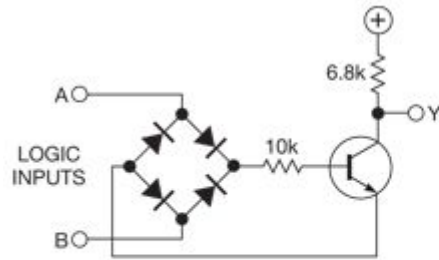
### Compuerta AND



### Compuerta OR



## XNOR



## Tablas de verdad

Una tabla de verdad muestra cómo responde la salida de un circuito lógico según varían sus entradas, utilizando la lógica 1 para verdadero y lógica 0 para falso. A la izquierda se enumeran todas las permutaciones de las entradas, y a la derecha se muestra la salida del circuito.

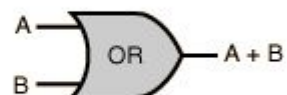
A	B	Out
0	0	0
0	1	0
1	0	0
1	1	1

Click on any one of the outputs to toggle it.



A	B	Out
0	0	0
0	1	1
1	0	1
1	1	1

Click on any one of the outputs to toggle it.

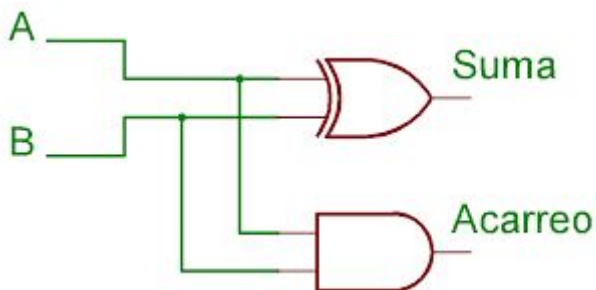


A	B	Out
0	0	0
0	1	1
1	0	1
1	1	0

Click on any one of the outputs to toggle it.



### Sumador



### Sumador Completo

