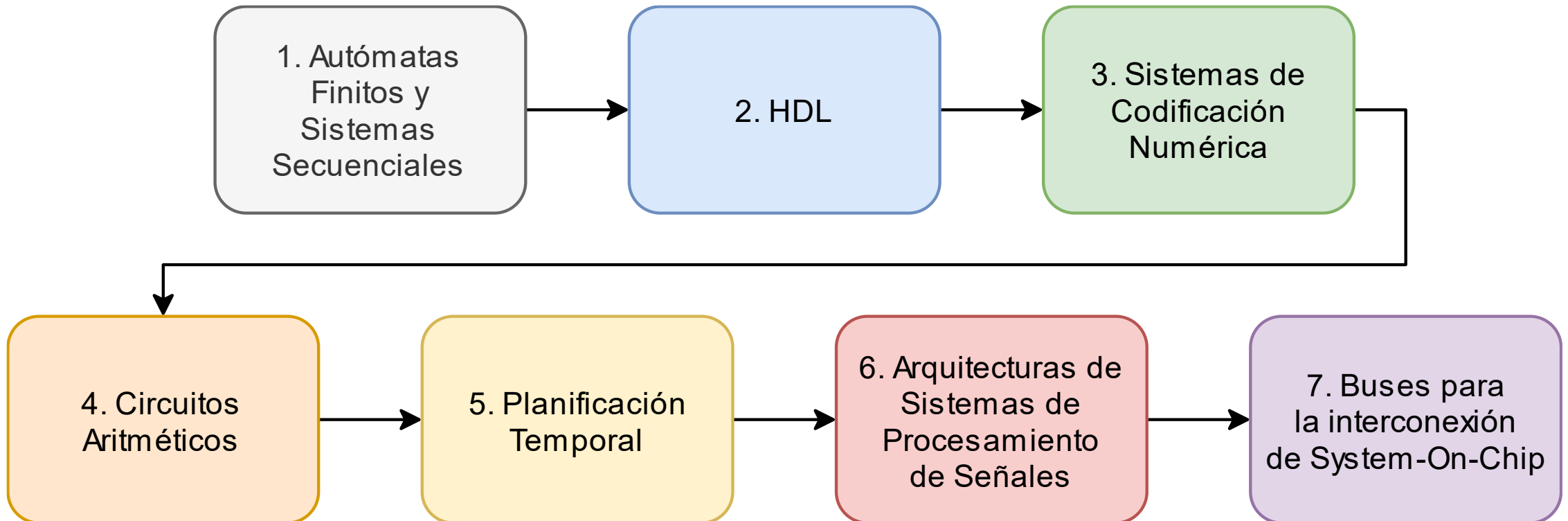




Diseño Lógico y Arquitectura de Sistemas Digitales

2024 – 1er Cuatrimestre

Programa



Cursada

- Metodología de enseñanza:
 - Se dicta 1 clase por semana de 4 horas de duración durante 16 semanas.
 - En las clases los docentes presentan los temas teóricos acompañados de resolución de problemas y análisis casos.
- Modalidad de la Evaluación Parcial:
 - Evaluación escrita con desarrollo de temas teóricos y resolución de problemas (correspondiente a los capítulos 1 al 3 del programa).
- Condiciones de aprobación de la materia:
 - Aprobar Evaluación Parcial individual.
 - Aprobar un Coloquio Integrador individual.

Bibliografía

- S. H. Khan, “Digital Design of Signal Processing Systems”, Wiley and Sons (2011).
- L. Wanhammar, “DSP Integrated Circuits”, Academic Press (1999).
- U. Mayer-Baese, “Digital Signal Processing with Field Programmable Gate Arrays”, 3rd Edition, Springer (2007).
- K.K. Parhi, “VLSI Digital Signal Processing Systems: Design and Implementation”, Wiley, NY 1999
- R. Woods, J. McAllister, G. Lightbody, Y. Yi, “FPGA-based Implementation of Signal Processing Systems”, 2nd Edition, Wiley and Sons (2017).
- J. Hopcroft, R. Motwani, J. Ullman, “Introduction to Automata Theory, Languages and Computation”, Third Edition, Addison Wesley, 2007.
- “AMBA APB Protocol Specification”, ARM Ltd 2023.
- “AMBA AHB Protocol Specification”, ARM Ltd 2021.
- “WISHBONE System-on-Chip (SoC) Interconnection Architecture for Portable IP Cores”, OpenCores Org. 2010.
- “SiFive TileLink Specification”, SiFive Inc., 2020.

