<u>Página Principal</u> / Mis cursos / <u>MCI - DS</u> / <u>General</u> / <u>Diodo PN :: Cuestionario #1</u>

Comenzado el jueves, 4 de abril de 2024, 20:04

Estado Finalizado

Finalizado en jueves, 4 de abril de 2024, 20:10

Tiempo empleado 5 minutos 43 segundos

Puntos 1/3

Calificación 3 de 10 (33%)

## Pregunta 1

Incorrecta

Se puntúa 0 sobre 1

Con respecto a la obtención de la tensión de built-in a partir del diagrama de bandas de energía de una juntura P-N abrupta basada en silicio , ¿cuál de las siguientes afirmaciones es incorrecta?

- o a. La afinidad electrónica se mantiene constante a lo largo de toda la estructura.
- b. En la zona dónde se flexionan las bandas de energía hay una densidad de carga neta distinta de cero.
- c. En equilibrio termodinámico (ETD), la energía de Fermi E<sub>f</sub> no depende de la posición.
   Esta afirmación es correcta. En ETD, la variación de temperatura y la densidad de corriente total es nula. Para que esto se cumpla, dEf/dx = 0 (ver ecuación 1.41)
- od. La tensión de built-in genera una corriente de arrastre.

## Respuesta incorrecta.

La respuesta correcta es: La tensión de built-in genera una corriente de arrastre.

# Pregunta 2

Correcta

Se puntúa 1 sobre 1

En relación con la aproximación de vacimiento, ¿cuál de las siguientes afirmaciones es incorrecta?

- o a. En una juntura PN asimétrica, el lado menos dopado tiene la zona de vacimiento más extensa.
- b. Cuando se aplica una tensión externa V<sub>app</sub>, la aproximación de vaciamiento sigue siendo válida siempre y cuando V<sub>app</sub> sea menor o igual a la tensión de built-in.
- ✓ Esta afirmación es incorrecta. El modelo de aproximación de vacimiento sigue siendo válido siempre que: 1) la densidad de portadoros en la SCR sea pequeña comparada con la concentración de impurezas; 2) la corriente que circula por las QNRs es tal que la caída de tensión (producto de la resistividad de valor finito) es despreciable respecto a la tensión que cae en la SCR. Para que estas condiciones se cumplan, la tensión aplicada de ser mucho menor que la tensión de built-in.
- oc. Las regiones planas de las bandas de energía de la juntura son regiones sin densidad de carga neta apreciable.
- d. En la zona donde se flexionan las bandas de energía, los valores de concentraciones n y p son despreciables respecto de las concentraciones de impurezas Na y Nd.

## Respuesta correcta

# La respuesta correcta es:

Cuando se aplica una tensión externa  $V_{app}$ , la aproximación de vaciamiento sigue siendo válida siempre y cuando  $V_{app}$  sea menor o igual a la tensión de *built-in*.

Se puntúa 0 sobre 1		
Acerca (	de un diodo PN <b>ideal</b> con tensión aplicada en <b>VLSI</b> en <b>estado estacionari</b>	io, ¿cual de las siguientes afirmaciones en incorrecta?
<ul> <li>a. En las QNRs el gradiente de concentración de los portadores mayoritarios es cero.</li> </ul>		
b.	En polarización directa, en los bordes de la SCR la concentación de portadores minoritarios aumenta exponencialmente pero su valor es mucho menor que la concentración de portadores mayoritarios.	Esta afirmación es correcta. La dependencia exponencial sale de que n*p = ni^2 exp(Vapp/Vth) y lo segundo responde a la hipótesis de bajo nivel de inyección.
O c.	En las QNRs la corriente de portadores minoritarios es de difusión y de	valor constante.
O d.	En la SCR la derivada de los cuasi-niveles de Fermi con repecto a la po	sición es aproximadamente cero.
Respues	sta incorrecta.	
	uesta correcta es: <u>O</u> NRs el gradiente de concentración de los portadores mayoritarios es ce	го.
Ir a		

© 2022 - Campus UBAfiuba