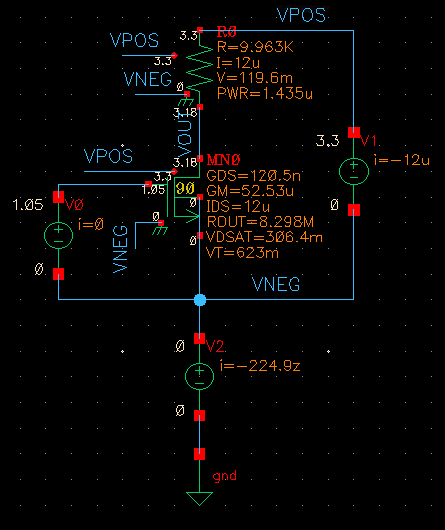
**LABORATORIO #1**

**ING. MARIANO MOREL**

**MAESTRÍA EN CIENCIAS DE LA INGENIERÍA – DISEÑO ANALÓGICO**

**EJERCICIO #1\_**

1A)



1B) La corriente en el DRAIN se establece fijando la tensión VGS y despreciando lambda de la ecuación de corriente

1C) La expresión es VOUT = VPOS - ID x R

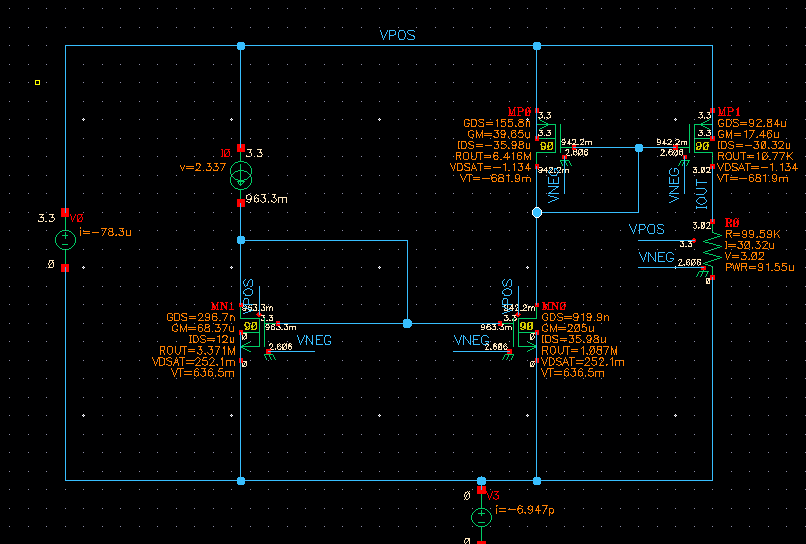
**EJERCICIO #2**

2A) La corriente de polarización la fija la fuente de corriente

2B) Al variar VGS las curvas se modifican. El resto de los incisos se muestran en el siguiente gráfico.



2E) falta conclusión

3A) 

Basándome en las siguientes ecuaciones, y los puntos de operación y parámetros, concluyo que los transistores se encuentran en saturación. (Tomar a VGS-VT = VD SAT)

