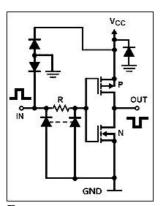
## **Микросхема** К561ЛН2, К564ЛН2, К176ЛН2, К561ЛН2.

Микросхема К561ЛН2 содержит 6 буферных (усиленных) инверторов стандартной КМОП логики.



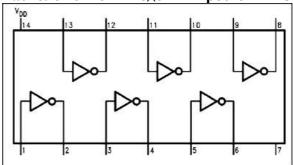
Основные характеристики К561ЛН2 (при +25°C):

Основные характеристики К501ЛН2 (при +23 С):						
Напряжение питания Uпит	+3+18V					
Параметры при $U_{\text{пит}}$	+5V	+10V	+15V			
Ток потребления (статический)	< 2µA					
Мощность потребления	0,4 мкВт/вентиль					
Выходное напряжение лог. "0", не более	0,95V	2,9V				
Выходное напряжение лог. "1", не менее	3,6V	7,2V				
Входное напряжение лог. "0", не более	1,5V	3V	4V			
Входное напряжение лог. "1", не менее	3,5V	7V	11V			
Время задержки	50нс (типовое)					
Входной ток лог. «0»/«1»	<	< 0,1uA				
Выходной ток лог. «0»/«1»	1,25mA	1,25mA				
Время нарастания 0/1	<120nS	<90nS				
Время спада 1/0	<110nS	<50nS				
Рабочий диапазон температур	-40°C+85°C					
Корпус	DIP-14					
Аналог по характеристикам	"CD4049"					
Аналог по выводам	"CD4069"					



Внутренняя схема одного инвертора

## Расположение выводов микросхемы К561ЛН2:

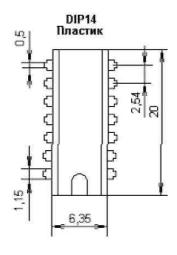


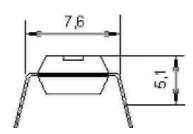
Микросхема К561ЛН2 по входным и выходным уровням сигналов совместима с другими ИС стандартной КМОП логики серии 40хх/К561,

а при напряжении питания 5 вольт также с ИС ТТЛ логики.

Выходы микросхемы К561ЛН2 допускают нагрузку на два ТТЛ входа серии 74/К155.

## Корпус: DIP-14





№ выв.	Назначение	№ выв.	Назначение
1	Вход	8	Выход
2	Выход	9	Вход
3	Вход	10	Выход
4	Выход	11	Вход
5	Вход	12	Выход
6	Выход	13	Вход
7	Общий	14	Ucc

Тип микросхемы К561ЛН2	
T.C.	-10+70
Vdd minVdd max,B	-0.5+18
Pd,MBT	300
Напр.сиг.	A-Q
ViI(Vnl),В при Vdd=5В	1
Vih(Vnh),В при Vdd=5В	4
Icc,mkA при Vdd=5В	< 0.25
ТрHL tip. нс при Vdd=5В	45
TpLH tip,нс при Vdd=5В	45
TpHL тах,нс при Vdd=5B	32
TpLH max,HC при Vdd=5B	32
Vil(Vnl),В при Vdd=10В	2
Vih(Vnh),В при Vdd=10В	8
Ісс,мкА при Vdd=10В	< 0.5
TpHLtip,нс при Vdd=10В	23
TpLH tip,нс при Vdd=10В	23
TpHL max,нс при Vdd=10В	16
TpLH max,нс при Vdd=10B	16
Vil(Vnl),В при Vdd=15В	2.5
Vih(Vnh),В при Vdd=15В	12.5
Icc,mkA при Vdd=15В	<1
TpHL tip, нс при Vdd=15В	18
TpLH tip, нс при Vdd=15В	18
TpHL max.нс при Vdd=15B	13
TpLH max, нс при Vdd=15В	13