

Preguntas extra teoría

Totes les instruccions de la ISA RISC-V, per exemple la R64I, tenen la mateixa longitud en bits.

Seleccioneu una:

- ☒ Vertader
- ☐ Fals

Quants tipus d'instruccions tenim a la ISA del RISC-V, per exemple la R64I ?

Trieu-ne una:

- ☐ a. 3
- ☐ b. 7
- ☐ c. 5
- ☒ d. 6
- ☐ e. 1

Quantes instruccions de tipus R podríem arribar a codificar amb la ISA RISC-V ?

Trieu-ne una:

- ☐ a. 32
- ☐ b. 64
- ☐ c. 128
- ☐ d. 256
- ☐ e. 512
- ☒ f. 1024
- ☐ g. 2048
- ☐ h. 4096

Per quin procés és necessari la implementació del Dirty bit?

Trieu-ne una:

- ☒ a. Write Back a les cachés.
- ☐ b. Control dades localització temporal
- ☐ c. Write Through a les cachés.
- ☐ d. Control dades localització espacial

On es pot col·locar un nou bloc de dades en una memòria associativa de 4 camins? (MOD = Modulo)

Trieu-ne una:

- ☐ a. A qualsevol lloc.
- ☐ b. Cap de les altres respostes és correcte.
- ☒ c. (Address MOD (nombre de conjunts)) per seleccionar el conjunt, en qualsevol lloc del conjunt.
- ☐ d. (Address MOD (nombre de conjunts)) per seleccionar el conjunt, assignació directa dins del conjunt.

Quin algorisme és més eficient en una caché de mapejat directe econòmica?:

Trieu-ne una:

- ☐ a. LRU
- ☐ b. RANDOM
- ☒ c. Cap de les anteriors
- ☐ d. LFU