

Del sumador completo multiplicado se pueden obtener: S, cont, AND y OR

Con 3 funciones \rightarrow necesitamos 2 circuitos de decodo $\rightarrow S_1$ y S_0

tenemos \rightarrow 2 funciones \rightarrow AND \leftarrow salida directa del \sum_{mod}
 \rightarrow NOR \leftarrow negamos la salida directa 'OR' del \sum_{mod}

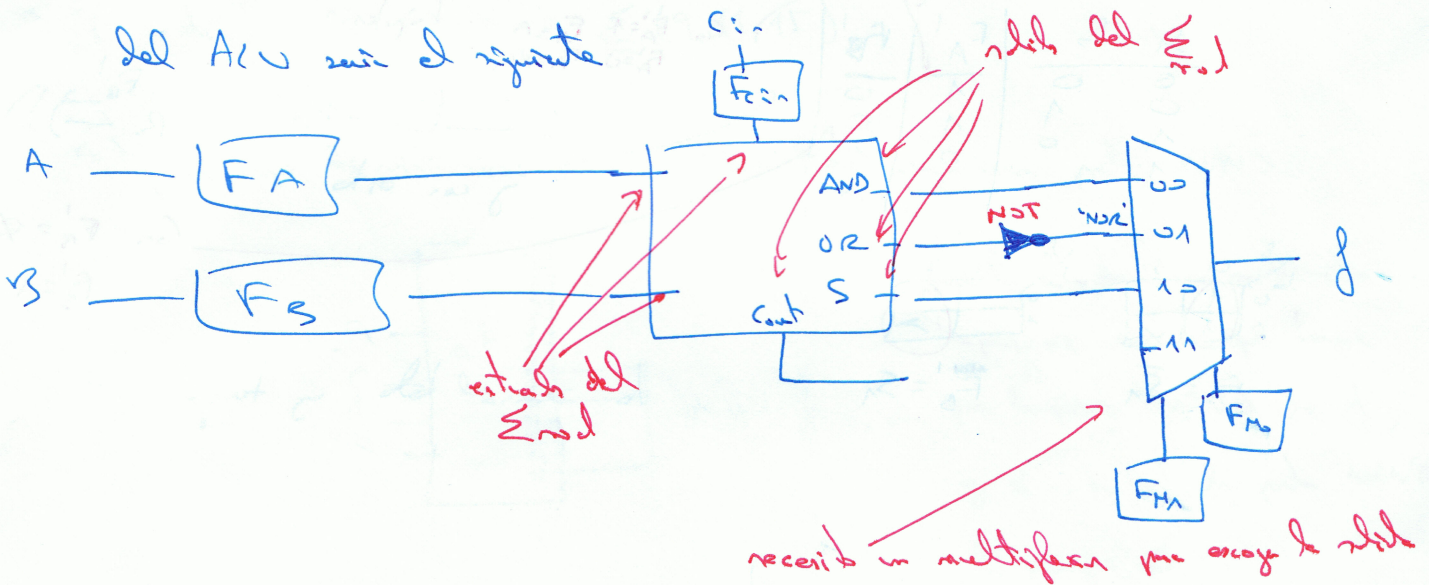
\rightarrow 1 función arbitraria $\rightarrow G_2 B$ \leftarrow Usamos la salida S del \sum_{mod}

$$\begin{matrix} 111 \\ \overline{B} + 1 \end{matrix}$$

\downarrow haciendo
 $A \equiv 0, B \equiv \overline{B}$ y $C_{in} = 1$

Con todo esto el diagrama

del ACU será el siguiente



Ahora tengo que ver como $F_A, F_B, F_{cin}, F_{AND}$ y F_{OR} depende de S_1 y S_0 .

S_1	S_0	Función	F_A	F_B	F_{cin}	Salida	F_{AND}	F_{OR}
0	0	$A \text{ AND } B$	A	B	X	AND	0	0
0	1	$A \text{ OR } B$	A	0	X	OR	0	1
1	0	$G_2 B$	0	\overline{B}	1	S	1	0
1	1	—	X	X	X	X	X	X

elección arbitraria
 pero que me conviene

no tengo que hacer
 otras funciones

no utilizo estas salidas lógicas