DOBBELT OUTLINE

1. Kravspecifikation
   1. Funktionelle krav
   2. Designvalg
   3. Hardwarevalg – FJERN PSOC TODO
   4. Afgrænsning TODO
2. Design
   1. Introduktion til overordnet struktur (Jens’ figur) TODO
      1. Formål med struktur (opdelingen af CPU’erne) TODO
      2. ModelSim TODO
      3. Memory (generelt opbygning) TODO
      4. Clock divider (skal hentes fra timing) TODO
   2. Generisk CPU (general purpose CPU?) TODO
      1. Kernearkitektur
      2. Instruktionssæt
         1. Assembler
      3. Timing (skal rykkes op til clock divider) TODO
      4. ALU
   3. I/O-CPU TODO
      1. Kernearkitektur (referér til generisk CPU) TODO
      2. Håndtering af I/O-signaler TODO
         1. Numpad TODO
         2. 7 segment
            1. BCD
      3. Instruktionssæt TODO
         1. Nævn brugen af Assembler TODO
      4. Timing TODO
   4. Implementation (og test), program, anvendelse (grænseflader, programkoder, shared memory) TODO
      1. Memory (konkret anvendelse) TODO
      2. Programkode (finite state machine) TODO
      3. ModelSim til FPGA – arbejdsproces TODO
3. Accepttest (op imod testscenarier) TODO
   1. Test af de enkelte scenarier på FPGA-implementeringen TODO
4. Diskussion TODO
   1. Forhold os til kravspec TODO
5. Konklusion TODO
   1. KORT opsummering af test og diskussion – intet nyt! TODO
6. Perspektivering TODO
   1. Snak fra de varme lande TODO