

## **Prática 2 - Simulação ModelSim**

Esta prática envolve a implementação de testbench para validação funcional utilizando ModelSim.

O testbench, por sua vez, deverá ser capaz de ler entradas de arquivos e salvar os resultados da simulação em outros arquivos.

O DUT (Design Under Test) deverá ser o Caminho de dados implementado na Tarefa 1.

A prática deverá ser realizada em grupos (seguindo os grupos dos trabalhos anteriores).

A entrega será feita através do AVA e deverá conter os itens descritos abaixo:

Entrega:

- VHDLs;
- Testbenchs;
- Arquivos de entrada e saída de dados para simulação;
- Arquivo de forma de onda editado para a simulação (wave.do) ?
- Relatório:
  - Deverá descrever o que foi feito e os arquivos utilizados. Use prints livremente.