

Sesión de diseño HW del Laboratorio de Sistemas Empotrados

El objetivo de esta sesión es diseñar un módulo que reciba como entrada un tablero de reversi y genere como salida en qué casillas pueden colocar las fichas negras.

Diseñar este módulo directamente es imposible. En su lugar vamos a diseñar una red iterativa muy sencilla que recibe información de la celda anterior en una determinada dirección y así como la información del contenido de una posición del tablero y es capaz de identificar si se puede colocar o no y de enviar la información que necesitará la celda siguiente. Durante la sesión os ayudaremos a definir esta celda. Deberéis diseñar la celda básica de esta red y después usar esa celda para construir una macro-celda que trabaje con las 8 direcciones posibles.

Esa macro-celda se podrá integrar en los fuentes que os damos para comprobar su funcionamiento.

El resultado final será un circuito combinacional capaz de procesar todo el tablero en paralelo.